



复旦微电子

# ***FM33A0xx***

## ***低功耗 MCU 芯片***

技术手册

---

2018. 08



本资料是为了让用户根据用途选择合适的上海复旦微电子集团股份有限公司（以下简称复旦微电子）的产品而提供的参考资料，不保证其中不含任何瑕疵，不转让属于复旦微电子或者第三者所有的知识产权以及其他权利的许可。

在使用本资料所记载的信息最终做出有关信息和产品是否适用的判断前，请您务必将所有信息作为一个整体系统来进行评价。

采购方对于选择与使用本文描述的复旦微电子的产品和服务全权负责，复旦微电子不承担采购方选择与使用本文描述的产品和服务的责任。除非以书面形式明确地认可，复旦微电子的产品不推荐、不授权、不担保用于包括军事、航空、航天、救生及生命维持系统在内的，由于失效或故障可能导致人身伤亡、严重的财产或环境损失的产品或系统中。

未经复旦微电子的许可，不得翻印或者复制全部或部分本资料的内容。

今后日常的产品更新会在适当的时候发布，恕不另行通知。在购买本资料所记载的产品时，请预先向复旦微电子在当地的销售办事处确认最新信息，并请您通过各种方式关注复旦微电子公布的信息，包括复旦微电子的网站(<http://www.fmsh.com/>)。

如果您需要了解有关本资料所记载的信息或产品的详情，请与上海复旦微电子集团股份有限公司在当地的销售办事处联系。

## 商 标

上海复旦微电子集团股份有限公司的公司名称、徽标以及“复旦”徽标均为上海复旦微电子集团股份有限公司及其分公司在中国的商标或注册商标。

上海复旦微电子集团股份有限公司在中国发布，版权所有。

# 章节列表

章节列表 .....	3
表目录 .....	13
图目录 .....	14
<b>1 产品综述 .....</b>	<b>16</b>
1.1 概述 .....	16
1.2 产品型号列表 .....	17
1.3 性能指标 .....	17
1.3.1 极限参数 .....	17
1.3.2 电参数 .....	18
1.4 引脚和封装定义 .....	23
1.4.1 LQFP100 封装图 .....	23
1.4.1 LQFP80 封装图 .....	24
1.4.1 LQFP64 封装图 .....	25
1.4.2 LQFP48 封装图 .....	26
1.4.3 TSSOP16 封装图 .....	27
1.4.4 引脚功能定义 .....	27
1.4.5 封装尺寸图 .....	34
1.5 焊接安装说明 .....	41
<b>2 寄存器 .....</b>	<b>44</b>
<b>3 电源管理 .....</b>	<b>54</b>
3.1 概述 .....	54
3.2 功耗模式 .....	54
3.2.1 LP Run 模式 .....	54
3.2.2 SLEEP 模式 .....	54
3.2.3 DEEPSLEEP 模式 .....	54
3.2.4 唤醒源 .....	55
3.3 寄存器 .....	55
3.3.1 低功耗控制寄存器 .....	55
3.3.2 唤醒时间控制寄存器 .....	56
3.3.3 引脚唤醒标志寄存器 .....	57
3.3.4 中断使能寄存器 .....	57
3.3.5 LPRUN 错误中断标志寄存器 .....	58
<b>4 CPU .....</b>	<b>59</b>
4.1 概述 .....	59
4.1.1 处理器配置 .....	59
4.2 寄存器 .....	59
4.3 异常和中断 .....	60
4.3.1 中断向量表 .....	60
4.3.2 中断优先级 .....	61
4.3.3 错误处理 .....	61
4.3.4 锁定 (Lockup) .....	61
4.4 MPU .....	62
4.4.1 MPU 寄存器 .....	62
4.5 调试特性 .....	65
4.5.1 调试功能引脚 .....	65

4.5.2	调试状态下的看门狗控制.....	66
4.5.3	DEBUG 的复位.....	66
4.6	扩展寄存器.....	66
4.6.1	MCU DEBUG 配置寄存器.....	66
4.6.2	HardFault 查询寄存器.....	67
5	总线与存储 .....	69
5.1	系统总线 .....	69
5.2	存储空间分配.....	69
5.3	FLASH 读取 .....	71
5.4	FLASH 编程 .....	71
5.4.1	概述.....	71
5.4.2	Flash 擦写方法 .....	72
5.5	FLASH 的内容保护.....	74
5.5.1	Debug 接口保护 (DBRDP) .....	74
5.5.2	应用代码保护 (ACLOCK) .....	74
5.5.3	Flash 访问权限说明.....	75
5.6	NVR0 说明 .....	75
5.7	寄存器 .....	76
	Flash 读取控制寄存器.....	76
	预取指控制寄存器.....	76
	用户配置寄存器.....	76
	代码锁定寄存器 1.....	76
	代码锁定寄存器 2.....	76
	Flash 擦写控制寄存器.....	76
	Flash Key 输入寄存器.....	76
	Flash 中断使能寄存器.....	76
	Flash 中断标志寄存器.....	76
	RAM 自修复寄存器 0 .....	76
	RAM 自修复寄存器 1 .....	76
	RAM 自修复寄存器 2 .....	76
	RAM 自修复寄存器 3 .....	76
5.7.1	Flash 读取控制寄存器.....	76
5.7.2	Prefetch 控制寄存器.....	77
5.7.3	用户配置字寄存器.....	77
5.7.4	ACLOCK 寄存器 1 .....	78
5.7.5	ACLOCK 寄存器 2 .....	78
5.7.6	Flash 擦写控制寄存器.....	79
5.7.7	Flash Key 输入寄存器.....	79
5.7.8	Flash 中断使能寄存器.....	80
5.7.9	Flash 中断标志寄存器.....	80
6	复位.....	82
6.1	概述 .....	82
6.2	模块框图 .....	82
6.3	上下电复位 (BOR+PDR) .....	82
6.4	独立看门狗 (IWDG) .....	83
6.4.1	概述.....	83
6.4.2	IWDG 操作.....	83
6.5	窗口看门狗 (WWDG) 复位 .....	84
6.5.1	功能描述.....	84
6.5.2	WWDG 工作方式.....	84
6.6	软件复位 .....	85



6.7	NRST 引脚复位 .....	86
6.8	寄存器 .....	86
6.8.1	PDR 配置寄存器 .....	86
6.8.2	BOR 配置寄存器 .....	87
6.8.3	复位配置寄存器 .....	87
6.8.4	软件复位寄存器 .....	88
6.8.5	复位标志寄存器 .....	88
6.8.6	IWDT 清除寄存器 .....	89
6.8.7	IWDT 配置寄存器 .....	89
6.8.8	IWDT 计数值寄存器 .....	90
6.8.9	WWDT 控制寄存器 .....	91
6.8.10	WWDT 配置寄存器 .....	91
6.8.11	WWDT 计数寄存器 .....	92
6.8.12	WWDT 中断使能寄存器 .....	92
6.8.13	WWDT 中断标志寄存器 .....	93
6.8.14	WWDT 预分频寄存器 .....	93
7	时钟与振荡器 .....	94
7.1	概述 .....	94
7.2	模块框图 .....	94
7.3	高频 RC 振荡器(RCHF) .....	95
7.4	低功耗 RC 振荡器(RCLP) .....	95
7.5	低频晶体振荡电路(XTLF) .....	95
7.5.1	概述 .....	95
7.5.2	工作方式 .....	95
7.5.3	停振检测 .....	95
7.6	锁相环(PLL) .....	95
7.7	寄存器 .....	96
7.7.1	停振检测中断使能寄存器 .....	96
7.7.2	停振检测中断标志寄存器 .....	96
7.7.3	系统时钟配置寄存器 .....	97
7.7.4	RCHF 时钟控制寄存器 .....	98
7.7.5	RCHF 调校寄存器 .....	99
7.7.6	PLL 时钟控制寄存器 .....	100
7.7.7	RCLP 时钟控制寄存器 .....	100
7.7.8	RCLP 调校寄存器 .....	101
7.7.9	XTLF 振荡强度配置寄存器 .....	101
7.7.10	外设时钟控制寄存器 1 .....	102
7.7.11	外设时钟控制寄存器 2 .....	103
7.7.12	外设时钟控制寄存器 3 .....	103
7.7.13	外设时钟控制寄存器 4 .....	104
7.7.14	AHB Master 控制寄存器 .....	105
8	电源电压监测 (SVD) .....	106
8.1	概述 .....	106
8.2	模块框图 .....	106
8.3	工作原理 .....	106
8.4	寄存器 .....	107
8.4.1	SVD 配置寄存器 .....	107
8.4.2	SVD 控制寄存器 .....	108
8.4.3	SVD 状态和标志寄存器 .....	109
8.4.4	SVD 电压检测标志寄存器 .....	110
9	AES 硬件运算单元 .....	111

9.1	功能描述 .....	111
9.2	工作模式 .....	111
9.3	AES 数据流处理模式 .....	111
9.3.1	ECB 模式.....	111
9.3.2	CBC 模式.....	112
9.3.3	暂停模式.....	114
9.3.4	CTR 模式.....	114
9.3.5	CTR 模式下的暂停模式.....	116
9.3.6	GCM 模式.....	116
9.3.7	MultH 模块.....	118
9.3.8	推荐的 GCM 流程.....	119
9.4	数据类型 .....	119
9.5	工作流程 .....	121
9.5.1	模式 1: 加密.....	121
9.5.2	模式 2: 密钥扩展.....	122
9.5.3	模式 3: 解密.....	122
9.5.4	模式 4: 密钥扩展+解密.....	123
9.5.5	使用 MultH 模块.....	123
9.6	DMA 接口 .....	124
9.6.1	MultH 模块与 DMA 间接口.....	125
9.7	错误标志 .....	125
9.8	寄存器 .....	125
9.8.1	AES 控制寄存器.....	125
9.8.2	AES 中断标志寄存器.....	127
9.8.3	AES 数据输入寄存器.....	127
9.8.4	AES 数据输出寄存器.....	128
9.8.5	AES 密钥寄存器.....	129
9.8.6	AES 初始向量寄存器.....	129
10	随机数发生器 (TRNG) .....	130
10.1	概述.....	130
10.2	设计方案 .....	130
10.2.1	随机数产生.....	130
10.2.2	CRC 运算.....	130
10.3	寄存器 .....	131
10.3.1	TRNG 控制寄存器.....	131
10.3.2	随机数/CRC 结果输出寄存器.....	132
10.3.3	MASK 控制寄存器.....	132
10.3.4	RNG 中断使能寄存器.....	133
10.3.5	RNG 中断标志寄存器.....	133
10.3.6	CRC 控制寄存器.....	134
10.3.7	CRC 输入数据寄存器.....	135
10.3.8	CRC 完成标志寄存器.....	135
11	模拟比较器 (COMPATOR) .....	136
11.1	概述.....	136
11.2	结构框图 .....	136
11.3	寄存器 .....	136
11.3.1	COMP1 控制寄存器.....	137
11.3.2	COMP2 控制寄存器.....	137
11.3.3	COMP 中断配置寄存器.....	138
11.3.4	COMP 中断标志寄存器.....	139
12	I <sup>2</sup> C .....	140

12.1	概述.....	140
12.2	接口时序 .....	140
12.2.1	接口时序图.....	140
12.2.2	接口时序描述.....	141
12.3	I <sup>2</sup> C 工作流程 .....	142
12.3.1	数据发送流程.....	142
12.3.2	数据接收流程.....	143
12.3.3	数据双向数据读写流程.....	144
12.3.4	DMA 支持.....	144
12.4	I <sup>2</sup> C 配置.....	146
12.4.1	IO 配置.....	146
12.4.2	波特率配置.....	146
12.5	寄存器 .....	147
12.5.1	I2C 控制寄存器.....	147
12.5.2	I2C 状态寄存器.....	148
12.5.3	波特率设置寄存器.....	149
12.5.4	收发缓冲寄存器.....	149
12.5.5	中断寄存器.....	150
12.5.6	错误标志寄存器.....	151
13	UART.....	152
13.1	概述.....	152
13.2	接口时序 .....	152
13.3	工作流程 .....	153
13.3.1	数据发送流程.....	153
13.3.2	数据接收流程.....	154
13.4	波特率发生.....	154
13.4.1	波特率发生.....	154
13.4.2	波特率自适应.....	155
13.5	红外调制 .....	155
13.6	寄存器 .....	156
13.6.1	中断允许寄存器 UARTIE.....	157
13.6.2	中断标志寄存器 UARTIF.....	158
13.6.3	红外调制配置寄存器 IRCON.....	160
13.6.4	接收状态控制寄存器 RXSTAx.....	161
13.6.5	发送状态控制寄存器 TXSTAx.....	161
13.6.6	接收缓冲寄存器 RXREGx.....	162
13.6.7	发送缓冲寄存器 TXREGx.....	163
13.6.8	波特率产生寄存器 SPBRGx.....	163
13.6.9	发送 Buffer 状态控制寄存器 TXBUFSTAx.....	164
13.6.10	接收 Buffer 状态控制寄存器 RXBUFSTAx.....	164
13.6.11	接收发送取反控制寄存器 RTXCONx.....	165
14	HSPI .....	167
14.1	概述.....	167
14.2	应用场景 .....	167
14.2.1	单主单从应用.....	167
14.3	工作流程 .....	168
14.3.1	Master 模式.....	168
14.3.2	Slave 模式.....	169
14.3.3	TXONLY 模式.....	169
14.4	接口时序 .....	169
14.5	寄存器 .....	170
14.5.1	HSPI 控制寄存器 1.....	170

14.5.2	HSPI 控制寄存器 2.....	172
14.5.3	HSPI 控制寄存器 3.....	173
14.5.4	HSPI 中断控制寄存器.....	173
14.5.5	HSPI 中断标志寄存器.....	174
14.5.6	HSPI 发送缓存寄存器.....	174
14.5.7	HSPI 接收缓存寄存器.....	175
<b>15</b>	<b>SPI.....</b>	<b>176</b>
15.1	概述.....	176
15.2	结构框图.....	176
15.3	接口时序.....	177
15.3.1	CPHA=0.....	177
15.3.2	CPHA=1.....	177
15.3.3	从器件 SSN.....	178
15.4	SPI 配置.....	178
15.4.1	I/O 配置.....	178
15.4.2	数据传输配置.....	179
15.4.3	数据冲突.....	179
15.5	寄存器.....	179
15.5.1	SPI 控制寄存器 1.....	180
15.5.2	SPI 控制寄存器 2.....	181
15.5.3	SPI 控制寄存器 3.....	182
15.5.4	SPI 中断控制寄存器.....	183
15.5.5	SPI 中断标志寄存器.....	183
15.5.6	SPI 发送缓存寄存器.....	184
15.5.7	SPI 接收缓存寄存器.....	184
<b>16</b>	<b>智能卡接口 (ISO7816).....</b>	<b>186</b>
16.1	概述.....	186
16.2	接口时序.....	186
16.3	通信流程.....	187
16.3.1	数据接收.....	187
16.3.2	数据发送.....	187
16.4	寄存器.....	188
16.4.1	7816 通道控制寄存器 U7816CTRLx.....	188
16.4.2	U7816 帧格式控制寄存器 U7816FRCx.....	189
16.4.3	U7816EGT 配置寄存器 U7816EGTx.....	191
16.4.4	U7816 工作时钟分频寄存器 U7816CLKDIVx.....	191
16.4.5	U7816 预分频控制寄存器 U7816PDIVx.....	192
16.4.6	U7816 接收缓冲寄存器 U7816RXBUFx.....	192
16.4.7	U7816 发送缓冲寄存器 U7816TXBUFx.....	193
16.4.8	U7816 中断使能寄存器 U7816IEx.....	193
16.4.9	U7816 主状态中断标志寄存器 U7816IFx.....	194
16.4.10	U7816 错误标志寄存器 U7816ERRx.....	195
16.4.11	U7816 次状态标志寄存器 U7816STAx.....	195
<b>17</b>	<b>DMA.....</b>	<b>197</b>
17.1	概述.....	197
17.2	工作原理.....	197
17.3	工作流程.....	197
17.4	通道控制.....	199
17.4.1	通道控制器.....	199
17.4.2	通道优先级.....	201
17.5	寄存器.....	201

17.5.1	DMA 全局控制寄存器.....	202
17.5.2	通道0 控制寄存器.....	202
17.5.3	通道0 RAM 指针寄存器.....	203
17.5.4	通道1 控制寄存器.....	204
17.5.5	通道1 RAM 指针寄存器.....	205
17.5.6	通道2 控制寄存器.....	205
17.5.7	通道2 RAM 指针寄存器.....	207
17.5.8	通道3 控制寄存器.....	207
17.5.9	通道3 RAM 指针寄存器.....	208
17.5.10	通道4 控制寄存器.....	209
17.5.11	通道4 RAM 指针寄存器.....	210
17.5.12	通道5 控制寄存器.....	210
17.5.13	通道5 RAM 指针寄存器.....	211
17.5.14	通道6 控制寄存器.....	212
17.5.15	通道6 RAM 指针寄存器.....	213
17.5.16	通道7 控制寄存器.....	213
17.5.17	通道7 Flash 指针寄存器.....	214
17.5.18	通道7 RAM 指针寄存器.....	215
17.5.19	DMA 状态标志寄存器.....	215
<b>18</b>	<b>CRC .....</b>	<b>216</b>
18.1	概述.....	216
18.2	CRC 算法说明 .....	216
18.3	软件配置过程.....	217
18.4	GOLDEN 数据 .....	218
18.5	DMA 接口 .....	218
18.6	FLASH 数据完整性校验 .....	218
18.7	寄存器 .....	219
18.7.1	CRC 数据寄存器.....	219
18.7.2	CRC 控制状态寄存器.....	219
18.7.3	CRC 运算寄存器.....	221
18.7.4	CRC 输出异或寄存器.....	221
18.7.5	CRC Flash 校验控制寄存器.....	222
18.7.6	CRC Flash 校验起始地址.....	222
18.7.7	CRC Flash 校验数据长度.....	223
<b>19</b>	<b>通用定时器组（TIMER ARRAY） .....</b>	<b>224</b>
19.1	功能描述 .....	224
19.2	BASIC TIMER 模块.....	225
19.2.1	概述.....	225
19.2.2	结构框图.....	225
19.2.3	工作模式 .....	227
19.2.4	功能说明.....	232
19.2.5	寄存器.....	232
19.3	EXTENDED TIMER 模块.....	246
19.3.1	概述.....	246
19.3.2	结构框图.....	246
19.3.3	输入信号 .....	247
19.3.4	外部引脚输入数字滤波.....	247
19.3.5	功能说明 .....	248
19.3.6	寄存器.....	249
<b>20</b>	<b>低功耗定时器（LPTIMER） .....</b>	<b>256</b>
20.1	概述.....	256

20.2	结构框图 .....	256
20.3	工作模式 .....	256
20.3.1	普通定时器.....	256
20.3.2	Trigger 脉冲触发计数.....	257
20.3.3	外部异步脉冲计数.....	257
20.3.4	Timeout 模式.....	257
20.3.5	计数模式.....	257
20.3.6	外部触发的超时唤醒.....	257
20.3.7	16bit PWM.....	257
20.4	软件工作流程.....	257
20.5	寄存器.....	258
20.5.1	LPTIM 配置寄存器.....	258
20.5.2	LPTIM 计数值寄存器.....	259
20.5.3	LPTIM 比较值寄存器.....	260
20.5.4	LPTIM 目标值寄存器.....	260
20.5.5	LPTIM 中断使能寄存器.....	261
20.5.6	LPTIM 中断标志寄存器.....	261
20.5.7	LPTIM 控制寄存器.....	262
21	实时时钟 (RTC) .....	263
21.1	概述.....	263
21.2	实时时钟工作原理 .....	263
21.2.1	时基计数器 (LTBC) .....	263
21.2.2	RTC 数字调校.....	263
21.2.3	BCD 时间.....	264
21.2.4	RTC 使能与停止.....	265
21.2.5	RTC 时间设置.....	265
21.2.6	RTC 时间读取.....	265
21.2.7	RTC 时间戳.....	266
21.3	寄存器 .....	267
21.3.1	写使能寄存器 RTCWE.....	267
21.3.2	中断使能寄存器 RTCIE.....	268
21.3.3	中断标志寄存器 RTCIF.....	269
21.3.4	BCD 时间秒寄存器 BCDSEC.....	271
21.3.5	BCD 时间分钟寄存器 BCDMIN.....	271
21.3.6	BCD 时间小时寄存器 BCDHOUR.....	272
21.3.7	BCD 时间天寄存器 BCDDATE .....	272
21.3.8	BCD 时间星期寄存器 BCDWEEK .....	273
21.3.9	BCD 时间月寄存器 BCDMONTH.....	273
21.3.10	BCD 时间年寄存器 BCDYEAR .....	274
21.3.11	闹钟寄存器 ALARM .....	274
21.3.12	时钟信号输出控制寄存器 FSEL .....	275
21.3.13	LTBC 数值调整寄存器.....	275
21.3.14	LTBC 数值调整方向寄存器.....	276
21.3.15	LTBC 虚拟调校使能寄存器.....	277
21.3.16	毫秒计数寄存器.....	277
21.3.17	RTC 时间戳使能寄存器.....	278
21.3.18	RTC 上升沿时间戳0 .....	278
21.3.19	RTC 上升沿日历戳0 .....	279
21.3.20	RTC 下降沿时间戳0 .....	279
21.3.21	RTC 下降沿日历戳0 .....	280
21.3.22	RTC 上升沿时间戳1 .....	280
21.3.23	RTC 上升沿日历戳1 .....	281

21.3.24	RTC 下降沿时间戳 1	282
21.3.25	RTC 下降沿日历戳 1	282
<b>22</b>	<b>LCD 显示</b>	<b>284</b>
22.1	概述	284
22.2	工作原理	285
22.2.1	LCD Type A 扫描波形	285
22.2.2	LCD Type B 扫描波形	286
22.2.3	片内 buffer 驱动模式	286
22.2.4	片外电容驱动模式	287
22.2.5	显示闪烁功能	287
22.3	推荐工作流程	287
22.4	寄存器	288
22.4.1	显示控制寄存器	288
22.4.2	显示测试控制寄存器	289
22.4.3	测试模式下引脚输出数据寄存器	290
22.4.4	显示频率控制寄存器	290
22.4.5	闪烁显示点亮时间寄存器	291
22.4.6	闪烁显示熄灭时间寄存器	292
22.4.7	显示中断使能寄存器	293
22.4.8	显示中断标志寄存器	293
22.4.9	LCD 显示设置寄存器	294
22.4.10	LCD 驱动模式控制寄存器	294
22.4.11	显示数据寄存器	295
22.4.12	LCD 显示灰度设置寄存器	302
22.4.13	LCD COM 使能控制寄存器	303
22.4.14	LCD SEG 使能控制寄存器 0	303
22.4.15	LCD SEG 使能控制寄存器 1	304
22.4.16	LCD Boost 控制寄存器	304
<b>23</b>	<b>ADC 与温度传感器</b>	<b>306</b>
23.1	概述	306
23.2	电压测量	306
23.2.1	测量电源电压	306
23.2.2	测量外部通道输入	306
23.2.3	电压信号拟合算法	306
23.3	温度传感器	307
23.3.1	温度调校	307
23.3.2	使用方式	307
23.4	寄存器	308
23.4.1	ADC 控制寄存器	308
23.4.2	ADC 调校寄存器	308
23.4.3	ADC 输出数据寄存器	309
23.4.4	ADC 中断标志寄存器	309
23.4.1	ADC 输入通道选择寄存器	310
<b>24</b>	<b>I/O 端口</b>	<b>311</b>
24.1	概述	311
24.2	PAD 结构	311
24.2.1	GPIO, 输入输出使能, 可控上拉电阻, 可控开漏输出	311
24.2.2	GPIO, 输入输出使能, 真开漏输出 (PA14/PA15/PE5/PE6)	313
24.3	IO 端口功能	313
24.4	IO 开漏输出控制	314
24.5	测试引脚	314



24.6	NRST 引脚.....	315
24.7	NWKUPx 引脚.....	315
24.8	GPIO 输入数字滤波.....	315
24.9	外部引脚中断.....	316
24.9.1	应用指南.....	318
24.10	快速 GPIO 输出.....	319
24.11	寄存器.....	319
24.11.1	PortX 输入使能寄存器.....	320
24.11.2	PortX 上拉使能寄存器.....	321
24.11.3	PortX 开漏使能寄存器.....	321
24.11.4	PortX 功能选择寄存器.....	322
24.11.5	PortX 输出数据寄存器.....	323
24.11.6	PortX 输出数据置位寄存器.....	323
24.11.7	PortX 输出数据复位寄存器.....	324
24.11.8	PortX 输入数据寄存器.....	324
24.11.9	外部输入中断选择寄存器 0.....	325
24.11.10	外部输入中断选择寄存器 1.....	326
24.11.11	外部输入中断选择寄存器 2.....	327
24.11.12	外部输入中断标志寄存器 0.....	328
24.11.13	外部输入中断标志寄存器 1.....	329
24.11.14	外部输入中断标志寄存器 2.....	330
24.11.15	FOUT 配置寄存器.....	331
24.11.16	强驱动引脚配置寄存器.....	332
24.11.17	模拟功能选择寄存器.....	332
24.11.18	GPIO 输入数字滤波寄存器.....	333
24.11.19	WKUP 引脚使能寄存器.....	335
25	专用编程接口.....	336
25.1	概述.....	336
25.2	编程器使用.....	336
版本列表.....		337
上海复旦微电子集团股份有限公司销售及服务中心.....		338



# 表目录

表 1-1 FM33A0XX 型号列表..... 17

表 1-2 FM33A0XX 极限参数..... 18

表 1-3 FM33A0XX 电源参数..... 18

表 1-4 FM33A0XX 电流参数..... 19

表 1-5 FM33A0XX 复位和电源监测参数..... 20

表 1-6 FM33A0XX I/O 参数 ..... 20

表 1-7 FM33A0XX FLASH 参数..... 21

表 1-8 FM33A0XX 内部 RC 振荡器参数 ..... 21

表 1-9 FM33A0XX 外部晶体振荡器参数..... 21

表 1-12 引脚列表..... 33

表 12-1 I<sup>2</sup>C 接口时序要求..... 142

表 12-2 常用时钟频率下波特率计算 ..... 147

表 13-1 UART 工作方式 ..... 152

表 13-2 常用时钟频率下波特率计算 ..... 155

# 图目录

图 1-1 FM33A0X10 LQFP100 封装图 .....	23
图 1-2 FM33A0X8 LQFP80 封装图 .....	24
图 1-3 FM33A0X6 LQFP64 封装图 .....	25
图 1-4 FM33A0X5 LQFP48 封装图 .....	26
图 1-5 LQFP100 封装尺寸图 .....	34
图 1-6 LQFP80 封装尺寸图 .....	36
图 1-7 LQFP64 封装尺寸图 .....	37
图 1-8 LQFP48 封装尺寸图 .....	39
图 6-1 芯片复位源框图 .....	82
图 6-2 上下电复位示意图 .....	83
图 7-1 芯片时钟框图 .....	94
图 8-1 低压检测电路框图 .....	106
图 8-2 电源检测电路间歇工作模式 .....	107
图 9-1 ECB 模式加密流程 .....	112
图 9-2 ECB 模式解密流程 .....	112
图 9-3 CBC 加密过程 .....	113
图 9-4 CBC 解密过程 .....	113
图 9-5 暂停模式流程 .....	114
图 9-6 CTR 加密流程 .....	115
图 9-7 CTR 解密流程 .....	115
图 9-8 32 位计数器和随机数的存储方式 .....	116
图 9-9 GCM 加密流程 .....	117
图 9-10 GCM 解密流程 .....	118
图 9-11 MULTH 模块框图 .....	119
图 9-12 根据数据类型存储数据的示意图 .....	121
图 9-13 模式 1: 加密流程 .....	121
图 9-14 模式 2 示意图 .....	122
图 9-15 模式 3 示意图 .....	122
图 9-16 模式 4 示意图 .....	123
图 9-17 MULTH 模块使用流程示意图 .....	124
图 9-18 输入时 DMA 请求和数据传输示意图 .....	124
图 9-19 输出时 DMA 请求和数据传输示意图 .....	124
图 12-1 I <sup>2</sup> C 总线时序 .....	140
图 12-2 数据有效时序 .....	140
图 12-3 起始 (START) 与停止 (STOP) 命令定义 .....	141
图 12-4 输出应答 (ACK) .....	141
图 12-5 主机向从机发送数据流图 .....	142
图 12-6 I2C 软件发送数据流图 .....	143
图 12-7 典型的主机从从机读取数据流图 .....	143
图 12-8 I2C 软件从从机读取数据流图 .....	144
图 12-9 典型的双向数据读写流图 .....	144
图 12-10 DMA 发送数据流图 .....	145
图 12-11 DMA 接收数据流图 (7-BIT 从机地址) .....	145
图 12-12 DMA 接收数据流图 (10-BIT 从机地址) .....	146
图 13-1 UART 接口时序 .....	152
图 13-2 UART 异步发送工作模式 .....	153
图 15-1 SPI 结构框图 .....	176
图 15-2 SPI 数据/时钟时序图 (CPHA=0) .....	177
图 15-3 SPI 数据/时钟时序图 (CPHA=1) .....	177

图 15-4 SPI SSN 时序图 (CPHA=0) ..... 178

图 15-5 SPI SSN 时序图 (CPHA=1) ..... 178

图 15-6 SPI MASTER/SPI SLAVE 互连 ..... 179

图 17-1 DMA 寄存器配置..... 198

图 17-2 DMA 工作流程..... 199

图 17-3 DMA 通道控制器..... 200

图 22-1 LCD 驱动波形(1/4 DUTY, 1/3 BIAS, TYPE A) ..... 285

图 22-2 LCD 驱动波形(1/4 DUTY, 1/3 BIAS, TYPE B) ..... 286

图 22-3 LCD 片内电阻 BUFFER 型驱动电路 ..... 287

图 22-4 LCD 片外电容驱动电路 ..... 287

# 1 产品综述

## 1.1 概述

FM33A0xx的主要特性如下：

- 宽电压范围：1.8~5.5V
- 工作温度范围：-40℃~+85℃
- 处理器内核
  - ARM Cortex-M0+
  - 带有存储器保护单元(MPU)
  - 支持用户/特权模式
  - 最高主频40MHz
  - NVIC
  - SWD调试接口
- 低功耗技术平台
  - 典型运行功耗150uA/MHz
  - 32KHz下LPRUN功耗：15uA
  - Sleep模式下带LCD显示：6uA（不带载）
  - DeepSleep模式，RTC走时+16KB RAM保持+CPU内核保持：1uA
  - DeepSleep典型唤醒时间小于50us
- 存储器
  - 最大512KB Flash空间
  - Flash擦写寿命>20,000次
  - Flash数据保存时间>10年@85℃
  - 支持在线程序升级(Bootloader)
  - 用户代码保护机制
  - 最大64KB RAM空间
- 最大支持90个GPIO，最多24个外部引脚中断，8个异步唤醒引脚
- 所有引脚在休眠模式下保持状态
- 丰富的模拟外设
  - 高可靠、可配置BOR电路（支持4级可编程下电复位阈值）
  - 超低功耗PDR电路（支持4级可编程下电复位阈值）
  - 可编程低压电源报警（SVD）
  - 2x低功耗模拟比较器
  - 11-bit低功耗 $\Sigma$ - $\Delta$ ADC，最大支持8个外部通道
  - 高精度温度传感器，精度优于1.5℃
- 通信接口
  - UART\*6
  - 7816智能卡接口\*2
  - SPI\*3，主从模式
  - I2C\*1，主机400K
  - 7通道外设及1通道存储器DMA
  - 可编程CRC校验模块
- 定时器
  - 8-bit通用定时器\*4
  - 16-bit通用定时器\*4
  - 24-bit SysTick\*1
  - 16-bit低功耗定时器\*1，可在休眠模式下工作
  - 带窗口的CPU看门狗定时器\*1

- 系统看门狗定时器\*1
- 低功耗实时时钟日历 (RTCC)，带有数字调校功能，调校精度 $\pm 0.119\text{ppm}$
- LCD显示控制电路
  - 最大支持 $4\text{COM} \times 44\text{SEG}$  /  $6\text{COM} \times 42\text{SEG}$  /  $8\text{COM} \times 40\text{SEG}$
  - 1/3 bias、1/4bias
  - 支持VLCD Booster升压驱动
  - 支持片内电阻和片外电容分压
  - 支持休眠显示
- 安全特性
  - AES硬件运算单元，128/192/256-bit
  - AES支持ECB/CBC/CTR/GCM/GMAC模式
  - 真随机数发生器
- 时钟发生电路
  - 片上可编程高速RC振荡器，可配置频率输出8/16/24MHz，出厂调校误差 $\pm 0.5\%$ ，8MHz全温区变化小于 $\pm 2\%$
  - 低功耗32768Hz晶体振荡器，带有停振检测电路
  - 低功耗低速RC振荡器，32KHz
  - 集成PLL

## 1.2 产品型号列表

型号	Flash 容量 (KBytes)	RAM 容量 (KBytes)	封装	MSL 等级
FM33A066	512	64	LQFP64	3 <sup>[1]</sup>
FM33A068	512	64	LQFP80	
FM33A0610	512	64	LQFP100	
FM33A045	256	32	LQFP48	
FM33A046	256	32	LQFP64	
FM33A048	256	32	LQFP80	
FM33A0410	256	32	LQFP100	
FM33A036	192	32	LQFP64	
FM33A025	128	16	LQFP48	

表 1-1 FM33A0XX 型号列表

注：

[1] MSL 等级符合 IPC/JEDEC J-STD-020E 标准

## 1.3 性能指标

### 1.3.1 极限参数

符号	参数说明	数值	单位
$V_{DD}$	电源电压	-0.3 ~ 5.5	V
$V_{PIN}$	管脚电压	$V_{SS}-0.3 \sim V_{DD}+0.3$	V
$T_A$	工作温度	-40 ~ 85	°C
$T_{STG}$	存储温度	-55 ~ 150	°C

符号	参数说明	数值	单位
HBM	ESD HBM 模式 TA=25℃ 测试标准符合 JEDEC JS-001	+/-2000	V
CDM	ESD CDM 模式 TA=25℃ 测试标准符合 JEDEC JS-002	+/-1000	V
LU	IO Latchup -(0.5VDD) < VI < (1.5VDD) TA=25℃ 测试标准符合 JESD78E	+/-200	mA
$\Sigma I_{VDD}$	VDD 最大 source 电流	90	mA
$\Sigma I_{VSS}$	VSS 最大 sink 电流	70	mA

表 1-2 FM33A0XX 极限参数

### 1.3.2 电参数

除非特别注明，以下指标默认 VDD=5.0V，T=25℃

#### 1.3.2.1 电源

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
V <sub>DD</sub>	主电源电压		1.8		5.5	V
V <sub>DD15</sub>	内核电源电压			1.5		V

表 1-3 FM33A0XX 电源参数

#### 1.3.2.2 供电电流

除非特别注明，下表默认 VDD=3V，T=-40~+85℃

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
I <sub>sleep1</sub>	Sleep 模式电流 1	Sleep 模式； BOR、RCHF、SVD、LCD 显示关闭， 32K 晶振运行，RTC 走时，CPU、 RAM、外设数据保持；	2 <sup>[1]</sup>	4	13 <sup>[1]</sup>	μA
I <sub>sleep2</sub>	Sleep 模式电流 2	Sleep 模式； BOR、RCHF、SVD 关闭，LCD 使能 内部 buffer 模式，32K 晶振运行，RTC 走时，CPU、RAM、外设数据保持；	3 <sup>[1]</sup>	6	18 <sup>[1]</sup>	μA
I <sub>dpsleep</sub>	深度 Sleep 模式电流	DeepSleep 模式； BOR、RCHF、SVD、LCD 显示关闭， 32K 晶振运行，RTC 走时，CPU、 RAM、外设数据保持；	0.5 <sup>[1]</sup>	1	9 <sup>[1]</sup>	μA
I <sub>LPRUN</sub>	LPRUN 模式电流	LPRUN 模式； BOR、RCHF、SVD、LCD 关闭 32K 晶振运行，CPU 以 32KHz 运行， 从 Flash 取指	8 <sup>[1]</sup>	15	100 <sup>[1]</sup>	μA
I <sub>VDD5</sub>	正常模式 V <sub>DD</sub> 电流 5	正常工作模式，VDD=5V f <sub>mclk</sub> =8MHz(RCHF) 从 Flash 中执行代码，Prefetch 关闭	1.1 <sup>[1]</sup>	1.3	2.5 <sup>[1]</sup>	mA
I <sub>VDD4</sub>	正常模式 V <sub>DD</sub>	正常工作模式，VDD=5V f <sub>mclk</sub> =30MHz(RCHF)	3.5 <sup>[1]</sup>	4	4.5 <sup>[1]</sup>	mA

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
	电流 4	从 Flash 中执行代码, Prefetch 关闭				
$I_{VDD3}$	正常模式 $V_{DD}$ 电流 3	正常工作模式, $f_{mclk}=40\text{MHz(PLL)}$ 从 Flash 中执行代码, Prefetch 使能	4 <sup>[1]</sup>	4.5	6 <sup>[1]</sup>	mA

表 1-4 FM33A0XX 电流参数

注:

[1] 此项指标基于特征参数提取, 不由量产测试保证

## 1.3.2.3 复位和电源监测

符号	参数说明	测试条件		参数值			单位
				最小值	典型值	最大值	
V <sub>POR</sub>	上电复位电压			1.71	1.8	2.1 <sup>[1]</sup> (-40℃)	V
V <sub>BOR</sub>	下电复位电压	BORCFG==2'b01		1.52	1.6	1.69	V
V <sub>PDR</sub>	低功耗下电复位电压	PDRCFG==2'b11		1.45 <sup>[1]</sup> (-40℃)	1.3	1.15 <sup>[1]</sup> (85℃)	V
I <sub>BOR</sub>	下电复位工作电流			-	2	2.5 <sup>[1]</sup> (85℃)	uA
I <sub>PDR</sub>	低功耗下电复位工作电流			-	60	100 <sup>[1]</sup> (85℃)	nA
I <sub>SVD</sub>	电源监测模块工作电流	VDD=5V 不包含基准电压源功耗 <sup>[2]</sup>		-	500	750 <sup>[1]</sup> (85℃)	nA
V <sub>SVD</sub>	电压监测阈值电平	SVD[3:0]=0000	Fall	1.791	1.800	1.809	V
			Rise	1.891	1.900	1.910	
		SVD[3:0]=0001	Fall	2.004	2.014	2.024	V
			Rise	2.103	2.114	2.125	
		SVD[3:0]=0010	Fall	2.218	2.229	2.240	V
			Rise	2.317	2.329	2.341	
		SVD[3:0]=0011	Fall	2.431	2.443	2.455	V
			Rise	2.530	2.543	2.556	
		SVD[3:0]=0100	Fall	2.644	2.657	2.670	V
			Rise	2.743	2.757	2.771	
		SVD[3:0]=0101	Fall	2.857	2.871	2.885	V
			Rise	2.956	2.971	2.986	
		SVD[3:0]=0110	Fall	3.071	3.086	3.101	V
			Rise	3.170	3.186	3.202	
		SVD[3:0]=0111	Fall	3.284	3.300	3.317	V
			Rise	3.383	3.400	3.417	
		SVD[3:0]=1000	Fall	3.496	3.514	3.532	V
			Rise	3.596	3.614	3.632	
		SVD[3:0]=1001	Fall	3.710	3.729	3.748	V
			Rise	3.810	3.829	3.848	
		SVD[3:0]=1010	Fall	3.923	3.943	3.963	V
			Rise	4.023	4.043	4.063	
		SVD[3:0]=1011	Fall	4.136	4.157	4.178	V
			Rise	4.236	4.257	4.278	
		SVD[3:0]=1100	Fall	4.349	4.371	4.393	V
			Rise	4.449	4.471	4.493	
		SVD[3:0]=1101	Fall	4.563	4.586	4.609	V

符号	参数说明	测试条件		参数值			单位
				最小值	典型值	最大值	
		SVD[3:0]=1110		Rise	4.663	4.686	4.709
		Fall	4.776	4.800	4.824		
		Rise	4.876	4.900	4.925		

表 1-5 FM33A0XX 复位和电源监测参数

注:

[1] 此项指标基于特征参数提取

[2] SVD工作时, 需要启动内部基准源, 内部基准源有额外2.5uA左右功耗 (VDD=5V, T<sub>A</sub>=25℃)

## 1.3.2.4 I/O

符号	参数说明	测试条件		参数值			单位
				最小值	典型值	最大值	
V <sub>IL</sub>	输入低电平			0		0.3V <sub>DD</sub>	V
V <sub>IH</sub>	输入高电平			0.7V <sub>DD</sub>		V <sub>DD</sub>	V
V <sub>TL</sub>	施密特输入低电平 (falling)	V <sub>DD</sub> =5V		1.9	2.1	2.3	V
		V <sub>DD</sub> =3V		1.13	1.28	1.43	
V <sub>TH</sub>	施密特输入高电平 <sup>[1]</sup> (rising)	V <sub>DD</sub> =5V	PB14, PC03, PC04, PC08, PD00, PD04, PF03, PF13	2.0	2.2	2.4	V
			others	2.7	2.9	3.1	
		V <sub>DD</sub> =3V	PB14, PC03, PC04, PC08, PD00, PD04, PF03, PF13	1.1	1.4	1.5	
			others	1.65	1.80	1.95	
I <sub>IL</sub>	输入低漏电	V <sub>IL</sub> =0V		-1			μA
I <sub>IH</sub>	输入高漏电	V <sub>IH</sub> =5V				1	μA
V <sub>OL</sub>	输出低电平	V <sub>DD</sub> =5V I <sub>SINK</sub> =10mA	PE2	-	0.14	0.3	V
			其他	-	0.4	0.8	
V <sub>OH</sub>	输出高电平	V <sub>DD</sub> =5V I <sub>SOURCE</sub> =10mA	PG6	-	4.8	4.98	V
			其他	-	4.3	4.8	
R <sub>PU</sub>	弱上拉电阻 (与外部输入电平相 关, 上拉电阻随电平 上升增大)	V <sub>DD</sub> =5V		40 (输入 4.9V)		150 (输入 0V)	KΩ
		V <sub>DD</sub> =3V		50 (输入 2.9V)		200 (输入 0V)	

表 1-6 FM33A0XX I/O 参数

【1】为了在5V供电下适应3.3V输入信号, 将PF3、PF13、PB14、PC04、PC03、PC08、PD00、PD04这8个IO的施密特输入阈值调低。

## 1.3.2.5 Flash

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
	Flash size		192K		512K	Bytes
N <sub>SEC</sub>	Sector Number		384		1024	Sectors
S <sub>SEC</sub>	Sector Size			512		Bytes



符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
T <sub>PROG</sub>	Byte Program Time		6		7.5	μs
T <sub>ERASE</sub>	Sector/Block Erase		4		5	ms
	Chip Erase		20		40	ms
N <sub>ED</sub>	Sector Endurance	T=25℃ VDD=5V 全部扇区擦写 <sup>[1]</sup>	10,000	20,000		Erase/Write cycles
T <sub>DR</sub>	Data Retention	T=85℃	10			yrs

表 1-7 FM33A0XX Flash 参数

注:

[1] 每个扇区经过N<sub>ED</sub>次擦除、编程，覆盖所有扇区

## 1.3.2.6 内部 RC 振荡器

符号	参数说明	测试条件		参数值			单位
				最小值	典型值	最大值	
f <sub>RCHF</sub> <sup>[1]</sup>	RCHF 振荡频率	VDD=5V	FSEL==2'b00	7.92	8	8.08	MHz
			FSEL==2'b01	15.84	16	16.16	
			FSEL==2'b10	23.76	24	24.24	
ACC <sub>RCHF</sub> <sup>[2]</sup>	RCHF 温度系数	VDD=5V	FSEL==2'b00 T=-40~+85℃	-1	-	1.5	%
			FSEL==2'b01 T=-40~+85℃	-2.5	-	3	%
			FSEL==2'b10 T=-40~+85℃	-3	-	4	%
f <sub>RCLP</sub>	RCLP 振荡频率	VDD=1.8~5.5V T=25℃		28	32	35	KHz

表 1-8 FM33A0XX 内部 RC 振荡器参数

[注1]: 此项指标由量产测试保证

[注2]: 此项指标基于特征参数提取

## 1.3.2.7 外部晶体振荡器

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
f <sub>XTLF</sub>	XTLF 振荡频率	外接 32768Hz 晶体		32768		Hz
T <sub>start</sub>	XTLF 起振时间	外接 32768Hz 晶体 C <sub>load</sub> =20pF XTLFIPW==3'b000		1	3	s

表 1-9 FM33A0XX 外部晶体振荡器参数

## 1.3.2.8 锁相环

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
F <sub>PLL</sub>	PLL 输出频率	VDD=1.8~5.5V 输入 32768Hz			40M	Hz
T <sub>LOCK</sub>	PLL 锁定时间	VDD=1.8~5.5V 输入 32768Hz，输出		2		ms

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
		16.384MHz				
I <sub>PLL</sub>	PLL 工作电流	VDD=5V 输出 16.384MHz	600 <sup>[1]</sup>	700	800 <sup>[1]</sup>	uA
		VDD=5V 输出 40MHz	800 <sup>[1]</sup>	850	1000 <sup>[1]</sup>	uA

表 1-10 FM33A0XX 外部晶体振荡器参数

注：

[1] 此项指标基于特征参数提取

## 1.3.2.9 ADC

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
Reso	分辨率			11		bits
DNL	差分非线性			±1		LSB
INL	积分非线性		-2	±4	+5	LSB
Offset	失调误差		-12	±2	-8	LSB
V <sub>IN</sub>	输入电压幅度		0		4.92	V
	ADC 时钟频率			0.5	1	MHz
	转换时间				2048	Clocks
	转换速率 (Throughput Rate)			500	1000	SPS
I <sub>ADC</sub>	ADC 工作电流	VDD=5V 工作时钟 512KHz 外部电压测量		150		uA
		VDD=5V 工作时钟 512KHz 温度测量		200		uA

表 1-11 FM33A0XX ADC 参数

## 1.3.2.10 温度传感器

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
Reso	分辨率			±0.2		°C
Slope			4.8	5.08	5.5	LSB/°C

表 1-12 FM33A0XX 温度传感器参数

## 1.3.2.11 模拟比较器

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
V <sub>Icomp1</sub>	比较器 1 输入电压范围		0		VDD-0.7	V
V <sub>Icomp2</sub>	比较器 2 输入电压范围		0		VDD	V
I <sub>comp1</sub>	比较器 1 工作电流	VDD=5V		200		nA
I <sub>comp2</sub>	比较器 2 工作电流	VDD=5V		2		uA

符号	参数说明	测试条件	参数值			单位
			最小值	典型值	最大值	
$T_{\text{setup1}}$	比较器 1 建立时间	VDD=5V			10	us
$T_{\text{setup2}}$	比较器 2 建立时间	VDD=5V			15	us
$T_{\text{propagation1}}$	比较器 1 传播延迟	VDD=5V			5	us
$T_{\text{propagation2}}$	比较器 2 传播延迟	VDD=5V			2	us

表 1-13 FM33A0XX 比较器参数

1.4 引脚和封装定义

1.4.1 LQFP100 封装图

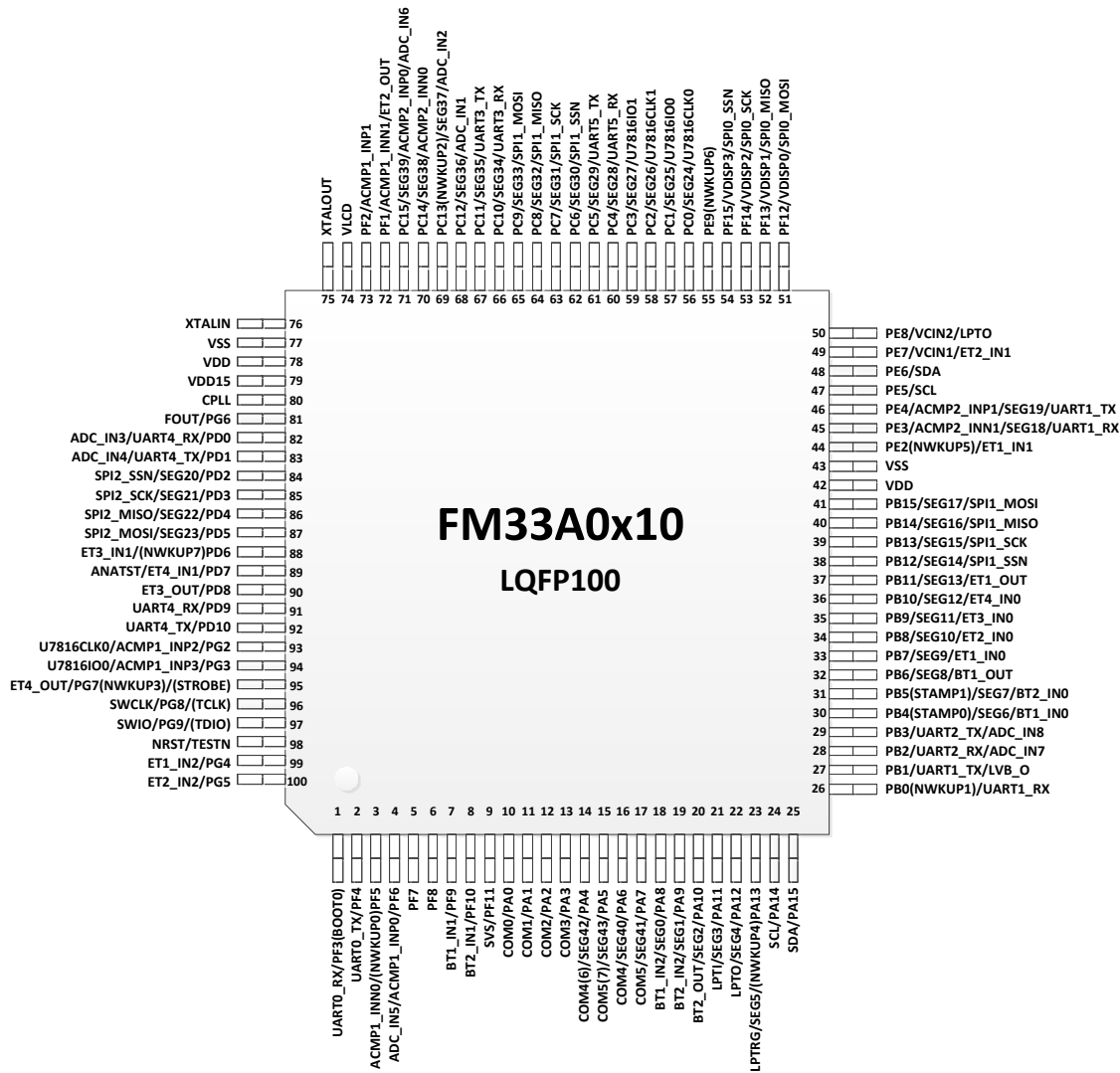
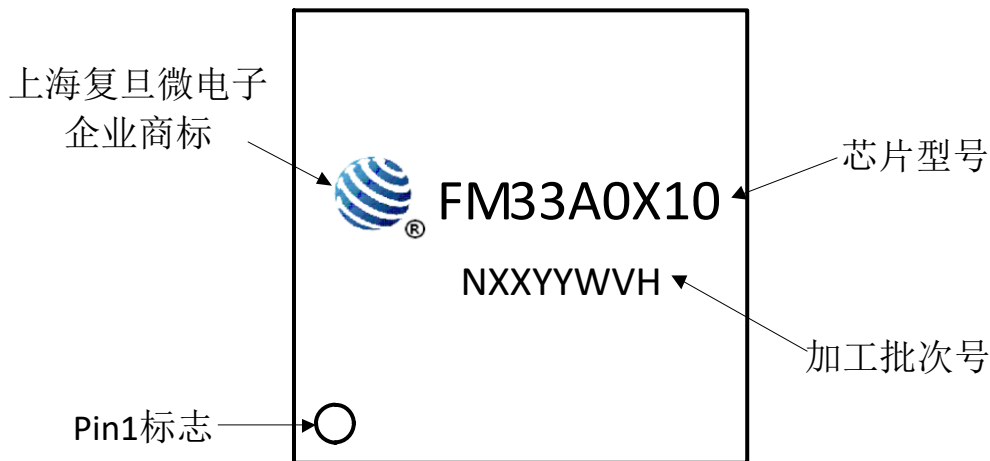


图 1-1 FM33A0X10 LQFP100 封装图

器件 marking 示例:



1.4.1 LQFP80 封装图

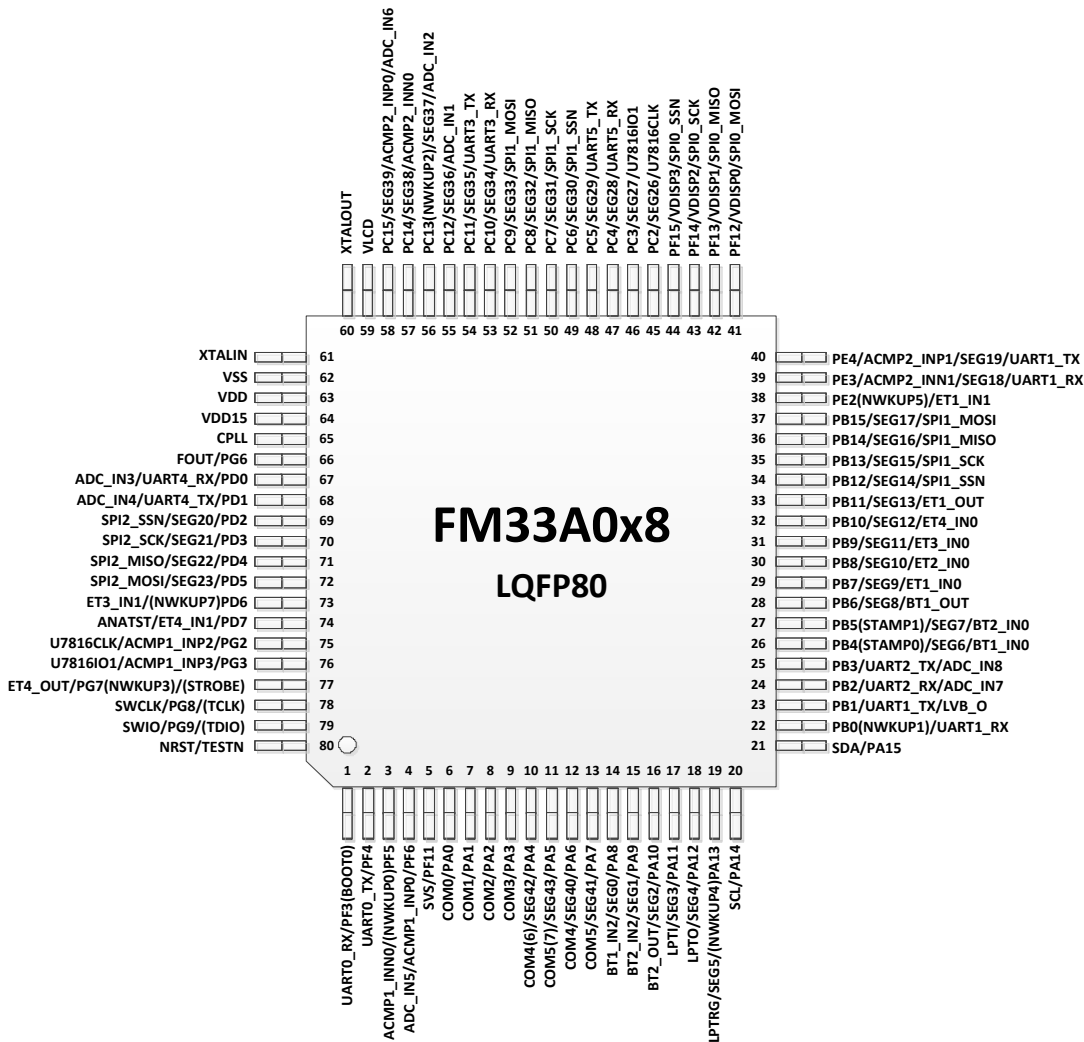
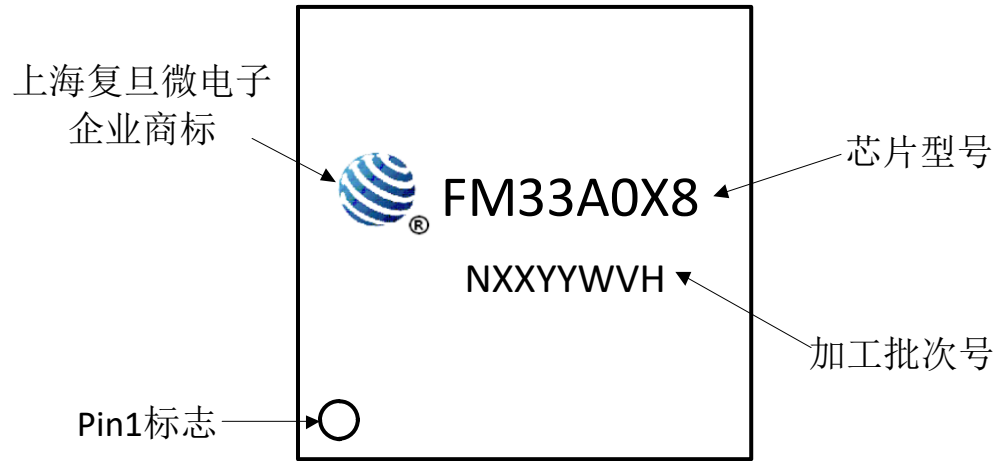


图 1-2 FM33A0X8 LQFP80 封装图

器件 marking 示例:



### 1.4.1 LQFP64 封装图

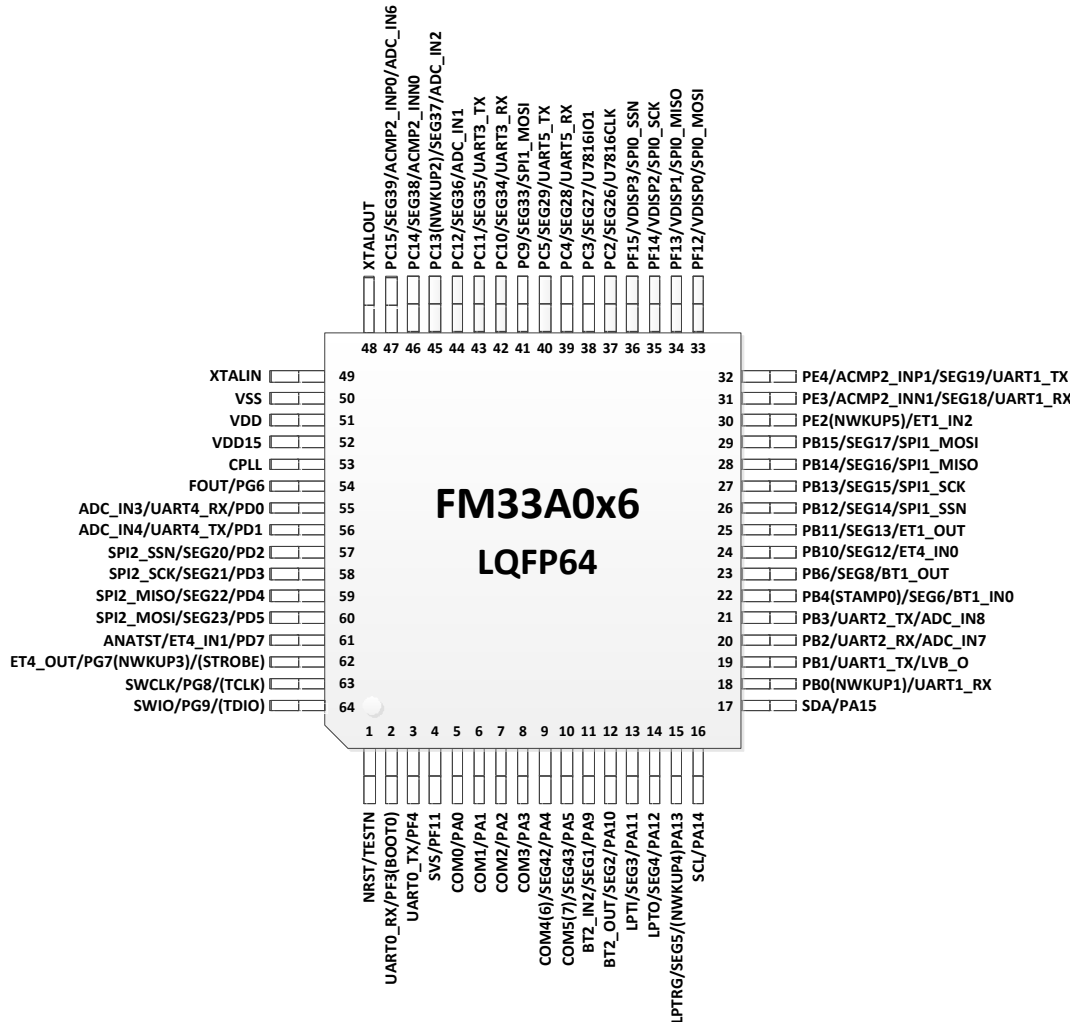
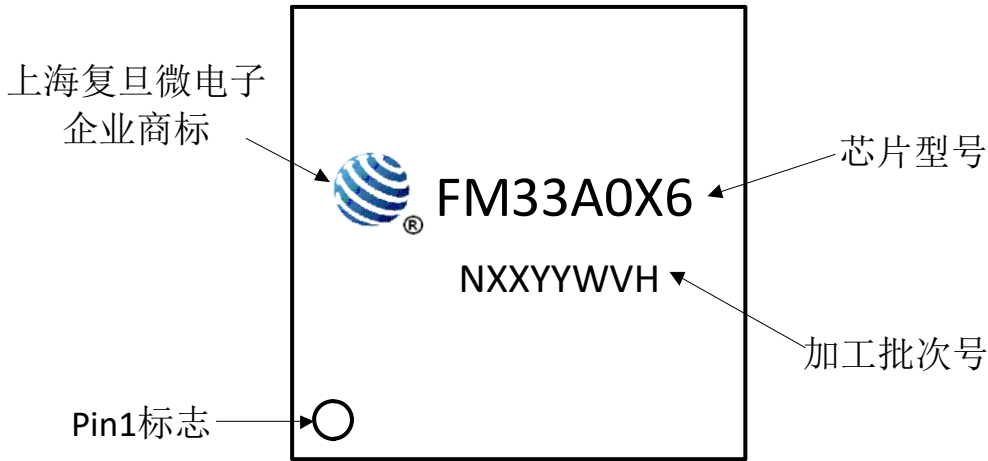


图 1-3 FM33A0X6 LQFP64 封装图

器件 marking 示例:



### 1.4.2 LQFP48 封装图

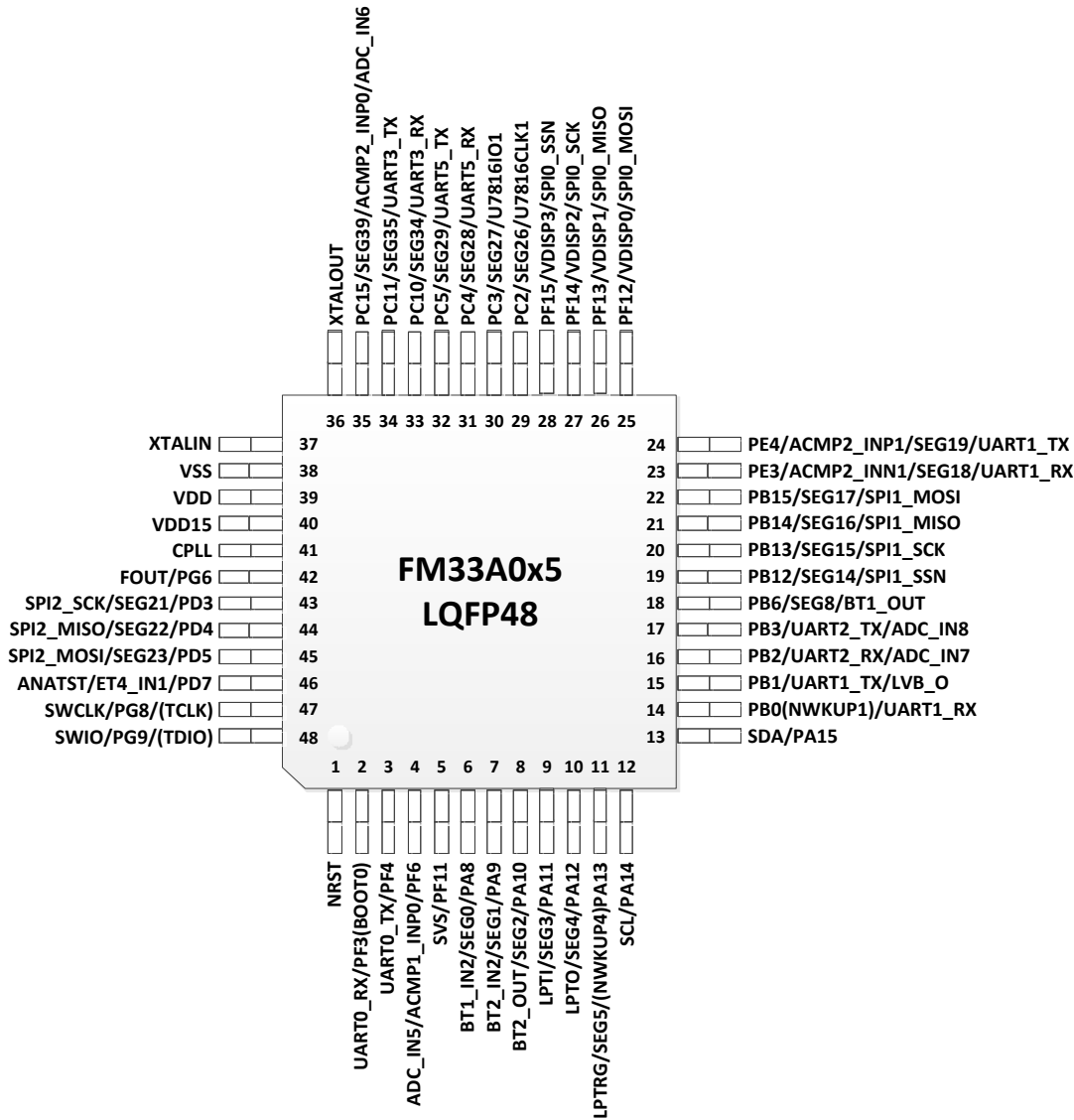
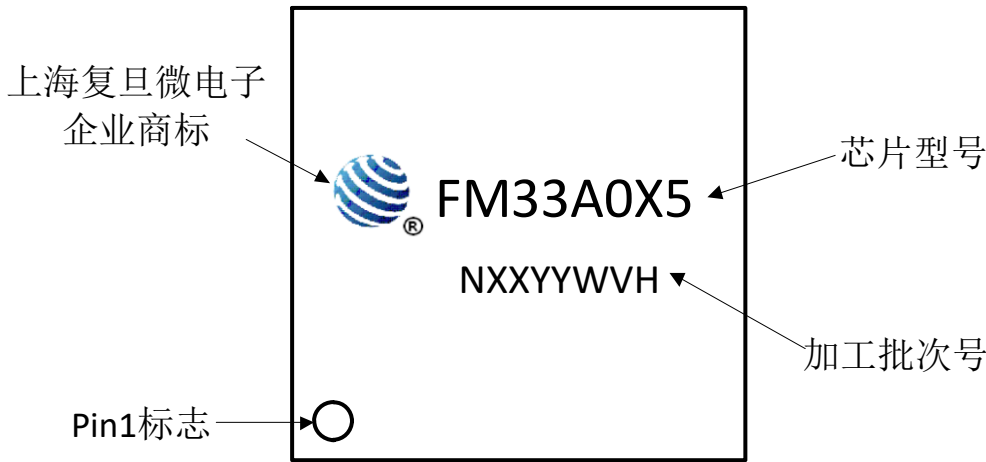


图 1-4 FM33A0X5 LQFP48 封装图

器件 marking 示例:



1.4.3 TSSOP16 封装图

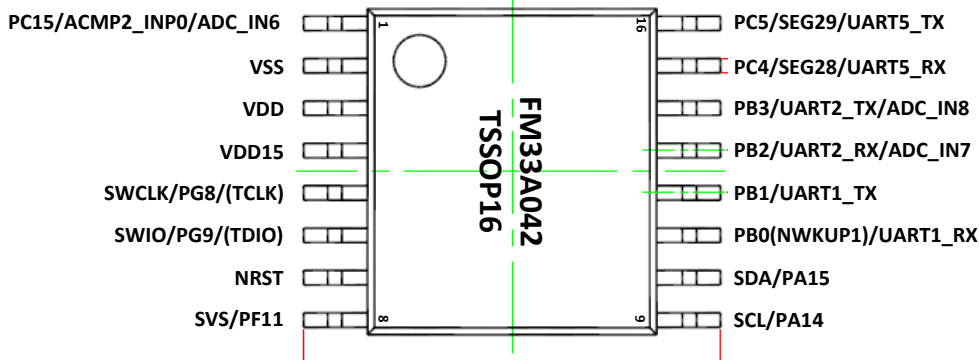
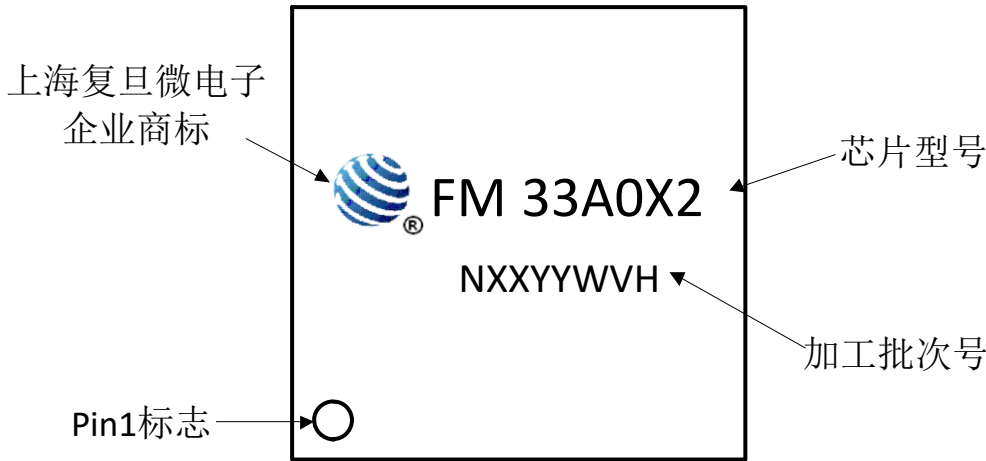


图 1-5 FM33A0X2 TSSOP16 封装图



1.4.4 引脚功能定义

Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
1	1	2	2	-	PF3	GPIO
					UART0_RX	UART0 接收

Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
2	2	3	3	-	PF4	GPIO
					UART0_TX	UART0 发送
3	3	-	-	-	PF5(NWKUP0)	GPIO（异步唤醒）
					ACMP1_INN0	模拟比较器 1 负端输入
4	4	-	4	-	PF6	GPIO
					ACMP1_INP0	模拟比较器 1 正端输入
					ADC_IN5	ADC 输入通道
5	-	-	-	-	PF7	GPIO
6	-	-	-	-	PF8	GPIO
7	-	-	-	-	PF9	GPIO
					BT1_IN1	基本定时器 1 输入通道
8	-	-	-	-	PF10	GPIO
					BT2_IN1	基本定时器 2 输入通道
9	5	4	5	8	PF11	GPIO
					SVS	SVD 外部电源检测输入
10	6	5	-	-	PA0	GPIO
					COM0	LCD COM
11	7	6	-	-	PA1	GPIO
					COM1	LCD COM
12	8	7	-	-	PA2	GPIO
					COM2	LCD COM
13	9	8	-	-	PA3	GPIO
					COM3	LCD COM
14	10	9	-	-	PA4	GPIO
					COM4(6)/SEG42	LCD COM/SEG 6COM 模式下为 COM4, 8COM 模式下为 COM6
15	11	10	-	-	PA5	GPIO
					COM5(7)/SEG43	LCD COM/SEG 6COM 模式下为 COM5, 8COM 模式下为 COM7
16	12	-	-	-	PA6	GPIO
					COM4/SEG40	LCD COM/SEG 6COM 模式下为 SEG40, 8COM 模式下为 COM4
17	13	-	-	-	PA7	GPIO
					COM5/SEG41	LCD COM/SEG 6COM 模式下为 SEG41, 8COM 模式下为 COM5
18	14	-	6	-	PA8	GPIO
					SEG0	LCD SEG
					BT1_IN2	基本定时器 1 输入通道
19	15	11	7	-	PA9	GPIO
					SEG1	LCD SEG
					BT2_IN2	基本定时器 2 输入通道
20	16	12	8	-	PA10	GPIO



Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
					SEG2	LCD SEG
					BT2_OUT	基本定时器 2 输出通道
21	17	13	9	-	PA11	GPIO
					SEG3	LCD SEG
					LPT1	低功耗定时器输入通道
					PA12	GPIO
22	18	14	10	-	SEG4	LCD SEG
					LPTO	低功耗定时器输出通道
					PA13(NWKUP4)	GPIO（异步唤醒）
23	19	15	11	-	SEG5	LCD SEG
					LPTRG	低功耗定时器外部触发
					PA14	GPIO
24	20	16	12	9	SCL	I2C 时钟
					PA15	GPIO
25	21	17	13	10	SDA	I2C 数据
					PB0(NWKUP1)	GPIO（异步唤醒）
26	22	18	14	11	UART1_RX	UART1 接收
					PB1	GPIO
					UART1_TX	UART1 发送
27	23	19	15	12	LVB_O	电源检测输出
					PB2	GPIO
					UART2_RX	UART2 接收
					ADC_IN7	ADC 输入通道
28	24	20	16	13	PB3	GPIO
					UART2_TX	UART2 发送
					ADC_IN8	ADC 输入通道
29	25	21	17	14	PB4(STAMP0)	GPIO（RTC 时间戳）
					SEG6	LCD SEG
					BT1_IN0	基本定时器 1 输入通道
30	26	22	-	-	PB5(STAMP1)	GPIO（RTC 时间戳）
					SEG7	LCD SEG
					BT2_IN0	基本定时器 2 输入通道
31	27	-	-	-	PB6	GPIO
					SEG8	LCD SEG
					BT1_OUT	基本定时器 1 输出通道
32	28	23	18	-	PB7	GPIO
					SEG9	LCD SEG
					ET1_IN0	扩展定时器 1 输入通道
33	29	-	-	-	PB8	GPIO
					SEG10	LCD SEG
					ET2_IN0	扩展定时器 2 输入通道
34	30	-	-	-	PB9	GPIO
					SEG11	LCD SEG
					ET3_IN0	扩展定时器 3 输入通道
35	31	-	-	-	PB10	GPIO
36	32	24	-	-		

Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
					SEG12	LCD SEG
					ET4_IN0	扩展定时器 4 输入通道
					PB11	GPIO
					SEG13	LCD SEG
					ET1_OUT	扩展定时器 1 输出通道
					PB12	GPIO
					SEG14	LCD SEG
					SPI1_SSN	SPI1 片选
					PB13	GPIO
					SEG15	LCD SEG
					SPI1_SCK	SPI1 时钟
					PB14	GPIO
					SEG16	LCD SEG
					SPI1_MISO	SPI1 数据
					PB15	GPIO
					SEG17	LCD SEG
					SPI1_MOSI	SPI1 数据
					VDD	主电源
					VSS	地
					PE2(NWKUP5)	GPIO（异步唤醒）
					ET1_IN1	扩展定时器 1 输入通道
					PE3	GPIO
					ACMP2_INN1/SE G18	模拟比较器 2 负端输入 /LCD SEG
					UART1_RX	UART1 接收
					PE4	GPIO
					ACMP2_INP1/SE G19	模拟比较器 2 正端输入 /LCD SEG
					UART1_TX	UART1 发送
					PE5	GPIO
					SCL	I2C 时钟
					PE6	GPIO
					SDA	I2C 数据
					PE7	GPIO
					VCIN1	LCD 电容驱动模式下， VCIN1 和 VCIN2 之间外接 0.1uF 电容
					ET2_IN1	扩展定时器 2 输入通道
					PE8	GPIO
					VCIN2	LCD 电容驱动模式下， VCIN1 和 VCIN2 之间外接 0.1uF 电容
					LPTO	低功耗定时器输出通道
					PF12	GPIO
					VDISP0	LCD 电容驱动模式下，外 接 0.1uF 电容

Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
					SPI0_MOSI	SPI0 数据
52	42	34	26	-	PF13	GPIO
					VDISP1	LCD 电容驱动模式下，外接 0.1uF 电容
					SPI0_MISO	SPI0 数据
					PF14	GPIO
53	43	35	27	-	VDISP2	LCD 电容驱动模式下，外接 0.1uF 电容
					SPI0_SCK	SPI0 时钟
					PF15	GPIO
54	44	36	28	-	VDISP3	LCD 电容驱动模式下，外接 0.1uF 电容
					SPI0_SSN	SPI0 片选
					PE9(NWKUP6)	GPIO（异步唤醒）
56	-	-	-	-	PC0	GPIO
					SEG24	LCD SEG
					U7816CLK0	7816-0 时钟
57	-	-	-	-	PC1	GPIO
					SEG25	LCD SEG
					U7816IO0	7816-0 数据
58	45	37	29	-	PC2	GPIO
					SEG26	LCD SEG
					U7816CLK1	7816-1 时钟
59	46	38	30	-	PC3	GPIO
					SEG27	LCD SEG
					U7816IO1	7816-1 数据
60	47	39	31	15	PC4	GPIO
					SEG28	LCD SEG
					UART5_RX	UART5 接收
61	48	40	32	16	PC5	GPIO
					SEG29	LCD SEG
					UART5_TX	UART5 发送
62	49	-	-	-	PC6	GPIO
					SEG30	LCD SEG
					SPI1_SSN	SPI1 片选
63	50	-	-	-	PC7	GPIO
					SEG31	LCD SEG
					SPI1_SCK	SPI1 时钟
64	51	-	-	-	PC8	GPIO
					SEG32	LCD SEG
					SPI1_MISO	SPI1 数据
65	52	41	-	-	PC9	GPIO
					SEG33	LCD SEG
					SPI1_MOSI	SPI1 数据
66	53	42	33	-	PC10	GPIO

Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
					SEG34	LCD SEG
					UART3_RX	UART3 接收
					PC11	GPIO
					SEG35	LCD SEG
					UART3_TX	UART3 发送
					PC12	GPIO
					SEG36	LCD SEG
					ADC_IN1	ADC 输入通道
					PC13(NWKUP2)	GPIO (异步唤醒)
					SEG37	LCD SEG
					ADC_IN2	ADC 输入通道
					PC14	GPIO
					SEG38	LCD SEG
					ACMP2_INN0	模拟比较器 2 负端输入
					PC15	GPIO
					SEG39	LCD SEG
					ACMP2_INP0	模拟比较器 2 正端输入
					ADC_IN6	ADC 输入通道
					PF1	GPIO
					ACMP1_INN1	模拟比较器 1 负端输入
					ET2_OUT	扩展定时器 2 输出通道
					PF2	GPIO
					ACMP1_INP1	模拟比较器 1 正端输入
					VLCD	LCD 升压输出, 在使用 Booster 时需要外接 0.1uF 电容
					XTALOUT	32768Hz 晶振输出脚
					XTALIN	32768Hz 晶振输入脚 (如果不使用 32768 晶体, 建议接地)
					VSS	地
					VDD	主电源
					VDD15	内核电源, 外接 0.1~2.2uF 电容
					CPLL	PLL 稳压电容, 外接 4nF 电容
					PG6	GPIO
					FOUT	测试时钟输出
					PD0	GPIO
					UART4_RX	UART4 接收
					ADC_IN3	ADC 输入通道
					PD1	GPIO
					UART4_TX	UART4 发送
					ADC_IN4	ADC 输入通道
					PD2	GPIO

Pin Number					Pin Function	Descriptions
LQFP 100	LQFP 80	LQFP 64	LQFP 48	TSSOP 16		
					SEG20	LCD SEG
					SPI2_SSN	SPI2 片选
					PD3	GPIO
					SEG21	LCD SEG
					SPI2_SCK	SPI2 时钟
					PD4	GPIO
					SEG22	LCD SEG
					SPI2_MISO	SPI2 数据
					PD5	GPIO
					SEG23	LCD SEG
					SPI2_MOSI	SPI2 数据
					PD6(NWKUP7)	GPIO（异步唤醒）
					ET3_IN1	扩展定时器 3 输入通道
					PD7	GPIO
					ANATST	模拟测试通道
					ET4_IN1	扩展定时器 4 输入通道
					PD8	GPIO
					ET3_OUT	扩展定时器 3 输出通道
					PD9	GPIO
					UART4_RX	UART4 接收
					PD10	GPIO
					UART4_TX	UART4 发送
					PG2	GPIO
					U7816CLK0	7816-0 时钟
					ACMP1_INP2	模拟比较器 1 正端输入
					PG3	GPIO
					U7816IO0	7816-0 数据
					ACMP1_INP3	模拟比较器 1 正端输入
					PG7(NWKUP3)	GPIO（异步唤醒）
					ET4_OUT	扩展定时器 4 输出通道
					PG8	GPIO
					SWCLK	SWD 时钟
					PG9	GPIO
					SWIO	SWD 数据
					NRST/TESTN	复位或测试引脚
					PG4	GPIO
					ET1_IN2	扩展定时器 1 输入通道
					PG5	GPIO
					ET2_IN2	扩展定时器 2 输入通道

表 1-10 引脚列表

注1: PG8、PG9、PF3引脚默认输入，其它PAX~PGX默认均为三态

注2: NRST/TESTN引脚默认为输入态

## 1.4.5 封装尺寸图

## 1.4.5.1 LQFP100

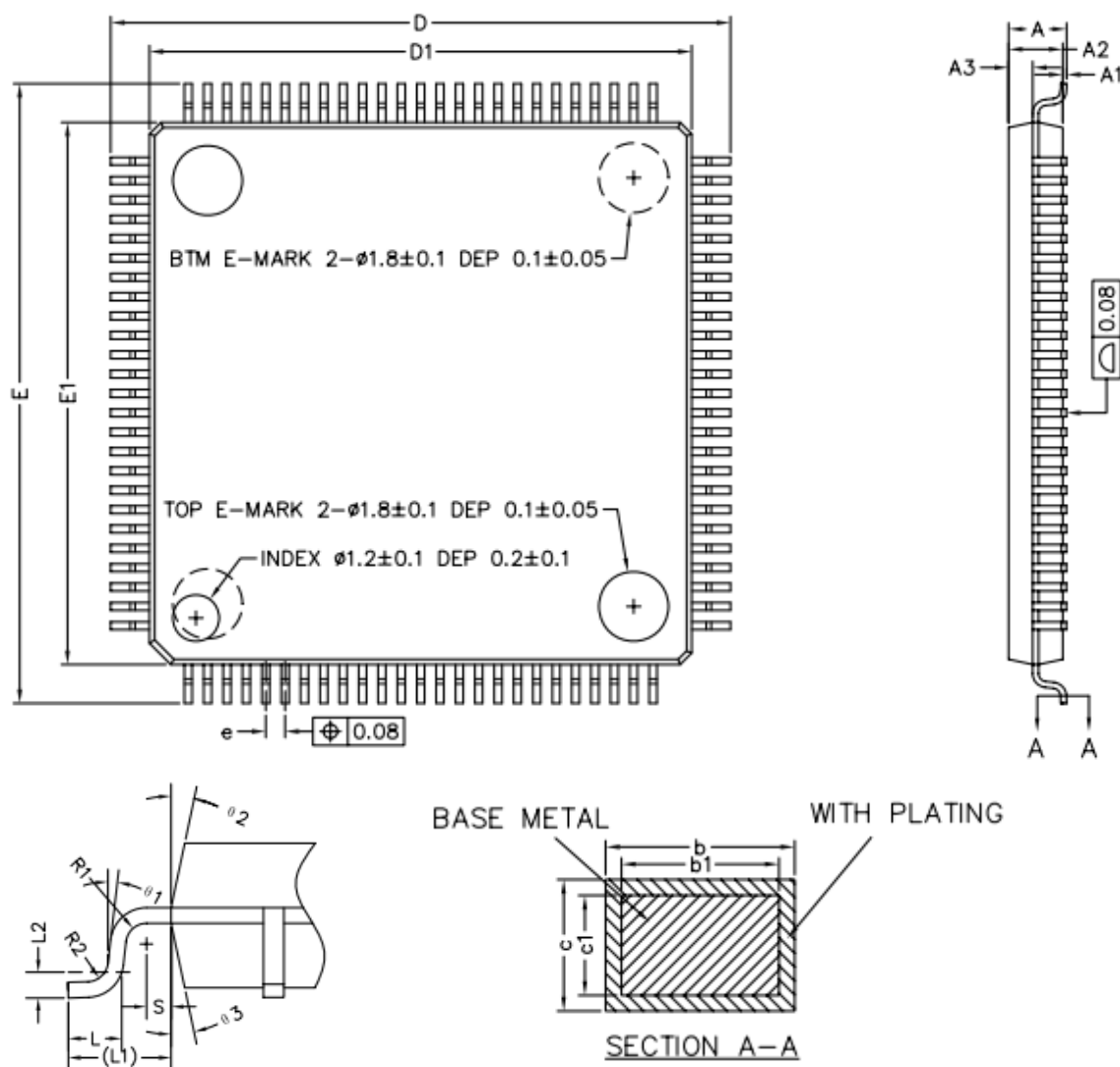
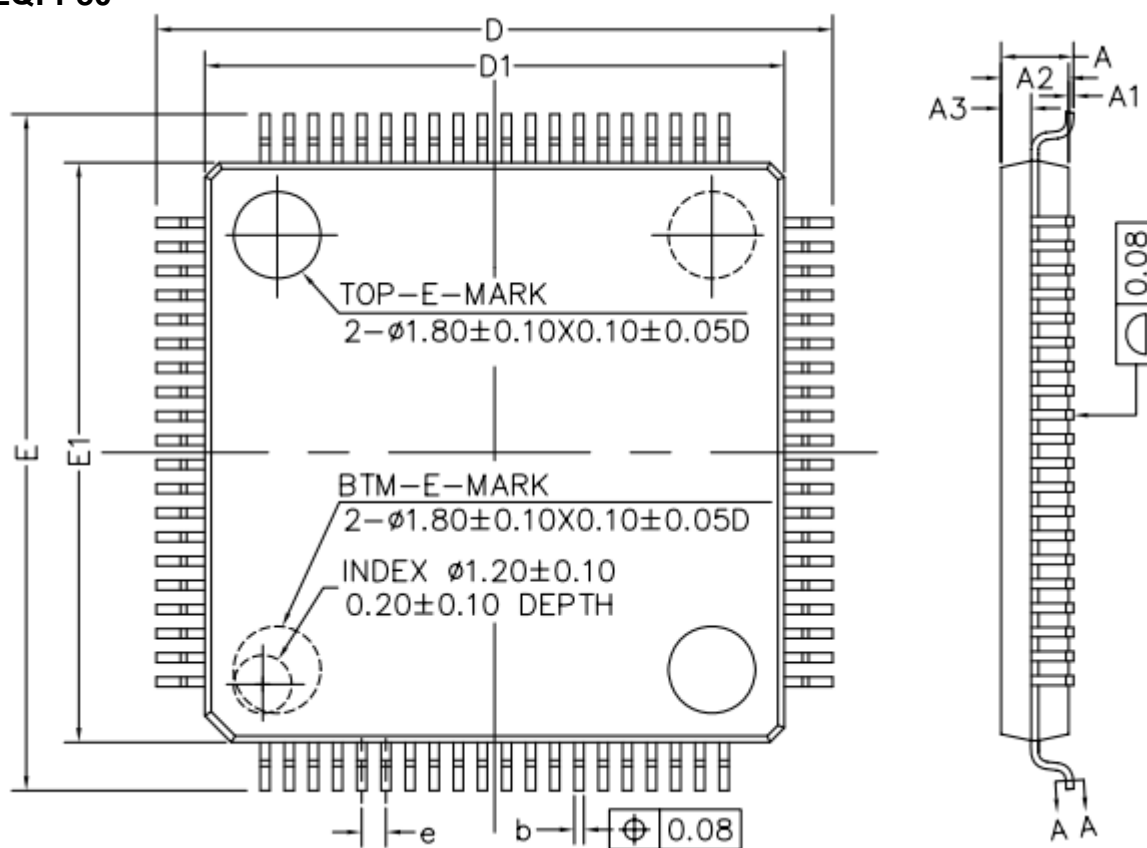


图 1-5 LQFP100 封装尺寸图

Symbol	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.127	0.134
D	15.80	16.00	16.20
D1	13.90	14.00	14.10
E	15.80	16.00	16.20
E1	13.90	14.00	14.10

Symbol	MIN	NOM	MAX
e	0.40	0.50	0.60
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R1	0.08	—	—
R2	0.08	—	0.20
S	0.20	—	—
$\theta$	0°	3.5°	7°
$\theta 1$	0°	—	—
$\theta 2$	11°	12°	13°
$\theta 3$	11°	12°	13°

**NOTE:****ALL DIMENSIONS REFER TO JEDEC STANDARD MS-026 BDD.****1.4.5.2 LQFP80**

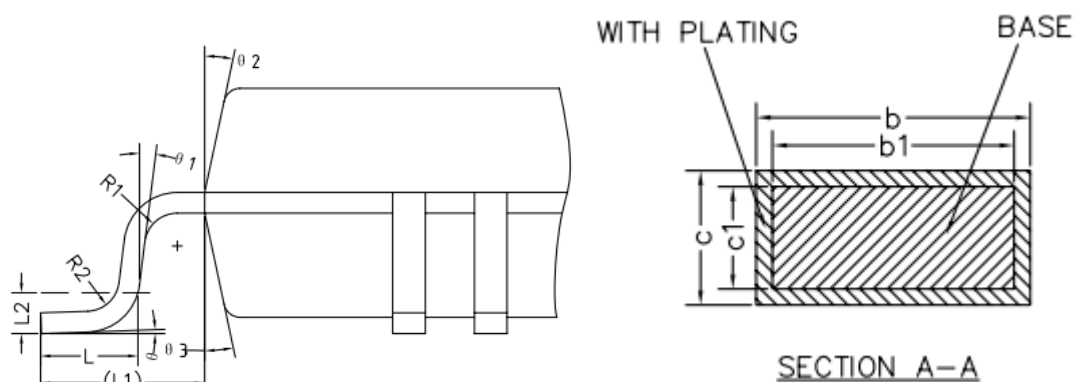


图 1-6 LQFP80 封装尺寸图

Symbol	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.127	0.134
D	13.80	14.00	14.20
D1	11.90	12.00	12.10
E	13.80	14.00	14.20
E1	11.90	12.00	12.10
e	0.40	0.50	0.60
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R1	0.08	—	—
R2	0.08	—	0.20
S	0.20	—	—
θ	0°	3.5°	7°
θ1	0°	—	—
θ2	11°	12°	13°
θ3	11°	12°	13°

NOTE:

ALL DIMENSIONS REFER TO JEDEC STANDARD MS-026 BDD.



### 1.4.5.3 LQFP64

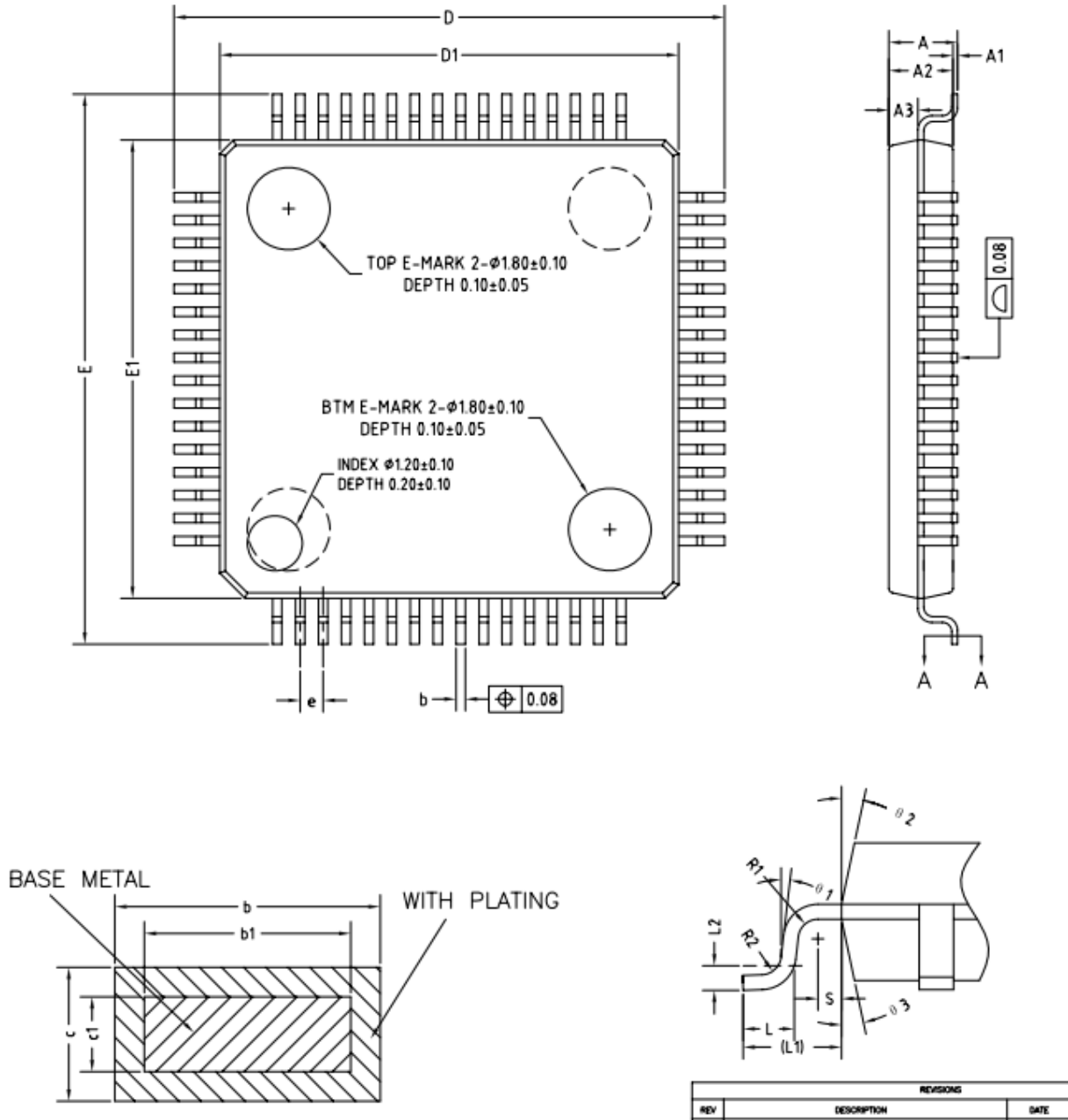


图 1-7 LQFP64 封装尺寸图

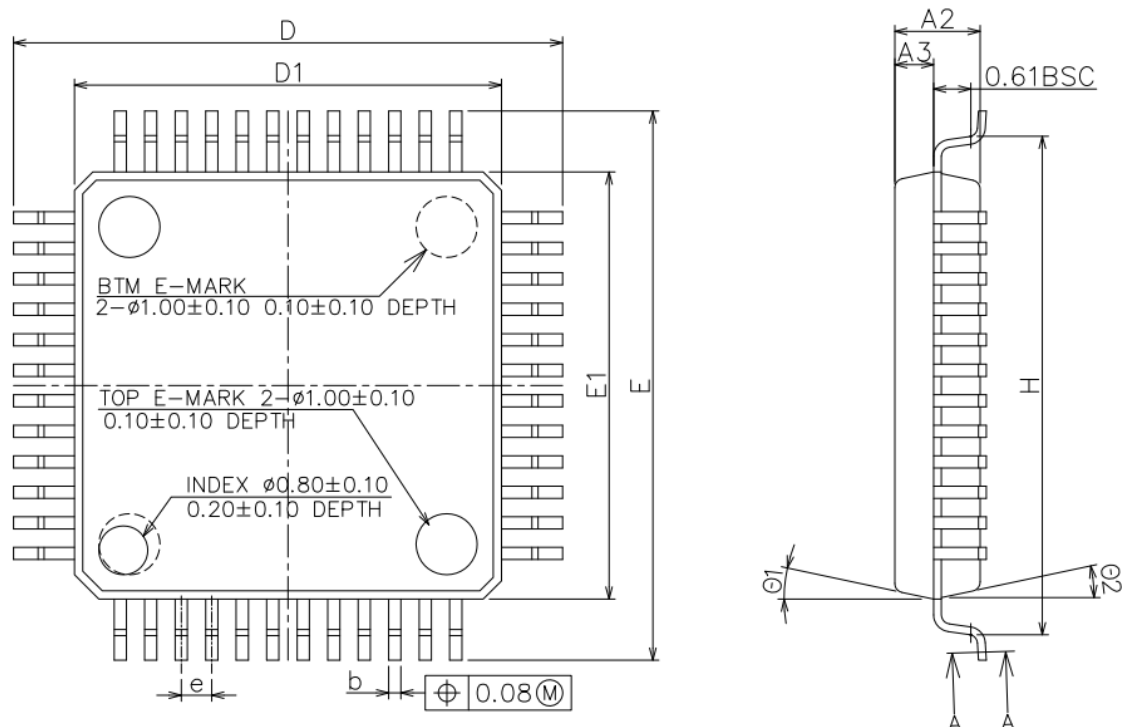
Symbol	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.12	0.127	0.134
D	11.80	12.00	12.20
D1	9.90	10.00	10.10

Symbol	MIN	NOM	MAX
E	11.80	12.00	12.20
E1	9.90	10.00	10.10
e	0.50BSC		
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R1	0.08	—	—
R2	0.08	—	0.20
S	0.20	—	—
$\theta$	0°	3.5°	7°
$\theta 1$	0°	—	—
$\theta 2$	11°	12°	13°
$\theta 3$	11°	12°	13°

NOTE:

ALL DIMENSIONS REFER TO JEDEC STANDARD MS-026 BDD.

## 1.4.5.4 LQFP48



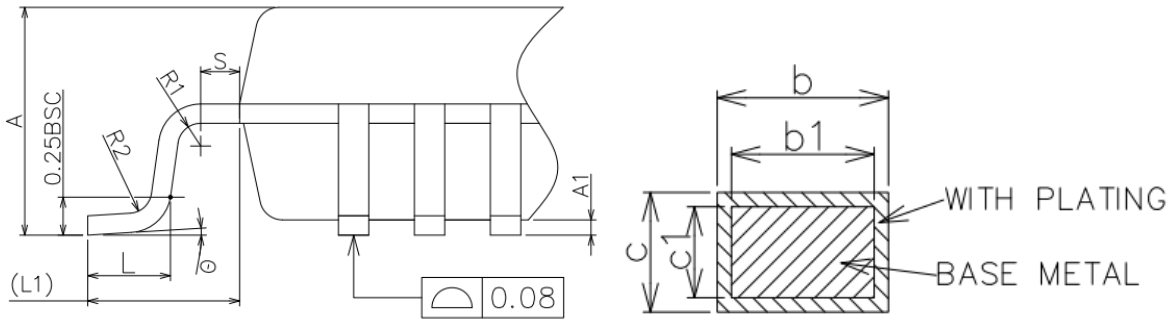


图 1-8 LQFP48 封装尺寸图

Symbol	MIN	NOM	MAX
A	—	—	1.60
A1	0.05	—	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.18	—	0.27
b1	0.17	0.20	0.23
c	0.13	—	0.18
c1	0.117	0.127	0.137
D	8.80	9.00	9.20
D1	6.90	7.00	7.10
E	8.80	9.00	9.20
E1	6.90	7.00	7.10
e	0.40	0.50	0.60
H	8.14	8.17	8.20
L	0.50	—	0.70
L1	1.00REF		
R1	0.08	—	—
R2	0.08	—	0.20
S	0.20	—	—
θ	0°	3.5°	7°
Ø1	11°	12°	13°
Ø2	11°	12°	13°

NOTE:  
ALL DIMENSIONS REFER TO JEDEC STANDARD MS-026 BDD.

## 1.4.5.5 TSSOP16

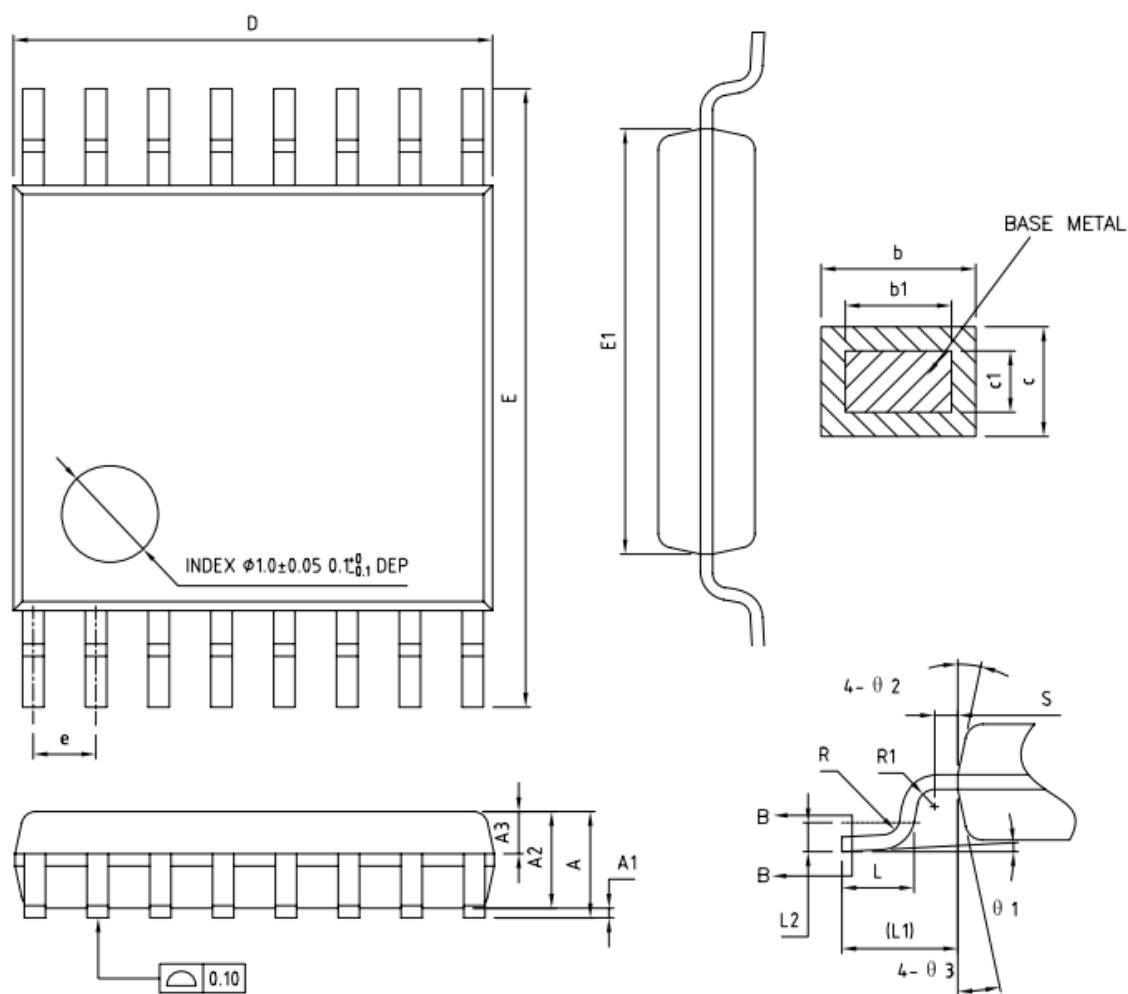


图 1-9 TSSOP16 封装尺寸图

SYMBOL	MIN	NOM	MAX
A	—	—	1.20
A1	0.05	—	0.15
A2	0.90	1.00	1.05
A3	0.34	0.44	0.54
b	0.20	—	0.28
b1	0.20	0.22	0.24
c	0.10	—	0.19
c1	0.10	0.13	0.15
D	4.86	4.96	5.06
E	6.20	6.40	6.60
E1	4.30	4.40	4.50
e	0.65BSC		
L	0.45	0.60	0.75
L1	1.00REF		
L2	0.25BSC		
R	0.09	—	—
R1	0.09	—	—
S	0.20	—	—
$\theta_1$	0°	—	8°
$\theta_2$	10°	12°	14°
$\theta_3$	10°	12°	14°

## 1.5 焊接安装说明

复旦微电子芯片采用无铅工艺封装。回流焊工艺参数建议遵循JEDEC标准进行设定。

根据JEDEC标准J-STD-020，无铅工艺回流焊时的峰值温度设定建议如下表。用户可根据芯片不同厚度和体积的规格，在下表中选择合适的回流焊峰值温度。

封装厚度	塑封体体积 mm <sup>3</sup> <350	塑封体体积 mm <sup>3</sup> 350 - 2000	塑封体体积 mm <sup>3</sup> >2000
<1.6mm	260°C	260°C	260°C
1.6~2.5 mm	260°C	250°C	245°C
>2.5mm	250°C	245°C	245°C

下表给出了各种封装形式的回流焊峰值温度：

封装类型	塑封体厚度 mm	塑封体体积 mm <sup>3</sup>	回流焊峰值温度
LQFP100	1.4	274.4	260°C
LQFP80	1.4	201.6	260°C
LQFP64	1.4	140	260°C
LQFP48	1.4	68.6	260°C
TSSOP16	1.0	22.5	260°C

焊接曲线设定请参考JEDEC标准J-STD-020，无铅工艺回流焊温度曲线设定的说明进行设置。

Profile Feature	Pb-Free Assembly
<b>Preheat/Soak</b>	
Temperature Min ( $T_{smin}$ )	150 °C
Temperature Max ( $T_{smax}$ )	200 °C
Time ( $t_s$ ) from ( $T_{smin}$ to $T_{smax}$ )	60-120 seconds
Ramp-up rate ( $T_L$ to $T_p$ )	3 °C/second max.
Liquidous temperature ( $T_L$ )	217 °C
Time ( $t_L$ ) maintained above $T_L$	60-150 seconds
Peak package body temperature ( $T_p$ )	For users $T_p$ must not exceed the Classification temp in Table 4-2. For suppliers $T_p$ must equal or exceed the Classification temp in Table 4-2.
Time ( $t_p$ )* within 5 °C of the specified classification temperature ( $T_c$ ), see Figure 5-1.	30* seconds
Ramp-down rate ( $T_p$ to $T_L$ )	6 °C/second max.
Time 25 °C to peak temperature	8 minutes max.

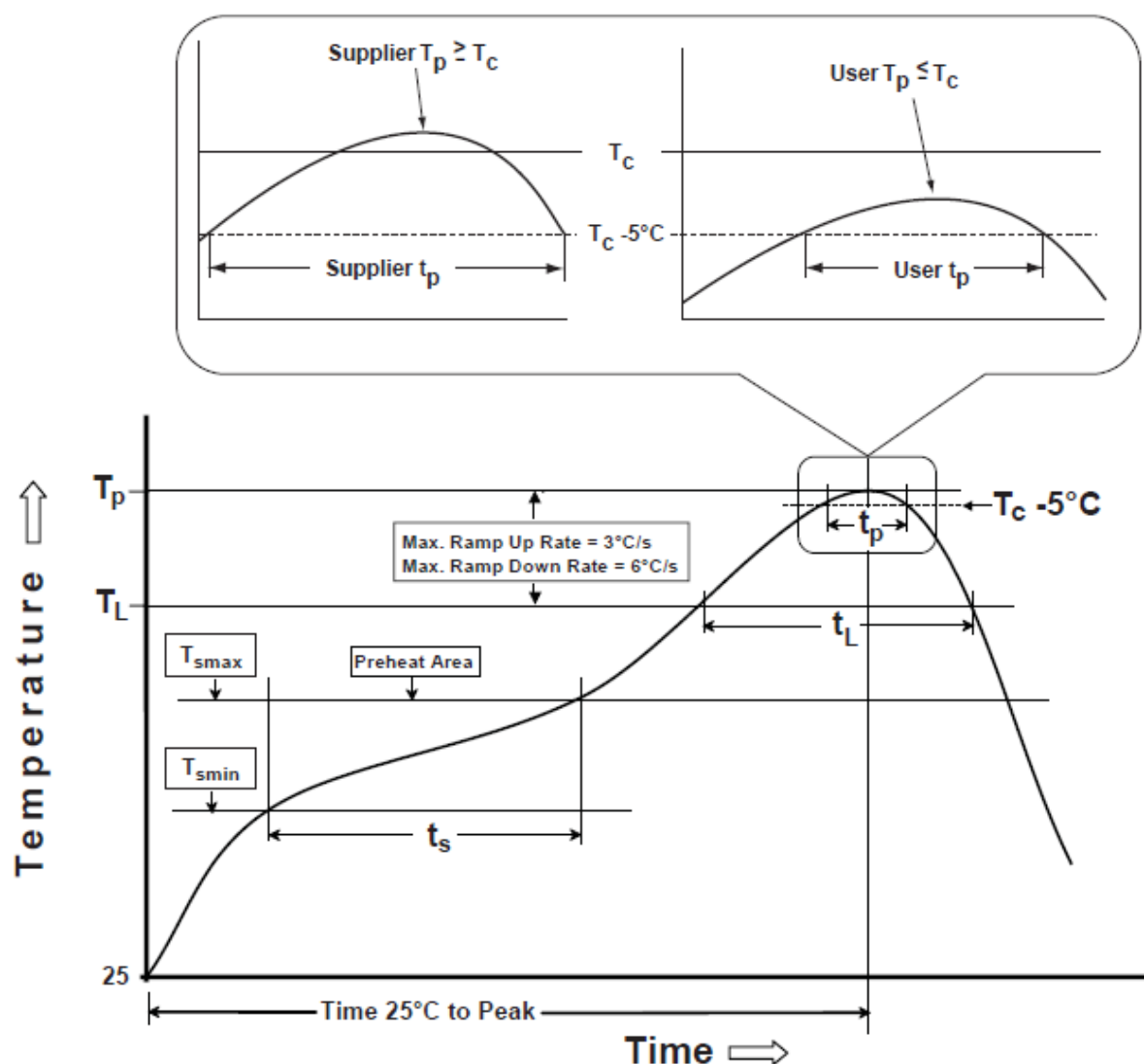


图 1-7 JEDEC 标准的耐热回流温度曲线

特别声明：

- 芯片在上板焊接之前，请观察湿度卡是否变色以确认湿敏包装是否完好。如无特别说明，芯片封装为**MSL3**等级，请在包装打开置于非干燥环境一周内，进行焊接操作
- 如无特殊指定，回流焊次数请勿超过**3**次

## 2 寄存器

地址	寄存器名	复位值	功能说明
<b>SCU/PMU/RCC</b>			
0x40000000	SYSCFG	32'h180	系统配置寄存器
0x40000004	MCUDBGCR	32'h3F03	MCU Debug 配置寄存器
0x40000008	HDFFLAG	32'h0	HardFault 查询寄存器
0x40000100	LPMCFG	32'h6000 0	低功耗控制寄存器
0x40000104	WKDLYCON	32'h1	唤醒时间控制寄存器
0x40000108	WKPFLAG	32'h0	引脚唤醒标志寄存器
0x4000010C	LPREIE	32'h0	中断使能寄存器
0x40000110	LPREIF	32'h0	LPRUN 错误中断标志寄存器
0x40000200	RSTCFG	32'h0	复位配置寄存器
0x40000204	SOFTIRST		软件复位寄存器
0x40000208	RSTFLAG	32'h300	复位标志寄存器
0x4000020C	SYSCLKSEL	32'h0200 8300	系统时钟配置寄存器
0x40000210	RCHFCON	32'h1	RCHF 时钟控制寄存器
0x40000214	RCHFTRIM	32'h40	RCHF 调校寄存器
0x40000218	PLLCON	32'h01F3 0000	PLL 时钟控制寄存器
0x4000021C	RCLPCON	32'h0	RCLP 时钟控制寄存器
0x40000220	RCLPTRIM	32'h08	RCLP 调校寄存器
0x40000224	XTLFIPW	32'h0	XTLF 振荡强度配置寄存器
0x40000228	PERCLKCON1	32'h8000 0058	外设时钟控制寄存器 1
0x4000022C	PERCLKCON2	32'h6000 0	外设时钟控制寄存器 2
0x40000230	PERCLKCON3	32'h0	外设时钟控制寄存器 3
0x40000234	PERCLKCON4	32'h0	外设时钟控制寄存器 4
0x40000244	MPRIL	32'h8000 0000	AHB MASTER 控制寄存器
<b>DMAC</b>			
0x40000400	GLOBALCTRL	32'h0	DMA 全局控制寄存器
0x40000404	CH0CTRL	32'h0	通道 0 控制寄存器
0x40000408	CH0RAMADDR	32'h0	通道 0 RAM 地址寄存器
0x4000040C	CH1CTRL	32'h0	通道 1 控制寄存器
0x40000410	CH1RAMADDR	32'h0	通道 1 RAM 地址寄存器
0x40000414	CH2CTRL	32'h0	通道 2 控制寄存器
0x40000418	CH2RAMADDR	32'h0	通道 2 RAM 地址寄存器
0x4000041C	CH3CTRL	32'h0	通道 3 控制寄存器
0x40000420	CH3RAMADDR	32'h0	通道 3 RAM 地址寄存器
0x40000424	CH4CTRL	32'h0	通道 4 控制寄存器
0x40000428	CH4RAMADDR	32'h0	通道 4 RAM 地址寄存器
0x4000042C	CH5CTRL	32'h0	通道 5 控制寄存器
0x40000430	CH5RAMADDR	32'h0	通道 5 RAM 地址寄存器
0x40000434	CH6CTRL	32'h0	通道 6 控制寄存器



地址	寄存器名	复位值	功能说明
0x40000438	CH6RAMADDR	32'h0	通道 6 RAM 地址寄存器
0x4000043C	CH7CTRL	32'h0	通道 7 控制寄存器
0x40000440	CH7FLSADDR	32'h0	通道 7 Flash 地址寄存器
0x40000444	CH7RAMADDR	32'h0	通道 7 RAM 地址寄存器
0x40000448	CHSTATUS	32'h0	DMA 状态标志寄存器
<b>SPIx</b>			
0x40000800	HSPICR1	32'h108	HSPI 控制寄存器 1
0x40000804	HSPICR2	32'h54	HSPI 控制寄存器 2
0x40000808	HSPICR3	32'h0	HSPI 控制寄存器 3
0x4000080C	HSPIIE	32'h0	HSPI 中断控制寄存器
0x40000810	HSPIIF	32'h2	HSPI 中断标志寄存器
0x40000814	HSPITXBUF	32'h0	HSPI 发送缓存寄存器
0x40000818	HSPIRXBUF	32'h0	HSPI 接收缓存寄存器
0x40000840	SPI1CR1	32'h108	SPI1 控制寄存器 1
0x40000844	SPI1CR2	32'h54	SPI1 控制寄存器 2
0x40000848	SPI1CR3	32'h0	SPI1 控制寄存器 3
0x4000084C	SPI1IE	32'h0	SPI1 中断控制寄存器
0x40000850	SPI1IF	32'h2	SPI1 中断标志寄存器
0x40000854	SPI1TXBUF	32'h0	SPI1 发送缓冲寄存器
0x40000858	SPI1RXBUF	32'h0	SPI1 接收缓冲寄存器
0x40000880	SPI2CR1	32'h108	SPI2 控制寄存器 1
0x40000884	SPI2CR2	32'h54	SPI2 控制寄存器 2
0x40000888	SPI2CR3	32'h0	SPI2 控制寄存器 3
0x4000088C	SPI2IE	32'h0	SPI2 中断控制寄存器
0x40000890	SPI2IF	32'h2	SPI2 中断标志寄存器
0x40000894	SPI2TXBUF	32'h0	SPI2 发送缓冲寄存器
0x40000898	SPI2RXBUF	32'h0	SPI2 接收缓冲寄存器
<b>GPIO</b>			
0x40000C00	PAINEN	32'h0	PortA 输入使能寄存器
0x40000C04	PAPUEN	32'h0	PortA 上拉使能寄存器
0x40000C08	PAODEN	32'h0	PortA 开漏使能寄存器
0x40000C0C	PAFCR	32'h0	PortA 功能选择寄存器
0x40000C10	PADO	32'h0	PortA 输出数据寄存器
0x40000C14	PADSET	W	PortA 输出数据置位寄存器
0x40000C18	PADRESET	W	PortA 输出数据复位寄存器
0x40000C1C	PADIN	R	PortA 输入数据寄存器
0x40000C20	PBINEN	32'h0	PortB 输入使能寄存器
0x40000C24	PBPUEEN	32'h0	PortB 上拉使能寄存器
0x40000C28	PBODEN	32'h0	PortB 开漏使能寄存器
0x40000C2C	PBFCR	32'h0	PortB 功能选择寄存器
0x40000C30	PBDO	32'h0	PortB 输出数据寄存器
0x40000C34	PBDSET	32'h0	PortB 输出数据置位寄存器
0x40000C38	PBDRESET	32'h0	PortB 输出数据复位寄存器
0x40000C3C	PBDIN	32'h0	PortB 输入数据寄存器
0x40000C40	PCINEN	32'h0	PortC 输入使能寄存器
0x40000C44	PCPUEN	32'h0	PortC 上拉使能寄存器
0x40000C48	PCODEN	32'h0	PortC 开漏使能寄存器

地址	寄存器名	复位值	功能说明
0x40000C4C	PCFCR	32'h0	PortC 功能选择寄存器
0x40000C50	PCDO	32'h0	PortC 输出数据寄存器
0x40000C54	PCDSET	32'h0	PortC 输出数据置位寄存器
0x40000C58	PCDRESET	32'h0	PortC 输出数据复位寄存器
0x40000C5C	PCDIN	32'h0	PortC 输入数据寄存器
0x40000C60	PDINEN	32'h0	PortD 输入使能寄存器
0x40000C64	PDPHEN	32'h0	PortD 上拉使能寄存器
0x40000C68	PDODEN	32'h0	PortD 开漏使能寄存器
0x40000C6C	PDFCR	32'h0	PortD 功能选择寄存器
0x40000C70	PDDO	32'h0	PortD 输出数据寄存器
0x40000C74	PDDSET	32'h0	PortD 输出数据置位寄存器
0x40000C78	PDDRESET	32'h0	PortD 输出数据复位寄存器
0x40000C7C	PDDIN	32'h0	PortD 输入数据寄存器
0x40000C80	PEINEN	32'h0	PortE 输入使能寄存器
0x40000C84	PEPHEN	32'h0	PortE 上拉使能寄存器
0x40000C88	PEODEN	32'h0	PortE 开漏使能寄存器
0x40000C8C	PEFCR	32'h0	PortE 功能选择寄存器
0x40000C90	PEDO	32'h0	PortE 输出数据寄存器
0x40000C94	PEDSET	32'h0	PortE 输出数据置位寄存器
0x40000C98	PEDRESET	32'h0	PortE 输出数据复位寄存器
0x40000C9C	PEDIN	32'h0	PortE 输入数据寄存器
0x40000CA0	PFINEN	32'h08	PortF 输入使能寄存器
0x40000CA4	PFPHEN	32'h08	PortF 上拉使能寄存器
0x40000CA8	PFODEN	32'h0	PortF 开漏使能寄存器
0x40000CAC	PFFCR	32'h0	PortF 功能选择寄存器
0x40000CB0	PFDO	32'h0	PortF 输出数据寄存器
0x40000CB4	PFDSET	32'h0	PortF 输出数据置位寄存器
0x40000CB8	PFDRESET	32'h0	PortF 输出数据复位寄存器
0x40000CBC	PFDIN	32'h0	PortF 输入数据寄存器
0x40000CC0	PGINEN	32'h0	PortG 输入使能寄存器
0x40000CC4	PGPHEN	32'h200	PortG 上拉使能寄存器
0x40000CC8	PGODEN	32'h0	PortG 开漏使能寄存器
0x40000CCC	PGFCR	32'ha0000	PortG 功能选择寄存器
0x40000CD0	PGDO	32'h0	PortG 输出数据寄存器
0x40000CD4	PGDSET	32'h0	PortG 输出数据置位寄存器
0x40000CD8	PGDRESET	32'h0	PortG 输出数据复位寄存器
0x40000CDC	PGDIN	32'h0	PortG 输入数据寄存器
0x40000CE0	EXTI_SEL0	32'hFFFF0000	外部输入中断选择寄存器 0
0x40000CE4	EXTI_SEL1	32'hFFFF0000	外部输入中断选择寄存器 1
0x40000CE8	EXTI_SEL2	32'hFFFF0000	外部输入中断选择寄存器 2
0x40000CEC	EXTI0IF	32'h0	外部输入中断标志寄存器 0
0x40000CF0	EXTI1IF	32'h0	外部输入中断标志寄存器 1
0x40000CF4	EXTI2IF	32'h0	外部输入中断标志寄存器 2
0x40000CF8	FOUTSEL	32'h0	FOUT 配置寄存器

地址	寄存器名	复位值	功能说明
0x40000CFC	HDSEL	32'h0	强驱动引脚配置寄存器
0x40000D00	ANASEL	32'h0	模拟功能选择寄存器
0x40000D04	IODF	32'h0	管脚滤波使能寄存器
0x40000D08	PINWKEN	32'h0	WKUP 引脚使能寄存器
<b>FLASH Control</b>			
0x40001000	FLASHRDCON	32'h500	Flash 读取控制寄存器
0x40001004	PRFTCON	32'h0	Prefetch 控制寄存器
0x40001008	USRCFG	-	用户配置寄存器
0x4000100C	ACLOCK1	32'h0	ACLOCK 寄存器 1
0x40001010	ACLOCK2	32'h0	ACLOCK 寄存器 2
0x40001014	EPCON	32'h0	Flash 擦写控制寄存器
0x40001018	FLSKEY	32'h0	Flash Key 输入寄存器
0x4000101C	FLSIE	32'h0	Flash 中断使能寄存器
0x40001020	FLSIF	32'h0	Flash 中断标志寄存器
0x40001024	RAMBISR0	32'hx	RAM 自修复寄存器 0
0x40001028	RAMBISR1	32'hx	RAM 自修复寄存器 1
0x4000102C	RAMBISR2	32'hx	RAM 自修复寄存器 2
0x40001030	RAMBISR3	32'hx	RAM 自修复寄存器 3
<b>CRC</b>			
0x40010000	CRCDR	32'h0000 FFFF	CRC 数据寄存器
0x40010004	CRCCR	32'h2	CRC 控制状态寄存器
0x40010008	CRCLFSR	32'h0000 FFFF	CRC 运算寄存器
0x4001000C	CRCXOR	32'h0	CRC 输出异或寄存器
0x40010010	CRCFLSEN	32'h0	CRC Flash 校验控制寄存器
0x40010014	CRCFLSAD	32'h0	CRC Flash 校验起始地址
0x40010018	CRCFLSSIZE	32'h0	CRC Flash 校验数据长度
<b>LCD</b>			
0x40010C00	DISPCTRL	32'h0	显示控制寄存器
0x40010C04	LCDTEST	32'h0	显示测试控制寄存器
0x40010C08	DF	32'h0	显示频率控制寄存器
0x40010C0C	TON	32'h0	显示点亮时间寄存器
0x40010C10	TOFF	32'h0	显示熄灭时间寄存器
0x40010C14	DISPIE	32'h0	显示中断使能寄存器
0x40010C18	DISPIF	32'h0	显示中断标志寄存器
0x40010C1C	LCDSET	32'h0	LCD 显示设置寄存器
0x40010C20	LCDDRV	32'h2	LCD 驱动模式控制寄存器
0x40010C24	DISPDATA0	32'h0	显示数据寄存器 0
0x40010C28	DISPDATA1	32'h0	显示数据寄存器 1
0x40010C2C	DISPDATA2	32'h0	显示数据寄存器 2
0x40010C30	DISPDATA3	32'h0	显示数据寄存器 3
0x40010C34	DISPDATA4	32'h0	显示数据寄存器 4
0x40010C38	DISPDATA5	32'h0	显示数据寄存器 5
0x40010C3C	DISPDATA6	32'h0	显示数据寄存器 6
0x40010C40	DISPDATA7	32'h0	显示数据寄存器 7
0x40010C44	DISPDATA8	32'h0	显示数据寄存器 8

地址	寄存器名	复位值	功能说明
0x40010C48	DISPDATA9	32'h0	显示数据寄存器 9
0x40010C4C	LCDBIAS	32'he	LCD 显示灰度设置寄存器
0x40010C50	COM_EN	32'h0	LCD COM 使能控制寄存器
0x40010C54	SEG_EN0	32'h0	LCD SEG 使能控制寄存器 0
0x40010C58	SEG_EN1	32'h0	LCD SEG 使能控制寄存器 1
0x40010C5C	LCDBSTCON	32'h0	LCD Boost 控制寄存器
<b>RTC</b>			
0x40011000	RTCWE	32'h0	写使能寄存器 RTCWE
0x40011004	RTCIE	32'h0	中断使能寄存器 RTCIE
0x40011008	RTCIF	32'h0	中断标志寄存器 RTCIF
0x4001100C	BCDSEC	32'hx	BCD 时间秒寄存器 BCDSEC
0x40011010	BCDMIN	32'hx	BCD 时间分钟寄存器 BCDMIN
0x40011014	BCDHOURL	32'hx	BCD 时间小时寄存器 BCDHOUR
0x40011018	BCDDATE	32'hx	BCD 时间天寄存器 BCDDATE
0x4001101C	BCDWEEK	32'hx	BCD 时间星期寄存器 BCDWEEK
0x40011020	BCDMONTH	32'hx	BCD 时间月寄存器 BCDMONTH
0x40011024	BCDYEAR	32'hx	BCD 时间年寄存器 BCDYEAR
0x40011028	ALARM	32'h0	闹钟寄存器 ALARM
0x4001102C	FSEL	32'h0	时钟信号输出控制寄存器 FSEL
0x40011030	ADJUST	32'hx	LTBC 数值调整寄存器
0x40011034	ADSIGN	32'hx	LTBC 数值调整方向寄存器
0x40011038	PR1SEN	32'h0	LTBC 虚拟调校使能寄存器
0x4001103C	MSECCNT	32'hx	毫秒计数寄存器
0x40011040	STAMPEN	32'hx	RTC 时间戳使能寄存器
0x40011044	CLKSTAMP0R	32'hx	RTC 上升沿时间戳 0
0x40011048	CALSTAMP0R	32'hx	RTC 上升沿日历戳 0
0x4001104C	CLKSTAMP0F	32'hx	RTC 下降沿时间戳 0
0x40011050	CALSTAMP0F	32'hx	RTC 下降沿日历戳 0
0x40011054	CLKSTAMP1R	32'hx	RTC 上升沿时间戳 1
0x40011058	CALSTAMP1R	32'hx	RTC 上升沿日历戳 1
0x4001105C	CLKSTAMP1F	32'hx	RTC 下降沿时间戳 1
0x40011060	CALSTAMP1F	32'hx	RTC 下降沿日历戳 1
<b>IWDT</b>			
0x40011400	IWDTSERV	32'h0	IWDT 清除寄存器
0x40011404	IWDTCFG	32'h1	IWDT 配置寄存器
0x40011408	IWDTCNT	32'h0	IWDT 计数寄存器
<b>WWDT</b>			
0x40011800	WWDTCON	32'h0	WWDT 控制寄存器
0x40011804	WWDTCFG	32'h0	WWDT 配置寄存器
0x40011808	WWDTCNT	32'h0	WWDT 计数寄存器
0x4001180C	WWDTIE	32'h0	WWDT 中断使能寄存器
0x40011810	WWDTIF	32'h0	WWDT 中断标志寄存器
0x40011814	WWDTDIV	32'h0	WWDT 预分频寄存器
<b>7816</b>			
0x40011C00	U7816CTRL0	32'h0	7816-0 通道控制寄存器
0x40011C04	U7816FRC0	32'h6	7816-0 帧格式控制寄存器
0x40011C08	U7816EGTC0	32'h0	7816-0 EGT 配置寄存器

地址	寄存器名	复位值	功能说明
0x40011C0C	U7816CLKDIV0	32'h0000 0003	7816-0 工作时钟分频寄存器
0x40011C10	U7816PDIV0	32'h0000 0173	7816-0 预分频寄存器
0x40011C14	U7816RXBUF0	32'h0	7816-0 数据接收缓存寄存器
0x40011C18	U7816TXBUF0	32'h0	7816-0 数据发送缓存寄存器
0x40011C1C	U7816IE0	32'h0	7816-0 中断使能寄存器
0x40011C20	U7816IF0	32'h0000 0002	7816-0 主状态中断标志寄存器
0x40011C24	U7816ERR0	32'h0	7816-0 错误标志寄存器
0x40011C28	U7816STA0	32'h0	7816-0 次状态寄存器
0x40011C2C	U7816CTRL1	32'h0	7816-1 通道控制寄存器
0x40011C30	U7816FRC1	32'h6	7816-1 帧格式控制寄存器
0x40011C34	U7816EGTC1	32'h0	7816-1 EGT 配置寄存器
0x40011C38	U7816CLKDIV1	32'h0000 0003	7816-1 工作时钟分频寄存器
0x40011C3C	U7816PDIV1	32'h0000 0173	7816-1 预分频寄存器
0x40011C40	U7816RXBUF1	32'h0	7816-1 数据接收缓存寄存器
0x40011C44	U7816TXBUF1	32'h0	7816-1 数据发送缓存寄存器
0x40011C48	U7816IE1	32'h0	7816-1 中断使能寄存器
0x40011C4C	U7816IF1	32'h0000 0002	7816-1 主状态中断标志寄存器
0x40011C50	U7816ERR1	32'h0	7816-1 错误标志寄存器
0x40011C54	U7816STA1	32'h0	7816-1 次状态寄存器
UART			
0x40012000	UARTIE	32'h0	UART 中断允许寄存器 UARTIE
0x40012004	UARTIF	32'h555	UART 中断标志寄存器 UARTIF R/W-0
0x40012008	IRCON	32'hd2	红外调制配置寄存器 IRCON
0x4001200C	RXSTA0	32'h0	接收状态控制寄存器 RXSTA0
0x4001202C	RXSTA1	32'h0	接收状态控制寄存器 RXSTA1
0x4001204C	RXSTA2	32'h0	接收状态控制寄存器 RXSTA2
0x4001206C	RXSTA3	32'h0	接收状态控制寄存器 RXSTA3
0x4001208C	RXSTA4	32'h0	接收状态控制寄存器 RXSTA4
0x400120AC	RXSTA5	32'h0	接收状态控制寄存器 RXSTA5
0x40012010	TXSTA0	32'h2	发送状态控制寄存器 TXSTA0
0x40012030	TXSTA1	32'h2	发送状态控制寄存器 TXSTA1
0x40012050	TXSTA2	32'h2	发送状态控制寄存器 TXSTA2
0x40012070	TXSTA3	32'h2	发送状态控制寄存器 TXSTA3
0x40012090	TXSTA4	32'h2	发送状态控制寄存器 TXSTA4
0x400120B0	TXSTA5	32'h2	发送状态控制寄存器 TXSTA5
0x40012014	RXREG0	32'h0	接收数据缓冲寄存器 RXREG0
0x40012034	RXREG1	32'h0	接收数据缓冲寄存器 RXREG1
0x40012054	RXREG2	32'h0	接收数据缓冲寄存器 RXREG2
0x40012074	RXREG3	32'h0	接收数据缓冲寄存器 RXREG3
0x40012094	RXREG4	32'h0	接收数据缓冲寄存器 RXREG4
0x400120B4	RXREG5	32'h0	接收数据缓冲寄存器 RXREG5
0x40012018	TXREG0	32'h0	发送数据缓冲寄存器 TXREG0



地址	寄存器名	复位值	功能说明
0x40012038	TXREG1	32'h0	发送数据缓冲寄存器 TXREG1
0x40012058	TXREG2	32'h0	发送数据缓冲寄存器 TXREG2
0x40012078	TXREG3	32'h0	发送数据缓冲寄存器 TXREG3
0x40012098	TXREG4	32'h0	发送数据缓冲寄存器 TXREG4
0x400120B8	TXREG5	32'h0	发送数据缓冲寄存器 TXREG5
0x4001201C	SPBRG0	32'h341	波特率产生寄存器 SPBRG0
0x4001203C	SPBRG1	32'h341	波特率产生寄存器 SPBRG1
0x4001205C	SPBRG2	32'h341	波特率产生寄存器 SPBRG2
0x4001207C	SPBRG3	32'h341	波特率产生寄存器 SPBRG3
0x4001209C	SPBRG4	32'h341	波特率产生寄存器 SPBRG4
0x400120BC	SPBRG5	32'h341	波特率产生寄存器 SPBRG5
0x40012020	TXBUFSTA0	32'h0	发送 Buffer 状态控制寄存器 TXBUFSTA0
0x40012040	TXBUFSTA1	32'h0	发送 Buffer 状态控制寄存器 TXBUFSTA1
0x40012060	TXBUFSTA2	32'h0	发送 Buffer 状态控制寄存器 TXBUFSTA2
0x40012080	TXBUFSTA3	32'h0	发送 Buffer 状态控制寄存器 TXBUFSTA3
0x400120A0	TXBUFSTA4	32'h0	发送 Buffer 状态控制寄存器 TXBUFSTA4
0x400120C0	TXBUFSTA5	32'h0	发送 Buffer 状态控制寄存器 TXBUFSTA5
0x40012024	RXBUFSTA0	32'h40	接收 Buffer 状态控制寄存器 RXBUFSTA0
0x40012044	RXBUFSTA1	32'h40	接收 Buffer 状态控制寄存器 RXBUFSTA1
0x40012064	RXBUFSTA2	32'h40	接收 Buffer 状态控制寄存器 RXBUFSTA2
0x40012084	RXBUFSTA3	32'h40	接收 Buffer 状态控制寄存器 RXBUFSTA3
0x400120A4	RXBUFSTA4	32'h40	接收 Buffer 状态控制寄存器 RXBUFSTA4
0x400120C4	RXBUFSTA5	32'h40	接收 Buffer 状态控制寄存器 RXBUFSTA5
0x40012028	RTXCON0	32'h0	接收发送取反控制寄存器 RTXCON0
0x40012048	RTXCON1	32'h0	接收发送取反控制寄存器 RTXCON1
0x40012068	RTXCON2	32'h0	接收发送取反控制寄存器 RTXCON2
0x40012088	RTXCON3	32'h0	接收发送取反控制寄存器 RTXCON3
0x400120A8	RTXCON4	32'h0	接收发送取反控制寄存器 RTXCON4
0x400120C8	RTXCON5	32'h0	接收发送取反控制寄存器 RTXCON5
<b>I2C</b>			
0x40012400	I2CCTRL	32'h6000	I2C 控制寄存器
0x40012404	I2CSTA	32'h0	I2C 状态寄存器
0x40012408	I2CBRG	32'h13	I2C 波特率设置寄存器
0x4001240C	I2CBUF	32'h0	I2C 收发缓冲寄存器
0x40012410	I2CIR	32'h0	I2C 中断寄存器
0x40012418	I2CERR	32'h0	I2C 错误标志寄存器
<b>ANAC</b>			
0x40012800	PDRCFG	32'h3	PDR 配置寄存器
0x40012804	BORCFG	32'h2	BOR 配置寄存器
0x40012814	SVDCFG	32'h08	SVD 配置寄存器
0x40012818	SVDCON	32'h0	SVD 控制寄存器
0x4001281C	SVDSIF	32'h0	SVD 状态和标志寄存器
0x40012820	FDETIE	32'h0	停振检测中断使能寄存器
0x40012824	FDETIF	32'hx0	停振检测中断标志寄存器
0x40012828	ADCINSEL	32'h0	ADC 输入通道选择寄存器
0x4001282C	ADCCTL	32'h0	ADC 控制寄存器
0x40012830	ADCTRIM	32'h0	ADC 调校寄存器

地址	寄存器名	复位值	功能说明
0x40012834	ADCDATA	32'h0	ADC 输出数据寄存器
0x40012838	ADCIF	32'h0	ADC 中断标志寄存器
0x4001283C	TRNGCON	32'h0	TRNG 控制寄存器
0x40012840	COMP1CR	32'h0	COMP1 控制寄存器
0x40012844	COMP2CR	32'h0	COMP2 控制寄存器
0x40012848	COMPICR	32'h40	COMP 中断配置寄存器
0x4001284C	COMPIF	32'h0	COMP 中断标志寄存器
0x4001285C	SVDALM	32'h1	SVD 电压检测标志寄存器
<b>TIMERS</b>			
0x40013000	BT1CR1	32'h0	Basic Timer1 控制寄存器 1
0x40013004	BT1CR2	32'h0	Basic Timer1 控制寄存器 2
0x40013008	BT1CFG1	32'h0	Basic Timer1 配置寄存器 1
0x4001300C	BT1CFG2	32'h0	Basic Timer1 配置寄存器 2
0x40013010	BT1PRES	32'h0	Basic Timer1 预分频寄存器
0x40013014	BT1LOADCR	32'h0	Basic Timer1 加载控制寄存器
0x40013018	BT1CNTL	32'h0	Basic Timer1 低位计数器寄存器
0x4001301C	BT1CNTH	32'h0	Basic Timer1 高位计数器寄存器
0x40013020	BT1PRESET	32'h0	Basic Timer1 预置数寄存器
0x40013024	BT1LOADL	32'h0	Basic Timer1 低位加载寄存器
0x40013028	BT1LOADH	32'h0	Basic Timer1 高位加载寄存器
0x4001302C	BT1CMPL	32'h0	Basic Timer1 低位比较寄存器
0x40013030	BT1CMPH	32'h0	Basic Timer1 高位比较寄存器
0x40013034	BT1OUTCNT	32'h0	Basic Timer1 输出脉冲宽度寄存器
0x40013038	BT1OCR	32'h0	Basic Timer1 输出控制寄存器
0x4001303C	BT1IE	32'h0	Basic Timer1 中断使能寄存器
0x40013040	BT1IF	32'h0	Basic Timer1 中断标志寄存器
0x40013044	BT2CR1	32'h0	Basic Timer2 控制寄存器 1
0x40013048	BT2CR2	32'h0	Basic Timer2 控制寄存器 2
0x4001304C	BT2CFG1	32'h0	Basic Timer2 配置寄存器 1
0x40013050	BT2CFG2	32'h0	Basic Timer2 配置寄存器 2
0x40013054	BT2PRES	32'h0	Basic Timer2 预分频寄存器
0x40013058	BT2LOADCR	32'h0	Basic Timer2 加载控制寄存器
0x4001305C	BT2CNTL	32'h0	Basic Timer2 计数器低位
0x40013060	BT2CNTH	32'h0	Basic Timer2 计数器高位
0x40013064	BT2PRESET	32'h0	Basic Timer2 预置数寄存器
0x40013068	BT2LOADL	32'h0	Basic Timer2 低位加载寄存器
0x4001306C	BT2LOADH	32'h0	Basic Timer2 高位加载寄存器
0x40013070	BT2CMPL	32'h0	Basic Timer2 低位比较寄存器
0x40013074	BT2CMPH	32'h0	Basic Timer2 高位比较寄存器
0x40013078	BT2OUTCNT	32'h0	Basic Timer2 输出脉冲宽度寄存器
0x4001307C	BT2OCR	32'h0	Basic Timer2 输出控制寄存器
0x40013080	BT2IE	32'h0	Basic Timer2 中断使能寄存器
0x40013084	BT2IF	32'h0	Basic Timer2 中断标志寄存器
0x40013090	ET1CR	32'h0	ET1 控制寄存器
0x40013094	ET1INSEL	32'h0	ET1 输入源选择寄存器
0x40013098	ET1PRESCALE1	32'h0	ET1 预分频寄存器 1
0x4001309C	ET1PRESCALE2	32'h0	ET1 预分频寄存器 2

地址	寄存器名	复位值	功能说明
0x400130A0	ET1IVR	32'h0	ET1 初值寄存器
0x400130A4	ET1CMP	32'h0	ET1 比较寄存器
0x400130A8	ET1IE	32'h0	ET1 中断使能寄存器
0x400130AC	ET1IF	32'h0	ET1 中断标志寄存器
0x400130B0	ET2CR	32'h0	ET2 控制寄存器
0x400130B4	ET2INSEL	32'h0	ET2 输入源选择寄存器
0x400130B8	ET2PRESCALE1	32'h0	ET2 预分频寄存器 1
0x400130BC	ET2PRESCALE2	32'h0	ET2 预分频寄存器 2
0x400130C0	ET2IVR	32'h0	ET2 初值寄存器
0x400130C4	ET2CMP	32'h0	ET2 比较寄存器
0x400130C8	ET2IE	32'h0	ET2 中断使能寄存器
0x400130CC	ET2IF	32'h0	ET2 中断标志寄存器
0x400130D0	ET3CR	32'h0	ET3 控制寄存器
0x400130D4	ET3INSEL	32'h0	ET3 输入源选择寄存器
0x400130D8	ET3PRESCALE1	32'h0	ET3 预分频寄存器 1
0x400130DC	ET3PRESCALE2	32'h0	ET3 预分频寄存器 2
0x400130E0	ET3IVR	32'h0	ET3 初值寄存器
0x400130E4	ET3CMP	32'h0	ET3 比较寄存器
0x400130E8	ET3IE	32'h0	ET3 中断使能寄存器
0x400130EC	ET3IF	32'h0	ET3 中断标志寄存器
0x400130F0	ET4CR	32'h0	ET4 控制寄存器
0x400130F4	ET4INSEL	32'h0	ET4 输入源选择寄存器
0x400130F8	ET4PRESCALE1	32'h0	ET4 预分频寄存器 1
0x400130FC	ET4PRESCALE2	32'h0	ET4 预分频寄存器 2
0x40013100	ET4IVR	32'h0	ET4 初值寄存器
0x40013104	ET4CMP	32'h0	ET4 比较寄存器
0x40013108	ET4IE	32'h0	ET4 中断使能寄存器
0x4001310C	ET4IF	32'h0	ET4 中断标志寄存器
<b>LPTIM</b>			
0x40013400	LPTCFG	32'h200	LPTIM 配置寄存器
0x40013404	LPTCNT	32'h0	LPTIM 计数寄存器
0x40013408	LPTCMP	32'h0	LPTIM 比较值寄存器
0x4001340C	LPTTARGET	32'h0	LPTIM 目标值寄存器
0x40013410	LPTIE	32'h0	LPTIM 中断使能寄存器
0x40013414	LPTIF	32'h0	LPTIM 中断标志寄存器
0x40013418	LPTCTRL	32'h0	LPTIM 控制寄存器
<b>AES</b>			
0x40013800	AESCR	32'h0	AES 控制寄存器
0x40013804	AESIF	32'h0	AES 中断标志寄存器
0x40013808	AESDIN	32'h0	AES 数据输入寄存器
0x4001380C	AESDOUT	32'h0	AES 数据输出寄存器
0x40013810	AESKEY0	32'h0	AES 密钥寄存器 0
0x40013814	AESKEY1	32'h0	AES 密钥寄存器 1
0x40013818	AESKEY2	32'h0	AES 密钥寄存器 2
0x4001381C	AESKEY3	32'h0	AES 密钥寄存器 3
0x40013820	AESKEY4	32'h0	AES 密钥寄存器 4
0x40013824	AESKEY5	32'h0	AES 密钥寄存器 5



地址	寄存器名	复位值	功能说明
0x40013828	AESKEY6	32'h0	AES 密钥寄存器 6
0x4001382C	AESKEY7	32'h0	AES 密钥寄存器 7
0x40013830	AESIVR0	32'h0	AES 初始向量寄存器 0
0x40013834	AESIVR1	32'h0	AES 初始向量寄存器 1
0x40013838	AESIVR2	32'h0	AES 初始向量寄存器 2
0x4001383C	AESIVR3	32'h0	AES 初始向量寄存器 3
TRNG			
0x40013C04	RNGOUT	32'h0	随机数/CRC 结果输出寄存器
0x40013C08	MASKCTRL	32'h0	MASK 控制寄存器
0x40013C0C	RNGIE	32'h0	RNG 中断使能寄存器
0x40013C10	RNGIF	32'h0	RNG 中断标志寄存器
0x40013C14	CRCCON	32'h0	CRC 控制寄存器
0x40013C18	CRCIN	32'h0	CRC 输入数据寄存器

## 3 电源管理

### 3.1 概述

电源管理的主要特点：

- 宽电压范围供电，内部功能模块通过 LDO 供电
- 多种低功耗模式设计
- 多电源域设计，在低功耗模式下通过关闭待机模块降低漏电电流

### 3.2 功耗模式

芯片支持多种功耗模式：

- ACTIVE 模式
- LP Run 模式
- IDLE 模式
- SLEEP 模式
- DEEPSLEEP 模式

功耗模式	典型功耗	唤醒条件	芯片状态	典型唤醒时间 <sup>[1]</sup>
ACTIVE	150uA/MHz		正常工作	-
LP Run	15uA@32KHz	软件主动退出	低速工作	-
SLEEP	4uA	电源检测中断	CPU 休眠 <sup>[2]</sup>	20us
DEEPSLEEP	1uA	RTC 定时中断 IO 引脚中断 NWKUPx 唤醒 32K 晶振停振 看门狗复位		50us

注：[1] 典型唤醒时间指从唤醒信号到来，到 CPU 开始执行唤醒中断服务程序的时间间隔。

[2] CPU 自身进入休眠的步骤参见 ARMv6-M 架构参考手册

#### 3.2.1 LP Run 模式

当芯片需要低功耗低速运行时，可进入 LP RUN 模式，此时 LDO 进入低功耗模式，内核使用 LSCLK 运行，典型频率 32KHz。在需要高速运行时，软件可主动退出 LP RUN 进入 ACTIVE 模式，然后再将系统时钟切换到较高频率。

进入 LP Run 之后，硬件自动关闭 ADC、PLL，随后使 LDO 进入低功耗模式。

LP Run 模式下 CPU 改写 PMOD 寄存器可以返回 ACTIVE，或者进入 SLEEP/DEEPSLEEP。如果返回 ACTIVE，硬件自动将 LDO 置于正常模式。

#### 3.2.2 SLEEP 模式

SLEEP 模式通过 CPU 配置寄存器 PMOD（2'b10）后并执行 WFI/WFE 进入，进入 SLEEP 模式后关闭所有外设时钟和 CPU 时钟，Flash 进入待机模式。

系统可以使用任何时钟进入 SLEEP，从 SLEEP 唤醒后使用 8MHz 时钟进入 ACTIVE 模式。

#### 3.2.3 DEEPSLEEP 模式

DEEPSLEEP 模式可以通过 CPU 配置寄存器 PMOD（2'b10），并设定自身体眠模式为深度休眠，然后执行 WFI/WFE 进入。进入 DEEPSLEEP 模式前软件需置位 PMU.VREFOFF 寄存器；进入 DEEPSLEEP 后硬件门控所有外设时钟和 CPU 时钟，关闭内部基准源，Flash 进入深度待机模式。与 SLEEP 模式相比，

DEEPSLEEP 芯片功耗较 SLEEP 进一步降低。

系统可以使用任何时钟进入 DEEPSLEEP，从 DEEPSLEEP 唤醒后使用 8MHz 时钟进入 ACTIVE 模式。

### 3.2.4 唤醒源

#### 3.2.4.1 唤醒源列表

唤醒源	应用	可唤醒模式
停振检测	可屏蔽，32786Hz 晶振停振时唤醒芯片	Sleep/DeepSleep
SVD	可屏蔽，在电源电压跌落至阈值以下时唤醒芯片，建议使用低功耗间歇使能模式	Sleep/DeepSleep
RTC	可屏蔽，根据需要的唤醒周期设置	Sleep/DeepSleep
IO 引脚中断	可屏蔽，用于外部事件唤醒	Sleep/DeepSleep
NWKUPx 引脚	可屏蔽，用于外部输入唤醒	Sleep/DeepSleep
LPTIM	可屏蔽，用于定时唤醒	Sleep/DeepSleep
比较器中断	可屏蔽，用于外部信号变化唤醒	Sleep/DeepSleep

## 3.3 寄存器

地址	名称	符号
0x40000100	低功耗控制寄存器	LPMCFCG
0x40000104	唤醒时间控制寄存器	WKDLYCON
0x40000108	引脚唤醒源标志寄存器	WKPFLAG
0x4000010C	PMU 中断使能寄存器	LPRIE
0x40000110	PMU 中断标志寄存器	LPRIF

#### 3.3.1 低功耗控制寄存器

名称	LPMCFCG							
地址	0x40000100							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	PMU_D ISCEN	-						
位权限	R/W-0	U-0						
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-				XTOFF	XTOFF_ B	LDO15E N	LDO15E N_B
位权限	U-0				R/W/Dy- 0	R/W/Dy-1	R/Dy-1	R/Dy-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					DPSLPR AM_EXT	SLPDP	CVS
位权限	U-0					R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				RFUI		PMOD	
位权限	U-0				R/W-00		R/W-00	

Bit	助记符	功能描述
31	PMU_DISCEN	可读写，目前无功能
30: 20	--	未实现，读为 0
19	XTOFF	关闭 XTLF，仅在 SLEEP/DEEPSLEEP 下起作用 1: 关闭 XTLF 0: 保持 XTLF 开启 若为无晶振产品，无论 XTOFF 是什么值，均关闭 XTLF
18	XTOFFB	XTOFF 反码校验位
17	LDO15EN	LDO15 使能标志位 1: LDO15 处于工作状态 0: LDO15 被关闭
16	LDO15EN_B	LDO15 使能标志反码校验位
15:11	--	未实现，读为 0
10	DSLPRAM_EX T	DeepSleep 模式下 RAM 数据保持配置位 1: DeepSleep 下仅保持低地址 16KB RAM 数据 0: DeepSleep 下保持所有 RAM 数据 该位仅在 DeepSleep 模式下有效
9	SLPDP	DeepSleep 控制寄存器 1: DeepSleep 模式使能，下关闭基准电压源 0: 常规 Sleep 模式 在 Sleep 下，如果置位了 SLPDP 位即为 DeepSleep 模式； 该位仅在 Sleep 下有效
8	CVS	CoreVoltageScaling 配置 0: 低功耗模式下不使能内核电压调整 1: 低功耗模式下降低内核电压 该位仅在 Sleep/DeepSleep 下起作用
7:4	--	未实现，读为 0
3:2	RFUI	保留位
1:0	PMOD	低功耗模式配置寄存器 00: Active mode 01: LPRUN mode 10: Sleep mode 11: RFU

### 3.3.2 唤醒时间控制寄存器

名称	WKDLYCON							
地址	0x40000104							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						TRHR	
位权限	U-0						R/W-01	

Bit	助记符	功能描述
31:2	--	未实现，读为 0
1:0	TRHR	DeepSleep 唤醒时，从 BG 使能到开启 LDO 并开始读取 Flash 的时间间隔 00: 12us 01: 16us 10: 24us 11: 32us

### 3.3.3 引脚唤醒标志寄存器

名称	WKPFLAG							
地址	0x40000108							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							DBGWKF
位权限	U-0							R/W1C-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	WKP7F	WKP6F	WKP5F	WKP4F	WKP3F	WKP2F	WKP1F	WKP0F
位权限	R/W1C-00000000							

Bit	助记符	功能描述
31:9	--	未实现，读为 0
8	DBGWKF	CPU Debugger 唤醒标志，软件写 1 清零
7:0	WKPxF	NWKUPx Pin 唤醒标志寄存器，仅 Sleep/DeepSleep 模式下有效，对应引脚上的有效唤醒事件将置位寄存器，软件写 1 清零

### 3.3.4 中断使能寄存器

名称	LPREIE							
地址	0x4000010C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0

名称	LPREIE		
地址	0x4000010C		
位名	-	SLPEIE	LPREIE
位权限	U-0 0	R/W-0	R/W-0

Bit	助记符	功能描述
31:2	--	未实现，读为 0
1	SLPEIE	SLEEP 错误中断使能 1: 使能 SLEEP 错误中断 0: 禁止 SLEEP 错误中断
0	LPREIE	LPRUN 错误中断使能 1: 使能 LPRUN 错误中断 0: 禁止 LPRUN 错误中断

### 3.3.5 LPRUN 错误中断标志寄存器

名称	LPREIF							
地址	0x40000110							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						SLPEIF	LPREIF
位权限	U-0						R/W1C-0	R/W1C-0

Bit	助记符	功能描述
31:2	--	未实现，读为 0
1	SLPEIF	SLEEP 错误中断标志，硬件置位，软件写 1 清零 1: 在 PMOD=2'h2 后，CPU 执行 WFI/WFE 指令前置位了 SLEEPDEEP 寄存器时置位 0: 在 PMOD=2'h2 后，CPU 正确进入 SLEEP
0	LPREIF	LPRUN 错误中断标志，硬件置位，软件写 1 清零；软件进入 LPRUN 模式时如果触发了 LPREIF，则芯片仍将停留在 ACTIVE 模式 1: LPRUN Condition Error，即进入 LPRUN 时满足如下情况： 1) HSCLK 选择不是 LSCLK 或 RCLP，或 2) RCHF、PLL、ADC 使能未关闭 0: LPRUN 正常进入

## 4 CPU

### 4.1 概述

FM33A0xx 使用的 CPU 内核为 Cortex-M0+, 符合 ARMv6-M 架构和编程模型; 更多信息请参考 ARM 官网 [www.arm.com](http://www.arm.com)

其基本特性如下:

- MPU
- 用户/特权模式
- VTOR (中断向量表重定向)
- NVIC 支持 32 个外部中断
- 数据监视点: 1
- 硬件断点: 4
- 单周期 32-bit 硬件乘法器
- SWD 调试接口

#### 4.1.1 处理器配置

Feature	Options	FM33A0xx Config
Interrupts	1~32	32
Data endianness	little/big	little
SysTick Timer	Present or absent	Present
watchpoints	0,1,2	1
breakpoints	0,1,2,3,4	4
halting debug support	Present or absent	Present
multiplier	Fast or Small	Fast
Single-Cycle IO	Present or absent	Absent
wake-up interrupt controller(WIC)	Present or absent	Present
Vector Table Offset Register	Present or absent	Present
Unprivileged/Privileged support	Present or absent	Present
JTAGnSW	JTAG or SWD for DAP	SWD
Memory Protection Unit	Present or absent	Present

### 4.2 寄存器

主要内核寄存器列表

名字	描述
R0-R12	通用寄存器
MSP (R13)	堆栈指针; Handler 模式下使用 MSP (Main Stack Pointer), Thread 模式下通过 CONTROL 寄存器选择 MSP 或 PSP (Process Stack Pointer) 使用
PSP (R13)	
LR (R14)	Link 寄存器, 保存子函数/函数调用/异常处理的返回信息
PC (R15)	程序指针
PSR	包含应用程序状态 (APSR)、中断程序状态 (IPSR) 和程序执行

名字	描述
	状态（EPSR）
PRIMASK	PRIMASK 用于屏蔽指定优先级及以下的所有中断响应
CONTROL	设置 Thread 模式下使用的堆栈指针

寄存器详细定义参见 ARMv6-M 架构参考手册。

## 4.3 异常和中断

内核的异常和中断管理通过 NVIC 完成。NVIC 的可编程管理寄存器位于 PPB 总线的 SCS 空间内，NVIC 具有如下特性：

- 支持 32 个外部中断，5 个内部异常
- 1 个 NMI 中断
- 支持中断嵌套
- 向量化的异常入口
- 中断屏蔽

处理器内核接受一个异常请求后，首先会将内核寄存器 R0~R3、R12、R14、PC、xPSR 压入堆栈。链接寄存器 LR（R14）被更新为异常返回时使用的特殊值（EXC\_RETURN），然后根据异常向量表定位异常处理程序开始执行。注意在异常处理中没有被自动压栈的寄存器，必须通过软件来保存和恢复。

### 4.3.1 中断向量表

Position	Priority	Priority type	Acronym	Description	Address
0	-	-	MSP 初值	主栈指针初始化地址	0x0000_0000
1	-3	fixed	Reset	复位向量	0x0000_0004
2	-2	fixed	NMI	NWKUPx 中断 低功耗模式错误中断	0x0000_0008
3	-1	fixed	HardFault	HardFault 中断向量	0x0000_000C
4-10	-	-	-	Reserved	0x0000_0010~0x0000_002B
11	3	settable	SVC	SVCALL 系统服务请求	0x0000_002C
12-13	-	-	-	Reserved	0x0000_0030~0x0000_0037
14	5	settable	PendSV	可挂起系统服务请求	0x0000_0038
15	6	settable	Systick	内部定时器中断向量	0x0000_003C
16	7	settable	WWDT	窗口看门狗中断	0x0000_0040
17	8	settable	SVD	电源监测报警中断	0x0000_0044
18	9	settable	RTC	实时时钟中断	0x0000_0048
19	10	settable	FLASH	NVMIF 中断	0x0000_004C
20	11	settable	FDET	XTLF 停振检测中断	0x0000_0050
21	12	settable	ADC	ADC 转换完成中断	0x0000_0054
22	13	settable	SPI0	SPI 中断	0x0000_0058
23	14	settable	SPI1		0x0000_005C
24	15	settable	SPI2		0x0000_0060



Position	Priority	Priority type	Acronym	Description	Address
25	16	settable	UART0	UART 中断	0x0000_0064
26	17	settable	UART1		0x0000_0068
27	18	settable	UART2		0x0000_006C
28	19	settable	UART3		0x0000_0070
29	20	settable	UART4		0x0000_0074
30	21	settable	UART5		0x0000_0078
31	22	settable	U78160	7816 中断	0x0000_007C
32	23	settable	U78161		0x0000_0080
33	24	settable	I2C	I2C 中断	0x0000_0084
34	25	settable	LCD	LCD 中断	0x0000_0088
35	26	settable	AES	AES 中断	0x0000_008C
36	27	settable	LPTIM	低功耗定时器中断	0x0000_0090
37	28	settable	DMA	DMA 中断	0x0000_0094
38	29	settable	TRNG	随机数发生器中断	0x0000_0098
39	30	settable	Comparator	模拟比较器中断	0x0000_009C
40	31	settable	BT1	Basic Timer1 中断	0x0000_00A0
41	32	settable	BT2	Basic Timer2 中断	0x0000_00A4
42	33	settable	ET1	Extended Timer1 中断	0x0000_00A8
43	34	settable	ET2	Extended Timer2 中断	0x0000_00AC
44	35	settable	ET3	Extended Timer3 中断	0x0000_00B0
45	36	settable	ET4	Extended Timer4 中断	0x0000_00B4
46	37	settable	EXTI	外部引脚中断	0x0000_00B8

### 4.3.2 中断优先级

处理器支持 3 个固定的最高优先级及 4 个可编程优先级。当两个相同优先级的异常同时发生，则异常编号较小的异常将被首先执行。

### 4.3.3 错误处理

处理器只支持一种硬件错误处理方式：HardFault 异常。HardFault 优先级-1，只有 NMI 能对其抢占。

HardFault 的触发原因包含以下几种情况：

错误类型	错误条件
存储器相关	总线错误。由于在总线传输中使用了非法地址而产生的总线错误。
	试图在 XN 区域内执行程序
程序错误	执行未定义的指令
	试图切换至 ARM 状态
	试图进行非对齐的存储器访问
	在更高优先级异常处理中执行 SVC 指令
	执行异常返回时 EXC_RETURN 的值非法
	当调试未使能时试图执行 BKPT 指令

FM33A0xx 的 HardFault 触发原因可以通过寄存器查询，以帮助软件开发人员定位错误原因。

### 4.3.4 锁定 (Lockup)

当处理器在进行 HardFault 处理的过程中发生了另一个 HardFault，或者 NMI 处理期间发生了

HardFault，则处理器将进入锁定状态（停止执行），并输出 LOCKUP 信号，此时芯片将自动复位处理器内核，而不是等待看门狗溢出。

## 4.4 MPU

MPU 符合 ARMv6-M Protected Memory System Architecture (PMSAv6)。MPU 支持以下特性：

- 支持 8 个可编程存储区域（Region）
- 支持背景区域特性
- 可交叠的区域，支持 0~7 的区域优先级（0 为最低优先级，7 为最高优先级）
- 访问权限控制
- 输出存储器属性
- 错误权限访问将被阻止并触发 HardFault

对于没有嵌入式 OS 的简单系统，MPU 可以被编程为静态配置，常用功能举例：

- 将部分 RAM 区域设为只读，避免重要数据被意外破坏
- 将堆栈底部空间设置为不可访问，以检测堆栈溢出
- 将 RAM 区域设置为 XN，避免代码注入攻击

对于具有嵌入式 OS 的系统，OS 可以在每次上下文切换（Context Switch）时动态配置 MPU，使得每个应用任务都有不同的 MPU 配置，实现更为复杂的权限管理：

- 定义 RAM 访问权限，确保应用任务只能访问自己的堆栈空间，避免堆栈泄漏而破坏其他堆栈
- 定义存储器访问权限，使得应用任务只能访问有限的外设
- 限制应用任务只能访问自己的数据（literal pool）或程序代码

### 4.4.1 MPU 寄存器

MPU 相关寄存器位于系统控制空间（SCS），包含以下寄存器，注意 MPU 寄存器只支持字访问：

地址	寄存器	功能
0xE000ED90	MPU 类型寄存器（TYPE）	只读，提供 MPU 相关查询信息
0xE000ED94	MPU 控制寄存器（CTRL）	MPU 使能/禁止和背景区域控制
0xE000ED98	MPU 区域编号寄存器（RNR）	选择待配置的 MPU 区域
0xE000ED9C	MPU 基地址寄存器（RBAR）	定义 MPU 区域的基地址
0xE000EDA0	MPU 区域属性和大小寄存器（RASR）	定义 MPU 区域的属性和大小

#### 4.4.1.1 MPU 类型寄存器

Name: MPU_TYPE			
Address: 0xE000ED90			
Field	Description	Reset	Access
31:24	-		
23:16	IREGION	0x00	R
15:8	DREGION	0x08	R
7:1	-		
0	SEPERATE	0	R

## 4.4.1.2 MPU 控制寄存器

Name: MPU_CTRL			
Address: 0xE000ED94			
Field	Description	Reset	Access
31:3	-		
2	PRIVDEFENA 特权等级的默认存储器映射使能, 当其为 1 且 MPU 使能时, 特权访问会将默认的存储器映射用作背景区域; 若此位为 0, 则背景区域被禁止, 且对不属于任何使能区域的访问会触发 HardFault	0	R/W
1	HFNMENA 1 - MPU 在 HardFault 和 NMI 处理过程中也是使能的 0 - HardFault 和 NMI 处理中 MPU 不使能	0	R/W
0	ENABLE 1 – 使能 MPU 0 – 禁止 MPU	0	R/W

## 4.4.1.3 MPU 区域编号寄存器

Name: MPU_RNR			
Address: 0xE000ED98			
Field	Description	Reset	Access
31:8	-		
7:0	REGION 在设置每个区域之前, 写入这个寄存器可以选择要编程的区域; 由于处理器只支持 8 个 Region, 应避免写入 0-7 以外的值	-	R/W

## 4.4.1.4 MPU 基地址寄存器

Name: MPU_RBAR			
Address: 0xE000ED9C			
Field	Description	Reset	Access
31:8	ADDR 区域的基地址	-	R/W
7:5	-		
4	VALID 1 – Bit[3:0]写入的 REGION 编号会在基地址编程时起作用, 同时覆盖 MPU_RNR 中的最低 4bit 0 – MPU_RNR 寄存器中的值会在基地址编程时起作用	-	R/W
3:0	REGION 写入时如果 VALID=1 则覆盖 MPU_RNR[3:0]; 读出时返回 MPU_RNR[3:0]	-	R/W

## 4.4.1.5 MPU 区域属性和大小寄存器

Name: MPU_RASR			
Address: 0xE000EDA0			
Field	Description	Reset	Access
31:29	-	-	
28	<b>XN</b> 禁止取指 1 – 禁止 CPU 从该区域取指，取指会触发 HardFault 0 – 允许从该区域取指	0	R/W
27	-		
26:24	<b>AP</b> 访问控制	000	R/W
23:22	-		
21:19	<b>TEX</b> 类型展开域，只支持 000，其他值保留	000	R/W
18	<b>S</b> 可共用	-	R/W
17	<b>C</b> 可缓存	-	R/W
16	<b>B</b> 可缓冲	-	R/W
15:8	<b>SRD</b> 子区域禁止；每个区域被 MPU 平均分割为 8 个子区域，8bit SRD 用于单独使能或禁止每个子区域。 1 – 禁止对应的子区域 0 – 使能对应的子区域 <b>Bit8</b> 控制最低区域内地址的子区域， <b>Bit15</b> 控制区域内最高地址的子区域	0x00	R/W
7:6	-		
5:1	<b>SIZE</b> 区域大小设置，允许的取值范围是 7-31，对应区域大小为 $2^{(SIZE+1)}$ bytes，不支持小于 7 的设置，因为最小区域大小是 256bytes (32bytes*8)	-	R/W
0	<b>ENABLE</b> 区域使能 0 – 禁止此区域 1 – 使能此区域（在使能 MPU 的前提下）	0	R/W

TEX（类型展开）、S（Shareable）、C（Cachable）、B（Bufferable）表示存储器区域属性，每次数据和指令访问时这些属性都会被输出到总线上，供write-buffer或cache等总线器件使用。

下面的表格定义了区域属性和访问控制的编码规则：

TEX <sup>a</sup>	C	B	Memory type	Description, or Normal region cacheability	Shareable?
000	0	0	Strongly-ordered	Strongly ordered	Shareable
000	0	1	Device	Shared device	Shareable
000	1	0	Normal	Outer and inner write-through, no write allocate	S bit <sup>b</sup>
000	1	1	Normal	Outer and inner write-back, no write allocate	S bit <sup>b</sup>

a. All other combinations of TEX, C, and B are reserved.

b. Shareable if the S bit is set to 1, Non-shareable if the S bit is set to 0.

AP[2:0]	Privileged access	Unprivileged access	Notes
000	No access	No access	Any access generates a permission fault
001	Read and write	No access	Privileged access only
010	Read and write	Read only	Any unprivileged write generates a permission fault
011	Read and write	Read and write	Full access
100	UNPREDICTABLE	UNPREDICTABLE	Reserved
101	Read-only	No access	Privileged read-only
110	Read-only	Read-only	Privileged or unprivileged read-only
111	Read-only	Read-only	Privileged or unprivileged read-only

## 4.5 调试特性

处理器支持以下调试特性

- 程序的暂停、恢复及单步执行
- 访问内核寄存器和特殊寄存器
- 硬件断点（4 个）
- 软件断点（不限数量的 BKPT 指令）
- 数据监视点（1 个）
- 动态非侵入式存储器访问（无需停止处理器）
- SWD 接口

Cortex-M0+的调试特性是基于 ARM CoreSight 调试架构的，详情请参考《CoreSight Technology System Design Guide》和《ARM Debug Interface Architecture Specification ADIv5.0 to ADIv5.2》

### 4.5.1 调试功能引脚

FM33A0xx 使用 SWD 调试接口，用户模式下最少仅需 4 线（NRST, GND, SWIO, SWCLK）即可实现调试功能。2 线调试引脚可以复用为 GPIO，其功能由软件选择配置。

NRST 引脚用于复位芯片，通过 NRST 与 SWD 的配合，可以使芯片复位后 Halt 在第一条指令处。

调试功能引脚的复用说明参见 I/O 控制章节。

### 4.5.2 调试状态下的看门狗控制

看门狗在调试模式下可以保持使能或关闭。当 TEST\_N 引脚为低电平超过 8ms 后，看门狗自动关闭。当调试器不使用 TEST\_N 引脚时，软件或 Debugger 可以通过 MCUDBGCR 寄存器配置看门狗打开或关闭。

### 4.5.3 DEBUG 的复位

内核的 DEBUG 部分仅受上下电复位影响，其他系统复位源如看门狗、引脚复位、软件复位等，都不会复位 DAP 电路。这样可以在芯片上电后通过引脚复位使 CPU 内核处于复位状态，但是调试器仍可以正常与 DAP 建立通信并设置断点，在复位放开后可以使 CPU 立即进入调试模式。

建议调试器在系统复位时连接内核(在复位向量处设置断点)。

## 4.6 扩展寄存器

地址	名称	符号
0x40000004	MCU Debug 配置寄存器	MCUDBGCR
0x40000008	HARDFault 查询寄存器	HDFFLAG

### 4.6.1 MCU DEBUG 配置寄存器

FM33A0xx 扩展了 MCUDBGCR 寄存器，用于配置 Debug 状态下的看门狗和定时器。MCUDBGCR 寄存器可以由 SWD 接口或软件改写。此寄存器仅在 NVR0 的 User Option Bytes 中使能了 MCUDBGEN 的情况下才起作用。

名称	MCUDBGCR							
地址	0x40000004							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		DBG_ET4_STOP	DBG_ET3_STOP	DBG_ET2_STOP	DBG_ET1_STOP	DBG_BT2_STOP	DBG_BT1_STOP
位权限	U-0		R/W-1	R/W-1	R/W-1	R/W-1	R/W-1	R/W-1
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						DBG_WWDT_STOP	DBG_IWDT_STOP
位权限	U-0						R/W-1	R/W-1

Bit	助记符	功能描述
31:14	--	RFU: 未实现，读为 0
13	DBG_ET4_STOP	Debug 状态下 ET4 使能控制位 1: Debug 时关闭 ET4 0: Debug 时保持 ET4 原来状态

Bit	助记符	功能描述
12	DBG_ET3_STOP	Debug 状态下 ET3 使能控制位 1: Debug 时关闭 ET3 0: Debug 时保持 ET3 原来状态
11	DBG_ET2_STOP	Debug 状态下 ET2 使能控制位 1: Debug 时关闭 ET2 0: Debug 时保持 ET2 原来状态
10	DBG_ET1_STOP	Debug 状态下 ET1 使能控制位 1: Debug 时关闭 ET1 0: Debug 时保持 ET1 原来状态
9	DBG_BT2_STOP	Debug 状态下 BT2 使能控制位 1: Debug 时关闭 BT2 0: Debug 时保持 BT2 原来状态
8	DBG_BT1_STOP	Debug 状态下 BT1 使能控制位 1: Debug 时关闭 BT1 0: Debug 时保持 BT1 原来状态
7:2	--	RFU: 未实现, 读为 0
1	DBG_WWD T_STOP	Debug 状态下 WWD T 使能控制位 1: Debug 时关闭 WWD T 0: Debug 时保持 WWD T 原来状态
0	DBG_IWDT_STOP	Debug 状态下 IWDT 使能控制位 1: Debug 时关闭 IWDT 0: Debug 时保持 IWDT 开启

#### 4.6.2 HardFault 查询寄存器

名称	HDFFLAG							
地址	0x40000008							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	dabort_a ddr_flag	dabort_r esp_flag	svcundef _flag	bkpt fla g	tbit_flag	special_o p_flag	hdf_reque st_flag
位权限	U-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	DABORT_A DDR_FLAG	地址非对齐访问错误标志, 写 1 清零 1: 地址非对齐访问错误 0: 未进行地址非对齐访问
5	DABORT_R ESP_FLAG	非法地址访问错误标志, 写 1 清零 1: 总线传输中访问了非法地址导致 HRESP 为高产生错误 0: 未访问非法地址



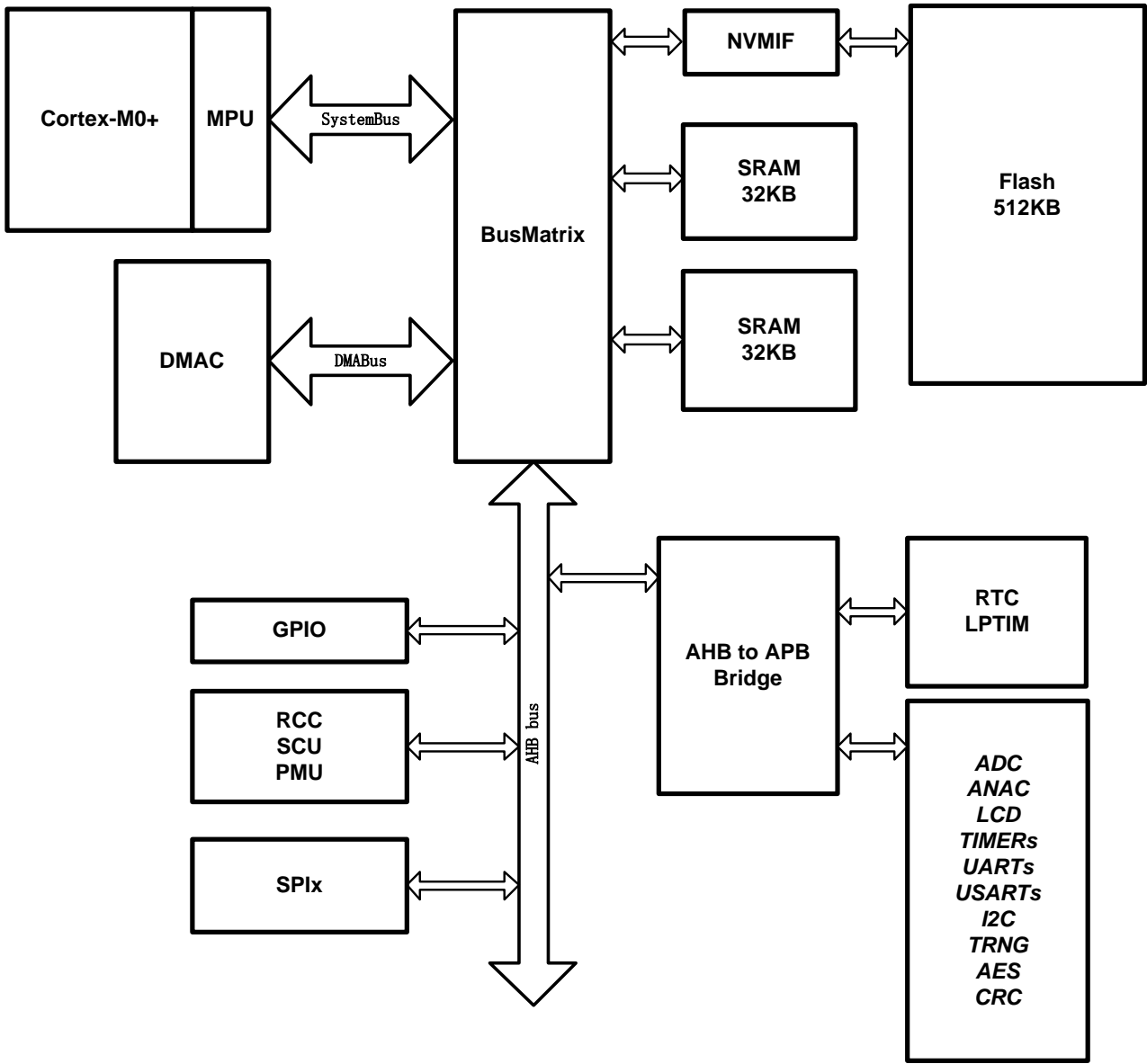
Bit	助记符	功能描述
4	SVCUNDEF_FLAG	SVC instructions 未定义标志，写 1 清零 if the SVCcall priority is lower than the currently activelevel, or if HardFault or NMI is active, or PRIMASK is set, the core should treat SVC instructions as though theywere UNDEFINED。
3	BKPT_FLAG	执行 BKPT 指令标志，写 1 清零 1: 执行了 BKPT 指令 0: 未执行 BKPT 指令
2	TBIT_FLAG	Thumb-State 标志，写 1 清零 1: 切换到 ARM 状态 0: 处于 Thumb-State
1	SPECIAL_OP_FLAG	特殊指令标志，写 1 清零 1: 执行了特殊指令代码，如试图在 XN 区域内取指 0: 无特殊指令代码被执行
0	HDF_REQUEST_FLAG	hardfault 标志位，任何类型的 hardfault 都会导致该位置位，写 1 清零 1: hardfault 请求 0: 无 hardfault 请求



# 5 总线与存储

## 5.1 系统总线

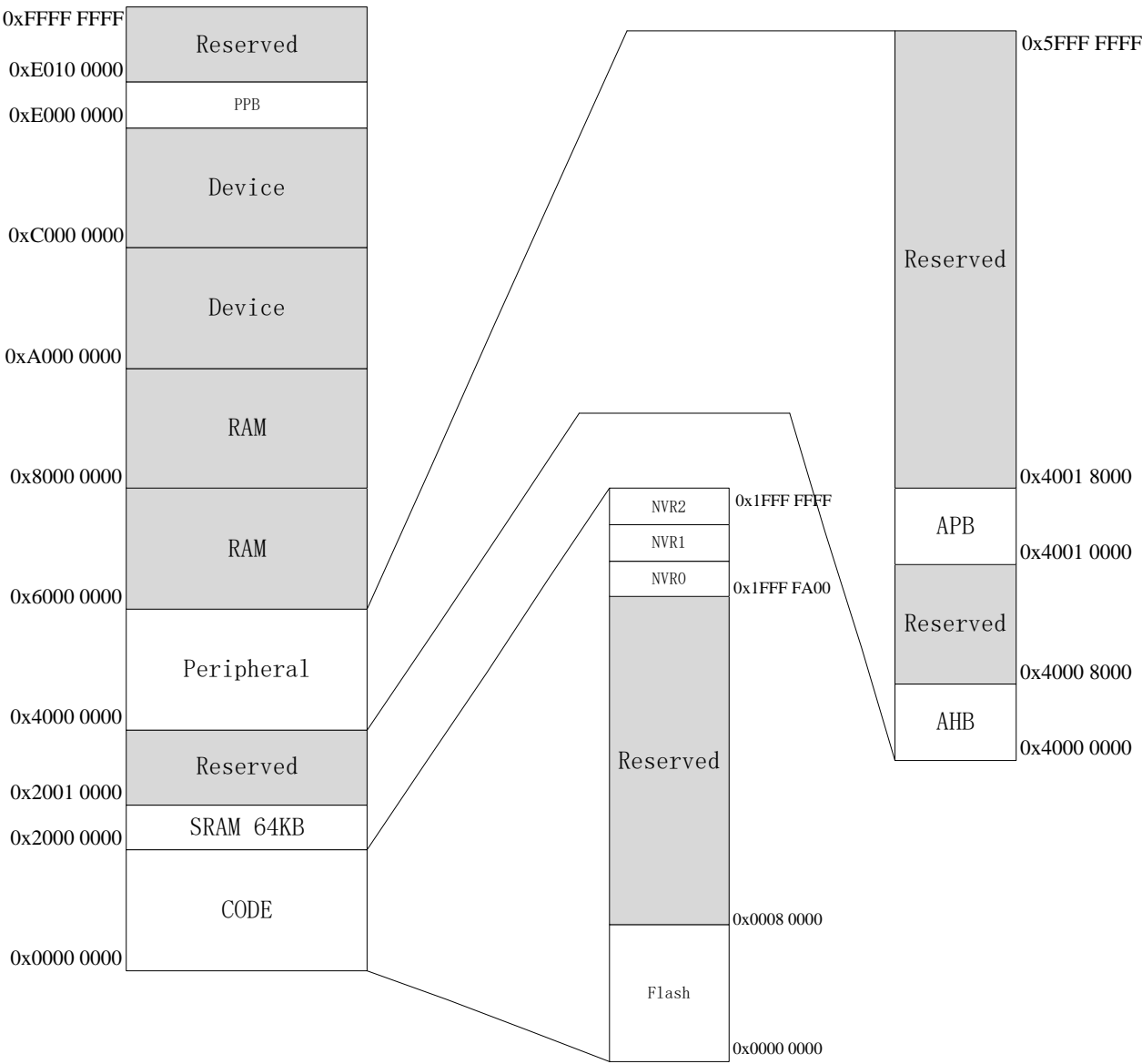
FM33A0xx 的系统总线示意图如下，包含一条 AHB-Lite 总线、一条 APB 总线。



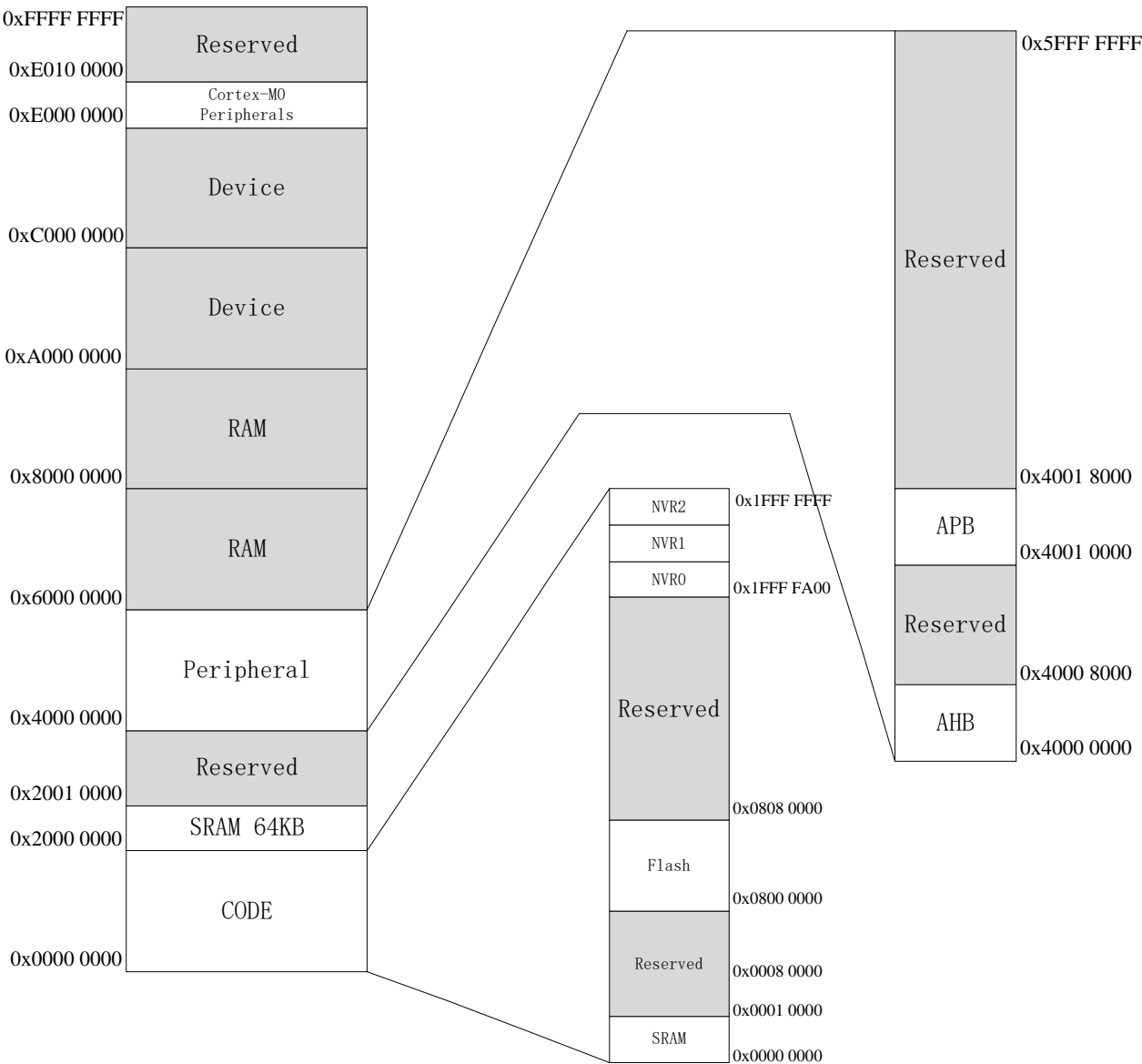
## 5.2 存储空间分配

Flash 扇区（Sector）大小为 512 字节，每 16 个扇区组成一个 8K 字节的块（Block）。Flash 包含 3 个 NVR 扇区，其中 NVR2 和 NVR1 为芯片原厂保留扇区，不对用户开放。NVR0 为用户配置扇区，用于保存用户配置信息。NVR 扇区在地址上与 Flash 主区域互相隔离。

当芯片从 Flash 启动时，FM33A0xx 的地址空间分配如下图：



当芯片从 RAM 中启动时，FM33A0xx 的地址空间分配如下图：



## 5.3 Flash 读取

芯片的嵌入式 Flash 可以实现 16MHz 主频下的无等待读取，当芯片工作主频高于 24MHz 时，建议配置寄存器插入 1 个等待周期。CPU 运行在较高频率前，需先根据目标频率设置等待周期，否则可能导致运行错误。

为了在高速运行时减少 Flash 读取的等待周期，提升系统性能，FM33A0xx 带有指令预取指功能，可通过软件配置寄存器使能；指令预取指仅在使能了 Flash 等待周期的情况下有意义，在没有插入等待周期的情况下并不能提升指令执行效率。

芯片上电复位后，默认运行在 8MHz 主频，没有 Flash 等待周期，也不使能指令预取指。

## 5.4 Flash 编程

### 5.4.1 概述

FM33A0xx 支持以下 Flash 编程方法：

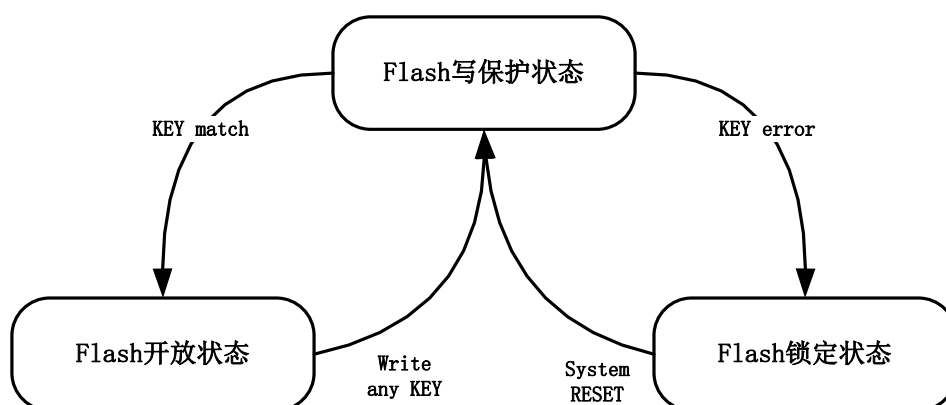
- 在系统编程（ISP）：通过 FMSH 专用编程器或者 KEIL 用户界面实施芯片编程，使用 SWD 接口

- 在应用编程（IAP）：通过 bootloader 代码实现芯片自编程，用户可定义任意串口，可用于实现程序在线升级

### 5.4.2 Flash 擦写方法

FM33A0xx 支持 Flash 擦除操作，以及单次编程和连续编程。执行 Flash 擦写时必须使用校准后的 RCHF 8MHz 或 16MHz 时钟作为系统工作时钟。

Flash 擦写前须进行 Key 校验，写入顺序错误或写入值错误，或者在 Flash Key 验证正确之前就进行擦除或编程 Flash 操作将会进入错误状态，并产生相应中断。Flash Key 认证错误之后将禁止擦写 Flash 直到下一次复位。而在正常擦写完成后，向 KEY 寄存器写入任意值都会使状态机返回初始的写保护状态。状态转换如下图：



#### 5.4.2.1 块擦操作（Block Erase）

Flash 的每个 Block 包含 16 个扇区，容量为 8KB。SWD 和应用代码都可以启动块擦，一次性擦除 16 个扇区。操作流程如下：

- 配置 ERTYPE 寄存器为 01
- 置位 EREQ 寄存器
- 写入 Flash 块擦 Key：0x9696\_9696 和 0x3C3C\_3C3C
- 向需要擦除的块内任意地址写擦除请求 0x1234\_ABCD
- NVMIF 检查目标 Block 是否被 ACLOCK 锁定，如果没有锁定则启动对目标 Block 的擦除，如果被锁定则触发错误标志
- 块擦完成后置位中断标志
- 软件确认擦除结束后向 FlashKEY 寄存器写任意值恢复写保护

**特别注意：**Flash 内建冗余扇区用于修复少数失效扇区。使用 Block Erase 操作擦除某个 Block 时，如果包含了被冗余扇区替换的失效扇区，则冗余扇区内容不会被擦除。因此需要软件查询冗余扇区映射的失效扇区地址，在 Block Erase 后对 Block 内部的失效扇区补充一次扇区擦。详细方法可以参考复旦微电子应用笔记，或联系技术支持。

#### 5.4.2.2 扇区擦操作（Sector Erase）

SWD 和应用代码都可以执行扇区擦。操作流程如下：

- 配置 ERTYPE 寄存器为 00
- 置位 EREQ 寄存器
- 写入 Flash 块擦 Key：0x9696\_9696 和 0xEAEA\_EAEA
- 向需要擦除的扇区内任意地址写擦除请求 0x1234\_ABCD
- NVMIF 检查目标扇区是否属于被 ACLOCK 锁定的 Block，如果没有锁定则启动对目标扇区的

- 擦除，如果被锁定则触发错误标志
- 扇区擦完成后置位中断标志
- 软件确认擦除结束后向 FlashKEY 寄存器写任意值恢复写保护

Flash 中的 NVR 扇区存储了冗余扇区替换信息，对冗余扇区擦除操作，应当先从 NVR 扇区中读出替换信息，然后根据替换信息以及 5.2 章节的存储器地址映射关系，按照扇区擦的步骤完成冗余扇区的擦除。存储冗余扇区替换信息的 NVR 地址位于 0x1FFFFE20~0x1FFFFE5C，其内容定义如下：

Address	D31~D8	D7	D6	D5	D4	D3	D2	D1	D0
0x1FFFFE20	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE24	全 1						0 (Enable)	A16	A15
0x1FFFFE28	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE2C	全 1						0 (Enable)	A16	A15
0x1FFFFE30	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE34	全 1						0 (Enable)	A16	A15
0x1FFFFE38	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE3C	全 1						0 (Enable)	A16	A15
0x1FFFFE40	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE44	全 1						0 (Enable)	A16	A15
0x1FFFFE48	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE4C	全 1						0 (Enable)	A16	A15
0x1FFFFE50	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE54	全 1						0 (Enable)	A16	A15
0x1FFFFE58	全 1	A14	A13	A12	A11	A10	A9	A8	A7
0x1FFFFE5C	全 1						0 (Enable)	A16	A15

其中，每两个连续地址内的内容定义出了 1 个冗余扇区映射信息，以地址 0x1FFFFE20/0x1FFFFE24 内容定义为例说明如下：

- 0x1FFFFE20 的第 31~8 位，0x1FFFFE24 的第 31~3 位，填充为 1，无意义；
- 0x1FFFFE20 的第 7~0 位，以及 0x1FFFFE24 的第 1~0 位，定义了一个需要使用冗余扇区替换的 Flash 扇区地址{A16,A15,...A7}；
- 0x1FFFFE24 的第 2 位，定义了这个冗余扇区替换信息是否有效，当该位为低电平时，表示该替换信息有效；

### 5.4.2.3 单次编程

单次编程由软件发起，通过总线直接写 Flash，每次操作可执行 byte/half-word/word 编程，操作流程如下：

- 置位 PREQ 寄存器
- 清除连续编程使能寄存器
- 写入 Flash 编程 Key: 0xA5A5\_A5A5 和 0xF1F1\_F1F1
- 向 Flash 目标地址写数据，如果目标地址被 ACLOCK 锁定，则触发错误标志，如果没有锁定，则执行编程
- Byte 写入直接完成，half-word 写入则由 NVMIF 自动执行 2 次 byte program，word 编程由 NVMIF 执行 4 次 byte program
- 编程完成后置位中断标志
- 软件确认编程结束后向 FlashKEY 寄存器写任意值恢复写保护

#### 5.4.2.4 连续编程

连续编程指通过 DMA 的 Memory 通道一次向 Flash 写入 half-sector (256 字节)。连续编程时 DMA 从 RAM 指定地址读取数据，Flash 目标编程地址必须是 half-sector 对齐的，也就是 Flash 地址低 6 位为 0。采用这种方式时一次编程的数据长度是固定的，主要用于快速大数据量写入。

在启动连续编程期间，DMA 完全占据 Flash 总线，暂停 CPU 对 Flash 的一切访问。连续编程的操作流程如下：

- 置位 PREQ 寄存器
- 置位连续编程使能寄存器 (DMA 模式使能)
- 向 RAM 中写入 256 字节待编程数据
- 配置 DMA 存储器通道，设定传输方向、读地址和写地址
- 使能 DMA 存储器通道
- 写入 Flash 编程 Key: 0xA5A5\_A5A5 和 0xF1F1\_F1F1
- 软件触发 DMA 存储器通道，DMA 连续 64 次读取 RAM 并对 Flash 编程，NVMIF 每收到 1 个 word 自动完成 4 次 byte program
- NVMIF 检查被编程扇区是否被 ACLOCK 锁定，如果锁定则触发错误中断并通知 DMA 停止编程
- 256 字节完全编程结束后产生中断，释放 Flash 总线
- 软件确认编程结束后向 FlashKEY 寄存器写任意值恢复写保护

注意：如果 CPU 在 Flash 中取指时进行 Flash 擦写，则 CPU 取指将被暂停，直到擦写操作完成。如果 CPU 跳转到 RAM 中取指运行，则 Flash 擦写不会暂停 CPU 的执行。Flash 擦写过程中，若用户希望在 RAM 中执行代码时仍然能够实时响应中断，应将中断向量表重新映射到 RAM 中。

## 5.5 Flash 的内容保护

Flash 内容保护主要用于保护 Flash 中的用户代码、用户数据和用户配置信息被非授权方读取或篡改。

Flash 保护包含两种类型：Debug 接口读取保护 (DBRDP-DeBug ReaD Protection) 和应用代码权限保护 (ACLOCK-Application Code Block Locking)。Flash 保护的 control 通过 NVR0 中的 OPTBYTES 来控制。

### 5.5.1 Debug 接口保护 (DBRDP)

DBRDP 的主要目的是防止非授权的第三方通过 debug 接口访问芯片 Flash 内容。DBRDP 由 NVR0 扇区内的 DBRDPEN 配置字使能或者禁止 (0xAA 表示禁止 DBRDP，芯片出厂时默认写为 0xAA)。当 DBRDP 使能时，无法通过 SWD 接口读取或擦写 Flash main array；

### 5.5.2 应用代码保护 (ACLOCK)

ACLOCK 的主要目的是防止 hacking code 读取或篡改 Flash 中的 application code。通过 ACLOCK 功能，可以设置 CPU 对 Flash 的某些区域只能进行取指操作，不能 read-as-data，也不能擦写。

ACLOCK 以 Block 为单位工作，即对 Flash 保护的颗粒度是 8KB，整个 Flash 包含最大 64 个 Blocks，对应每个 Block 有 1bit LOCK 信息。当对应 LOCK 位为 1 时，此 Block 禁止 CPU 擦写和读取，只能取指。芯片出厂时 NVR0 中关闭 ACLOCK 功能，用户需要通过编程器使能 ACLOCK，并且用户代码编译时要符合 ACLOCK 配置 (比如不能将 literal pool 编译到被 LOCK 的 Block)。

ACLOCK 的功能：

- 无保护：所有 Block 允许取指、读取、改写
- 读写保护：指定 Block 允许 CPU 取指，不允许 CPU 和 DMA 读取、擦写

ACLOCK 信息在芯片复位时 load 到寄存器中，这些寄存器软件也可以置位，但是不能写 0（即只能提升保护等级）。

ACLOCK 不使能时，LOCK 寄存器内容无效。ACLOCK 仅针对应用代码，即对 SWD 接口无效。

### 5.5.3 Flash 访问权限说明

Flash 空间访问权限分配：

Master	DBRDP	ACLOCK	Flash Area	Access
SWD	disabled	x	NVR1/2	R
			User code area	R/E/W
			NVR0	R/E/W
	enabled	x	NVR1/2	R
			User code area	-
			NVR0	R
Application code	x	Disabled	NVR1/2	R
			User code area	R/E/W
			NVR0	R
		Enabled	NVR1/2	R
			User code area	F
			NVR0	R

注：[1] R: Read, E: Erase, W: Write, F: Fetch

## 5.6 NVR0 说明

NVR0 的地址位于 0x1FFF\_FA00~0x1FFF\_FBFF，其中部分保留地址用于存放用户配置信息：

Address	[31:16]	[15:0]
0x1FFF_FA00	~OPTBYTE[15:0]	OPTBYTE[15:0]
0x1FFF_FA04	~OPTBYTE[31:16]	OPTBYTE[31:16]
0x1FFF_FA08	~LOCK1[15:0]	LOCK1[15:0]
0x1FFF_FA0C	~LOCK1[31:16]	LOCK1[31:16]
0x1FFF_FA10	~LOCK2[15:0]	LOCK2[15:0]
0x1FFF_FA14	~LOCK2[31:16]	LOCK2[31:16]

其中每个地址高低 half-word 都采用正反码校验。OPTBYTE 的定义如下：

Bit	助记符	功能描述	出厂默认
31:24	BOOTCFG	启动引导配置 0x00：当上电复位期间 BOOT0 引脚为低电平时，芯片从 RAM 引导 其他：芯片从 Flash 引导	0xFF
23:16	DBGCFG	使能或禁止 MCUDBGCR 寄存器 0xFF：使能 MCUDBGCR 寄存器 其他：禁止 MCUDBGCR 寄存器	0xFF



Bit	助记符	功能描述	出厂默认
15:8	ACLOCKEN	应用代码保护使能 0x33: 禁止 ACLOCK 其他: 使能 ACLOCK	0x33
7:0	DBRDPEN	调试接口访问保护使能 0xAA: 关闭调试接口保护 其他: 使能调试接口保护	0xAA

## 5.7 寄存器

地址	名称	符号
0x40001000	Flash 读取控制寄存器	FLASHRDCON
0x40001004	预取指控制寄存器	PRFTCON
0x40001008	用户配置寄存器	USRCFG
0x4000100C	代码锁定寄存器 1	ACLOCK1
0x40001010	代码锁定寄存器 2	ACLOCK2
0x40001014	Flash 擦写控制寄存器	EPCON
0x40001018	Flash Key 输入寄存器	FLSKEY
0x4000101C	Flash 中断使能寄存器	FLSIE
0x40001020	Flash 中断标志寄存器	FLSIF
0x40001024	RAM 自修复寄存器 0	RAMBISR0
0x40001028	RAM 自修复寄存器 1	RAMBISR1
0x4000102C	RAM 自修复寄存器 2	RAMBISR2
0x40001030	RAM 自修复寄存器 3	RAMBISR3

### 5.7.1 Flash 读取控制寄存器

名称	FLSRDCON							
地址	0x40001000							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						WAIT	
位权限	U-0						R/W-00	

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1:0	WAIT	Flash 读等待周期配置 00/11: 0 wait cycle 01: 1 wait cycle 10: 2 wait cycles



## 5.7.2 Prefetch 控制寄存器

名称	PRFTCON							
地址	0x40001004							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							PRFTEN
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	PRFTEN	指令预取指使能, 在 WAIT==00 的情况下写 1 无效 1: 使能 Prefetch 0: 禁止 Prefetch

## 5.7.3 用户配置字寄存器

名称	USRCFG							
地址	0x40001008							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	DBGCF GEN	-						
位权限	R-0	U-0						
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RAMBO OT	-			ACLOCKEN		DBRDPEN	
位权限	R-0	U-0			R-01		R-01	

Bit	助记符	功能描述
31	DBGCFGEN	DBG 控制寄存器使能 0: MCUIDBGCR 寄存器使能 1: 屏蔽 MCUIDBGCR 寄存器功能
30:8	--	RFU: 未实现, 读为 0
7	RAMBOOT	RAM 引导使能

Bit	助记符	功能描述
		1: 允许芯片启动时从 RAM 引导 0: 禁止芯片从 RAM 引导
6:4	--	RFU: 未实现, 读为 0
3:2	ACLOCKEN	应用代码权限锁定使能 00/01/11: ACLOCK 不使能 10: ACLOCK 使能
1:0	DBRDPEN	Debug Port 读取保护使能 00/01/11: DBRDP 不使能 10: DBRDP 使能

#### 5.7.4 ACLOCK 寄存器 1

名称	ACLOCK1							
地址	0x4000100C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	ACLOCK[31:24]							
位权限	R/W1-00000000							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	ACLOCK[23:16]							
位权限	R/W1-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	ACLOCK[15:8]							
位权限	R/W1-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ACLOCK[7:0]							
位权限	R/W1-00000000							

Bit	助记符	功能描述
31:0	ACLOCK[31:0]	ACLOCK 配置寄存器低 32bit, 分别用于控制 Block31~Block0 的应用代码读写锁定。 1: 读取和擦写权限锁定 0: 读取和擦写权限放开 软件只能写 1, 不能清零。

#### 5.7.5 ACLOCK 寄存器 2

名称	ACLOCK2							
地址	0x40001010							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	ACLOCK[63:56]							
位权限	R/W1-00000000							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	ACLOCK[55:48]							
位权限	R/W1-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	ACLOCK[47:40]							
位权限	R/W1-00000000							

位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ACLOCK[39:32]							
位权限	R/W1-00000000							

Bit	助记符	功能描述
31:0	ACLOCK[63:32]	ACLOCK 配置寄存器高 32bit，分别用于控制 Block63~Block32 的应用代码读写锁定。 1：读取和擦写权限锁定 0：读取和擦写权限放开 软件只能写 1，不能清零。

### 5.7.6 Flash 擦写控制寄存器

名称	EPCON							
地址	0x40001014							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-						ERTYPE	
位权限	U-0						R/W-00	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						PREQ	EREQ
位权限	U-0						R/W-0	R/W-0

Bit	助记符	功能描述
31:10	--	RFU：未实现，读为 0
9:8	ERTYPE	Flash 擦除类型配置 00/11：Sector Erase 01：Block Erase 10：禁止
7:2	--	RFU：未实现，读为 0
1	PREQ	Program Request 软件置位，硬件完成编程后自动清零
0	EREQ	Erase Request 软件置位，硬件完成擦除后自动清零

### 5.7.7 Flash Key 输入寄存器

名称	FLSKEY							
地址	0x40001018							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	FLSKEY[31:24]							
位权限	W							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16

位名	FLSKEY[23:16]							
位权限	W							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	FLSKEY[15:8]							
位权限	W							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	FLSKEY[7:0]							
位权限	W							

Bit	助记符	功能描述
31:0	FLSKEY	Flash 擦写 Key 输入寄存器, 软件或者 SWD 在启动擦写前必须正确地 向此地址写入合法 KEY 序列。空地址, 物理上无寄存器实现。

### 5.7.8 Flash 中断使能寄存器

名称	FLSIE							
地址	0x4000101C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					AUTHIE	KEYIE	CKIE
位权限	U-0					R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						PRDIE	ERDIE
位权限	U-0						R/W-0	R/W-0

Bit	助记符	功能描述
31:11	--	RFU: 未实现, 读为 0
10	AUTHIE	Flash 读写权限错误中断使能
9	KEYIE	Flash KEY 错误中断使能
8	CKIE	擦写定时时钟错误中断使能
7:2	--	RFU: 未实现, 读为 0
1	PRDIE	编程完成标志中断使能
0	ERDIE	擦写完成标志中断使能

### 5.7.9 Flash 中断标志寄存器

名称	FLSIF							
地址	0x40001020							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							

位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					AUTHE RR_IF	KEYER R_IF	CKERR_ IF
位权限	U-0					R/W1C-0	R/W1C-0	R/W1C-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						PRD_IF	ERD_IF
位权限	U-0						R/W1C-0	R/W1C-0

Bit	助记符	功能描述
31:11	--	RFU：未实现，读为 0
10	AUTHERR_IF	Flash 读写权限错误，读取 LOCK 块数据或对 LOCK 块擦写时置位，软件写 1 清零。 1：Flash 访问权限错误
9	KEYERR_IF	Flash KEY 错误，硬件置位，软件写 1 清零
8	CKERR_IF	擦写定时时钟错误,NVMIF 擦写 Flash 时 AHBCLK 只能使用 RCHF 8M 或 16M，使用其他时钟擦写都会触发 CKERR，软件写 1 清零。
7:2	--	RFU：未实现，读为 0
1	PRD_IF	Program Done，编程完成标志，硬件置位，软件写 1 清零
0	ERD_IF	Erase Done，擦写完成标志，硬件置位，软件写 1 清零

## 6 复位

### 6.1 概述

复位电路特点：

- 支持多个复位源，如上下电复位、看门狗复位、软件复位、引脚复位等
- 上下电复位（BOR）监控主电源供电
- BOR 上电复位典型释放电压 1.8V
- BOR 下电复位产生电压软件可配置为 1.75/1.7/1.65/1.6V，可关闭。
- 低功耗下电复位电路（PDR），下电复位电压可配置为 1.25/1.35/1.4/1.5V，可关闭
- 上下电复位信号经过去抖动和延时，抗干扰能力强

进入复位状态时，所有寄存器都恢复到初始值（除 RTC 内部寄存器）；退出复位状态时，MCU 使用内部 RC 振荡器（RCHF，默认频率 8MHz）作为系统时钟。

### 6.2 模块框图

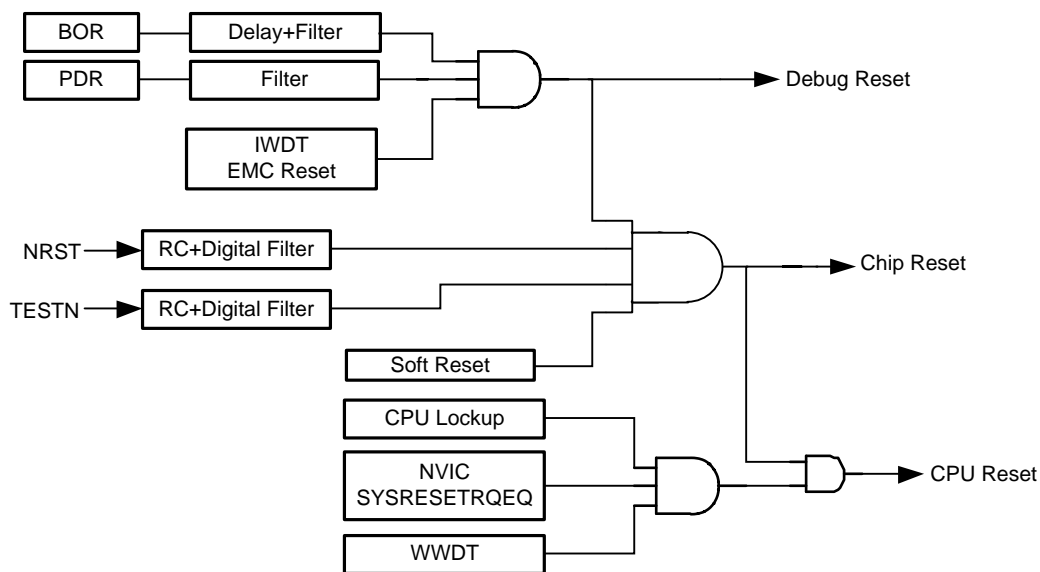


图 6-1 芯片复位源框图

### 6.3 上下电复位（BOR+PDR）

上下电复位电路监控 VDD 电源，由 BOR 和低功耗 PDR 组成。BOR 复位阈值电压精确度高，但是工作电流较大（2uA），PDR 精确度较低，但是工作电流极低（<100nA），因此在不需要精确下电复位阈值的场合，推荐关闭 BOR，仅保留 PDR。出于上下电可靠性考虑，不建议关闭 PDR。

VDD 电源上电期间上电复位信号有效，当 VDD 电压超过  $V_{POR}$  时，上电复位放开；VDD 跌落到  $V_{PDR}$  时下电复位有效。为防止电源抖动，保证上电复位电路的抗干扰能力，对上电复位信号进行滤波和延时处理。

$V_{POR}$  阈值固定为 1.8V，BOR 下电复位阈值和低功耗 PDR 下电复位阈值软件可设置。

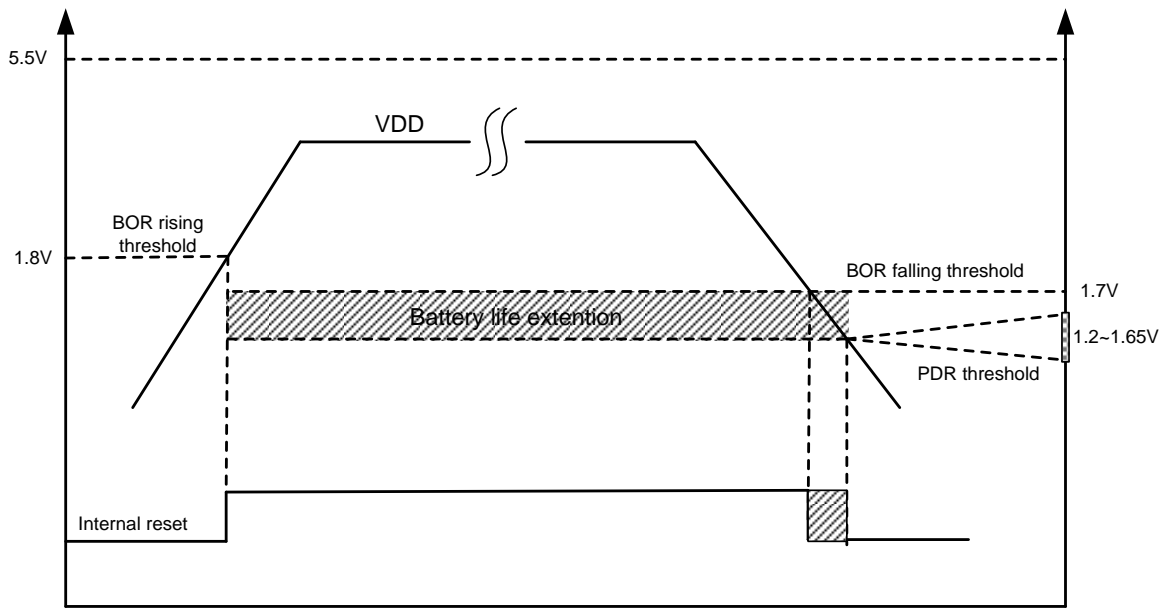


图 6-2 上下电复位示意图

## 6.4 独立看门狗（IWDT）

### 6.4.1 概述

独立看门狗用于监视系统运行，如果 CPU 运行异常，无法定时清狗，则看门狗在溢出后产生全局复位信号，重启系统，以避免系统锁死。看门狗在芯片上电后自行启动，无法关闭；为了便于调试，当芯片处于调试模式时，软件可以通过配置 MCUBGCR 寄存器在调试过程中暂停 IWDT。

独立看门狗使用 LSCLK 工作，溢出周期可配置为 125ms、500ms、2s、8s、4096s，其中 4096s 档位仅在休眠模式下可以使用。芯片一旦从休眠模式唤醒则自动切换回 4 个正常周期之一，并且唤醒完成后硬件会自动清狗，重新开始计数。

### 6.4.2 IWDT 操作

CPU 正常运行时，看门狗应使用较短的溢出周期，而在 SLEEP/DEEPSLEEP 等低功耗模式下，为了使芯片尽可能长时间的停留在低功耗模式下，则看门狗应使用较长的溢出周期。

为了兼容两者的不同应用需求，软件可以实时修改 IWDT 的溢出周期配置。为避免不当操作引发不可预计的后果，软件在更新溢出周期配置时应遵循以下操作步骤：

- 确保看门狗正在运行
- 首先进行一次清狗操作
- 随后改写 IWDTCFG 寄存器，选择合适的溢出周期
- 读 IWDTCFG，确保写入正确
- 溢出周期更新完毕，CPU 正常运行

## 6.5 窗口看门狗（WWDT）复位

### 6.5.1 功能描述

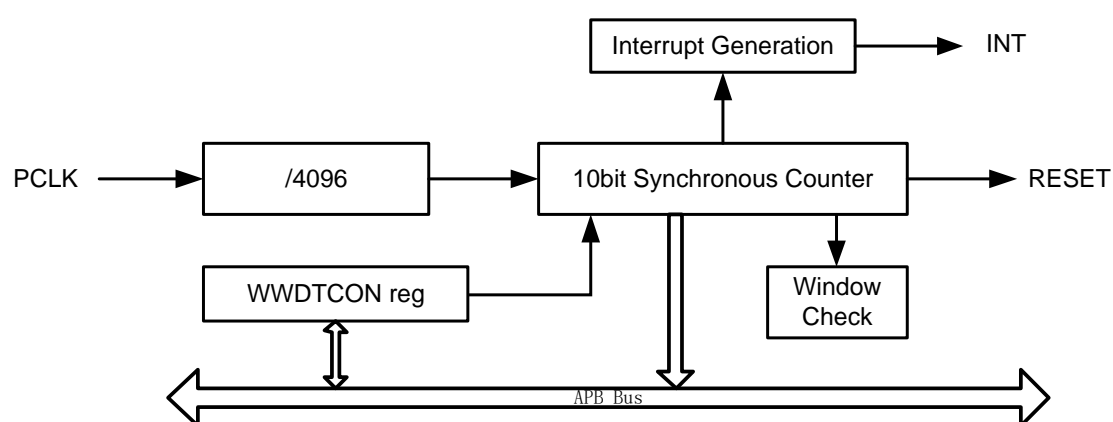
带窗口的看门狗是一个与 CPU 同步运行的看门狗，目的是实时监控 CPU 运行状态，在 CPU 运行异常的情况下复位 CPU，避免不可预计的后果。

为了保证同步性和实时性，WWDT 使用 CPU 时钟工作，内部有一个预分频电路，以产生同步计数使能信号。

在以下情况时 WWDT 产生 CPU 复位：

- 计数器溢出
- 对 WWDT 清零寄存器写 0xAC 以外的值（可用于触发 CPU 软复位）
- 在窗口关闭期内对 WWDT 清零寄存器写 0xAC

当计数器达到溢出时间的 75%时，会触发一个预警中断。



### 6.5.2 WWDT 工作方式

WWDT 在芯片复位后默认关闭，软件需对 WWDTCON 寄存器写入 0x5A 来启动 WWDT。WWDT 启动后，如果软件在 open window 内对 WWDTCON 写 0xAC，将清零计数器。WWDT 一旦使能后不能关闭，直到下一次复位，WWDT 复位发生后将会关闭 WWDT。

WWDT 使用 PCLK(APB 总线时钟)工作，内部预分频 4096，分频后的计数器溢出长度可配置为 1~1024（共 8 个可用档位），溢出时间长度计算公式如下：

$$t_{WWDT} = T_{APBCLK} * 4096 * N_{CFG}$$

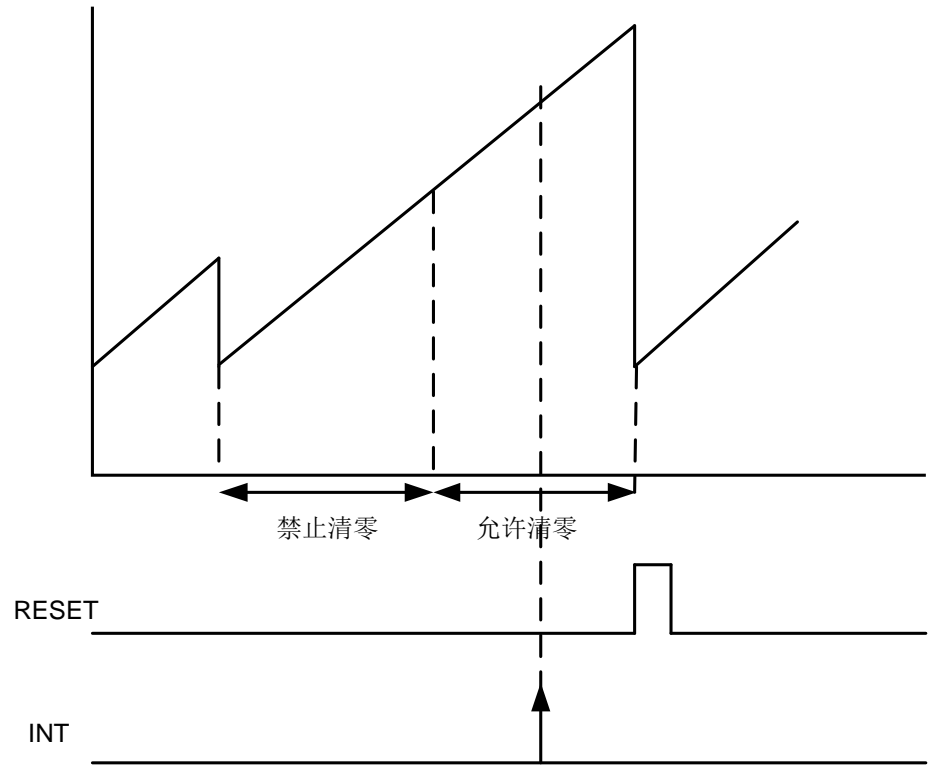
下表为计算示例：

APBCLK 频率	溢出长度配置	溢出时间 (ms)
32MHz	1	0.128
	4	0.512
	16	2.048
	64	8.192
	128	16.384
	256	32.768
	512	64.536
	1024	131.072
16MHz	1	0.256



APBCLK 频率	溢出长度配置	溢出时间 (ms)
	4	1.024
	16	4.096
	64	16.384
	128	32.768
	256	65.536
	512	129.072
	1024	262.144
8MHz	1	0.512
	4	2.048
	16	8.192
	64	32.768
	128	65.536
	256	131.072
	512	258.144
	1024	524.288

WWDT 只允许在 open window 内进行清除，否则将直接触发复位。使能窗口为计数器的后半周期，软件在清零看门狗之前应注意查询计数值。



## 6.6 软件复位

软复位由 CPU 写寄存器发起，操作方式为向 SOFTRST 寄存器写 0x5C5C\_AABB。

## 6.7 NRST 引脚复位

NRST 是芯片专用复位引脚，NRST 保持低电平超过 16ms 后，芯片将进入系统复位，但是并不会复位 DEBUG 逻辑。如果芯片处于低功耗模式，NRST 有效也会使芯片复位退出低功耗模式。

## 6.8 寄存器

地址	名称	符号
0x40012800	PDR 配置寄存器	PDRCFG
0x40012804	BOR 配置寄存器	BORCFG
0x40000200	复位配置寄存器	RSTCFG
0x40000204	软件复位寄存器	SOFT_RST
0x40000208	复位标志寄存器	RSTFLAG
0x40011400	IWDT 清除寄存器	IWDTSERV
0x40011404	IWDT 配置寄存器	IWDTCFG
0x40011408	IWDT 计数值寄存器	IWDTCNT
0x40011800	WWDT 控制寄存器	WWDTCON
0x40011804	WWDT 配置寄存器	WWDTCFG
0x40011808	WWDT 计数值寄存器	WWDTCNT
0x4001180C	WWDT 中断使能寄存器	WWDTIE
0x40011810	WWDT 中断标志寄存器	WWDTIF

### 6.8.1 PDR 配置寄存器

名称	PDR 配置寄存器							
地址	0x40012800							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					PDRCFG		PDREN
位权限	U-0					R/W-01		R/W-1

Bit	助记符	功能描述
31:3	--	RFU：未实现，读为 0
2:1	PDRCFG	下电复位电压配置 00—1.5V 01—1.25V（默认） 10—1.35V 11—1.4V
0	PDREN	下电复位使能

Bit	助记符	功能描述
		0: 关闭下电复位 1: 使能下电复位

### 6.8.2 BOR 配置寄存器

名称	BOR 配置寄存器							
地址	0x40012804							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					BOR_PDRCFG		OFF_BOR
位权限	U-0					RW-01		R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2:1	BOR_PDRCFG	下电复位电压配置 00—1.7V 01—1.6V (默认) 10—1.65V 11—1.75V
0	OFF_BOR	BOR 使能控制寄存器 0: 使能 BOR 1: 关闭 BOR

### 6.8.3 复位配置寄存器

名称	RSTCFG							
地址	0x40000200							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0

名称	RSTCFG		
地址	0x40000200		
位名	-	LKUPRST_EN	EMCRST_EN
位权限	U-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1	LKUPRST_EN	LOCKUP 复位使能 1: 使能 SC000 LOCKUP 复位 0: 屏蔽 SC000 LOCKUP 复位
0	EMCRST_EN	EMC 复位使能 1: 使能 EMC 复位 0: 屏蔽 EMC 复位

#### 6.8.4 软件复位寄存器

名称	SOFTRST							
地址	0x40000204							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	SOFTRST							
位权限	W							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	SOFTRST							
位权限	W							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	SOFTRST							
位权限	W							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SOFTRST							
位权限	W							

Bit	助记符	功能描述
31:0	SOFTRST	软件写 0x5C5C_AABB 触发全局复位

#### 6.8.5 复位标志寄存器

名称	RSTFLAG							
地址	0x40000208							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				NRSTN_FLAG	TESTN_FLAG	PORN_FLAG	PDRN_FLAG

名称	RSTFLAG							
地址	0x40000208							
位权限	U-0				R/W1C/Dy-0011			
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	EMCN_FLAG	SOFTN_FLAG	IWDTN_FLAG	STPN_F LAG	WWDTN_FLAG	LKUPN_F LAG	NVICN_F LAG
位权限	U-0	R/W1C/Dy-0000000						

Bit	助记符	功能描述
31:12	--	RFU: 未实现, 读为 0
11	NRSTN_FLAG	NRST 引脚复位标志, 高有效
10	TESTN_FLAG	TESTN 引脚复位标志, 高有效
9	PORN_FLAG	上电复位标志, 高有效
8	PDRN_FLAG	下电复位标志, 高有效
7	--	RFU: 未实现, 读为 0
6	EMCN_FLAG	EMC 复位标志, 高有效
5	SOFTN_FLAG	软件复位标志, 高有效
4	IWDTN_FLAG	IWDT 复位标志, 高有效
3	--	RFU: 未实现, 读为 0
2	WWDTN_FLAG	WWDT 复位标志, 高有效
1	LKUPN_FLAG	LOOKUP 复位标志, 高有效
0	NVICN_FLAG	NVIC 复位标志, 高有效

### 6.8.6 IWDT 清除寄存器

名称	IWDTSERV							
地址	0x40011400							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	IWDTSERV[31:24]							
位权限	W							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	IWDTSERV[23:16]							
位权限	W							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	IWDTSERV[15:8]							
位权限	W							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	IWDTSERV[7:0]							
位权限	W							

Bit	助记符	功能描述
31:0	IWDTSERV	软件向此地址写入 0x1234_5A5A 时清除

### 6.8.7 IWDT 配置寄存器

名称	IWDTCFG							
地址	0x40011404							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24

名称	IWDTCFG							
地址	0x40011404							
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					IWDTOVP		
位权限	U-0					R/W-001		

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2:0	IWDTOVP	IWDT 溢出周期设置 x00: 125ms x01: 500ms x10: 2s x11: 8s 说明: 当 bit2 为 0 时, 休眠后仍使用短周期, 而 bit2 为 1 时, 休眠后自动使用 4096s; 非休眠状态下仅支持 125ms/500ms/2s/8s 四种周期。

### 6.8.8 IWDT 计数值寄存器

名称	IWDTCNT							
地址	0x40011408							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-						IWDTCNT	
位权限	U-0						R-00	
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	IWDTCNT							
位权限	R-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	IWDTCNT							
位权限	R-00000000							

Bit	助记符	功能描述
31:18	--	RFU: 未实现, 读为 0
17:0	IWDTCNT	IWDT 当前计数值

## 6.8.9 WWDT 控制寄存器

名称	WWDTCN							
地址	0x40011800							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	WWDTCN							
位权限	W							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	WWDTCN	当 CPU 向此地址写入 0x5A 时启动 WWDT 定时器 在启动 WWDT 后, 当 CPU 向此地址写入 0xAC 时清零计数器

## 6.8.10 WWDT 配置寄存器

名称	WWDTCFG							
地址	0x40011804							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					WWDT_CFG		
位权限	U-0					R/W-000		

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2:0	WWDT_CFG	配置看门狗溢出时间 000: $T_{PCLK} * 4096 * 1$ 001: $T_{PCLK} * 4096 * 4$ 010: $T_{PCLK} * 4096 * 16$ 011: $T_{PCLK} * 4096 * 64$ 100: $T_{PCLK} * 4096 * 128$ 101: $T_{PCLK} * 4096 * 256$

Bit	助记符	功能描述
		110: $T_{PCLK} * 4096 * 512$ 111: $T_{PCLK} * 4096 * 1024$

### 6.8.11 WWDTCNT 计数寄存器

名称	WWDTCNT							
地址	0x40011808							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-						WWDTCNT[9:8]	
位权限	U-0						R-00	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	WWDTCNT[7:0]							
位权限	R-00000000							

Bit	助记符	功能描述
31:10	--	RFU: 未实现, 读为 0
9:0	WWDTCNT	WWDTCNT 计数寄存器值, 软件可通过查询此寄存器了解 WWDTCNT 计时进度

### 6.8.12 WWDTCIE 中断使能寄存器

名称	WWDTCIE							
地址	0x4001180C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							WWDTCIE
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	WWDTCIE	WWDTCIE 中断使能 0: 中断使能禁止



Bit	助记符	功能描述
		1: 中断使能打开

### 6.8.13 WWDT 中断标志寄存器

名称	WWDTIF							
地址	0x40011810							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							WWDT_IF
位权限	U-0							R/W1C-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	WWDT_IF	WWDT 75%计时中断标志, 写 1 清零 0: 无中断产生 1: 中断标志置位

### 6.8.14 WWDT 预分频寄存器

名称	WWDTDIV							
地址	0x40011814							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				DIV_CNT[11:8]			
位权限	U-0				R-0000			
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DIV_CNT[7:0]							
位权限	R-00000000							

Bit	助记符	功能描述
31:12	--	RFU: 未实现, 读为 0
11:0	DIV_CNT	WWDT 的 4096 预分频计数器

## 7.1 概述

特点:

- 系统主时钟可选多个时钟源
- 时钟可在系统运行中实时切换
- 低频晶体振荡器配备停振检测电路

## 7.2 模块框图

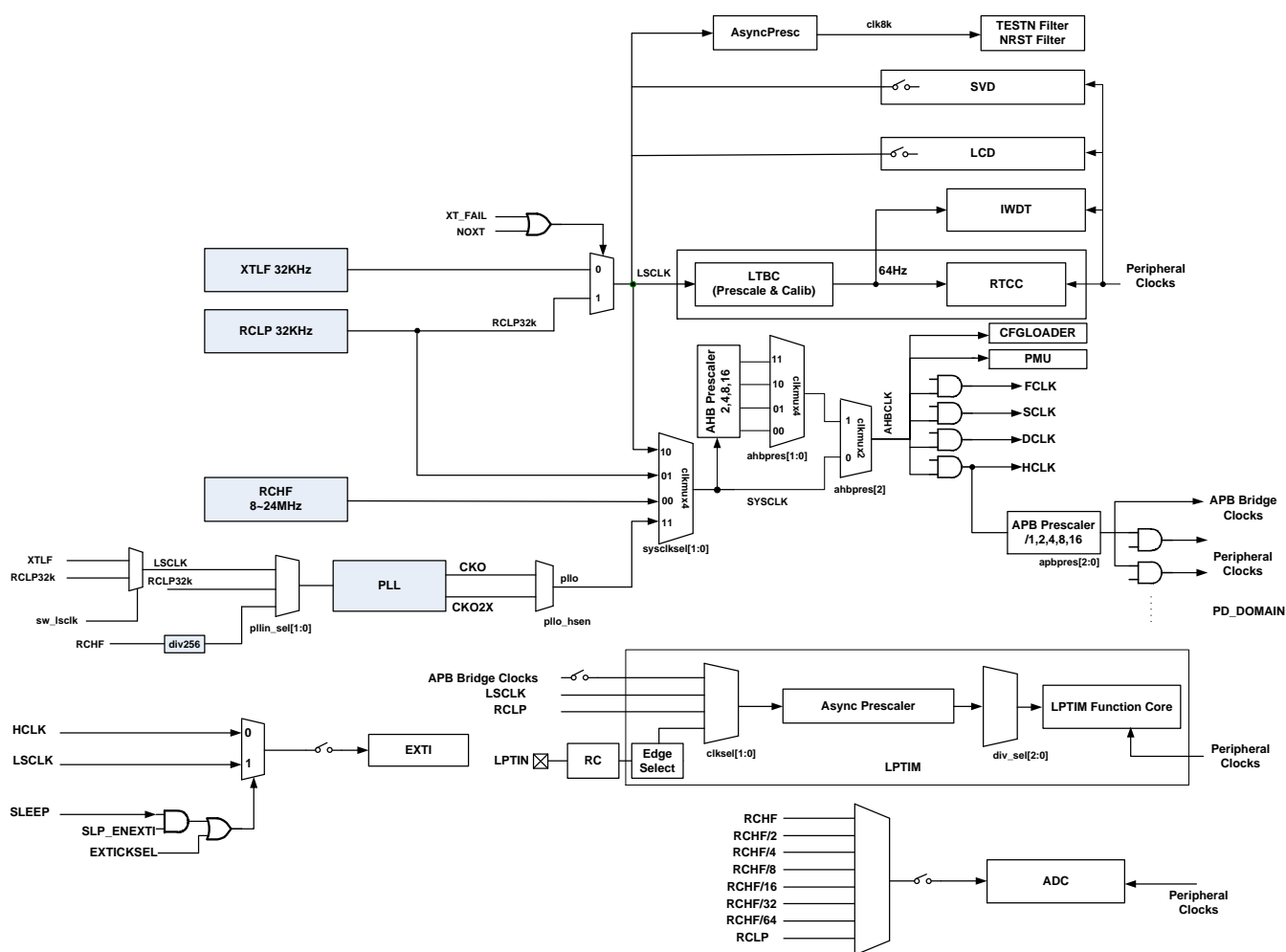


图 7-1 芯片时钟框图

系统主时钟(AHBCLK)可由XTLF、RCHF、RCLP、PLL及它们的分频时钟产生。上电默认使用8MHz的RCHF作为系统主时钟，各外设模块的时钟可以分别独立控制。芯片工作时可以只打开需要工作的模块时钟，其他模块的时钟可关闭，以节省功耗。APB总线时钟APBCLK可以是AHBCLK的分频或同频时钟，用于驱动APB总线上的低速外设。

## 7.3 高频 RC 振荡器(RCHF)

高频RC振荡器典型振荡频率为8MHz，可用作系统主时钟，MCU在此频率下工作，可达到性能与功耗的平衡。为满足不同应用对MCU执行速度的需求，高频RC振荡器的输出频率可调，最高能达到24MHz。RCHF输出频率可以进行调校，调校步长小于0.5%，调校幅度 $\pm 30\%$ ，8MHz输出全温区（ $-40\sim +85^{\circ}\text{C}$ ）频率变化小于 $\pm 2\%$ 。

## 7.4 低功耗 RC 振荡器(RCLP)

低功耗RC振荡器典型振荡频率为32KHz，输出可调校，调校步长小于5%，调校范围 $\pm 30\%$ 。

RCLP的控制参见下表：

功耗模式	频率	控制说明
Active/LPRun	32KHz	不可关闭
Sleep/DeepSleep	有 32768 晶体：32KHz	根据 SYSCLKSEL.LPM_RCLP_OFF 寄存器的设置，但 XTLF 停振时自动启动 RCLP 并输出 32KHz
	无 32768 晶体：32KHz	根据 SYSCLKSEL.LPM_RCLP_OFF 寄存器的设置，但若 TESTN/NRST 有效则自动启动 RCLP 提供滤波时钟

## 7.5 低频晶体振荡电路(XTLF)

### 7.5.1 概述

低频晶体振荡电路通过外接32768Hz晶体提供稳定的振荡源，功耗极低，主要用来给实时时钟(RTC)模块提供输入时钟。XTLF的振荡强度可调，用户可根据需要选择振荡强度，达到振荡能力与功耗的平衡。XTLF的反馈电阻集成在芯片内部，用户需要在振荡引脚上外加负载电容。

芯片内部集成了一个停振检测电路，用来检测XTLF是否停振。一旦检测到XTLF停振，将产生XTLF停振中断，通知CPU及时处理，同时自动将LSCLK时钟源切换到RCLP。

### 7.5.2 工作方式

XTLF上电后开始起振，默认使用中等强度，以缩短起振时间，相应的振荡功耗也较大。典型的起振时间小于1s。当振荡器充分起振后，软件可以通过配置寄存器降低振荡功耗。

### 7.5.3 停振检测

FM33A0XX带有片上停振检测电路，使能后可以持续检测XTLF输出，当发现XTLF停振时，产生报警中断，并自动将RTC工作时钟切换为备份时钟（RCLP）。

停振检测电路与XTLF同时打开，无法单独关闭。

## 7.6 锁相环(PLL)

锁相环输入参考时钟可以是XTLF、RCLP或RCHF分频，最高输出频率可达40MHz。软件使用PLL作为系统时钟前，需配置输入参考时钟和倍频系数。

出于可靠性考虑，软件需注意以下几点：

- XTLF停振或CRYSLESS=1时不能选XTLF作为PLL输入
- PLL输出选为SYSCLK时不能关闭PLL
- 软件应等待PLL锁定后再将SYSCLK配置为PLL输出

## 7.7 寄存器

地址	名称	符号
0x40012820	频率检测中断使能寄存器	FDETIE
0x40012824	频率检测中断标志寄存器	FDETIF
0x4000020C	系统时钟配置寄存器	SYSCCLKSEL
0x40000210	RCHF 控制寄存器	RCHFCON
0x40000214	RCHF 调校寄存器	RCHFTRIM
0x40000218	PLL 控制寄存器	PLLCON
0x4000021C	RCLP 控制寄存器	RCLPCON
0x40000220	RCLP 调校寄存器	RCLPTRIM
0x40000224	XTLF 振荡强度配置寄存器	XTLFIPW
0x40000228	外设时钟控制寄存器 1	PERCLKCON1
0x4000022C	外设时钟控制寄存器 2	PERCLKCON2
0x40000230	外设时钟控制寄存器 3	PERCLKCON3
0x40000234	外设时钟控制寄存器 4	PERCLKCON4
0x40000244	AHB Master 优先级配置寄存器	MPRIL

### 7.7.1 停振检测中断使能寄存器

名称	FDETIE							
地址	0x40012820							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							FDET_IE
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	FDET_IE	XTLF 低频检测报警中断使能 上电默认关闭, 避免刚上电时晶振未起振触发中断

### 7.7.2 停振检测中断标志寄存器

名称	FDETIF							
地址	0x40012824							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							

名称	FDETIF							
地址	0x40012824							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	FDETO	-					FDETIF
位权限	U-0	R	U-0					R/W1C

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	FDETO	停振检测模块输出 1: XTLF 未停振 0: XTLF 停振
5:1	--	RFU: 未实现, 读为 0
0	FDETIF	停振检测中断标志寄存器, XTLF 停振时硬件异步置位, 软件写 1 清零; 只有在 FDETO 不为 0 的情况下才能够清除此寄存器

### 7.7.3 系统时钟配置寄存器

名称	SYSCLKSEL							
地址	0x4000020C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	LPM_RCLP_OFF	-				WKUPCLK	SLP_EN_EXTI	EXTICKSEL
位权限	R/W-0	U-0				R/W-0	R/W-1	R/W-0
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-					APBPRES		
位权限	U-0					R/W-000		
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-	RTCVCSSEL	-			AHBPRES		
位权限	U-1	R/W-0	U-0			R/W-011		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						SYSCLKSEL	
位权限	U-0						R/W-00	

Bit	助记符	功能描述
31	LPM_RCLP_OFF	Sleep/DeepSleep 模式下禁止 RCLP, 建议仅在有晶体配置下使用 1: 休眠模式下关闭 RCLP 0: 休眠模式下保持 RCLP 开启 【注】无晶体方案中, 在休眠模式下关闭 RCLP, RTC、IWDG、SVD 间歇工作模式都将无法使用, 芯片只能通过 NWKUPx 引脚异步唤醒, 或者使用 LPTIM 的外部时钟计数方式唤醒。
30:27	--	RFU: 未实现, 读为 0

Bit	助记符	功能描述
26	WKUPCLK	休眠唤醒后默认系统时钟选择 1: 唤醒后使用 RCHF 8Mhz 的 16 分频 0: 唤醒后使用 RCHF 8MHz
25	SLP_ENEXTI	Sleep/DeepSleep 模式下 EXTI 采样设置 1: Sleep/DeepSleep 模式下使能外部引脚中断采样（采样时钟为 LSCLK） 0: Sleep/DeepSleep 模式下禁止外部引脚中断采样（将无法产生 EXTI 中断）
24	EXTICKSEL	EXTI 中断采样时钟选择 1: 外部引脚中断使用 LSCLK 采样 0: 外部引脚中断使用 AHBCLK 采样 *建议在关闭所有 EXTI 中断的情况下设置, 设置完成后再使能 EXTI 中断
23:19	--	RFU: 未实现, 读为 0
18:16	APBPRES	APB 时钟分频选择 0xx: 不分频 100: 2 分频 101: 4 分频 110: 8 分频 111: 16 分频
15	--	RFU: 未实现, 读为 1
14	RTCVCSEL	RTC 虚拟调校时钟频率配置, 默认为 0 1: PLL 配置输出为 32.768MHz 0: PLL 配置输出为 16.384MHz
13:11	--	RFU: 未实现, 读为 0
10:8	AHBPRES	AHB 时钟分频选择 0xx: 不分频 100: 2 分频 101: 4 分频 110: 8 分频 111: 16 分频
7:2	--	RFU: 未实现, 读为 0
1:0	SYSCLKSEL	系统时钟源选择 00: RCHF 01: RCLP 10: LSCLK 11: PLL

#### 7.7.4 RCHF 时钟控制寄存器

名称	RCHFCON							
地址	0x40000210							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-						FSEL	
位权限	U-0						R/W-00	

名称	RCHFCON							
地址	0x40000210							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							RCHFEN
位权限	U-0							R/W-1

Bit	助记符	功能描述
31:18	--	RFU: 未实现, 读为 0
17:16	FSEL	RCHF 频率选择寄存器 00: 8MHz 01: 16MHz 10: 24MHz 11: RFU
15:1	--	RFU: 未实现, 读为 0
0	RCHFEN	RCHF 使能寄存器 1: 使能 RCHF 0: 关闭 RCHF

### 7.7.5 RCHF 调校寄存器

名称	RCHFTRIM							
地址	0x40000214							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	RCHFTRIM						
位权限	U-0	R/W/Dy-1000000						

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6:0	RCHFTRIM	RCHF 频率调校寄存器, 7'h00 表示频率最低, 7'h7F 表示频率最高, 调校范围为中心频率 $\pm 30\%$ , 调校步长为中心频率 0.5% 上电后芯片自动从 NVR1 读取 8MHz 调校值并写入此寄存器

## 7.7.6 PLL 时钟控制寄存器

名称	PLLCON							
地址	0x40000218							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-						PLLDDB[9:8]	
位权限	U-0						R/W-01	
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	PLLDDB[7:0]							
位权限	R/W-11110011							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				PLLOSEL	PLLINSEL		PLLEN
位权限	U-0				R/W-0	R/W-00		R/W-0

Bit	助记符	功能描述
31:26	--	RFU: 未实现, 读为 0
25:16	PLLDDB	PLL 倍频比 输入为 32768Hz, 输出为 16.384MHz, 则 PLLDB=0111110011
15:4	--	RFU: 未实现, 读为 0
3	PLLOSEL	PLL 输出选择寄存器 0: 选择 PLL 一倍输出作为数字电路内的 PLL 时钟 1: 选择 PLL 两倍输出作为数字电路内的 PLL 时钟
2:1	PLLINSEL	PLL 输入选择寄存器 00/11: XTLP 01: RCLP 10: RCHF/256
0	PLLEN	PLL 使能寄存器 1: 使能 PLL 0: 关闭 PLL

## 7.7.7 RCLP 时钟控制寄存器

名称	RCLPCON							
地址	0x4000021C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0



名称	RCLPCON		
地址	0x4000021C		
位名	-		RCLP_EN_B
位权限	U-0		R/Dy-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	RCLP_EN_B	RCLP 使能寄存器 1: RCLP 关闭 0: RCLP 开启

### 7.7.8 RCLP 调校寄存器

名称	RCLPTRIM							
地址	0x40000220							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				RCLPTRIM			
位权限	U-0				R/W-1000			

Bit	助记符	功能描述
31:4	--	RFU: 未实现, 读为 0
3:0	RCLPTRIM	RCLP 频率调校寄存器, 调校步长约 4%

### 7.7.9 XTLEF 振荡强度配置寄存器

名称	XTLEFIPW							
地址	0x40000224							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0

名称	XTLFIPW	
地址	0x40000224	
位名	-	XTLFIPW
位权限	U-0	R/W-000

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2:0	XTLFIPW	XTLF 工作电流选择, 电流越大表示振荡强度越高, 上电复位后使用 000 档位起振, 正常工作时推荐使用 100 或 101 档位 000 : 450 nA 001 : 400 nA 010 : 350 nA 011 : 300 nA 100 : 250 nA 101 : 200 nA 110 : 150 nA 111 : 100 nA

#### 7.7.10 外设时钟控制寄存器 1

名称	PERCLKCON1							
地址	0x40000228							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	DCUCKEN	-						
位权限	R/W-1	U-0						
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					EXTICKEN		
位权限	U-0					R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PDCCKEN	ANACCKEN	IWDTCKEN	SCUCKEN	PMUCKEN	RTCCKEN	LPTFCKEN	LPTRCKEN
位权限	R/W-0	R/W-1	R/W-0	R/W/Dy-1	R/W/Dy-1	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31	DCUCKEN	DCU 总线时钟使能, 高使能
30:11	--	RFU: 未实现, 读为 0
10:8	EXTICKEN	EXTI 外部引脚中断采样时钟使能, 高使能 bit10~8 分别用于控制 EXTI2/1/0 的采样时钟
7	PDCCKEN	PADCFG 总线时钟使能, 高使能
6	ANACCKEN	ANAC 总线时钟使能, 高使能
5	IWDTCKEN	IWDT 总线时钟使能, 高使能
4	SCUCKEN	SCU 总线时钟使能, 高使能
3	PMUCKEN	PMU 总线时钟使能, 高使能
2	RTCCKEN	RTC 总线时钟使能, 高使能
1	LPTFCKEN	LPTIM 功能时钟使能, 高使能

Bit	助记符	功能描述
0	LPTRCKEN	LPTIM 总线时钟使能，高使能

### 7.7.11 外设时钟控制寄存器 2

名称	PERCLKCON2							
地址	0x4000022C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-					ADCCKSEL		
位权限	U-0					R/W-110		
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							ADCCKEN
位权限	U-0							R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	WWDTC KEN	RAMBIS TCKEN	FLSEPC KEN	DMACKE N	LCDCKE N	AESCKE N	TRNGCK EN	CRCCKE N
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:19	--	RFU: 未实现, 读为 0
18:16	ADCCKSEL	ADC 工作时钟选择 000: RCHF 001: RCHF/2 010: RCHF/4 011: RCHF/8 100: RCHF/16 101: RCHF/32 110: RCHF/64 111: RCLP
15:9	--	RFU: 未实现, 读为 0
8	ADCCKEN	ADC 时钟使能, 高使能
7	WWDTCCKEN	WWDTC 时钟使能, 高使能
6	RAMBISTCKEN	RAMBIST 时钟使能, 高使能
5	FLSEPCCKEN	FLSC (Flash 擦写控制器) 时钟使能, 高使能
4	DMACKEN	DMA 时钟使能, 高使能
3	LCDCKEN	LCD 时钟使能, 高使能
2	AESCKEN	AES 时钟使能, 高使能
1	TRNGCKEN	RNG 时钟使能, 高使能
0	CRCCKEN	CRC 时钟使能, 高使能

### 7.7.12 外设时钟控制寄存器 3

名称	PERCLKCON3
----	------------

地址	0x40000230							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							I2CCKE
位权限	U-0							R/W-0
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-						U7816C KE1	U7816C KE0
位权限	U-0						R/W-0	R/W-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-	UARTC CKEN	UART5C KE	UART4 CKE	UART3 CKE	UART2C KE	UART1 CKE	UART0C KE
位权限	U-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					HSPICK E	SPI2CKE	SPI1CKE
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:25	--	RFU: 未实现, 读为 0
24	I2CCKE	I2C 时钟使能
23:18	--	RFU: 未实现, 读为 0
17	U7816CKE1	U7816-1 时钟使能
16	U7816CKE0	U7816-0 时钟使能
15	--	RFU: 未实现, 读为 0
14	UARTCKEN	UART0~5 共享寄存器时钟使能, 高使能
13	UART5CKE	UART5 时钟使能
12	UART4CKE	UART4 时钟使能
11	UART3CKE	UART3 时钟使能
10	UART2CKE	UART2 时钟使能
9	UART1CKE	UART1 时钟使能
8	UART0CKE	UART0 时钟使能
7:3	--	RFU: 未实现, 读为 0
2	HSPICKE	HSPI 时钟使能
1	SPI2CKE	SPI2 时钟使能
0	SPI1CKE	SPI1 时钟使能

### 7.7.13 外设时钟控制寄存器 4

名称	PERCLKCON4							
地址	0x40000234							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							

名称	PERCLKCON4							
地址	0x40000234							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		ET4CKE	ET3CKE	ET2CKE	ET1CKE	BT34CKE	BT12CKE
位权限	U-0		R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:6	--	RFU: 未实现, 读为 0
5	ET4CKE	扩展定时器 4 时钟使能, 高使能
4	ET3CKE	扩展定时器 3 时钟使能, 高使能
3	ET2CKE	扩展定时器 2 时钟使能, 高使能
2	ET1CKE	扩展定时器 1 时钟使能, 高使能
1	BT2CKE	基本定时器 2 时钟使能, 高使能
0	BT1CKE	基本定时器 1 时钟使能, 高使能

#### 7.7.14 AHB Master 控制寄存器

名称	MPRIL							
地址	0x40000244							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	RFUI	RFUI	-					
位权限	R/W-1	R/W-0	U-0					
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							MPRIL
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:30	RFUI	保留位
29:1	--	RFU: 未实现, 读为 0
0	MPRIL	AHB Master 优先级配置寄存器 0: DMA 优先 1: CPU 优先

# 8 电源电压监测 (SVD)

## 8.1 概述

电源检测电路主要用来监测外部主电源的供电情况，及时检测到外部主电源欠压或恢复的情况，并给出中断信号。电源检测电路可关断或周期使能以节省功耗。

特点：

- 监测主电源，电压低于或高于设定的阈值时产生中断
- 低压检测范围 1.8V~4.8V，15 级可编程阈值档位，档位间隔 0.214V
- 电压检测迟滞窗口 0.1V
- 可关断或间歇式工作
- 支持 1 个外部通道直接输入与内部基准电压源比较

## 8.2 模块框图

下图是电源检测电路的模块框图。

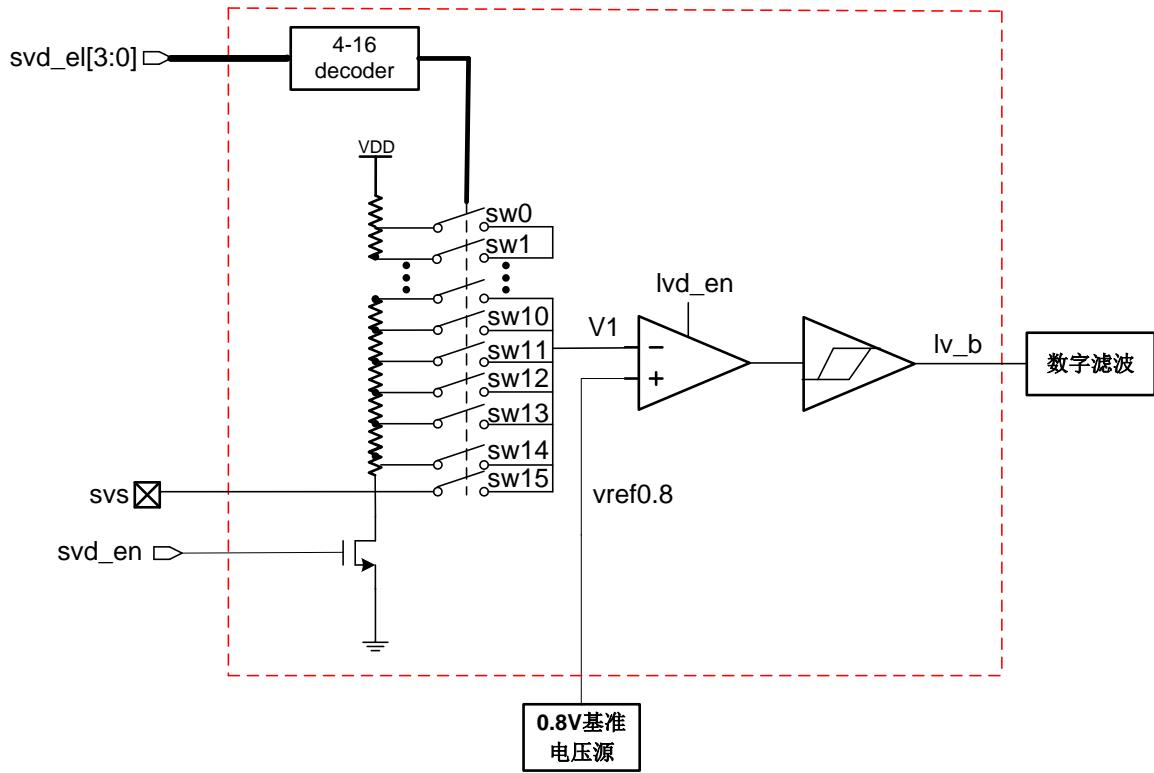


图 8-1 低压检测电路框图

## 8.3 工作原理

电源检测电路可以用来检测主电源电压及外部电压。电源电压通过分压电阻产生15级检测电平，检测范围1.8V~4.8V，每级相差0.214V；另外还支持1路外部输入检测电平，共16级检测电平。通过16选1 MUX送入比较器，与内部参考电压相比较，根据低压报警阈值设置，若待检测电平低于参考电压，引起输出电压跳变，会产生欠压中断，通知MCU及时处理该事件；而当VDD恢复至阈值以上（有大约0.1V迟滞窗口），则会产生欠压恢复中断。

电源检测电路可由软件配置使能或禁止工作。为节省功耗，使能时又可分为常使能和间歇工作两种

模式。间歇工作时，可通过设置寄存器DSEF设置开启时间间隔。

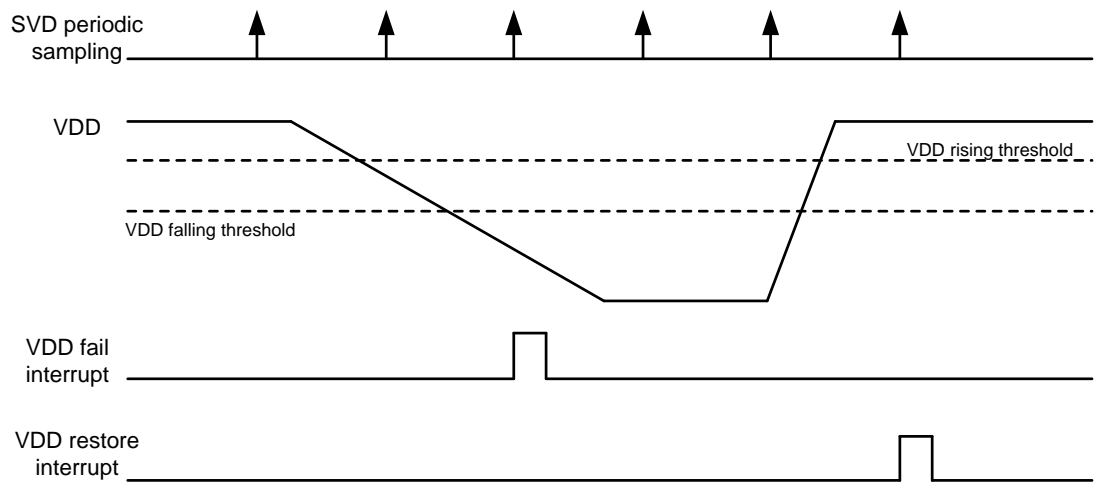


图 8-2 电源检测电路间歇工作模式

间歇工作时，SVD开启窗口与RTC同步，当软件使能SVD的间隙使能后，SVD并不一定会立刻工作，而是要等待下一个开启窗口到来。而常使能情况下，软件开启SVD后经过一到两个LSCLK时钟同步周期后，SVD就会开始工作。SVD开启后到输出稳定建立大约需要100us时间，软件读取SVD输出时需要注意。

如果芯片进入休眠模式后关闭了所有时钟，又希望使用SVD，则需要在休眠前将SVD设置为常使能，并且关闭数字滤波功能。

8.4 寄存器

地址	名称	符号
0x40012814	SVD 配置寄存器	SVDCFG
0x40012818	SVD 控制寄存器	SVDCON
0x4001281C	SVD 状态和标志寄存器	SVDSIF

8.4.1 SVD 配置寄存器

名称	SVDCFG							
地址	0x40012814							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-						PFIE	PRIE
位权限	U-0						R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SVDLVL				DFEN	SVDMOD	SVDITVL	
位权限	R/W-0000				R/W-1	R/W-0	R/W-00	

Bit	助记符	功能描述																																																			
31:10	--	RFU: 未实现, 读为 0																																																			
9	PFIE	Power Fail Interrupt Enable, SVD 电源跌落中断使能 1: 使能电源跌落中断 0: 禁止电源跌落中断																																																			
8	PRIE	Power Restore Interrupt Enable, SVD 电源恢复中断使能 1: 使能电源恢复中断 0: 禁止电源恢复中断																																																			
7:4	SVDLVL	SVD 报警阈值设置 <table border="1"> <thead> <tr> <th>SVDLVL</th><th>下降阈值</th><th>上升阈值</th></tr> </thead> <tbody> <tr><td>0000</td><td>1.800V</td><td>1.900V</td></tr> <tr><td>0001</td><td>2.014V</td><td>2.114V</td></tr> <tr><td>0010</td><td>2.229V</td><td>2.329V</td></tr> <tr><td>0011</td><td>2.443V</td><td>2.543V</td></tr> <tr><td>0100</td><td>2.657V</td><td>2.757V</td></tr> <tr><td>0101</td><td>2.871V</td><td>2.971V</td></tr> <tr><td>0110</td><td>3.086V</td><td>3.186V</td></tr> <tr><td>0111</td><td>3.300V</td><td>3.400V</td></tr> <tr><td>1000</td><td>3.514V</td><td>3.614V</td></tr> <tr><td>1001</td><td>3.729V</td><td>3.829V</td></tr> <tr><td>1010</td><td>3.943V</td><td>4.043V</td></tr> <tr><td>1011</td><td>4.157V</td><td>4.257V</td></tr> <tr><td>1100</td><td>4.371V</td><td>4.471V</td></tr> <tr><td>1101</td><td>4.586V</td><td>4.686V</td></tr> <tr><td>1110</td><td>4.800V</td><td>4.900V</td></tr> <tr><td>1111</td><td>SVS</td><td>SVS</td></tr> </tbody> </table>	SVDLVL	下降阈值	上升阈值	0000	1.800V	1.900V	0001	2.014V	2.114V	0010	2.229V	2.329V	0011	2.443V	2.543V	0100	2.657V	2.757V	0101	2.871V	2.971V	0110	3.086V	3.186V	0111	3.300V	3.400V	1000	3.514V	3.614V	1001	3.729V	3.829V	1010	3.943V	4.043V	1011	4.157V	4.257V	1100	4.371V	4.471V	1101	4.586V	4.686V	1110	4.800V	4.900V	1111	SVS	SVS
SVDLVL	下降阈值	上升阈值																																																			
0000	1.800V	1.900V																																																			
0001	2.014V	2.114V																																																			
0010	2.229V	2.329V																																																			
0011	2.443V	2.543V																																																			
0100	2.657V	2.757V																																																			
0101	2.871V	2.971V																																																			
0110	3.086V	3.186V																																																			
0111	3.300V	3.400V																																																			
1000	3.514V	3.614V																																																			
1001	3.729V	3.829V																																																			
1010	3.943V	4.043V																																																			
1011	4.157V	4.257V																																																			
1100	4.371V	4.471V																																																			
1101	4.586V	4.686V																																																			
1110	4.800V	4.900V																																																			
1111	SVS	SVS																																																			
3	DFEN	数字滤波使能 (SVDMODE=1 时必须置 1) 1: 启动 SVD 输出的数字滤波 0: 关闭 SVD 输出的数字滤波																																																			
2	SVDMOD	SVD 工作模式选择, 配置模式后还要置位 SVDDEN 才会启动 SVD 1: 间歇使能模式 0: 常使能模式 注意: 间歇使能模式下必须开启数字滤波																																																			
1:0	SVDITVL	SVD Interval, SVD 间歇使能间隔 00: 15.625ms 01: 62.5ms 10: 256ms 11: 1s																																																			

#### 8.4.2 SVD 控制寄存器

名称	SVDCON							
地址	0x40012818							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							



名称	SVDCON							
地址	0x40012818							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							SVDTE
位权限	U-0							R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							SVDEN
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:9	--	RFU: 未实现, 读为 0
8	SVDTE	SVD 测试使能, 避免写 1
7:1	--	RFU: 未实现, 读为 0
0	SVDEN	SVD 使能 1: 启动 SVD 0: 关闭 SVD

### 8.4.3 SVD 状态和标志寄存器

名称	SVDSIF							
地址	0x4001281C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							SVDO
位权限	U-0							R
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						PFF	PRF
位权限	U-0						R/W1C	R/W1C

Bit	助记符	功能描述
31:9	--	RFU: 未实现, 读为 0
8	SVDO	SVD 电源检测输出 1: 电源电压高于 SVD 当前阈值 0: 电源电压低于 SVD 当前阈值
7:2	--	RFU: 未实现, 读为 0
1	PFF	电源跌落中断标志寄存器, 电源电压跌落到 SVD 阈值之下时置位, 软件写 1 清零
0	PRF	电源恢复中断标志寄存器, 电源电压上升到 SVD 阈值之上时置位, 软件写 1 清零

8.4.4 SVD 电压检测标志寄存器

名称	SVDALM							
地址	0x4001285C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							SVDALM_B
位权限	U-0							R/Dy-1

Bit	助记符	功能描述
31:1	--	RFU：未实现，读为 0
0	SVDALM_B	SVD 内部滤波后的电压检测标志，仅在使能数字滤波时有意义； 软件避免写此寄存器。 0：欠压 1：不欠压

## 9 AES 硬件运算单元

### 9.1 功能描述

AES单元主要功能如下：

- 支持解密密钥扩展
- 支持128bit/192bit/256bit的密钥长度
- 支持ECB, CBC, CTR, GCM
- 支持DMA进行自动数据传输
- 支持GF ( $2^{128}$ ) 域下的乘法, 支持GMAC

### 9.2 工作模式

AES有4种工作模式, 通过配置MODE[1:0]寄存器设置。

模式1: 用存储在AES\_KEYRx寄存器中的密钥加密。

模式2: 密钥扩展, 把初始存储在AES\_KEYRx寄存器的加密密钥覆盖成在密钥扩展完成后存储在内部寄存器的密钥计算结果。

模式3: 用存储在AES\_KEYRx寄存器中的解密密钥(预计算的)解密。

模式4: 用存储在AES\_KEYRx寄存器中的加密密钥进行密钥扩展和解密。(在CTR模式下不使用)

首先通过配置MODE[1:0]寄存器确定工作模式, MODE寄存器必须在AES使能前(EN=0时)才能够配置。KEY寄存器也应该在AES使能前配置。之后配置数据流处理模式寄存器CHMOD[1:0], 在CBC/CTR/GCM模式下还需要配置IV寄存器。

接着可以使能EN, 在模式1/模式3/模式4下, AES模块等待软件往AES\_DINR寄存器写入输入数据, 写4次写完128bit后AES开始计算。在模式2时, 使能EN后就马上进行密钥扩展运算了。

计算完成后标志CCF会置起, 如果CCFIE=1, 会产生一个中断信号。软件再从AES\_DOUTR寄存器中读4次共128bit的结果。

AES还支持DMA模式。通过配置DMAOUTEN=1和DMAINEN=1, AES可以配合DMA连续的处理数据, 无需CPU的介入。

错误标志RDERR和WRERR会在一次错误的读写操作时置起, 如果ERRIE使能, 还会产生相应的错误中断。AES在产生错误后还会继续正常工作。

通过重置EN寄存器能够在任何时候复位AES模块。

### 9.3 AES 数据流处理模式

AES有4种数据流处理模式: ECB, CBC, CTR, GCM。

#### 9.3.1 ECB 模式

默认的工作模式, 该模式下无需使用IV寄存器, 每个block单独进行加解密计算。加解密流程如图 9-1和图 9-2所示。

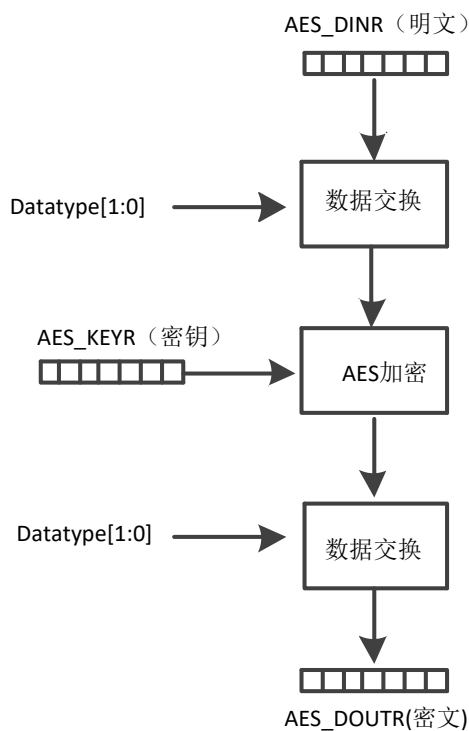


图 9-1 ECB 模式加密流程

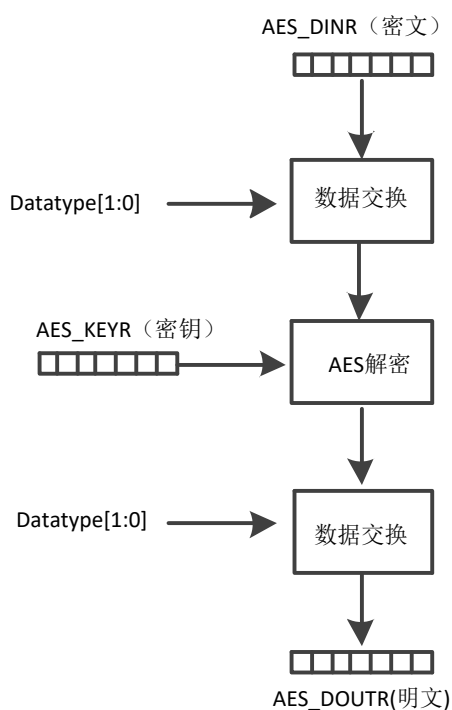


图 9-2 ECB 模式解密流程

### 9.3.2 CBC 模式

每个block的明文数据与前一block的加密结果异或后作为加密的数据输入。第一个block需要一个初始的IVRx寄存器值。加密时异或操作在加密前而解密时异或操作在解密后。工作流程如图 9-3和图 9-4所示。

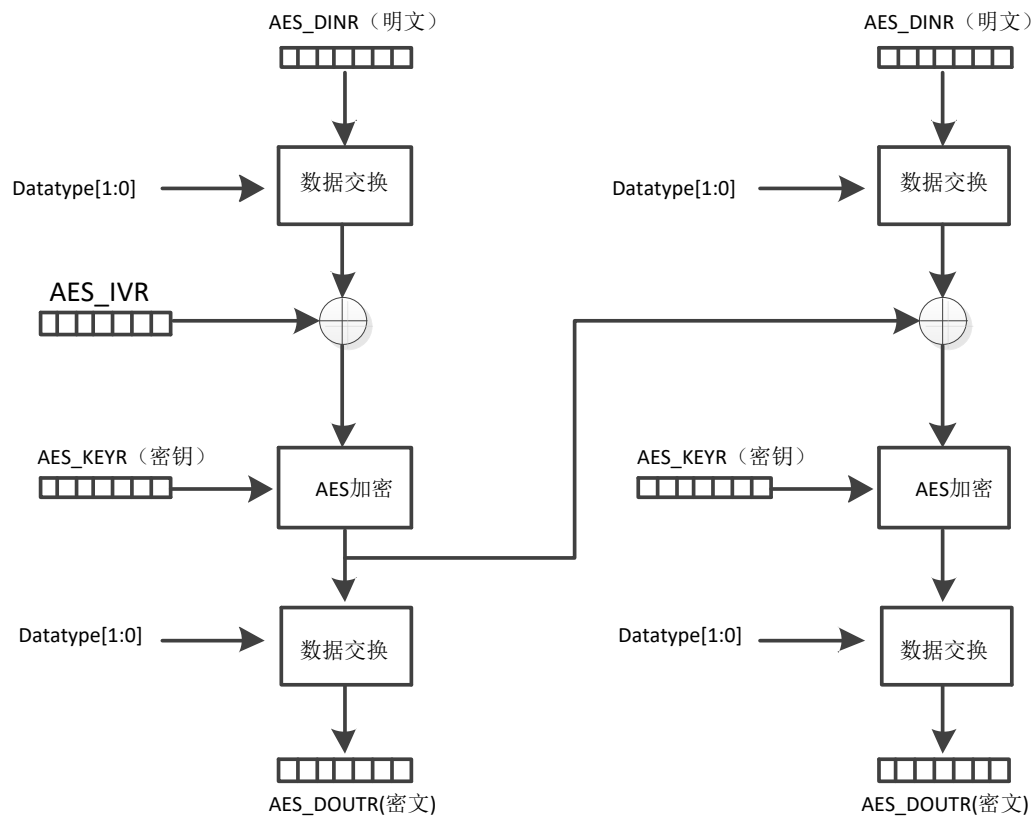


图 9-3 CBC 加密过程

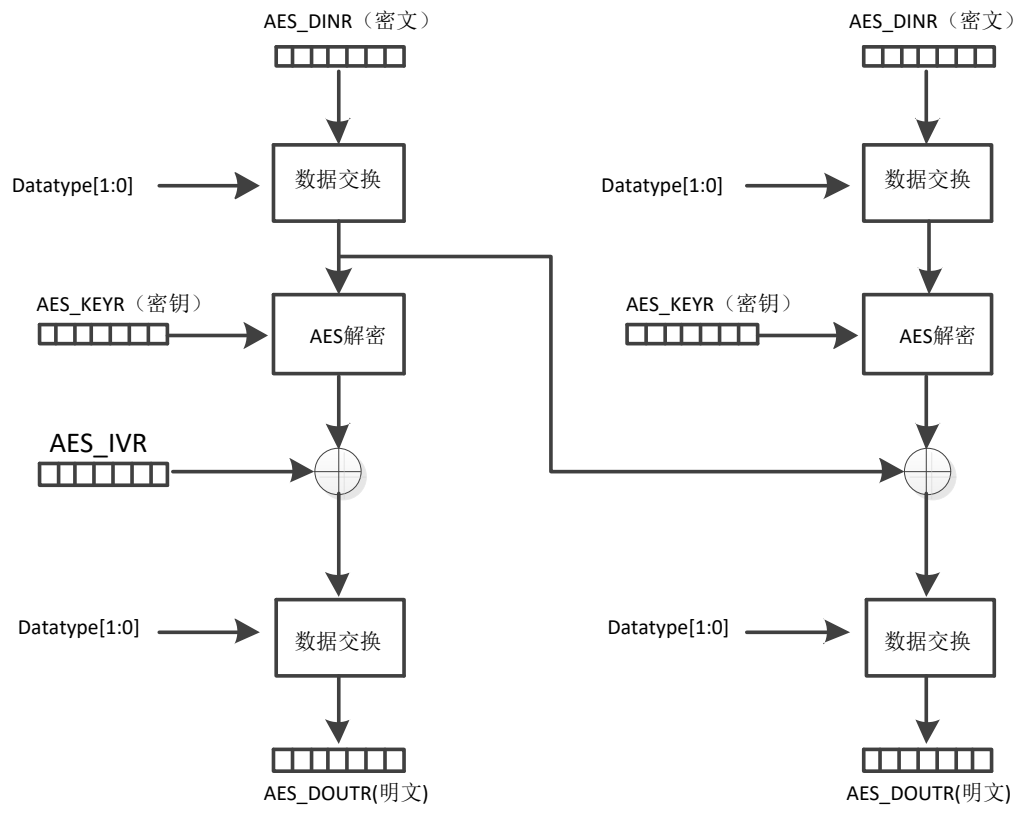


图 9-4 CBC 解密过程

注：在AES工作时读取AES\_IVR寄存器的值为0x00000000

### 9.3.3 暂停模式

如果一个更高优先级的数据需要处理，当前的数据运算是可以暂停的。暂停的数据处理在加解密运算模式下都能够恢复。仅在CPU参与的模式下可用，DMA模式下不可用。

正确的工作流程为：数据在一个block的结果被读完后暂停。

通过对EN bit写0暂停AES。软件读AES\_IVRx寄存器中的值并存储，在恢复运算时该值需要被写入AES\_IVRx寄存器。

流程如图 9-5所示

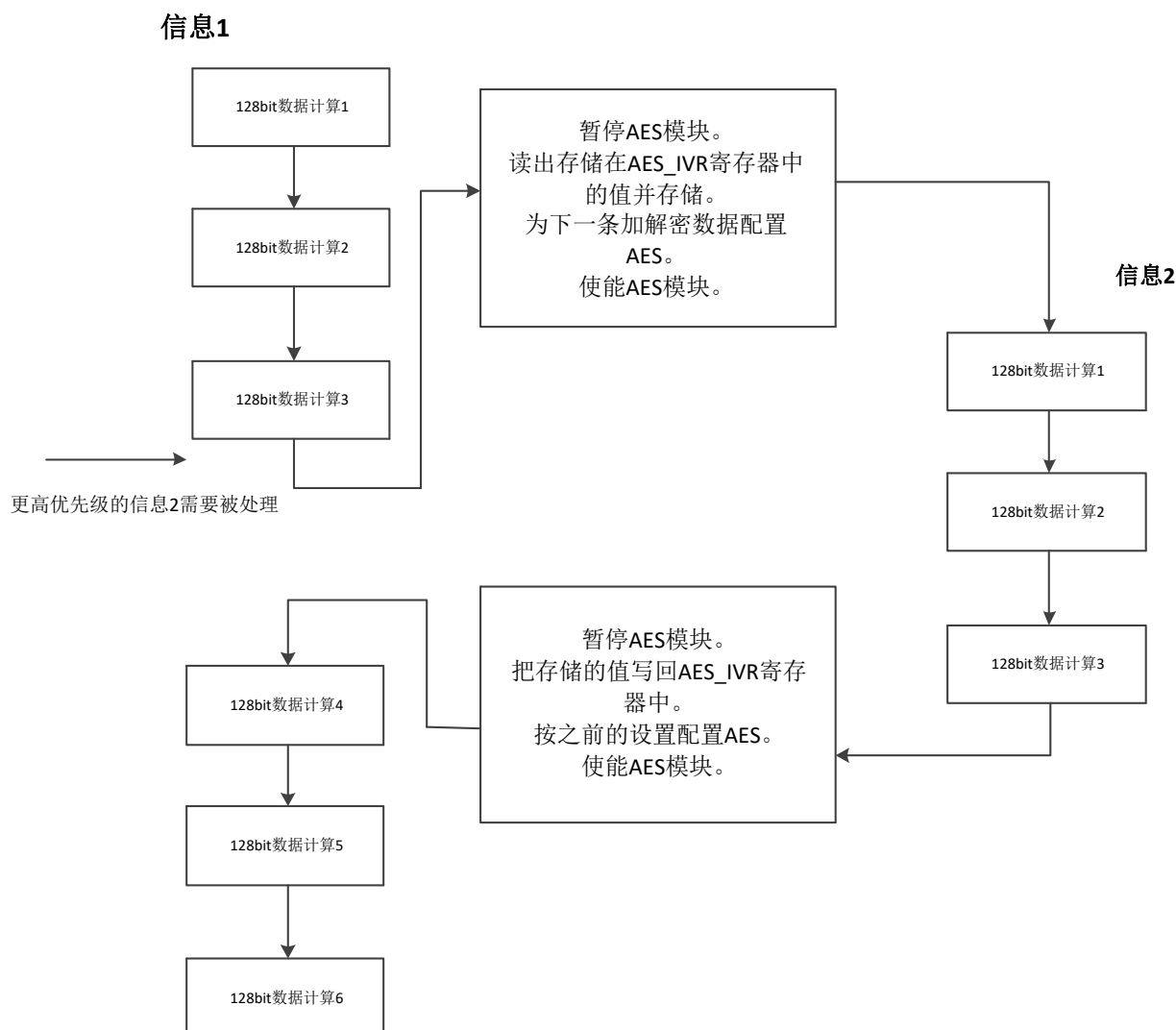


图 9-5 暂停模式流程

### 9.3.4 CTR 模式

该模式下，一个32bit的计数器和一个随机数被用作加解密模块的输入。结果与明文数据进行异或。流程如图 9-6和图 9-7所示。

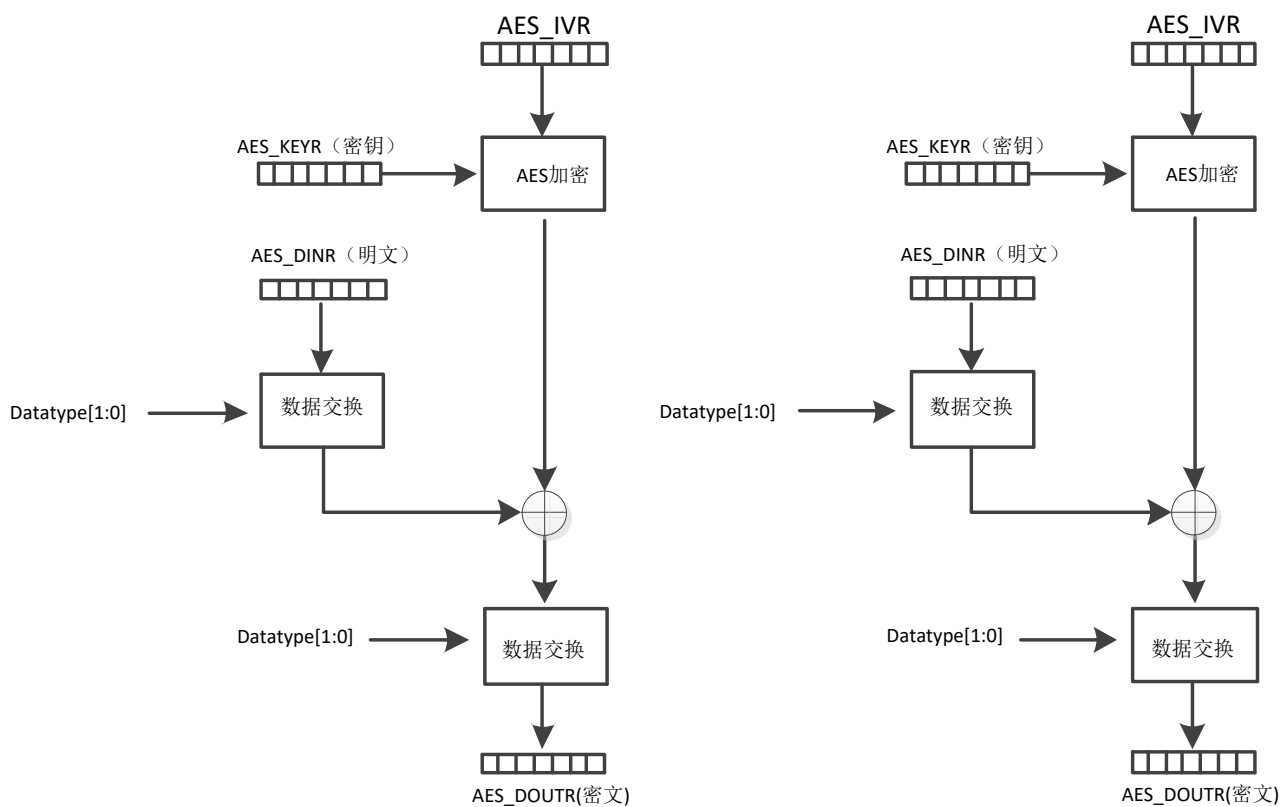


图 9-6 CTR 加密流程

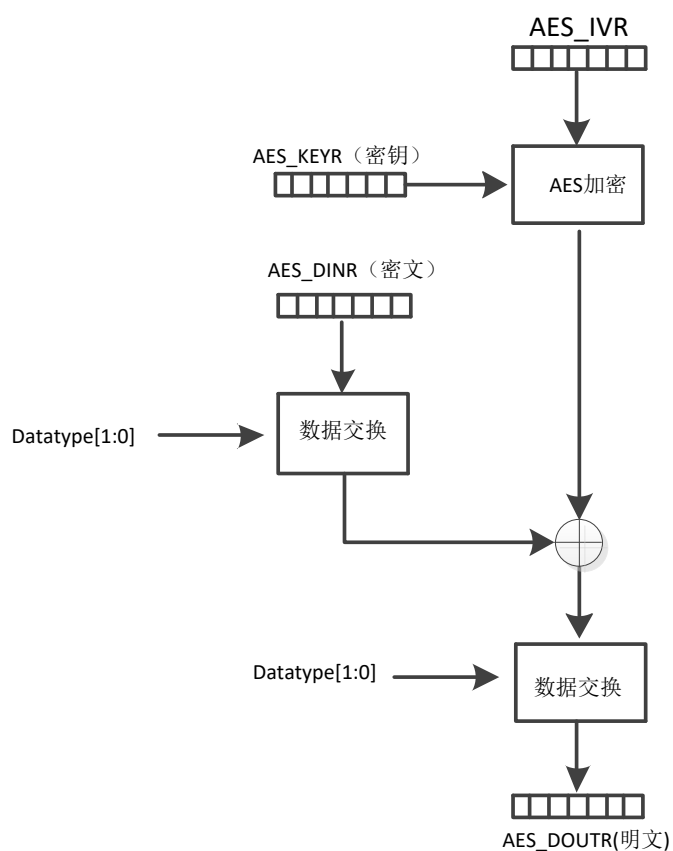


图 9-7 CTR 解密流程

随机数（nonce）和32位计数器存储在IV寄存器中，如图 9-8所示



图 9-8 32 位计数器和随机数的存储方式

CTR模式下密钥扩展和解密模式没有意义。

### 9.3.5 CTR 模式下的暂停模式

与CBC下暂停模式类似。参考CBC下暂停模式。

### 9.3.6 GCM 模式

具体可以参考文档The Galois/Counter Mode of Operation (GCM)

GCM的加密按照以下公式定义：

$$\begin{aligned}
 H &= E(K, 0^{128}) \\
 Y_0 &= \begin{cases} IV \parallel 0^{31}1 & \text{if } \text{len}(IV) = 96 \\ \text{GHASH}(H, \{\}, IV) & \text{otherwise.} \end{cases} \\
 Y_i &= \text{incr}(Y_{i-1}) \text{ for } i = 1, \dots, n \\
 C_i &= P_i \oplus E(K, Y_i) \text{ for } i = 1, \dots, n-1 \\
 C_n^* &= P_n^* \oplus \text{MSB}_u(E(K, Y_n)) \\
 T &= \text{MSB}_t(\text{GHASH}(H, A, C) \oplus E(K, Y_0))
 \end{aligned}$$

其中GHASH函数的定义为  $\text{GHASH}(H, A, C) = X_{m+n+1}$ ，其中X的定义为

$$X_i = \begin{cases} 0 & \text{for } i = 0 \\ (X_{i-1} \oplus A_i) \cdot H & \text{for } i = 1, \dots, m-1 \\ (X_{m-1} \oplus (A_m^* \parallel 0^{128-v})) \cdot H & \text{for } i = m \\ (X_{i-1} \oplus C_i) \cdot H & \text{for } i = m+1, \dots, m+n-1 \\ (X_{m+n-1} \oplus (C_m^* \parallel 0^{128-u})) \cdot H & \text{for } i = m+n \\ (X_{m+n} \oplus (\text{len}(A) \parallel \text{len}(C))) \cdot H & \text{for } i = m+n+1. \end{cases}$$

GCM模式的加解密流程如图 9-9，图 9-10所示。



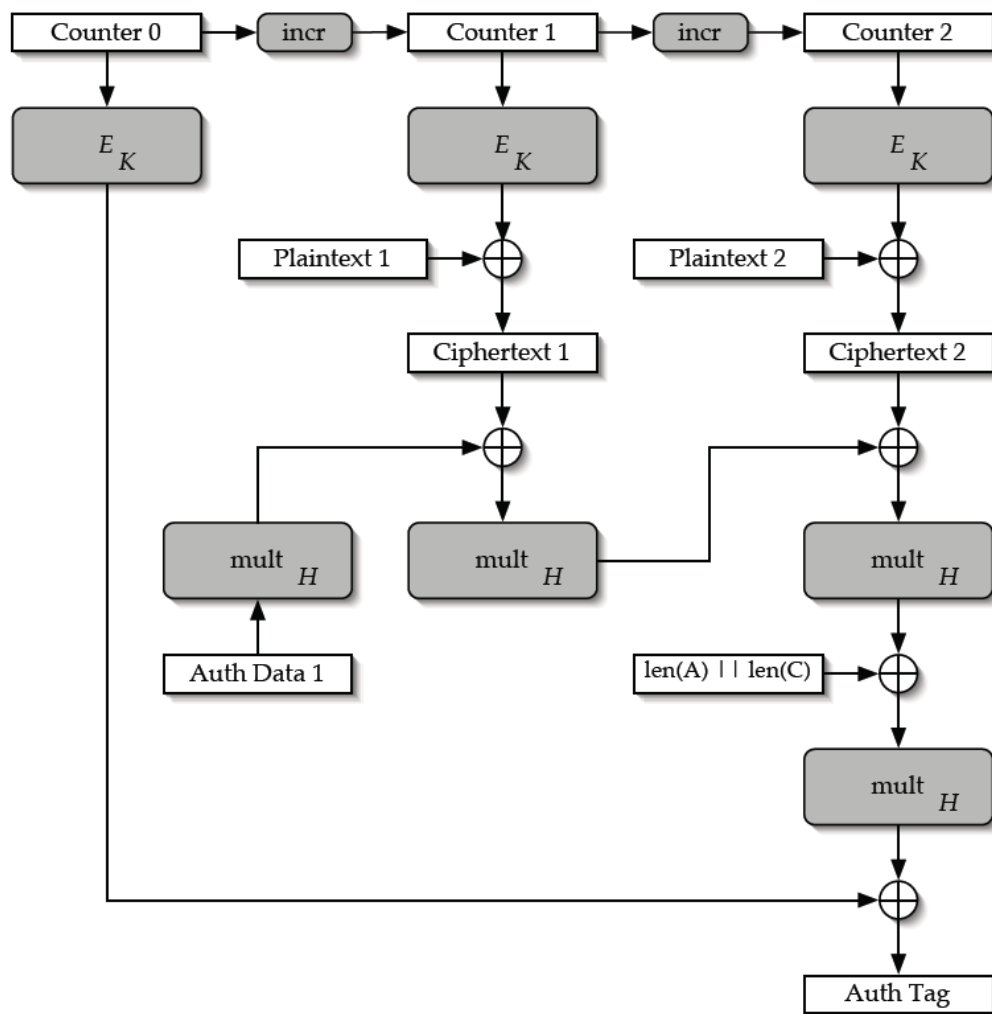


图 9-9 GCM 加密流程

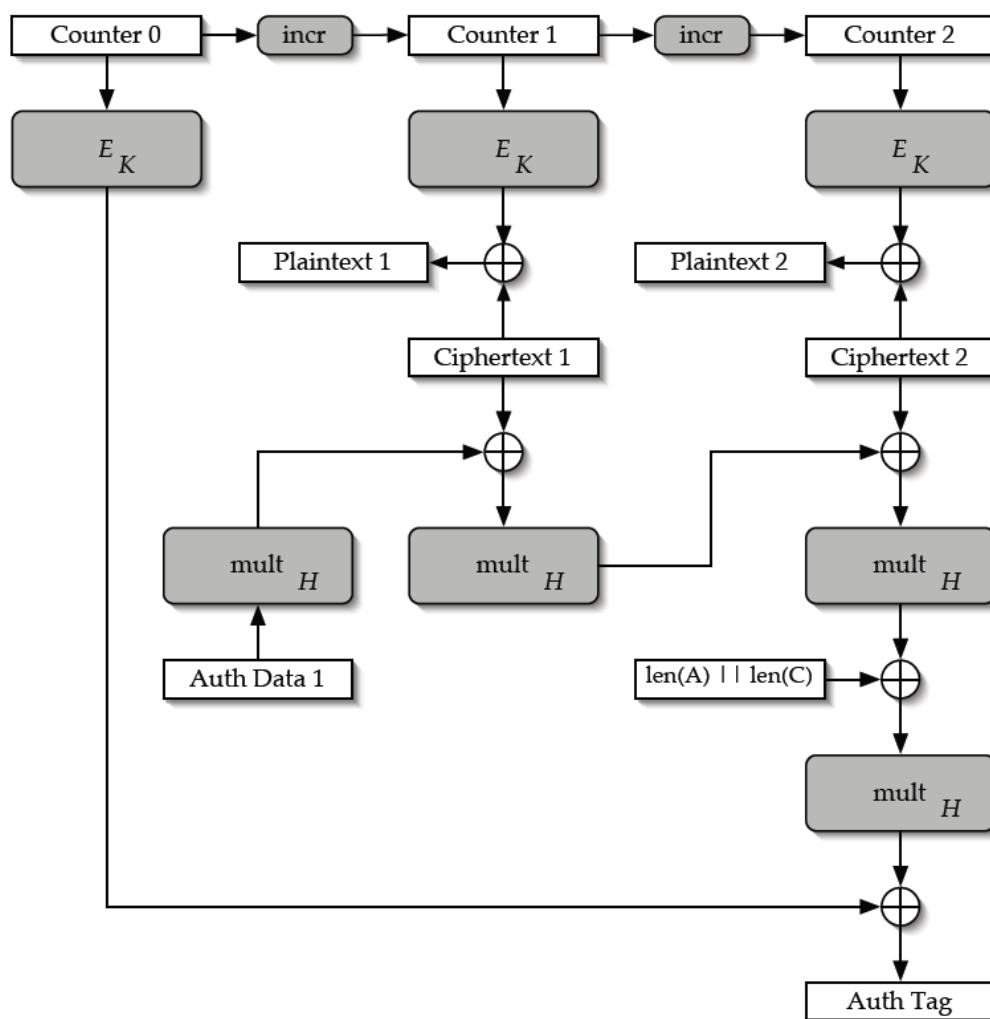


图 9-10 GCM 解密流程

图中Ek表示AES加密模块。multH模块是一个GF(2<sup>128</sup>)域上的乘法。Incr表示计数器加一。

GCM模式由软件配合实现，硬件提供一个AES模块和multH模块供软件调度。GCM模式加解密的过程与CTR模式相同。认证过程通过软件调度multH模块实现。

### 9.3.7 MultH 模块

GF (2<sup>128</sup>) 上的乘法使用如下算法实现。

---

**Algorithm 1** Multiplication in  $GF(2^{128})$ . Computes the value of  $Z = X \cdot Y$ , where  $X, Y$  and  $Z \in GF(2^{128})$ .

```

 $Z \leftarrow 0, V \leftarrow X$ 
for  $i = 0$  to 127 do
  if  $Y_i = 1$  then
     $Z \leftarrow Z \oplus V$ 
  end if
  if  $V_{127} = 0$  then
     $V \leftarrow \text{rightshift}(V)$ 
  else
     $V \leftarrow \text{rightshift}(V) \oplus R$ 
  end if
end for
return  $Z$ 

```

MultH模块的输入输出寄存器复用AES的寄存器。模块框图如图 9-11所示。

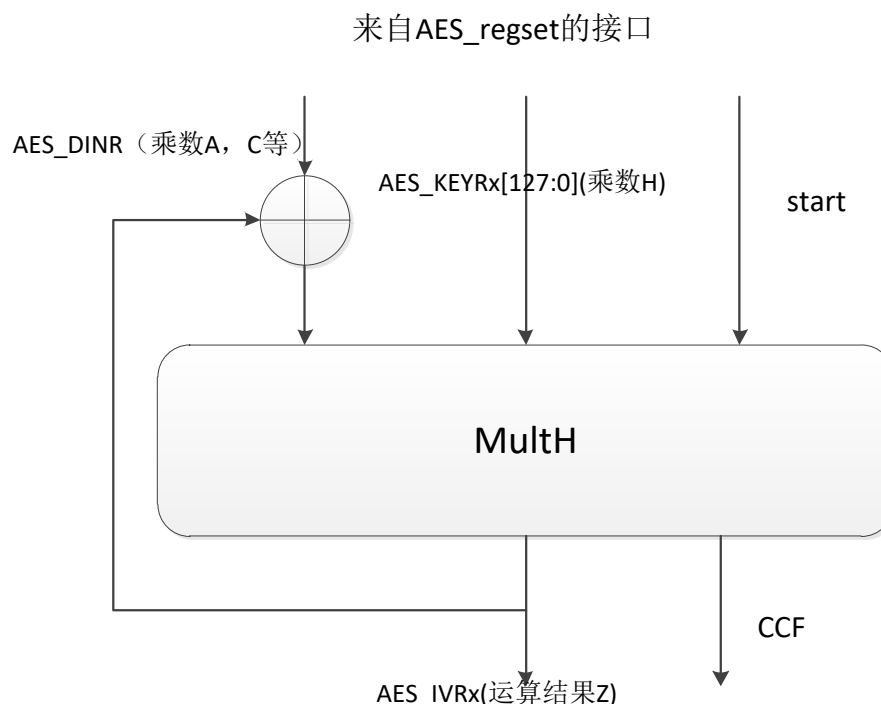


图 9-11 multH 模块框图

multH 模块的输入寄存器复用 AES 的输入寄存器 AES\_DINR 和 AES\_KEYx 的低 128bit。输出寄存器复用 AES\_IVR 寄存器。使用时配置 CHMOD[1:0] 寄存器为 MultH 模式，接着配置好 AES\_KEYx 和 AES\_IVR 寄存器输入和输出各 128bit，使能 EN，向 AES\_DINR 输入数据，等待 CCF 置起即计算完成。

注意：因为复用了寄存器，调用 multH 会冲掉 AES 的寄存器。所以使用完 multH 模块进行计算后如要再进行 AES 计算，需要重新写相关寄存器。

### 9.3.8 推荐的 GCM 流程

GCM 模式的实现需要软硬件配合，本文档提供一种推荐的使用方法。

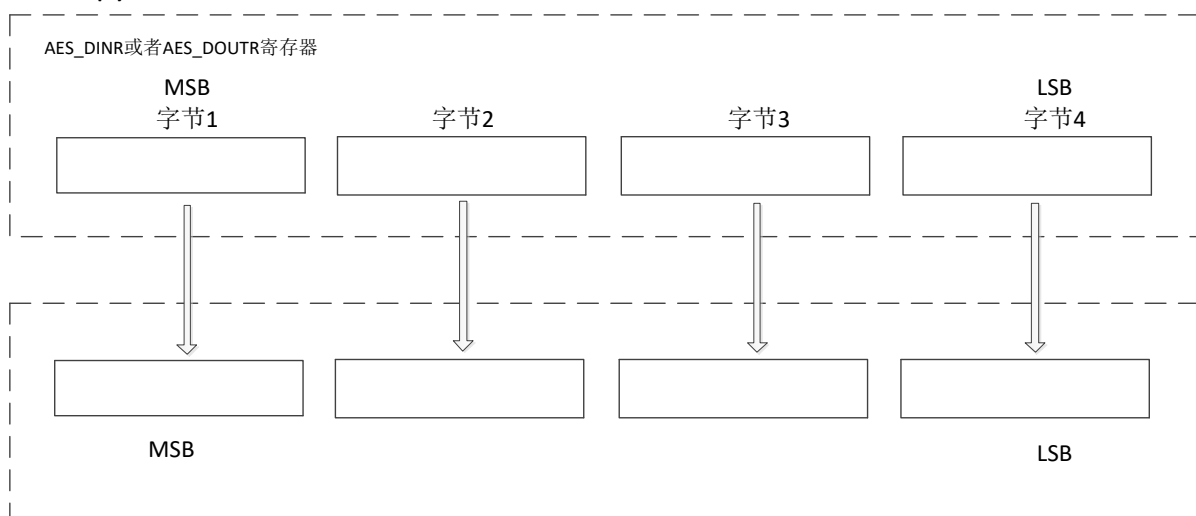
GCM 模式的加解密过程和 CTR 模式相同。认证过程时仅使用 MultH 模块而不用 AES 加解密。

- 调用一次 AES 模块计算 H。并存储。
- 调用一次 AES 模块计算 E (K, Y0)，并存储。
- 使用 CTR 模式开始连续数据的 AES 加解密操作。IV 寄存器初值为 Y1
- 使用 multH 模块连续计算 GHASH 结果
- 最终 GHASH 的结果异或上 E (K, Y0) 即可计算得到 tag 的值。

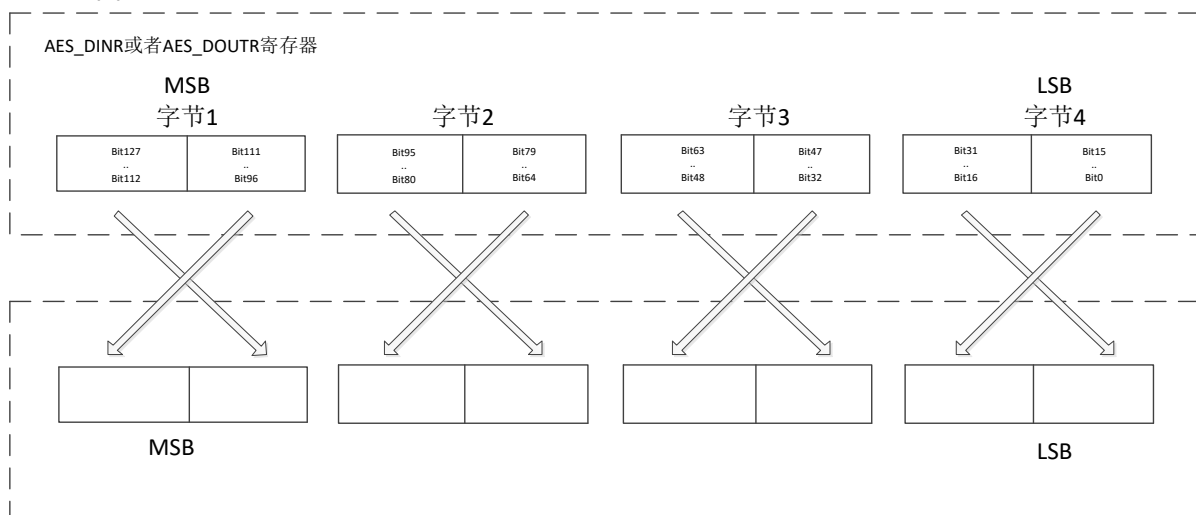
## 9.4 数据类型

AES 一次读写 32bit 数据，每 32bit 可以根据 DATATYPE[1:0] 寄存器的设置按照不同的方式交换数据的顺序。如图 9-12 所示。

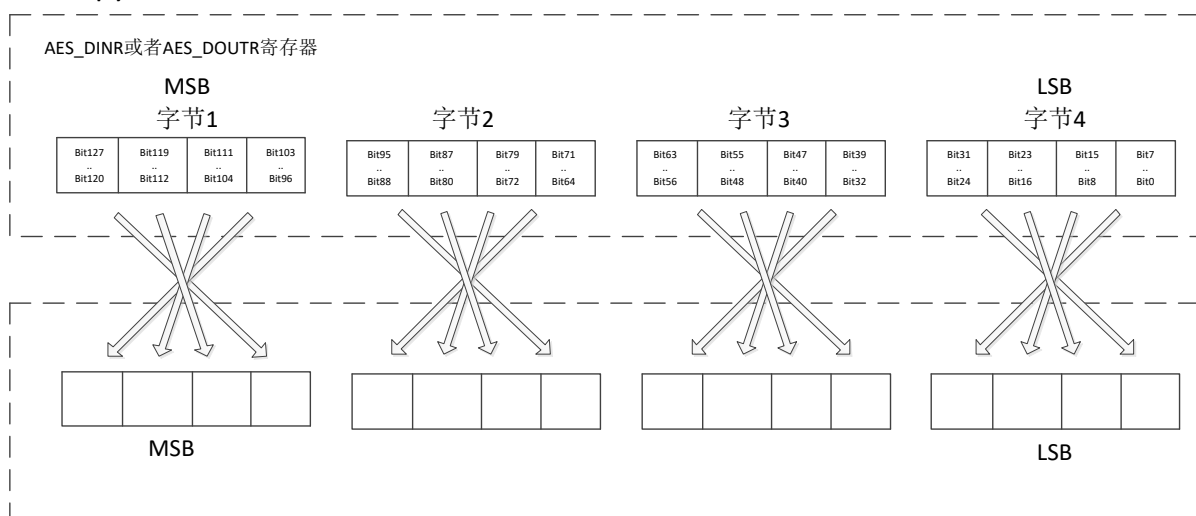
## Datatype 2'b00 : 不交换



## Datatype 2'b01 : 半字交换



## Datatype 2'b10 : 字节交换



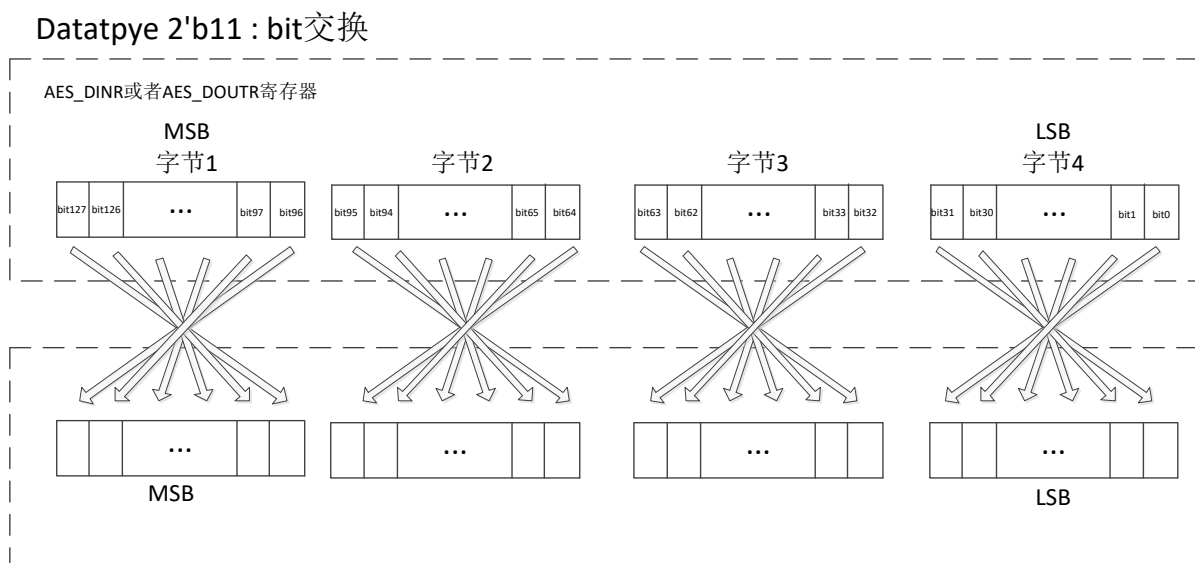


图 9-12 根据数据类型存储数据的示意图

## 9.5 工作流程

### 9.5.1 模式 1：加密

- 复位EN 重置AES模块
- 设置模式寄存器mode[1:0]=00，设置流数据处理模式寄存器CHMOD[1:0]
- 写AES\_KEYRx寄存器，CTR和CBC模式下写AES\_IVRx寄存器
- 写EN=1，使能AES
- 写AES\_DINR 寄存器4次
- 等待CCF标志置起
- 从AES\_DOUTR分4次读出加密结果
- 对于同一个key，重复步骤5,6,7对接下来的128bit block进行加密

步骤5-7如图所示。

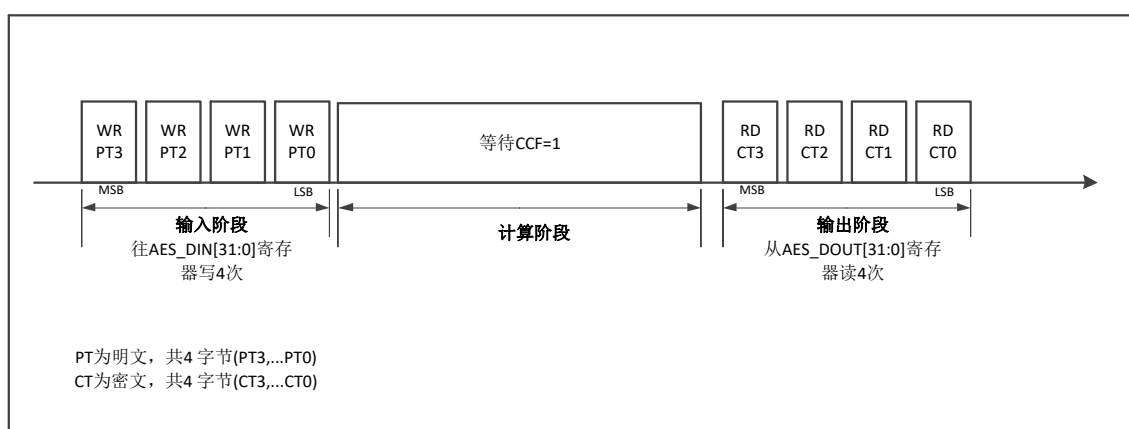


图 9-13 模式 1：加密流程

### 9.5.2 模式 2：密钥扩展

- 复位EN 重置AES模块
- 设置模式寄存器mode[1:0]=01，CHMOD[1:0]寄存器的值不关心。
- 写AES\_KEYRx寄存器。
- 写EN=1，使能AES
- 等待CCF标志置起
- 清除CCF标志，扩展完的key自动写回AES\_KEYRx寄存器。如果需要的话可以读取AES\_KEYRx寄存器获取结果。想要重新计算扩展密钥，重复步骤3,4,5,6。

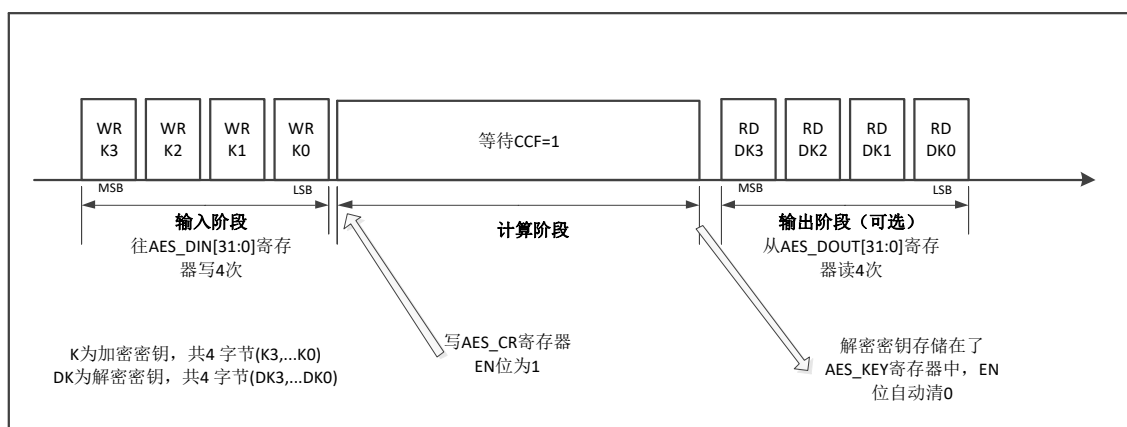


图 9-14 模式 2 示意图

### 9.5.3 模式 3：解密

- 复位EN 重置AES模块
- 设置模式寄存器mode[1:0]=10，设置流数据处理模式寄存器CHMOD[1:0]
- 写AES\_KEYRx寄存器（如果已经通过模式2计算得到了扩展密钥则可跳过这个步骤），CTR和CBC模式下写AES\_IVRx寄存器。
- 写EN=1，使能AES
- 写AES\_DINR 寄存器4次
- 等待CCF标志置起
- 从AES\_DOUTR分4次读出解密结果
- 对于同一个key，重复步骤5,6,7对接下来的128bit block进行解密

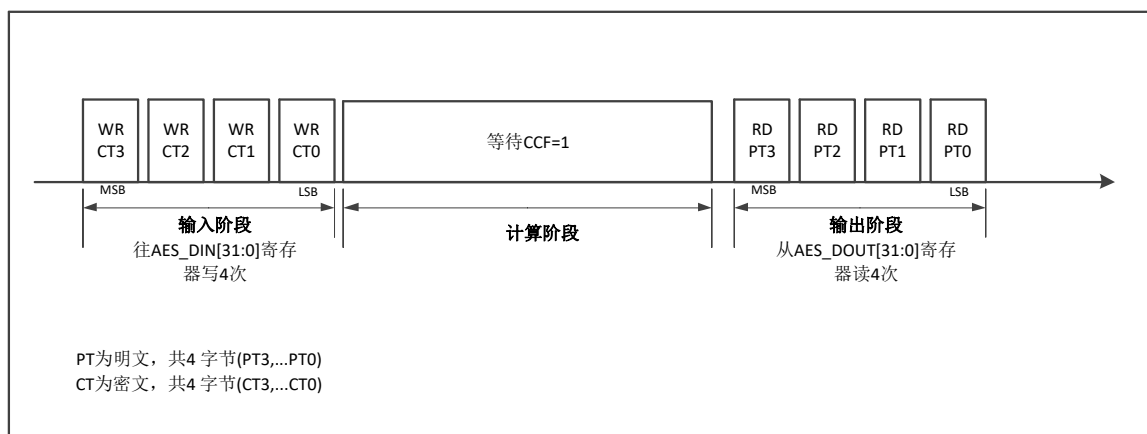


图 9-15 模式 3 示意图

### 9.5.4 模式 4：密钥扩展+解密

- 复位EN 重置AES模块
- 设置模式寄存器mode[1:0]=11，设置流数据处理模式寄存器CHMOD[1:0]。该模式在CTR模式下被禁止使用。如果设置mode[1:0]=11，CHMOD[1:0]=10，将强制进入CTR解密模式。
- 写AES\_KEYRx寄存器，CBC模式下写AES\_IVRx寄存器。
- 写EN=1，使能AES
- 写AES\_DINR 寄存器4次
- 等待CCF标志置起
- 从AES\_DOUTR分4次读出解密结果
- 对于同一个key，重复步骤5,6,7对接下来的128bit block进行解密

注意：该模式下AES\_KEYRx寄存器内存储的一直是加密密钥，扩展密钥每次都会在内部被重新计算而不会被存储到AES\_KEYRx寄存器中。

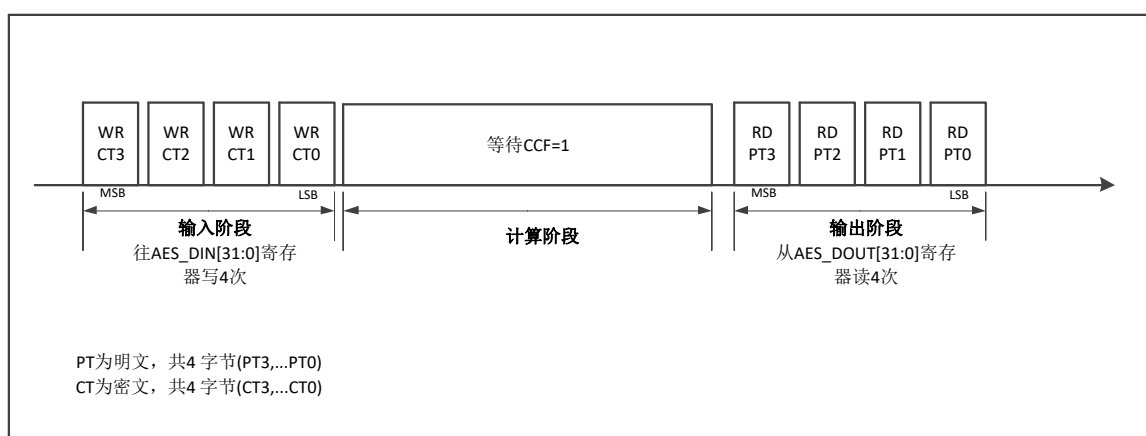


图 9-16 模式 4 示意图

### 9.5.5 使用 MultH 模块

- 复位EN 重置AES模块。
- 设置流数据处理模式寄存器CHMOD[1:0]=11。该模式下mode[1:0]寄存器的值不能够是01配置在模式2：密钥扩展下。同时配置mode[1:0]=01和CHMOD[1:0]=11会由于mode寄存器优先值更高而进行密钥扩展操作。
- 写AES\_KEYRx寄存器，高128bit为上一次计算输出值，若为第一轮计算，则初始值为0x00000000。低128bit为H的值。
- 写EN=1，使能multH模块。
- 写AES\_DINR 寄存器4次。MultH模块会把上一次的计算结果异或上AES\_DINR寄存器输入的值做为multH模块的一个乘数。所以把上一轮的计算结果赋为0x00000000，即实现了直接把AES\_DINR寄存器输入的值做为multH模块的一个乘数的功能。
- 等待CCF标志置起
- 从AES\_KEYRx[255:128]寄存器中读出计算结果。
- 对于同一个H，重复步骤5,6进行连续计算。即可实现了一个GMAC的功能。

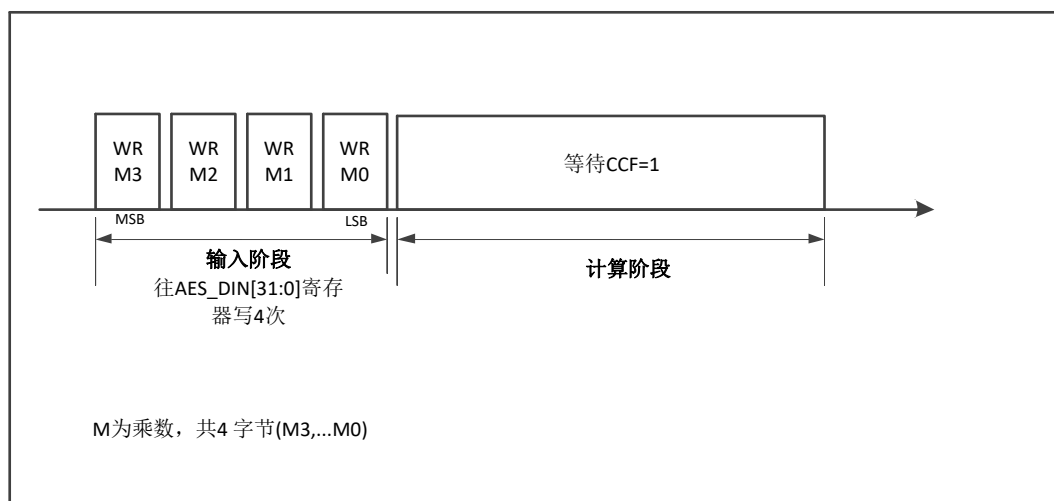


图 9-17 multH 模块使用流程示意图

## 9.6 DMA 接口

- 一个输入的请求通道：当DMAINEN为1时，每当AES在需要输入数据写入AES\_DINR寄存器的时候发起一个DMA的请求。
- 一个输出的请求通道：当DMAOUTEN为1时，每当AES在需要从AES\_DOUTR寄存器输出数据的时候发起一个DMA的请求。

每个阶段产生4次请求，在AES模块被关闭前对DMA的请求会一直产生。AES计算完128比特后就自动取新数据进行下次计算。

注意：DMA模式下DMAOUTEN=1时，CCF标志可能为高。

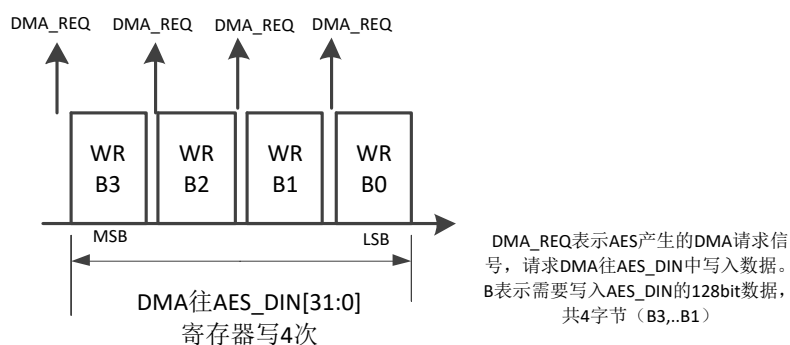


图 9-18 输入时 DMA 请求和数据传输示意图

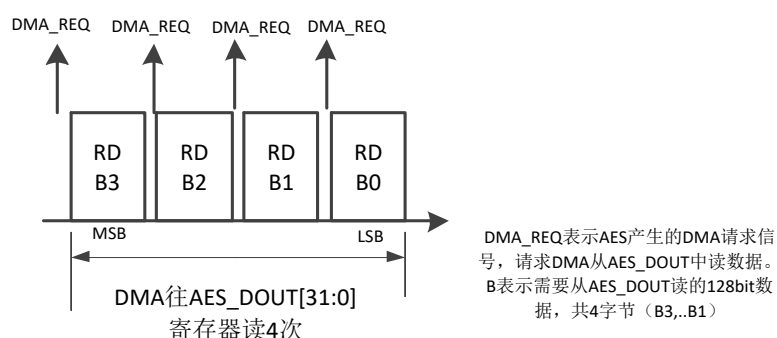


图 9-19 输出时 DMA 请求和数据传输示意图



### 9.6.1 MultH 模块与 DMA 间接口

MultH计算也可以通过DMA计算。当DMAINEN为1及CHMOD[1:0]=11时，每当AES在需要输入数据写入AES\_DINR寄存器的时候发起一个DMA的请求。该模式下配置DMAOUTEN=1无效AES不会产生DMA请求。

## 9.7 错误标志

在计算和输入阶段发生一个读操作，置起RDERR。

在计算和输出阶段发生一个写操作，置起WRERR。

产生错误后AES模块不会被硬件自动停止，会像正常一样继续运算。

## 9.8 寄存器

地址	名称	符号
0x40013800	AES 控制寄存器	AESCR
0x40013804	AES 中断标志寄存器	AESIF
0x40013808	AES 数据输入寄存器	AESDIN
0x4001380C	AES 数据输出寄存器	AESDOUT
0x40013810	AES 密钥寄存器 0	AESKEY0
0x40013814	AES 密钥寄存器 1	AESKEY1
0x40013818	AES 密钥寄存器 2	AESKEY2
0x4001381C	AES 密钥寄存器 3	AESKEY3
0x40013820	AES 密钥寄存器 4	AESKEY4
0x40013824	AES 密钥寄存器 5	AESKEY5
0x40013828	AES 密钥寄存器 6	AESKEY6
0x4001382C	AES 密钥寄存器 7	AESKEY7
0x40013830	AES 初始向量寄存器 0	AESIVR0
0x40013834	AES 初始向量寄存器 1	AESIVR1
0x40013838	AES 初始向量寄存器 2	AESIVR2
0x4001383C	AES 初始向量寄存器 3	AESIVR3

### 9.8.1 AES 控制寄存器

名称	AESCR							
地址	0x40013800							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-	KEYLEN		DMAOE N	DMAIEN	ERRIE	CCFIE	ERRC
位权限	U-0	R/W-00		R/W-0	R/W-0	R/W-0	R/W-0	W1C
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CCFC	CHMOD		MODE		DATATYP		AESEN
位权限	W1C	R/W-00		R/W-00		R/W-00		R/W-0

Bit	助记符	功能描述
31:15	--	RFU: 未实现, 读为 0
14:13	KEYLEN	AES 加密密钥长度, AESEN=1 时不可修改。 00: 128bit 01: 192bit 10: 256bit 11: 保留
12	DMAOEN	DMA 数据自动读出使能 0: 不开启 1: 开启 该位置位后在模式 1, 模式 3 和模式 4 下 AES 模块会自动产生 AES->RAM 的传输请求。模式 2 下不会产生。
11	DMAIEN	开启 DMA 数据自动写入使能 0: 不开启 1: 开启 该位设置为 1 后在模式 1, 模式 3 和模式 4 以及 MultH 模式下 AES 模块会自动产生 RAM->AES 的传输请求。模式 2 下不会产生。
10	ERRIE	错误标志 (RDERR 和 WRERR) 中断使能 0: 不使能 1: 使能
9	CCFIE	CCF 标志中断使能 0: 不使能 1: 使能
8	ERRC	清除错误标志 写 1 清除 WRERR 和 RDERR 错误标志 该位读出一直为 0
7	CCFC	清除 CCF 标志 写 1 清除 CCF 标志 该位读出一直为 0
6:5	CHMOD	AES 数据流处理模式, AESEN=1 时不可修改。 00: ECB 01: CBC 10: CTR 11: 使用 MultH 模块
4:3	MODE	AES 工作模式, AESEN=1 时不可修改。 00: 模式 1: 加密 01: 模式 2: 密钥扩展 10: 模式 3: 解密 11: 模式 4: 密钥扩展+解密 CTR 模式下配置成模式 4 将自动进入 CTR 的解密模式。即在 CHMOD=2'b10 时配置 MODE=2'b11, AES 将按照 MODE=2'b10 的情形执行。
2:1	DATATYP	选择数据类型, AESEN=1 时不可修改。具体交换规则可参考 AES 数据类型章节。 00: 32bit 数据不交换 01: 16bit 数据半字交换 10: 8bit 数据字节交换 11: 1bit 数据比特交换
0	AESEN	AES 使能

Bit	助记符	功能描述
		0: 不使能 1: 使能 在任何时候清除 AESEN 位都能够复位 AES 模块 在模式 2 下该位会在一次计算完成后硬件自动清 0

### 9.8.2 AES 中断标志寄存器

名称	AESIF							
地址	0x40013804							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					WRERR	RDERR	CCF
位权限	U-0					R/W1C-0	R/W1C-0	R/W1C-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2	WRERR	写错误标志: 在计算或输出阶段发生写操作时置位, 软件对 ERRC 寄存器写 1 清零
1	RDERR	读错误标志: 在计算或输入阶段发生读操作时置位, 软件对 ERRC 寄存器写 1 清零
0	CCF	AES 计算完成标志, 可以通过 CCFC 置 1 清除这个中断标志 1: 计算完成 0: 计算没有完成

### 9.8.3 AES 数据输入寄存器

名称	AESDIN							
地址	0x40013808							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	AESDIN[31:24]							
位权限	R/W-00000000							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	AESDIN[23:16]							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	AESDIN[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0

名称	AESDIN
地址	0x40013808
位名	AESDIN[7:0]
位权限	R/W-00000000

Bit	助记符	功能描述
31:0	AESDIN	<p>数据输入寄存器，当 AES 需要输入加解密数据时，应该往该寄存器连续写 4 次。</p> <p>模式 1（加密）：把明文从 MSB 到 LSB 分 4 次写入。</p> <p>模式 2（密钥扩展）：无需使用数据输入寄存器</p> <p>模式 3 和模式 4（解密）：把密文从 MSB 到 LSB 分 4 次写入。</p> <p>MultH 模式：把乘数 A 或 C 从 MSB 到 LSB 分 4 次写入。</p>

#### 9.8.4 AES 数据输出寄存器

名称	AESDOUT							
地址	0x4001380C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	AESDOUT[31:24]							
位权限	R/W-00000000							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	AESDOUT[23:16]							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	AESDOUT[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	AESDOUT[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:0	AESDOUT	<p>数据输出寄存器，当 AES 计算完成后，可以分四次读出加解密的结果。</p> <p>模式 1（加密）：把密文从 MSB 到 LSB 分 4 次读出。</p> <p>模式 2（密钥扩展）：无需使用数据输出寄存器</p> <p>模式 3 和模式 4（解密）：把明文从 MSB 到 LSB 分 4 次输出。</p> <p>MultH 模式：运算结果存储在 IVR 寄存器中，无需读取 AES_DOUTR 寄存器。</p>

【注】：在 APBCLK 进行分频的情况下，软件连续 4 次读取 AESDOUT 得到的 AES 加解密结果顺序是 AES\_DOUT[95:64]、AES\_DOUT[63:32]、AES\_DOUT[31:0]、AES\_DOUT[127:96]。在 APBCLK 不分频的情况下，读出顺序是 AES\_DOUT[127:96]、AES\_DOUT[95:64]、AES\_DOUT[63:32]、AES\_DOUT[31:0]。

## 9.8.5 AES 密钥寄存器

名称	AESKEYx (x=0~7)							
地址	0x40013810~0x4001382C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	AESKEYx[31:24]							
位权限	R/W-00000000							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	AESKEYx[23:16]							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	AESKEYx[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	AESKEYx[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:0	AESKEYx	AES 运算密钥，最长 256bit，AESKEY0 存放密钥最低 32bit，AESKEY7 存放密钥最高 32bit。 AESKEY0~3 在 MultH 模式下存放 H[127:0]

## 9.8.6 AES 初始向量寄存器

名称	AESIVRx (x=0~3)							
地址	0x40013830~0x4001383C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	AESIVRx[31:24]							
位权限	R/W-00000000							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	AESIVRx[23:16]							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	AESIVRx[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	AESIVRx[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:0	AESIVRx	AES 运算 128bit 初始向量，在 MultH 模式下保存运算结果。

## 10 随机数发生器 (TRNG)

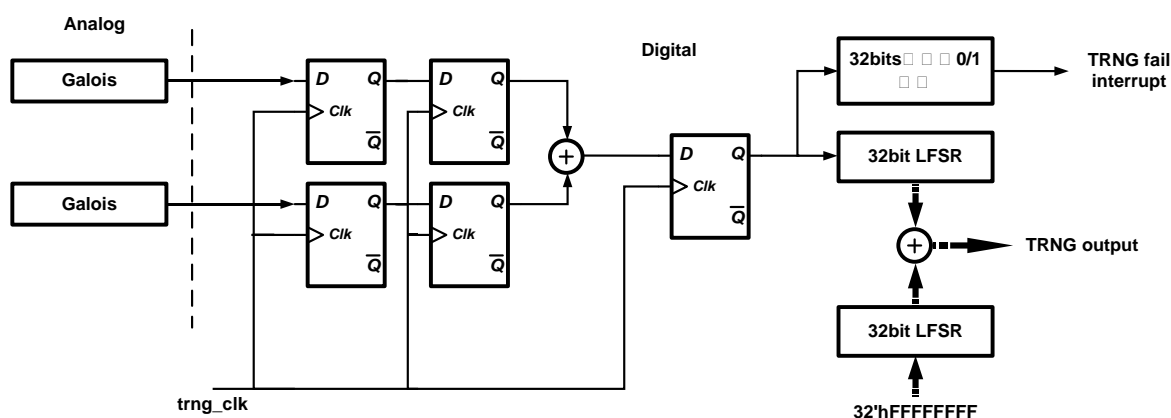
### 10.1 概述

FM33A0xx使用2个Galois真随机噪声源作为真随机数种子，配合简单在线检测（32位全0全1检测）、LFSR后处理、伪随机LFSR共同组成芯片的随机数发生器。

TRNG的启动测试和完整的在线测试功能需要固件实现。

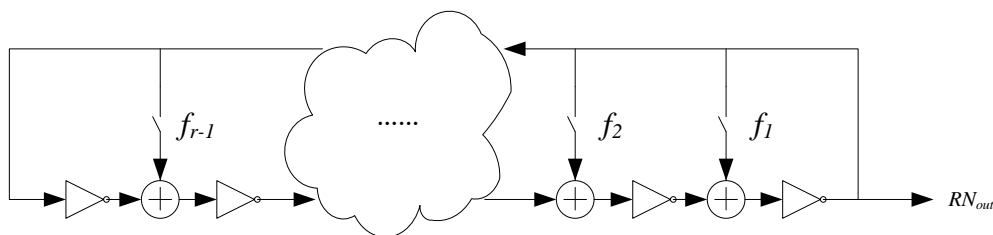
### 10.2 设计方案

#### 10.2.1 随机数产生



真随机源为2个Galois环振，环振输出pin使用底层金属布线，避免被探针攻击。Galois输出在数字电路内部异或并使用系统时钟采样，然后进行LFSR后处理。LFSR后处理之前经过随机数在线检测，如果发现连续32bit全0或全1的情况，则产生TRNG失效报警中断。同时为了避免小概率的真随机数性能不良情况，另外使用一组LFSR以32'hFFFFFFF为初始值，与后处理LFSR同步运算，并以两组LFSR按位异或后的结果作为最终的32bit随机数输出。

Galois环振电路结构如下图：



#### 10.2.2 CRC 运算

在进行CRC运算时，两组32bit LFSR分别作为输入数据寄存器和CRC运算寄存器，一次可以运算32bit数据的CRC结果。CRC运算前CPU需查询当前LFSR是否被占用，如LFSR空闲，方可以使用CRC功能。

CPU一旦启动CRC运算，LFSR自动置为复位值，随后进行32bit运算，运算结束后清除CRC启动寄存器，不产生中断；软件启动CRC后应连续查询启动寄存器状态，直到运算结束后再读取结果。

CRC多项式:

$$\text{CRC32} = X^{32} + X^{26} + X^{23} + X^{22} + X^{16} + X^{12} + X^{11} + X^{10} + X^8 + X^7 + X^5 + X^4 + X^2 + X^1 + X^0$$

软件操作流程:

- 查询LFSREN, 确认LFSR不在运行中
- 将待运算数据写入CRCDATA0~3
- 置位CRCEN
- 查询并等待CRCEN被清零
- 从LFSROUT0~3读出运算结果

## 10.3 寄存器

地址	名称	符号
0x4001238C	RNG 控制寄存器	TRNGCON
0x40013C04	随机数/CRC 结果输出寄存器	RNGOUT
0x40013C08	MASK 控制寄存器	MASKCTRL
0x40013C0C	RNG 中断使能寄存器	RNGIE
0x40013C10	RNG 中断标志寄存器	RNGIF
0x40013C14	CRC 控制寄存器	CRCCON
0x40013C18	CRC 输入数据寄存器	CRCIN
0x40013C1C	CRC 完成标志寄存器	CRCIF

### 10.3.1 TRNG 控制寄存器

名称	TRNGCON							
地址	0x4001238C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							RNGEN
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	RNGEN	RNG 使能寄存器, 软件写 1 启动, 完成随机数产生后自动清零 1: 启动 RNG 0: 关闭 RNG

## 10.3.2 随机数/CRC 结果输出寄存器

名称	RNGOUT							
地址	0x40013C04							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	RNGOUT[31:24]							
位权限	R							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	RNGOUT[23:16]							
位权限	R							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	RNGOUT[15:8]							
位权限	R							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RNGOUT[7:0]							
位权限	R							

Bit	助记符	功能描述
31:0	RNGOUT	随机数生成结果或 CRC 运算结果寄存器

## 10.3.3 MASK 控制寄存器

名称	MASKCTRL							
地址	0x40013C08							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						MASKEN	
位权限	U-0						R/W-01	

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1: 0	MASKEN	MASK 使能寄存器, 默认关闭 2'b01: 关闭 MASK 其他配置开启 MASK



## 10.3.4 RNG 中断使能寄存器

名称	RNGIE							
地址	0x40013C0C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							RNGIE
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	RNGIE	随机数生成失败中断使能寄存器 1: 使能随机数生成完成中断 0: 禁止随机数生成完成中断

## 10.3.5 RNG 中断标志寄存器

名称	RNGIF							
地址	0x40013C10							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							-
位权限	U-0							-
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						LFSREN	RNF
位权限	U-0						R-0	R/W-0

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1	LFSREN	LFSR 使能标志 1: LFSR 在运行中, 不可进行 CRC 验证 0: LFSR 不在运行中, 可进行 CRC 验证 注: 本寄存器不会引起模块中断, 仅供查询
0	RNF	随机数生成失败标志, 软件写 1 清 0 1: 随机数未能通过质量检测

Bit	助记符	功能描述
		0: 随机数通过质量检测

### 10.3.6 CRC 控制寄存器

名称	CRCCON							
地址	0x40013C14							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							CRCEN
位权限	U-0							R/W/Dy-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	CRCEN	CRC 使能控制寄存器, 软件写 1 启动 CRC, 运算完成后硬件自动清零 1: CRC 使能 0: CRC 关闭 LFSREN=1 时, CRC 不能启动

## 10.3.7 CRC 输入数据寄存器

名称	CRCIN							
地址	0x40013C18							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	CRCIN[31:24]							
位权限	R/W-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CRCIN[23:16]							
位权限	R/W-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CRCIN[15:8]							
位权限	R/W-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CRCIN[7:0]							
位权限	R/W-0							

Bit	助记符	功能描述
31:0	CRCIN	CRC 运算数据输入寄存器 在 LFSREN=1 时, 该寄存器无法写入数据

## 10.3.8 CRC 完成标志寄存器

名称	CRCFLAG							
地址	0x40013C1C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							CRCD
位权限	U-0							R/W-0

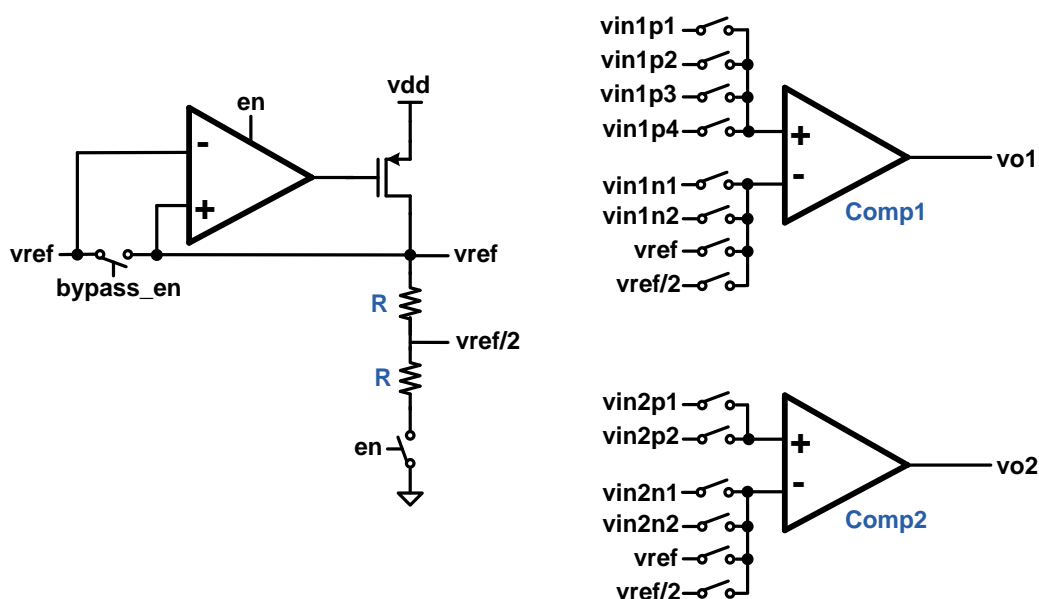
Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	CRCD	CRC 计算完成标志, 软件写 0 清零 1: CRC 计算完成 0: CRC 计算未完成

# 11 模拟比较器 (Comparator)

## 11.1 概述

- 两个比较器，Comp1为低功耗比较器，Comp2为rail-to-rail快速比较器
- 比较器负端输入为vref或者IO输入，比较器正端为IO输入
- Buffer有Bypass功能，Bypass使能有效则不经过Buffer直接输入至比较器
- Buffer有1/2分压功能

## 11.2 结构框图



比较器结构如上图所示，基准电压VREF输入经过BUFFER模块后输出VREF和VREF/2，BUFFER输出可以配置为BYPASS，在配置成BYPASS使能后，BUFFER功能关闭，VREF直接输出，无法输出VREF/2。COMP1和COMP2分别为低功耗比较器和快速比较器，输入端连接方式如结构图所示，两个比较器产生输出信号输出至数字电路。

其中Comp1输入电压范围0~VDD-0.7V，建立时间小于10us，传输延迟小于5us。  
Comp2输入电压范围0~VDD，建立时间小于15us，传输延迟小于2us。

## 11.3 寄存器

地址	名称	符号
0x40012840	COMP1 控制寄存器	COMP1CR
0x40012844	COMP2 控制寄存器	COMP2CR
0x40012848	COMP 中断配置寄存器	COMPICR
0x4001284C	COMP 中断标志寄存器	COMPIF

## 11.3.1 COMP1 控制寄存器

名称	COMP1CR							
地址	0x40012840							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							CMP1O
位权限	U-0							R
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-			V1PSEL		V1NSEL		CMP1EN
位权限	U-0			R/W-00		R/W-00		R/W-0

Bit	助记符	功能描述
31:9	--	RFU: 未实现, 读为 0
8	CMP1O	比较器 1 输出, 软件只读
7:5	--	RFU: 未实现, 读为 0
4:3	V1PSEL	比较器 1 正极输入选择 00: PF6 01: PF2 10: PG2 11: PG3
2:1	V1NSEL	比较器 1 负极输入选择 00: PF5 01: PF1 10: Vref 0.8V 11: Vref/2 0.4V
0	CMP1EN	比较器 1 使能位 0: 关闭比较器 1 1: 使能比较器 1

## 11.3.2 COMP2 控制寄存器

名称	COMP2CR							
地址	0x40012844							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							CMP2O
位权限	U-0							R

名称	COMP2CR							
地址	0x40012844							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				V2PSEL	V2NSEL		CMP2EN
位权限	U-0				R/W-0	R/W-00		R/W-0

Bit	助记符	功能描述
31:9	--	RFU: 未实现, 读为 0
8	CMP2O	比较器 2 输出, 软件只读
7:4	--	RFU: 未实现, 读为 0
3	V2PSEL	比较器 2 正极输入选择 0: PC15 1: PE4
2:1	V2NSEL	比较器 2 负极输入选择 00: PC14 01: PE3 10: Vref 0.8V 11: Vref/2 0.4V
0	CMP2EN	比较器 2 使能位 0: 关闭比较器 1 1: 使能比较器 1

### 11.3.3 COMP 中断配置寄存器

名称	COMPICR							
地址	0x40012848							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-						CMP2DF	CMP1DF
位权限	U-0						R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	BUFBYP	BUFENB	CMP2SEL		CMP1SEL		CMP2IE	CMP1IE
位权限	RW-0	RW-1	R/W-00		R/W-00		R/W-0	R/W-0

Bit	助记符	功能描述
31:10	--	RFU: 未实现, 读为 0
9	CMP2DF	比较器 2 数字滤波使能 0: 禁止数字滤波 1: 使能数字滤波
8	CMP1DF	比较器 1 数字滤波使能 0: 禁止数字滤波 1: 使能数字滤波
7	BUFBYP	比较器 Buffer Bypass

Bit	助记符	功能描述
		0: 不 Bypass 比较器 Buffer 1: Bypass 比较器 Buffer
6	BUFENB	比较器 Buffer 使能 0: 使能比较器 Buffer 1: 禁止比较器 Buffer
5:4	CMP2SEL	比较器 2 中断源选择 00/11: 比较器 2 输出上升或下降沿产生中断 01: 比较器 2 输出上升沿产生中断 10: 比较器 2 输出下降沿产生中断
3:2	CMP1SEL	比较器 1 中断源选择 00/11: 比较器 1 输出上升或下降沿产生中断 01: 比较器 1 输出上升沿产生中断 10: 比较器 1 输出下降沿产生中断
1	CMP2IE	比较器 2 中断使能
0	CMP1IE	比较器 1 中断使能

\*注: 为了避免误触发中断, 应在关闭中断使能的情况下设置中断源选择寄存器。

#### 11.3.4 COMP 中断标志寄存器

名称	COMPIF							
地址	0x4001284C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						CMP2IF	CMP1IF
位权限	U-0						R/W1C	R/W1C

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1	CMP2IF	比较器 2 中断标志, 硬件置位, 软件写 1 清零
0	CMP1IF	比较器 1 中断标志, 硬件置位, 软件写 1 清零

# 12 I<sup>2</sup>C

## 12.1 概述

I<sup>2</sup>C 模块实现 MCU 与外部 I<sup>2</sup>C 接口器件之间的同步通信，硬件实现串并转换。支持 I<sup>2</sup>C 的主机模式，不支持从机模式和多主机模式。

- 特点：
- 只支持 I<sup>2</sup>C 主机模式，不支持从机模式和多主机模式
  - 支持 7 位或 10 位从机地址
  - 传输速度支持标准模式(100K)和快速模式(400K)
  - 支持 DMA

## 12.2 接口时序

### 12.2.1 接口时序图

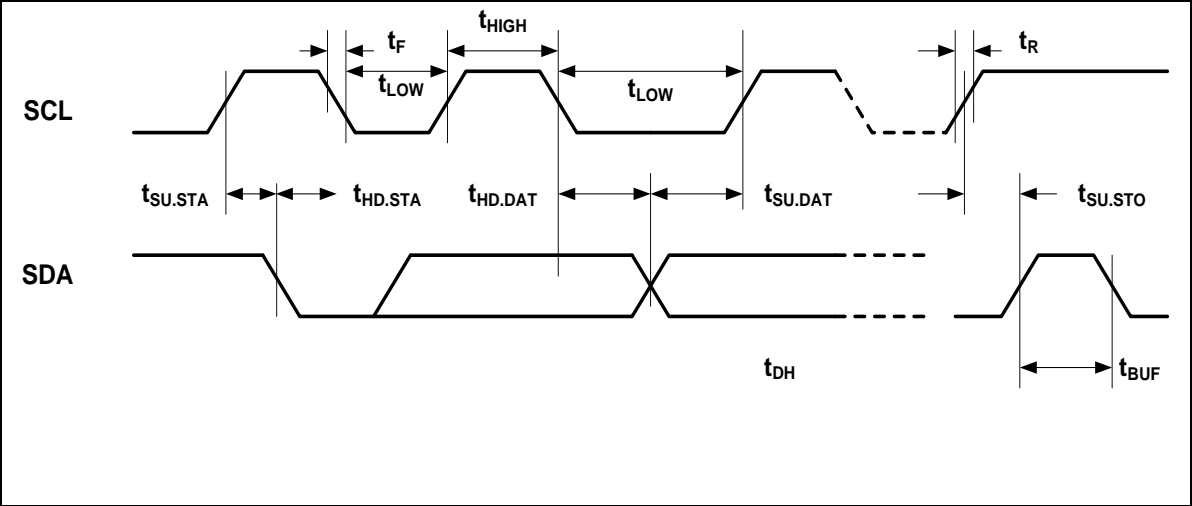


图 12-1 I<sup>2</sup>C 总线时序

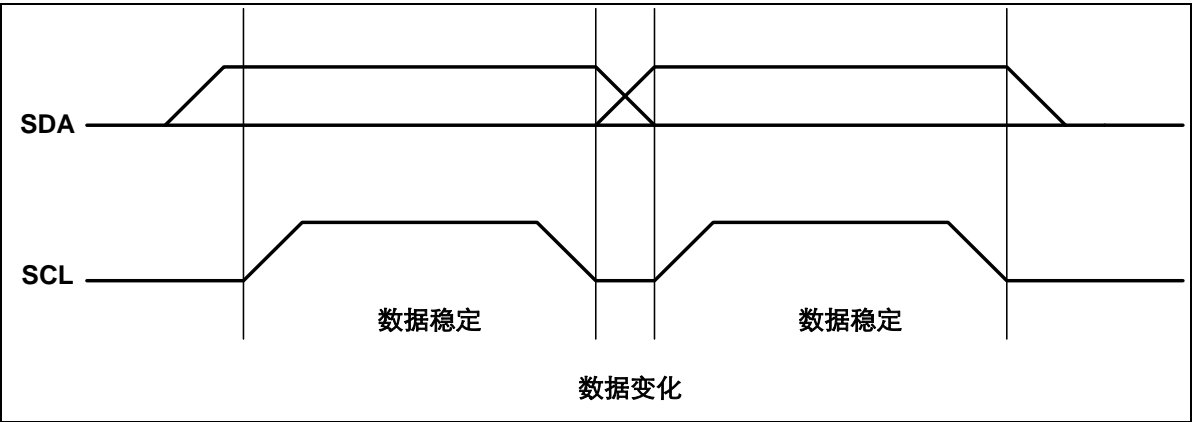


图 12-2 数据有效时序



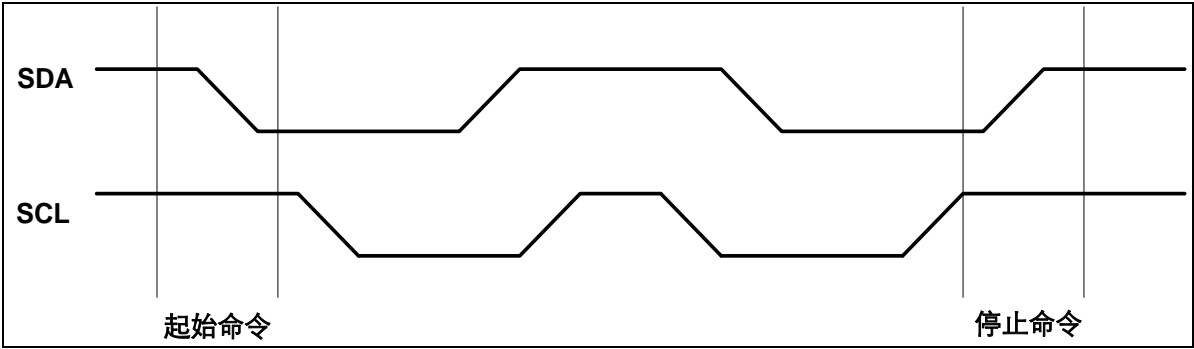


图 12-3 起始（Start）与停止(Stop)命令定义

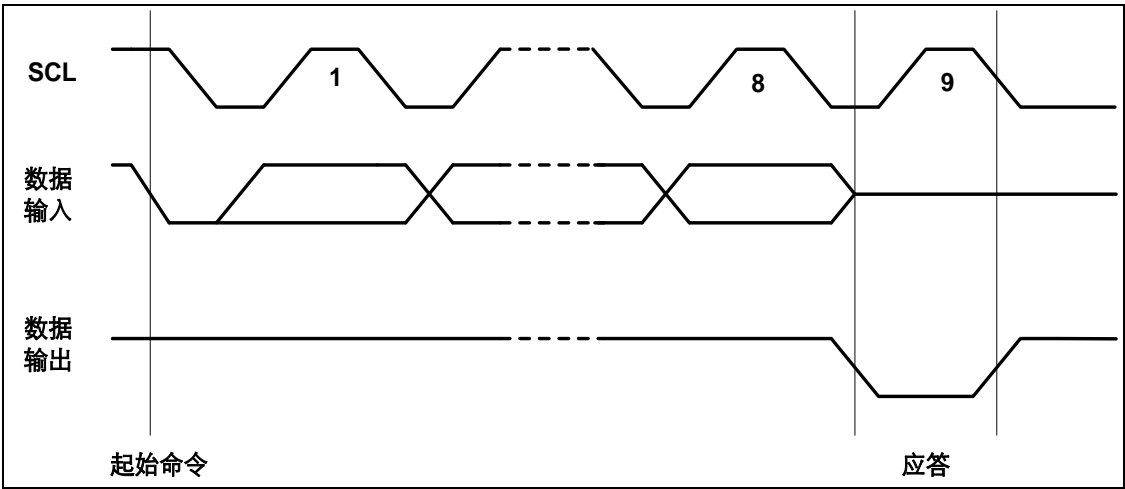


图 12-4 输出应答(ACK)

### 12.2.2 接口时序描述

**时钟有效时序：**SDA 引脚通常被外围器件拉高。SDA 引脚的数据应在 SCL 为低时变化（参见图 12-2）；当数据在 SCL 为高时变化，将视为下文所述的一个起始或停止命令。

**起始命令：**当 SCL 为高，SDA 由高到低的变化被视为起始命令，必须以起始命令作为任何一次读/写操作命令的开始（参见图 12-3）。

**停止命令：**当 SCL 为高，SDA 由低到高的变化被视为停止命令，在一个读操作后，停止命令会使 EEPROM 进入等待态低功耗模式（参见图 12-3）。

**输出应答：**SDA 上的数据都是以 8 位为一组串行输入和输出的，MSB 先发，接收方在收完每个字节后应当在第 9 个周期回发一个回应 acknowledge 位（以下简称 ack），ack 的时钟由主机提供。发送方在 ack 期间悬空 SDA，接收方须将 SDA 拉低，确保 ack 时钟高电平期间 SDA 为低，形成有效的 ack 信号(参见图 12-4)。

编号	参数	符号	标准模式（100K）		快速模式(400K)		单位
			最小值	最大值	最小值	最大值	
SCL 时钟频率	$F_{SCL}$		0	100	0	400	KHz
启动条件建立时间	$T_{SU:STA}$		4.7	—	0.6	—	us
启动条件保持时间	$T_{HD:STA}$		4.0	—	0.6	—	us
时钟低电平时间	$T_{LOW}$		4.7	—	1.3	—	us
时钟高电平时间	$T_{HIGH}$		4.0	—	0.6	—	us

编号	参数	符号	标准模式（100K）		快速模式(400K)		单位
			最小值	最大值	最小值	最大值	
数据输入建立时间	$T_{SU:DAT}$		250	—	100 <sup>(4)</sup>	—	ns
数据输入保持时间	$T_{HD:DAT}$		5.0 0 <sup>(2)</sup>	— 3.45 <sup>(3)</sup>	— 0 <sup>(2)</sup>	— 0.9 <sup>(3)</sup>	us us
SDA 和 SCL 上升时间	$T_R$		—	1000	20+0.1Cb <sup>(5)</sup>	300	ns
SDA 和 SCL 下降时间	$T_F$		—	300	20+0.1Cb <sup>(5)</sup>	300	ns
停止条件建立时间	$T_{SU:STO}$		4.0	—	0.6	—	us
总线空闲时间	$T_{BUF}$		4.7	—	1.3	—	us
总线的容性负载	Cb		—	400	—	400	Pf
噪声容限低值	$V_{nL}$		0.1V <sub>DD</sub>	—	0.1V <sub>DD</sub>	—	V
噪声容限高值	$V_{nH}$		0.2V <sub>DD</sub>	—	0.2V <sub>DD</sub>	—	V

表 12-1 I<sup>2</sup>C 接口时序要求

## 12.3 I<sup>2</sup>C 工作流程

FM33A0XX的I2C接口只用作主机，且不支持多主机，因此挂在总线上的其他设备都是从机。总线上总是由主机提供同步时钟SCL，SDA数据流方向可以是主机发送从机接收，或者从机发送主机接收。

### 12.3.1 数据发送流程

典型的主机向从机发送数据流程图如图 12-5所示。

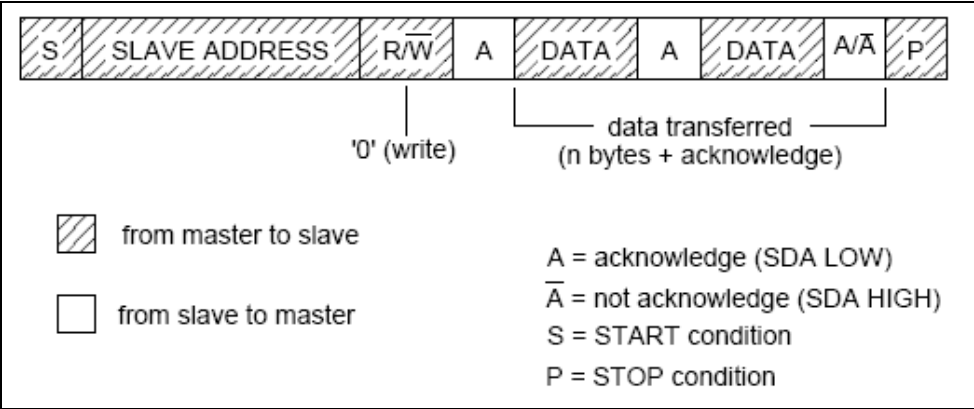


图 12-5 主机向从机发送数据流程图

- 1、主机发起 START 时序
- 2、主机发送从机地址，从机地址包含 7 位从机地址和 1 位 R/W 标志位，发送数据时 R/W 位为 0。
- 4、主机发送第一帧 8 位数据。
- 5、主机在每次发送完 8 位数据后，会在第 9 个 clock 判断是否检测到有效的 ack，如果主机检测到 ack 成功后，会继续输出下一组 8 位的数据。
- 6、若从机无法响应 ack，主机检测到 ack 失败后应发送 STOP 时序终止发送。

注：从机地址包含 7 位从机地址和 1 位 R/W 标志位。

软件启动 I2C 发送的操作流程如下图：

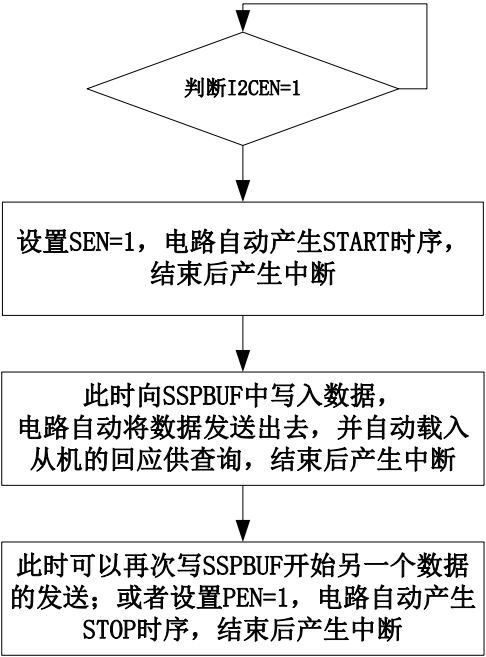


图 12-6 I2C 软件发送数据流程图

12.3.2 数据接收流程

典型的主机从从机读取数据流程图如图 12-7所示。

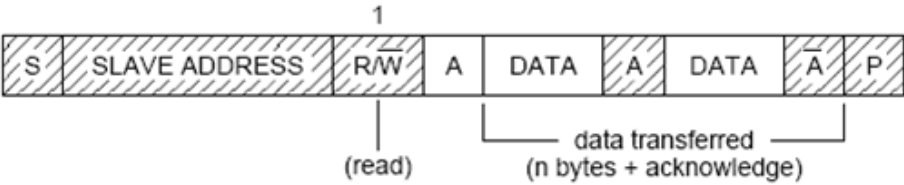


图 12-7 典型的主机从从机读取数据流程图

- 1、 主机发起 START 时序
- 2、 主机发送从机地址，从机地址包含 7 位从机地址和 1 位 R/W 标志位，数据读取时 R/W 位为 1。
- 3、 此时设置 SSPCON.RCEN 为 1，主机自动转为接受状态
- 4、 主机开始接收第一帧 8 位数据，并在第 9 个 clock 向从机发送有效 ack,从而继续读取下一帧 8 位数据。
- 5、 主机读取结束后，发送 STOP 时序终止读取。

软件启动 I2C 接收的操作流程如下图（左右分别为 7 位从机地址和 10 位从机地址）：

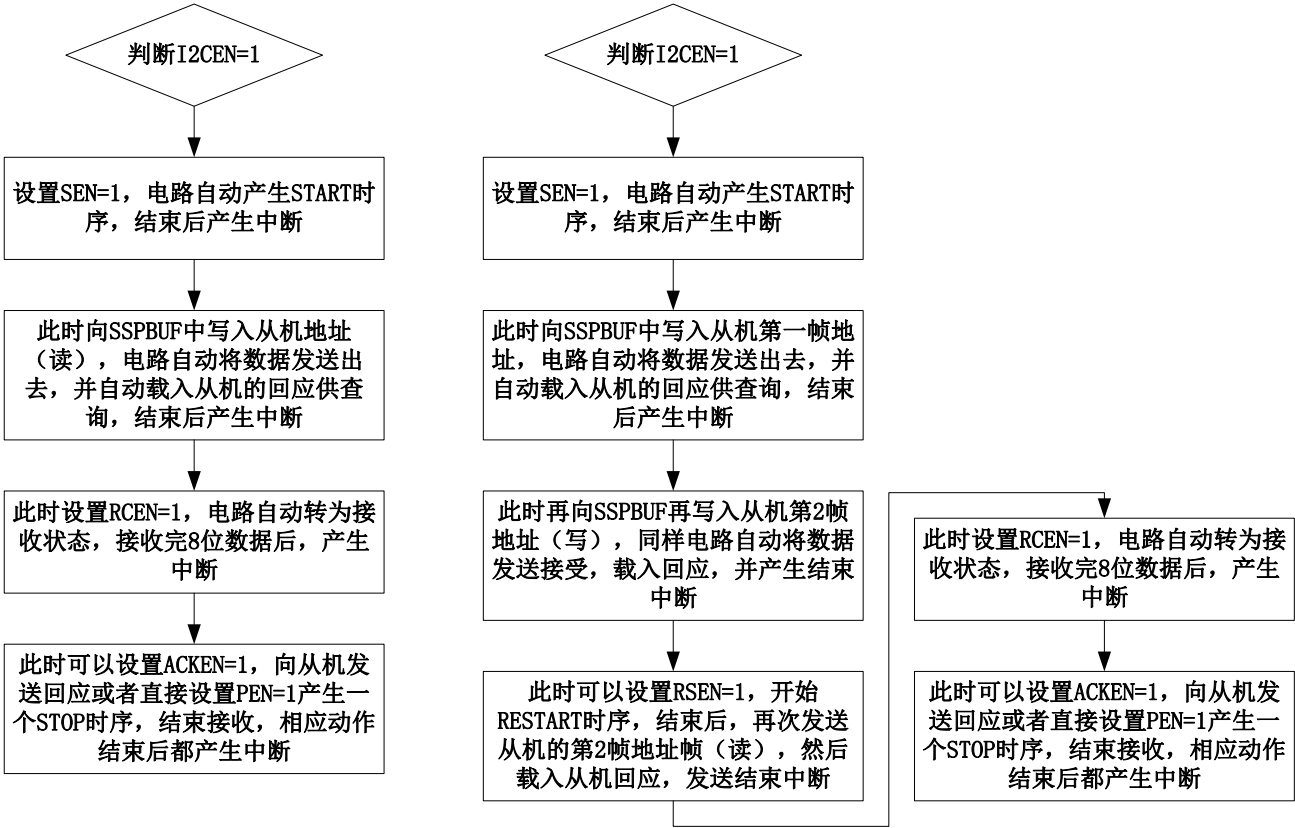


图 12-8 I2C 软件从从机读取数据流程图

12.3.3 数据双向数据读写流程

典型的双向数据读写流程图如图 12-9 所示。在主机发送或读取数据过程中，主机可以通过发送 Repeated Start 时序来重新启动一次新的发送或读取通信，所以主机在一次流程中，即可以有数据发送也可以有数据读取。

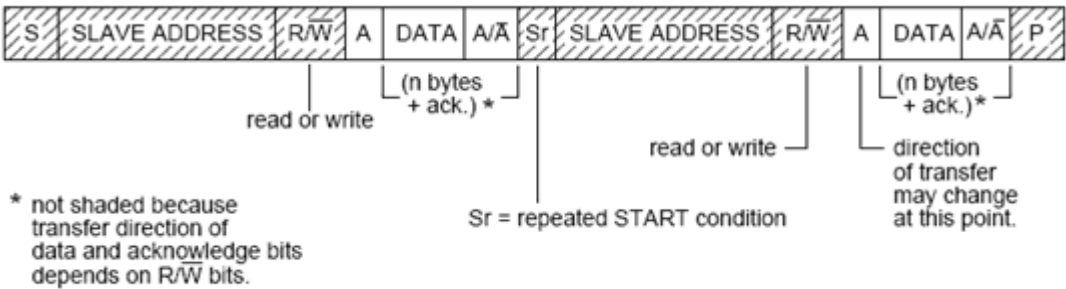


图 12-9 典型的双向数据读写流程图

12.3.4 DMA 支持

在 DMA 模式下，DMA 从 RAM 向 I2C 搬运数据时，I2C 硬件自动设置 SEN=1，其他步骤按照正常流程即可，如图 12-10 所示；DMA 从 I2C 向 RAM 搬运数据时，I2C 硬件自动设置 RCEN=1，其他步骤按照正常流程即可，如图 12-11 和图 12-12 所示。

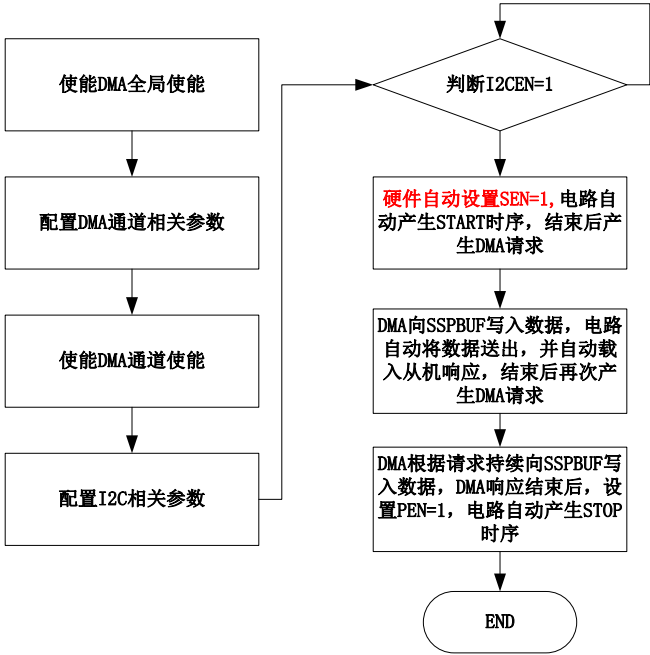


图 12-10 DMA 发送数据流程图

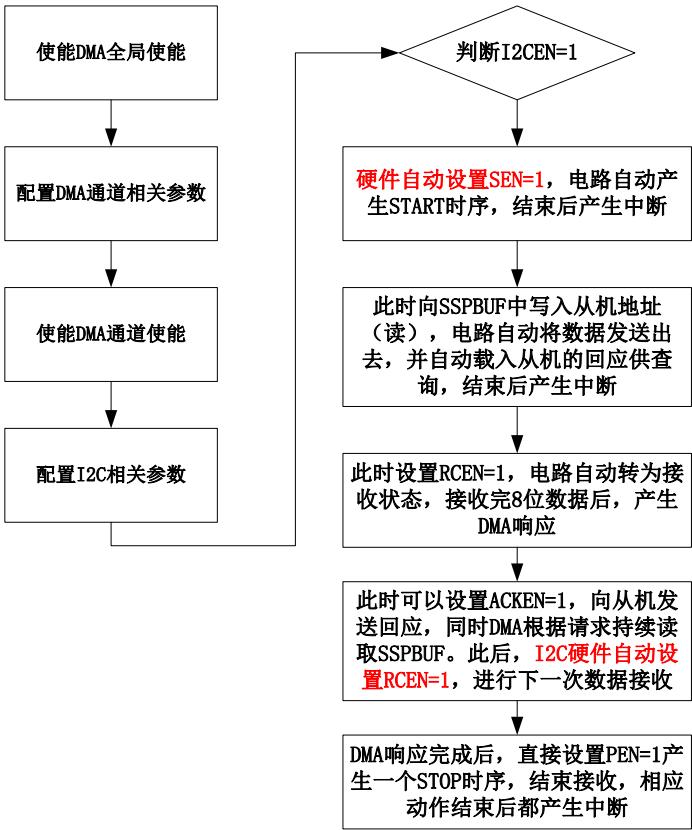


图 12-11 DMA 接收数据流程图 (7-bit 从机地址)

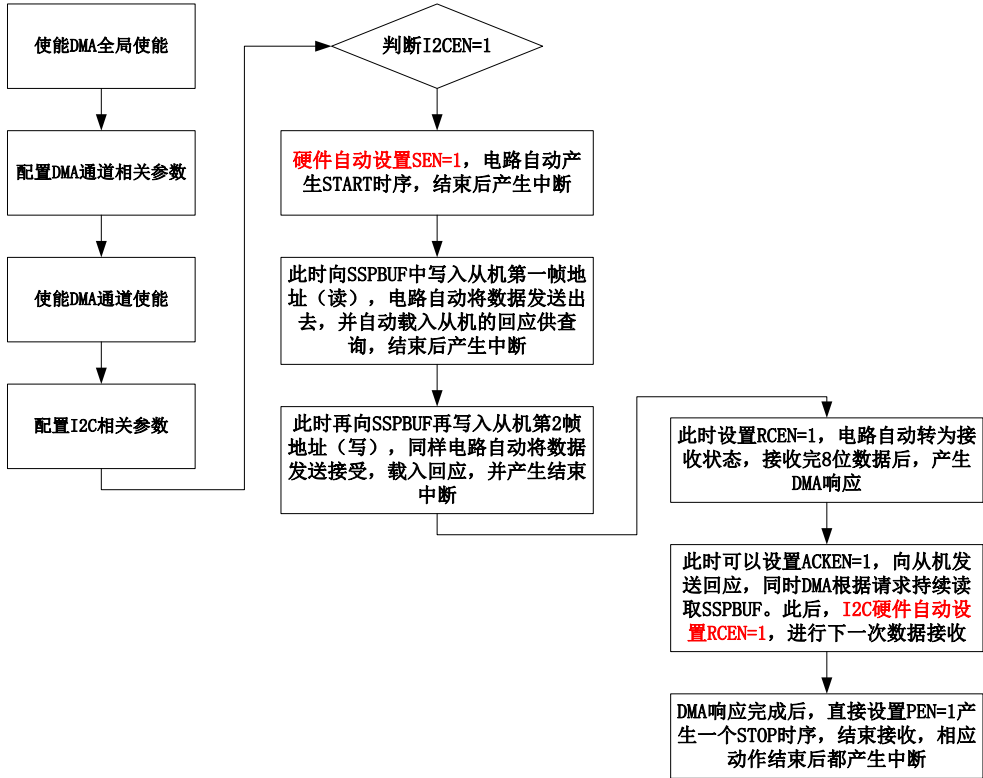


图 12-12 DMA 接收数据流程图（10-bit 从机地址）

12.4 I<sup>2</sup>C 配置

12.4.1 IO 配置

FM33A0xx 最多有两组引脚用于数据传输，开始 I2C 通信前需将对应引脚的 FCR 寄存器设置为 AF：  
SDA: PA15/PE6  
SCL: PA14/PE5  
注意，如果 PA15 和 PE6 同时配置为 AF 功能，则 PA15 被连接到 I2C 模块，PE6 无效；如果 PA14 和 PE5 同时配置为 AF 功能，则两个引脚都会输出 SCL 信号

12.4.2 波特率配置

SSPBRG[8:0]波特率配置寄存器用于产生通信波特率。SSPBRG 是 9 bit 波特率分频系数，波特率计算公式如下：  
 $T_{scl} = 2T_{brg}$   
 $T_{brg} = 2 \times T_{APBCLK} \times (SSPBRG[8:0] + 1)$ ； $T_{APBCLK}$  为 APB 时钟周期，即：

$SSPBRG = F_{APBCLK} / (4 \times F_{SCL}) - 1$

例如对于 100k 波特率，若 APB 时钟为 8M，则 SSPBRG=19。  
表 12-2 是不同系统时钟频率下常用的波特率及 SSPBRG 设置值：

波特率 (kHz)	系统时钟 (MHz)	SSPBRG 值 (十进制)	实际波特率 (kHz)	误差
100	8	19	100	0.00%
	4	9	100	0.00%

波特率 (kHz)	系统时钟 (MHz)	SSPBRG 值 (十进制)	实际波特率 (kHz)	误差
400	2	4	100	0.00%
	8	4	400	0.00%
	4	2	333.33	-16.67%

表 12-2 常用时钟频率下波特率计算

## 12.5 寄存器

地址	名称	符号
0x40012400	I2C 控制寄存器	I2CCTRL
0x40012404	I2C 状态寄存器	I2CSTA
0x40012408	I2C 波特率设置寄存器	I2CBRG
0x4001240C	I2C 收发缓冲寄存器	I2CBUF
0x40012410	I2C 中断寄存器	I2CIR
0x40012418	I2C 错误标志寄存器	I2CERR

### 12.5.1 I2C 控制寄存器

名称	I2CCTRL							
地址	0x40012400							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-	SCLHL	SDAHL	ACKEN	RCEN	PEN	RSEN	SEN
位权限	U-0	R/W-1	R/W-1	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							I2CEN
位权限	U-0							R/W-0

位号	位名	说明
31:15	--	RFU: 未实现, 读为 0
14	SCLHL	当 I2C 模块禁止时, SCL 固定为高低电平控制位 1 = 将 SCL 信号转化为高电平, 如非必要, 建议常态设为 1 0 = 将 SCL 信号转化为低电平
13	SDAHL	当 I2C 模块禁止时, SDA 固定为高低电平控制位 1 = 将 SDA 信号转化为高电平, 如非必要, 建议常态设为 1 0 = 将 SDA 信号转化为低电平
12	ACKEN	主控接收模式下, 主机给从机回应使能位 1 = 主机发送回应 ACKDT 给从机 0 = 主机不响应从机
11	RCEN	主控接收模式下, 接收使能位 1 = 主机接收使能 0 = 接收禁止



位号	位名	说明
10	PEN	<b>STOP 时序产生使能控制位</b> 1 = STOP 时序产生使能 0 = STOP 时序产生禁止
9	RSEN	<b>Repeated START 时序产生使能控制位</b> 1 = Repeated START 时序产生使能 0 = Repeated START 时序产生禁止
8	SEN	<b>START 时序产生使能控制位</b> 1 = START 时序产生使能 0 = START 时序产生禁止
7:1	--	RFU: 未实现, 读为 0
0	I2CEN	<b>I2C 模块使能控制位</b> 1 = I2C 使能 0 = I2C 禁止, (并复位状态机至 idle 状态, 清除所有错误状态及标志, 使得 I2C 模块可由初始态重新进行工作, 并释放对 SCL 和 SDA 的控制)

### 12.5.2 I2C 状态寄存器

名称	I2CSTA							
地址	0x40012404							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	WCOL	RW	P	S	BF	ACKSTA	ACKDT
位权限	U-0	R/W-0	R-0	R-0	R-0	R-0	R/W-0	R/W-0

位号	位名	说明
31:7	--	RFU: 未实现, 读为 0
6	WCOL	<b>写冲突检测位, MCU 只能在完成 START 时序或完成一帧读写之后才能写 SSPBUF, 否则发生写冲突; 硬件置位, 软件写 1 清零</b> 1 = 发送写冲突 0 = 未发生冲突、
5	RW	<b>I2C 接口状态位</b> 1 = 接口处于读写状态, 正在进行数据传输, 0 = 已完成数据传输
4	P	<b>STOP 标志位, MCU 查询后硬件清 0</b> 1 = 检测到 STOP 时序 0 = 未检测到 STOP 时序
3	S	<b>START 标志位, MCU 查询后硬件清 0</b> 1 = 检测到 START 时序 0 = 未检测到 START 时序
2	BF	<b>缓冲器满状态位</b>



位号	位名	说明
		接收: 1 = 接收完成, SSPBUF 满 0 = 接收未完成, SSPBUF 空 发送: 1 = 正在发送, SSPBUF 满 0 = 发送完成, SSPBUF 空
1	ACKSTA	主控发送模式下, 来自从机的回应信号 1 = 从机无回应 0 = 接收到从机的回应 0
0	ACKDT	主控接收模式下, 主机回应信号的状态 1 = 主机将不给从机回应 0 = 主机将给从机的回应为 0

### 12.5.3 波特率设置寄存器

名称	I2CBRG							
地址	0x40012408							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							SSPBRG[8]
位权限	U-0							R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SSPBRG[7:0]							
位权限	R/W-00010011							

位号	位名	说明
31:9	--	RFU: 未实现, 读为 0
8:0	SSPBRG	SCL 波特率分频配置

### 12.5.4 收发缓冲寄存器

名称	I2CBUF							
地址	0x4001240C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							

名称	I2CBUF							
地址	0x4001240C							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SSPBUF							
位权限	R/W-00000000							

位号	位名	说明
31:8	--	RFU: 未实现, 读为 0
7:0	SSPBUF	SSPBUF[7:0]: 数据的读写通过对 SSPBUF 的操作完成。发送时, 对 SSPBUF 执行写操作, 同时也载入数据收发移位寄存器(SSPSR); 接收时, SSPBUF 与 SSPSR 组成双缓冲结构, 读出数据为 SSPBUF 的数据。接收完一个字节的的数据, SSPSR 将数据载入 SSPBUF, 同时置位 I2CIF。SSPSR 不是直接寄存器, 没有物理地址。

### 12.5.5 中断寄存器

名称	I2CIR							
地址	0x40012410							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DUMMY		-				I2CIE	I2CIF
位权限	R/W-0		U-0				R/W-0	R/W-0

位号	位名	说明
31:8	--	RFU: 未实现, 读为 0
7:6	DUMMY	预留 可读写, 无功能
5:2	--	RFU: 未实现, 读为 0
1	I2CIE	I2C 中断使能控制位 1 = I2C 中断使能 0 = I2C 中断禁止
0	I2CIF	I2C 中断标志位, 硬件置位, 软件写 1 清零 1 = 产生 I2C 中断 0 = 未产生 I2C 中断

### 12.5.6 错误标志寄存器

名称	I2CERR							
地址	0x40012418							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							ERRIE
位权限	U-0							R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					OIERR	SDERR	IERR
位权限	U-0					R/W-0	R/W-0	R/W-0

位号	位名	说明
31:9	--	RFU：未实现，读为 0
8	ERRIE	错误标志中断使能
7:3	---	未实现，读为 0
2	OIERR	<b>OP_IDLE</b> 状态下错误标志位 硬件置位，软件写 1 清 0
1	SDERR	<b>START_DONE</b> 状态下错误标志位 硬件置位，软件写 1 清 0
0	IERR	<b>IDLE</b> 状态下错误标志位 硬件置位，软件写 1 清 0

# 13 UART

## 13.1 概述

UART串行通信模块特点如下

- 最高波特率可至230400(系统主频8MHz)，波特率可软件配置
- 6路独立通道
- 全双工通信口
- UART具有数据接收完成/接收错误中断，并提示错误类型
- 可配置的停止位-支持1个停止位或2个停止位
- 可配置为红外调制输出功能，且载波频率可设置，及载波占空比可设置
- 支持DMA

## 13.2 接口时序

UART 传输的基本时序如下：

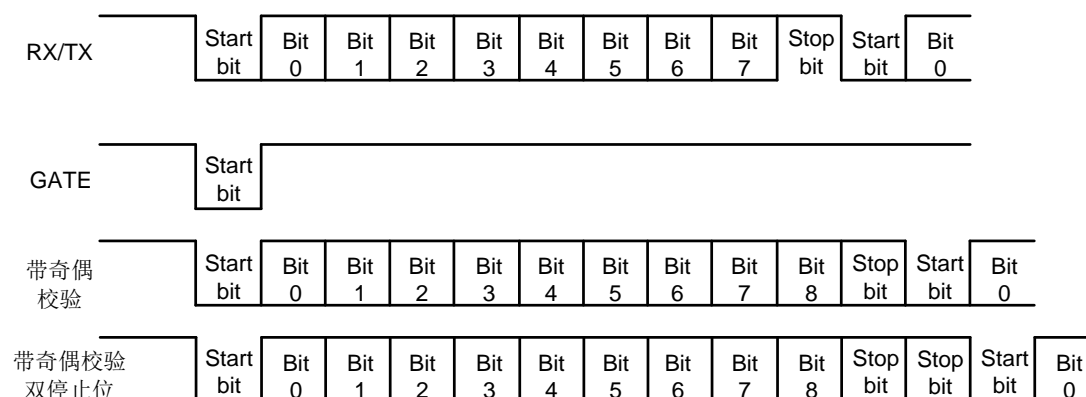


图 13-1 UART 接口时序

UART 可有八种工作方式，由接收状态控制寄存器的 RXSTAx.PDSELx[1:0]位和发送状态寄存器的 TXSTAx.STOPSELx 位控制。见下表：

方式	数据位	第 9 位功能	起始位	停止位
0	8	无	1	1
1	8	无	1	2
2	9	奇校验	1	1
3	9	奇校验	1	2
4	9	偶校验	1	1
5	9	偶校验	1	2
6	9	用户自定义	1	1
7	9	用户自定义	1	2

表 13-1 UART 工作方式

表中的波特率分频系数 X 由波特率发生寄存器 SPBRGx 产生。

## 13.3 工作流程

### 13.3.1 数据发送流程

在发送模式下，UART 的串行数据发送电路主要包括一个发送移位寄存器(TSR)，TSR 功能是将数据逐个移位送出。待发数据必须先写到发送缓冲区中。

TXIFx 是发送中断标志位，可配置为发送缓冲区空或 TSR 空。

数据的发送支持 7bit、8bit 或 9bit 数据格式，如果使用 9bit 的数据格式，必须先设置 RXSTA.PDSEL[1:0]=11，第 9 位数据要被放入 TXSTA.TX9D 位之中。在数据发送之前，必须先将此位写入，然后再把 8 位的值写入 TXREG 中。因为一旦 TXREG 寄存器被写入数据后，这个 8 位的数据可能马上就会被放入 TSR 寄存器开始发送工作，所以为了数据发送正确性，必须先写入第 9 位的值。

一般情况下，一开始 TSR 寄存器是空的，数据的发送需先设定波特率 SPBRG，使能发送模块(设定 TXEN 为 1)，然后写入 TXREG 寄存器开始发送。也可以在设定好波特率 SPBRG 后，先写入 TXREG 寄存器，然后再设定 TXEN 使能发送模块来开始数据发送。如果在数据发送过程中将发送模块使能位 TXEN 清 0，那么数据发送工作就会被中断，发送模块也会被复位。

下图是UART异步发送的两种工作模式：

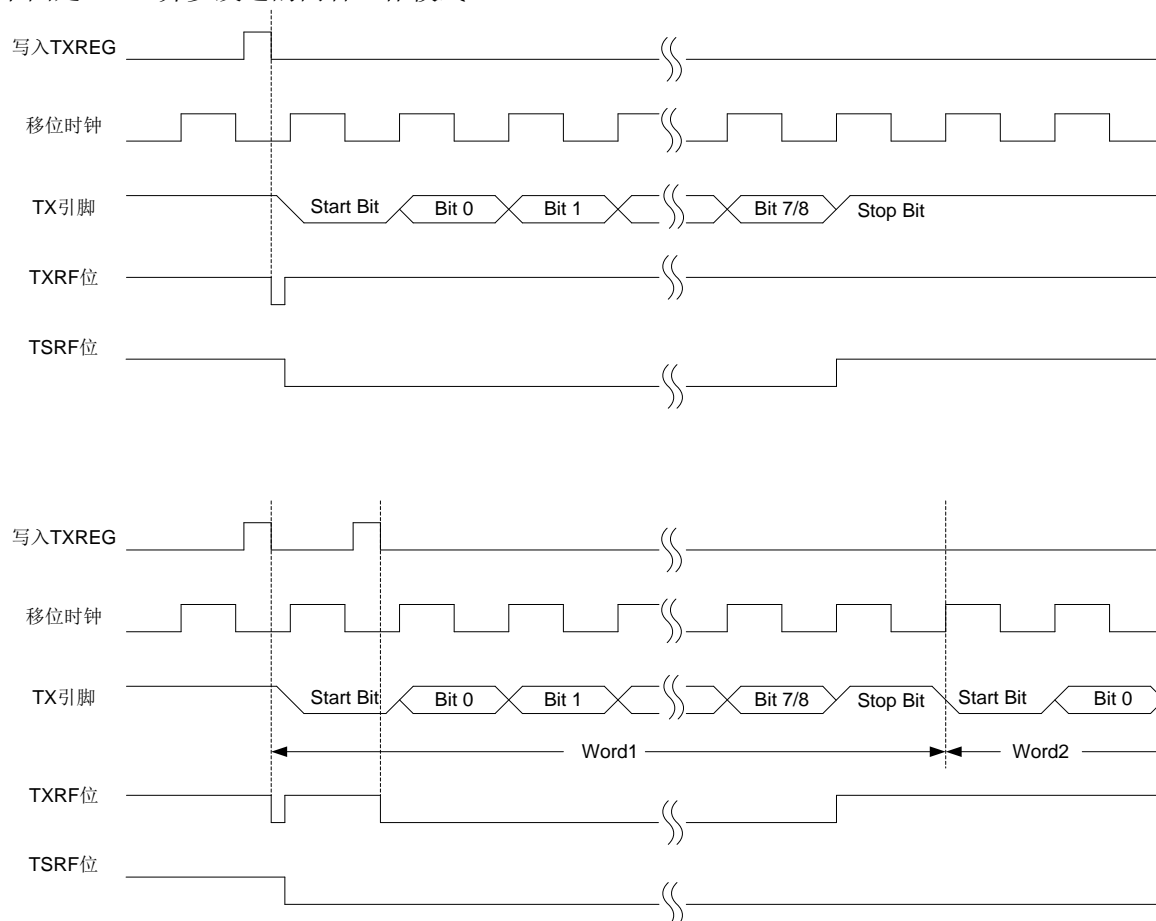


图 13-2 UART 异步发送工作模式

设置异步发送操作的步骤如下：

1. 根据 CPU 的工作时钟，选择合适的波特率，初始化 SPBRG
2. 若需要中断，置相应的 UARTIE.TXIE=1
3. 决定数据发送的格式。设定 RXSTA.PDSEL[1:0]位，决定发送 8 位数据还是 9 位数据；设定

- TXSTA.STOPSEL 位, 决定发送 1 位还是 2 位停止位
- 如果希望发送的串行数据红外调制, 向 IRCON 寄存器写入合适的值来获得相应的调制频率和占空比, 并置 TXSTA.IREN=1
  - 使能发送模块。置 TXSTA.TXEN=1
  - 如果选择发送 9 位数据, 第 9 位应先写入 TXSTA.TX9D 位
  - 将 8 位要发送的数据写入 TXREG 寄存器(启动发送)

### 13.3.2 数据接收流程

UART 的串行数据接收电路主要包括一个接收移位寄存器(RSR)。当接收到停止位后, RSR 就把接收到的数据送入接收缓冲区(RXBUFFER), 传送完成后, 根据接收中断控制 RX\_INTSEL, 在每次接收数据送入 RXBUFFER 后将中断标志 RXIF 置 1 或是在接收 RXBUFFER 满时将中断标志置 1。是否响应中断, 可以设置 UARTIE 寄存器的 RXIE 位来控制。RXIF 位是只读位, 只能硬件清 0。当 RXBUFFER 已满时, RSR 接收到一帧数据后会将其写入 RXBUFFER, 并置 RXIF 为 1, 同时发生溢出错误, OERR 被置 1。对 OERR 的清零可以通过把 RXSTA 寄存器的 RXEN 位清 0 来复位接收逻辑电路, 然后再置 1。接收过程中, 如果检测到的停止位是“0”, 则发生帧格式错误, FERR 被置 1; 如果发生奇偶校验错误, 标志位 PERR 被置 1。OERR、FERR、PERR 都可以软件清 0。

设置异步接收操作的步骤如下:

- 根据 CPU 的工作时钟, 选择合适的波特率。初始化 SPBRG
- 若需要中断, 置 UARTIE.RXIE=1
- 设置数据接收的格式。设定 RXSTA.PDSEL[1:0]位, 设置接收 8 位数据还是 9 位数据; 接收到的停止位应紧跟数据及校验位, 长度至少 1 位, 否则将会产生帧格式错误 FERR
- 使能接收模块。置 RXSTA.RXEN=1; 配置 RXFIFOSTA. RX\_INTSEL 位选择 RX 中断为单 BYTE 接收中断或 RXBUFFER 满中断
- 在接收完毕时, RXIF 位会置 1, 如果 RXIE 位为 1, 将会产生 RXIF 的中断
- 读取 RXSTA 寄存器, 获得第 9 位数据 RX9D 的值(如果接收 9 位的数据格式), 并判断数据接收是否出错
- 读取 RXREG 寄存器, 获得 8 位数据
- 如果接收过程中有错误发生, 写 0 清 0 或将 RXEN 位清 0 来清除错误

## 13.4 波特率发生

### 13.4.1 波特率发生

波特率因子寄存器是一个 16 位的可读写的寄存器, 其值 X 为 0—65535 之间的任一整数。

波特率计算公式:

$$\text{Baud} = F_{\text{APBCLK}} / (\text{SPBRG} + 1);$$

为了支持全双工通信, 接收和发送波特率单独产生;

下表是常用系统时钟频率下的波特率:

Baud	fcoreclk=16MHz			fcoreclk=8MHz		
	Actual (bps)	Error%	X+1	Actual (bps)	Error%	X+1
300	300.0019	0.000625	53333	299.9963	-0.00125	26667
1200	1200.03	0.0025	13333	1199.94	-0.005	6667
2400	2399.88	-0.005	6667	2400.24	0.010001	3333
4800	4800.48	0.010001	3333	4799.04	-0.02	1667
9600	9598.08	-0.02	1667	9603.842	0.040016	833

Baud	fcoreclk=16MHz			fcoreclk=8MHz		
	Actual (bps)	Error%	X+1	Actual (bps)	Error%	X+1
19200	19207.68	0.040016	833	19184.65	-0.07994	417
38400	38369.3	-0.07994	417	38461.54	0.160256	208
57600	57553.96	-0.07994	278	57553.96	-0.07994	139
115200	115107.9	-0.07994	139	115942	0.644122	69
230400	231884.1	0.644122	69	228571.4	-0.79365	35
460800	457142.9	-0.79365	35	470588.2	2.124183	17

Baud	fcoreclk=24MHz			fcoreclk=32MHz		
	Actual (bps)	Error%	X+1	Actual (bps)	Error%	X+1
300	300	0	80000	299.9991	-0.00031	106667
1200	1200	0	20000	1199.985	-0.00125	26667
2400	2400	0	10000	2400.06	0.0025	13333
4800	4800	0	5000	4799.76	-0.005	6667
9600	9600	0	2500	9600.96	0.010001	3333
19200	19200	0	1250	19196.16	-0.02	1667
38400	38400	0	625	38415.37	0.040016	833
57600	57553.96	-0.07994	417	57553.96	-0.07994	556
115200	115384.6	0.160256	208	115107.9	-0.07994	278
230400	230769.2	0.160256	104	230215.8	-0.07994	139
460800	461538.5	0.160256	52	463768.1	0.644122	69

表 13-2 常用时钟频率下波特率计算

### 13.4.2 波特率自适应

利用 Timer 的 Capture 功能, 可以实现波特率自适应功能。可实现的一种方法为, 外部 UART 设备按约定的数据内容(比如 0xF8)发送一帧, 由 Timer 对该帧数据的高电平脉宽进行计数, MCU 读取 Timer 捕捉结果计算得到波特率因子, 并写入波特率发生寄存器中, 作为波特率发生的时钟分频计数值 X 使用。这时接收状态复位, 重新等待起始位, 以写入的波特率因子所产生的波特率接收数据。参考 Timer 章节。

## 13.5 红外调制

TZBRG 寄存器保存一个 11 位的分频系数 X, 其值为 0~2047 之间的任一整数。6 路 UART 共用一个红外调制频率发生器。

红外调制频率计算公式:

$$FIR = F_{APBCLK} / (TZBRG + 1)$$

红外调制的方式为: 发送数据 0 时调制红外频率, 发送数据 1 时不调制。为满足 PNP 和 NPN 两种红外驱动管的需求, 寄存器 IRFLAG 位控制红外调制输出的极性。IRFLAG=0 时为正极性输出, 适合 PNP 管驱动; IRFLAG=1 时为负极性输出, 适合 NPN 管驱动。

TH 寄存器用于配置红外调制占空比

$$\text{占空比: } Y = (TZBRG[10:4] * TH) / (TZBRG + 1)$$

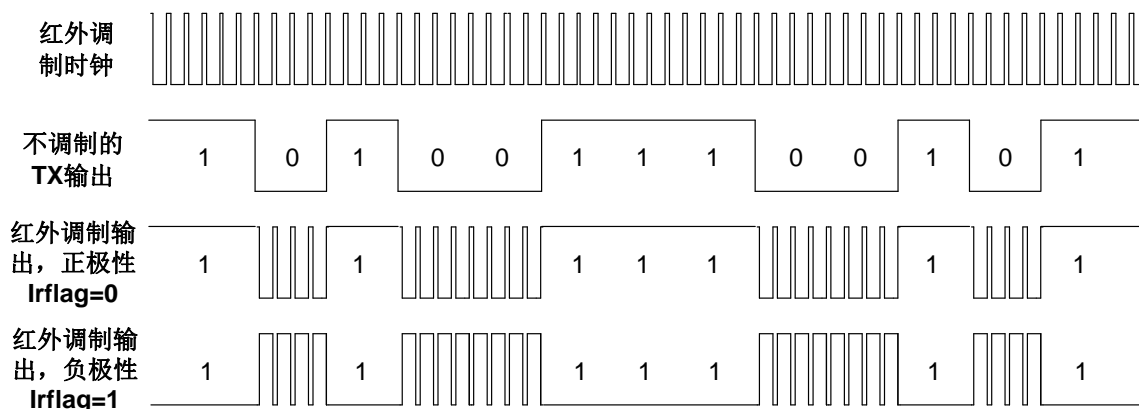
以上公式的特殊情况:

当  $TH=4'b0000$  时, 占空比为  $Y = (TZBRG[10:1]+1) / (TZBRG+1)$ ;

当  $TZBRG[10:4]=7'h00$  时, 占空比为  $Y = TH / (TZBRG+1)$ ; 若此时  $TH$  的值大于  $TZBRG$ , 则红外调制时钟  $IRCLK$  为固定高电平。

当红外调制极性反向时 ( $IRFLAG=1$ ), 占空比也为  $1-Y$

红外调制波形见下图:



无论有效电平是 0 还是 1, 占空比定义为高电平长度/周期。

## 13.6 寄存器

地址	名称	符号
0x40012000	中断使能寄存器	UARTIE
0x40012004	中断标志寄存器	UARTIF
0x40012008	红外调制配置寄存器	IRCON
0x4001200C	UART0 接收状态控制寄存器	RXSTA0
0x4001202C	UART1 接收状态控制寄存器	RXSTA1
0x4001204C	UART2 接收状态控制寄存器	RXSTA2
0x4001206C	UART3 接收状态控制寄存器	RXSTA3
0x4001208C	UART4 接收状态控制寄存器	RXSTA4
0x400120AC	UART5 接收状态控制寄存器	RXSTA5
0x40012010	UART0 发送状态控制寄存器	TXSTA0
0x40012030	UART1 发送状态控制寄存器	TXSTA1
0x40012050	UART2 发送状态控制寄存器	TXSTA2
0x40012070	UART3 发送状态控制寄存器	TXSTA3
0x40012090	UART4 发送状态控制寄存器	TXSTA4
0x400120B0	UART5 发送状态控制寄存器	TXSTA5
0x40012014	UART0 接收数据缓冲寄存器	RXREG0
0x40012034	UART1 接收数据缓冲寄存器	RXREG1
0x40012054	UART2 接收数据缓冲寄存器	RXREG2
0x40012074	UART3 接收数据缓冲寄存器	RXREG3
0x40012094	UART4 接收数据缓冲寄存器	RXREG4
0x400120B4	UART5 接收数据缓冲寄存器	RXREG5
0x40012018	UART0 发送数据缓冲寄存器	TXREG0



地址	名称	符号
0x40012038	UART1 发送数据缓冲寄存器	TXREG1
0x40012058	UART2 发送数据缓冲寄存器	TXREG2
0x40012078	UART3 发送数据缓冲寄存器	TXREG3
0x40012098	UART4 发送数据缓冲寄存器	TXREG4
0x400120B8	UART5 发送数据缓冲寄存器	TXREG5
0x4001201C	UART0 波特率寄存器	SPBRG0
0x4001203C	UART1 波特率寄存器	SPBRG1
0x4001205C	UART2 波特率寄存器	SPBRG2
0x4001207C	UART3 波特率寄存器	SPBRG3
0x4001209C	UART4 波特率寄存器	SPBRG4
0x400120BC	UART5 波特率寄存器	SPBRG5
0x40012020	UART0 发送 BUF 状态控制寄存器	TXBUFSTA0
0x40012040	UART1 发送 BUF 状态控制寄存器	TXBUFSTA1
0x40012060	UART2 发送 BUF 状态控制寄存器	TXBUFSTA2
0x40012080	UART3 发送 BUF 状态控制寄存器	TXBUFSTA3
0x400120A0	UART4 发送 BUF 状态控制寄存器	TXBUFSTA4
0x400120C0	UART5 发送 BUF 状态控制寄存器	TXBUFSTA5
0x40012024	UART0 接收 BUF 状态控制寄存器	RXBUFSTA0
0x40012044	UART1 接收 BUF 状态控制寄存器	RXBUFSTA1
0x40012064	UART2 接收 BUF 状态控制寄存器	RXBUFSTA2
0x40012084	UART3 接收 BUF 状态控制寄存器	RXBUFSTA3
0x400120A4	UART4 接收 BUF 状态控制寄存器	RXBUFSTA4
0x400120C4	UART5 接收 BUF 状态控制寄存器	RXBUFSTA5
0x40012028	UART0 接收发送取反控制寄存器	RTXCON0
0x40012048	UART1 接收发送取反控制寄存器	RTXCON1
0x40012068	UART2 接收发送取反控制寄存器	RTXCON2
0x40012088	UART3 接收发送取反控制寄存器	RTXCON3
0x400120A8	UART4 接收发送取反控制寄存器	RTXCON4
0x400120C8	UART5 接收发送取反控制寄存器	RTXCON5

### 13.6.1 中断允许寄存器 UARTIE

名称	UARTIE							
地址	0x40012000							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				RXIE5	TXIE5	RXIE4	TXIE4
位权限	U-0				R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RXIE3	TXIE3	RXIE2	TXIE2	RXIE1	TXIE1	RXIE0	TXIE0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:12	--	未实现：读为0
11	<b>RXIE5</b>	UART5 接收中断允许位 1 = 允许 UART5 接收中断 0 = 禁止 UART5 接收中断
10	<b>TXIE5</b>	UART5 的发送中断允许位 1 = 允许 UART5 发送中断 0 = 禁止 UART5 发送中断
9	<b>RXIE4</b>	UART4 接收中断允许位 1 = 允许 UART4 接收中断 0 = 禁止 UART4 接收中断
8	<b>TXIE4</b>	UART4 的发送中断允许位 1 = 允许 UART4 发送中断 0 = 禁止 UART4 发送中断
7	<b>RXIE3</b>	UART3 接收中断允许位 1 = 允许 UART3 接收中断 0 = 禁止 UART3 接收中断
6	<b>TXIE3</b>	UART3 的发送中断允许位 1 = 允许 UART3 发送中断 0 = 禁止 UART3 发送中断
5	<b>RXIE2</b>	UART2 接收中断允许位 1 = 允许 UART2 接收中断 0 = 禁止 UART2 接收中断
4	<b>TXIE2</b>	UART2 的发送中断允许位 1 = 允许 UART2 发送中断 0 = 禁止 UART2 发送中断
3	<b>RXIE1</b>	UART1 接收中断允许位 1 = 允许 UART1 接收中断 0 = 禁止 UART1 接收中断
2	<b>TXIE1</b>	UART1 的发送中断允许位 1 = 允许 UART1 发送中断 0 = 禁止 UART1 发送中断
1	<b>RXIE0</b>	UART0 接收中断允许位 1 = 允许 UART0 接收中断 0 = 禁止 UART0 接收中断
0	<b>TXIE0</b>	UART0 的发送中断允许位 1 = 允许 UART0 发送中断 0 = 禁止 UART0 发送中断

### 13.6.2 中断标志寄存器 UARTIF

名称	UARTIF							
地址	0x40012004							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							

名称	UARTIF							
地址	0x40012004							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				RXIF5	TXIF5	RXIF4	TXIF4
位权限	U-0				R/Dy-0	R/W-1	R/Dy-0	R/W-1
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RXIF3	TXIF3	RXIF2	TXIF2	RXIF1	TXIF1	RXIF0	TXIF0
位权限	R/Dy-0	R/W-1	R/Dy-0	R/W-1	R/Dy-0	R/W-1	R/Dy-0	R/W-1

位号	位名	说明
31:12	--	未实现：读为0
11	<b>RXIF5</b>	UART5 接收中断标志位 1 = 接收完成标志，数据被写入 RXREG 后硬件自动置 1； 0 = 等待接收或正在接收（CPU 执行任何对 RXREG 的操作将会引起硬件清
10	<b>TXIF5</b>	UART5 发送中断标志位 1 = 根据 TXBUFSTA5 TX_INSEL 的设定产生中断，默认为发送缓冲器产生中断，硬件自动置 1； 0 = CPU/DMA 向发送缓冲器 TXREG 写入数据后，硬件自动清 0。也可软件清写 1 清 0
9	<b>RXIF4</b>	UART4 接收中断标志位 1 = 接收完成标志，数据被写入 RXREG 后硬件自动置 1； 0 = 等待接收或正在接收（CPU 执行任何对 RXREG 的操作将会引起硬件清
8	<b>TXIF4</b>	UART4 发送中断标志位 1 = 根据 TXBUFSTA4 TX_INSEL 的设定产生中断，默认为发送缓冲器产生中断，硬件自动置 1； 0 = CPU/DMA 向发送缓冲器 TXREG 写入数据后，硬件自动清 0。也可软件清写 1 清 0
7	<b>RXIF3</b>	UART3 接收中断标志位 1 = 接收完成标志，数据被写入 RXREG 后硬件自动置 1； 0 = 等待接收或正在接收（CPU 执行任何对 RXREG 的操作将会引起硬件清
6	<b>TXIF3</b>	UART3 发送中断标志位 1 = 根据 TXBUFSTA3 TX_INSEL 的设定产生中断，默认为发送缓冲器产生中断，硬件自动置 1； 0 = CPU/DMA 向发送缓冲器 TXREG 写入数据后，硬件自动清 0。也可软件清写 1 清 0
5	<b>RXIF2</b>	UART2 接收中断标志位 1 = 接收完成标志，数据被写入 RXREG 后硬件自动置 1； 0 = 等待接收或正在接收（CPU 执行任何对 RXREG 的操作将会引起硬件清
4	<b>TXIF2</b>	UART2 发送中断标志位 1 = 根据 TXBUFSTA2 TX_INSEL 的设定产生中断，默认为发送缓冲器产生中断，硬件自动置 1； 0 = CPU/DMA 向发送缓冲器 TXREG 写入数据后，硬件自动清 0。也可软件清写 1 清 0

位号	位名	说明
3	<b>RXIF1</b>	UART1 接收中断标志位 1 = 接收完成标志，数据被写入 RXREG 后硬件自动置 1； 0 = 等待接收或正在接收（CPU 执行任何对 RXREG 的操作将会引起硬件清
2	<b>TXIF1</b>	UART1 发送中断标志位 1 = 根据 TXBUFSTA1 TX_INSEL 的设定产生中断，默认为发送缓冲器产生中断，硬件自动置 1； 0 = CPU/DMA 向发送缓冲器 TXREG 写入数据后，硬件自动清 0。也可软件清写 1 清 0
1	<b>RXIF0</b>	UART0 接收中断标志位 1 = 接收完成标志，数据被写入 RXREG 后硬件自动置 1； 0 = 等待接收或正在接收（CPU 执行任何对 RXREG 的操作将会引起硬件清
0	<b>TXIF0</b>	UART0 发送中断标志位 1 = 根据 TXBUFSTA0 TX_INSEL 的设定产生中断，默认为发送缓冲器产生中断，硬件自动置 1； 0 = CPU/DMA 向发送缓冲器 TXREG 写入数据后，硬件自动清 0。也可软件清写 1 清 0

### 13.6.3 红外调制配置寄存器 IRCON

名称	IRCON							
地址	0x40012008							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	IRFLAG	TH				TZBRG[10:8]		
位权限	RW-0	RW-0000				RW-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TZBRG[7:0]							
位权限	RW-11010010							

位号	位名	说明
31:16	--	未实现：读为0
15	<b>IRFLAG</b>	控制红外调制发送数据时的默认输出
14:11	<b>TH</b>	红外占空比调制参数
10:0	<b>TZBRG</b>	红外调制频率

## 13.6.4 接收状态控制寄存器 RXSTAx

名称	RXSTAx(x=0~5)							
地址	0x4001200C/0x4001202C/0x4001204C/0x4001206C/0x4001208C/0x400120AC							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PDSEL[1:0]		ERRIE	RXEN	PERR	FERR	OERR	RX9D
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R-0

位号	位名	说明
31:8	--	未实现：读为0
7:6	PDSEL	模式选择位 00 = 8 位数据，无奇偶校验； 01 = 8 位数据，偶校验； 10 = 8 位数据，奇校验。 11 = 9 位数据，无奇偶校验；
5	ERRIE	错误中断允许位 包括奇偶校验错，帧格式错，溢出错
4	RXEN	接收模块使能位 1 = 使能接收模块； 0 = 禁止接收模块，接收模块被复位。
3	PERR	奇偶校验错标志位，写 0 清零 1 = 校验错； 0 = 无校验错。
2	FERR	帧格式错标志位，写 0 清零 1 = 帧格式错； 0 = 无帧格式错。
1	OERR	溢出错标志位，写 0 清零 1 = 有溢出错误； 0 = 无溢出错。
0	RX9D	接收数据的第 9 位

## 13.6.5 发送状态控制寄存器 TXSTAx

名称	TXSTAx(x=0~5)							
地址	0x40012010/0x40012030/0x40012050/0x40012070/0x40012090/0x400120B0							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							

名称	TXSTAx(x=0~5)							
地址	0x40012010/0x40012030/0x40012050/0x40012070/0x40012090/0x400120B0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	STOPSEL	TXIS	TXEN	IREN	-	-	TX9D
位权限	U-0	R/W-0	R/W-0	R/W-0	R/W-0	U-0	R-1	R-0

位号	位名	说明
31:7	--	未实现：读为0
6	STOPSEL	停止位选择位 1 = 停止位为 2 位； 0 = 停止位为 1 位
5	TXIS	TX_INTSEL=0 时，发送中断选择位 1 = 移位寄存器空产生中断； 0 = 发送缓冲器空产生中断。
4	TXEN	发送模块使能位 1 = 使能发送模块； 0 = 禁止发送模块，发送模块被复位。
3	IREN	发送红外调制使能位 1 = 使能发送红外调制； 0 = 禁止发送红外调制。
2	--	未实现：读为 0
1	--	未实现：读为 1
0	TX9D	发送数据的第 9 位 注：该位应该在发送缓冲寄存器前写入

### 13.6.6 接收缓冲寄存器 RXREGx

名称	RXREGx(x=0~5)							
地址	0x40012014/0x40012034/0x40012054/0x40012074/0x40012094/0x400120B4							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RXREG							
位权限	R-0							

位号	位名	说明
31:8	--	未实现：读为0
7:0	<b>RXREG</b>	接收数据缓冲寄存器数据

7位收发时，接收的7bits数据存入RXREG[6:0]

### 13.6.7 发送缓冲寄存器 TXREGx

名称	TXREGx(x=0~5)							
地址	0x40012018/0x40012038/0x40012058/0x40012078/0x40012098/0x400120B8							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TXREG							
位权限	W-0							

位号	位名	说明
31:8	--	未实现：读为0
7:0	<b>TXREG</b>	发送数据缓冲寄存器数据

7位收发时，发送的7bits数据写入TXREG[6:0]

### 13.6.8 波特率产生寄存器 SPBRGx

名称	SPBRGx(x=0~5)							
地址	0x4001201C/0x4001203C/0x4001205C/0x4001207C/0x4001209C/0x400120BC							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	SPBRG[15:8]							
位权限	R/W-00000011							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SPBRG[7:0]							
位权限	R/W-01000001							

位号	位名	说明
31:8	--	未实现：读为0
15:0	<b>SPBRG</b>	波特率产生器寄存器值

波特率计算详见36.5波特率发生章节

注：当SPBRG ≤ 0x000F时，UARTDIV=16'H000F；

当SPBRG > 0x000F时，UARTDIV=SPBRG；

### 13.6.9 发送 Buffer 状态控制寄存器 TXBUFSTAx

名称	TXBUFSTAx(x=0~5)							
地址	0x40012020/0x40012040/0x40012060/0x40012080/0x400120A0/0x400120C0							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---	REV2	REV1	REV0	TX_INTSEL		--	txff
位权限	U-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R-0	U-0

位号	位名	说明
31:7	--	未实现：读为0
6:4	<b>REV</b>	保留位
3:2	<b>TX_INTSEL</b>	发送中断选择位 11 = 不产生中断 10 = TXBUF 空产生中断 01 = TXBUF 空且移位寄存器空产生中断 00 = 由 TXIS 决定发送中断在发送缓冲空或者移位寄存器空时产生
1	--	未实现：读为0
0	<b>TXFF</b>	TXBUF 状态位 1 = TXBUF 中有数据 0 = TXBUF 空

### 13.6.10 接收 Buffer 状态控制寄存器 RXBUFSTAx

名称	RXBUFSTAx(x=0~5)							
地址	0x40012024/0x40012044/0x40012064/0x40012084/0x400120A4/0x400120C4							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							



名称	RXBUFSTAx(x=0~5)							
地址	0x40012024/0x40012044/0x40012064/0x40012084/0x400120A4/0x400120C4							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	--	REV1			--	REV0	--	RXFF
位权限	U-0	R/W-1	R/W-0	R/W-0	U-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:7	--	未实现：读为0
6:4	REV1	保留位
3	--	未实现：读为0
2	REV0	保留位
1	--	未实现：读为0
0	RXFF	RXBUF 状态位 1 = RXBUF 中有 1 笔数据； 0 = RXBUF 空；

### 13.6.11 接收发送取反控制寄存器 RTXCONx

名称	RTXCONx(x=0~5)							
地址	0x40012028/0x40012048/0x40012068/0x40012088/0x400120A8/0x400120C8							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---	---	---	---	---	RTX7EN	RXDFLAG	TXDFLAG
位权限	U-0	U-0	U-0	U-0	U-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:7	--	未实现：读为0
2	RTX7EN	收发 7bit 数据使能 1 = 收发 7 位数据帧，格式为 7 位数据位+STOP， 收发数据为 RXREG/TXREG[6:0] 0 = 正常收发；

位号	位名	说明
1	<b>RXDFLAG</b>	接收控制位 1 = 接收数据取反； 0 = 接收数据不取反。
0	<b>TXDFLAG</b>	发送控制位 1 = 发送数据取反，若红外调制开启时，则取反无效， 详见下图波形； 0 = 发送数据不取反。

# 14 HSPI

## 14.1 概述

SPI 模块实现与外部 SPI 接口器件之间的同步通信，硬件实现串并转换。主要特性如下：

- 最高波特率支持到  $F_{AHBCLK}/1$
- 4 线工作方式：SCLK、MOSI、MISO、SSN
- 主从模式可配置
- 时钟极性可控制
- 时钟频率可调
- 支持 DMA

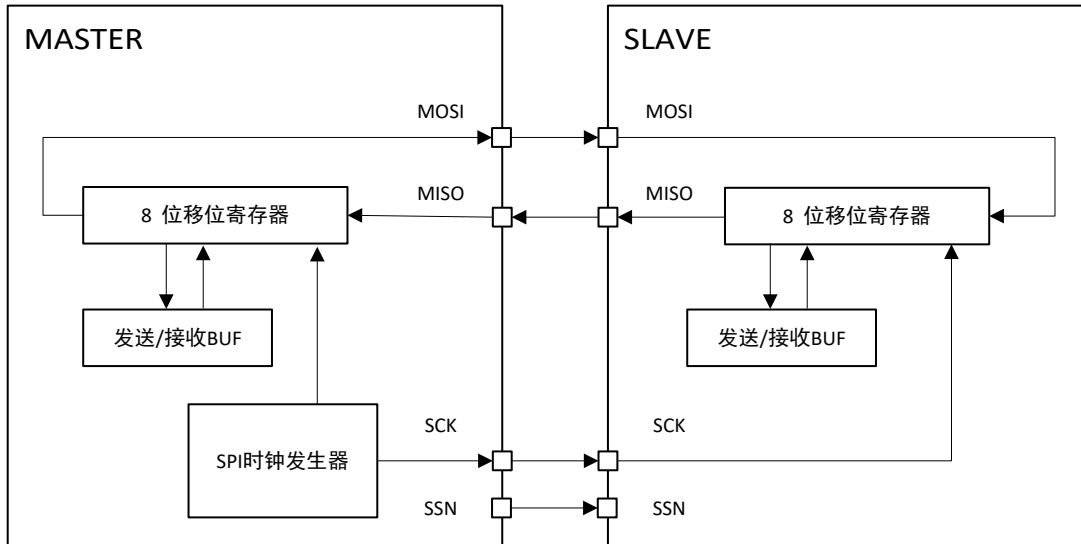
## 14.2 应用场景

通常 SPI 通过 4 个引脚与外部器件相连：

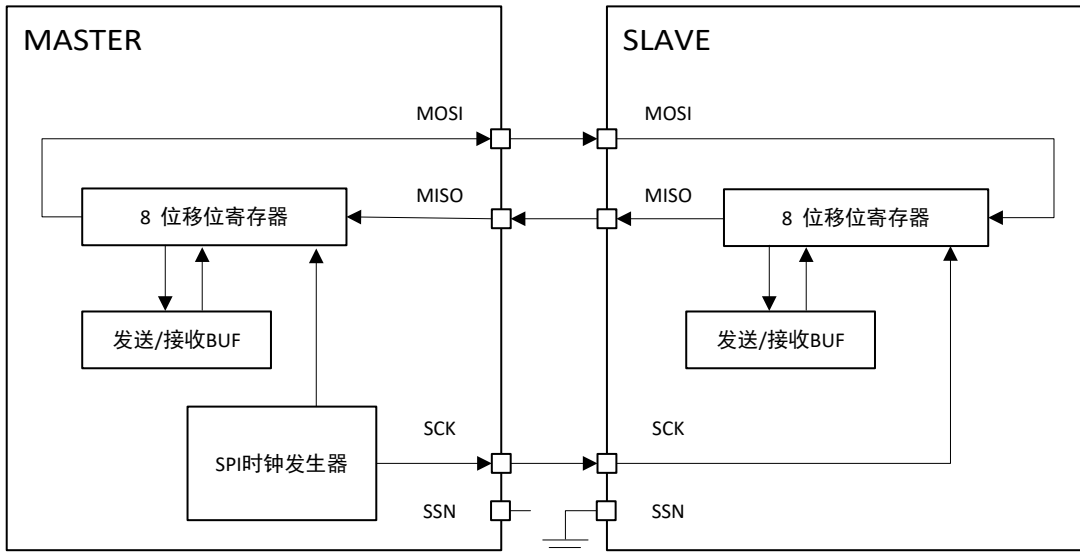
- MISO：在 Master 下为输入引脚，接收数据；在 Slave 下为输出引脚，发送数据。
- MOSI：在 Master 下为输出引脚，发送数据；在 Slave 下为输入引脚，接收数据。
- SCK：时钟，Master 的输出，Slave 为输入
- SSN：片选信号，Slave 设备的选择信号。

### 14.2.1 单主单从应用

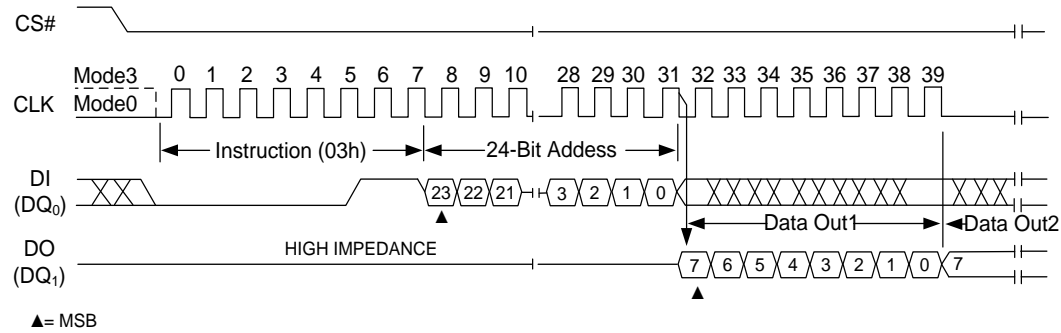
(1) Master 和 Slave 的 SSN 互联



(2) Slave 的 SSN 接地（片选始终有效）



单组单从应用中当作为 Master 时，SSN 的控制需要能够灵活控制。比如连接 Spi Flash 时，SpiFlash 的时序如下：



Master 输出 SSN 可以在一定程度保持常低，增加软件控制 SSN 输出的功能。

## 14.3 工作流程

### 14.3.1 Master 模式

发送流程：

- 通信开始

总线写数据到 Txbuf。Txbuf 的数据被装载到发送寄存器，接着，串行地移出到 MOSI 脚上；MSB 在先还是 LSB 在前，由寄存器控制。

- 中断

中断标志位：Txbuf 为空时，TxEmpty 标志被置位，根据使能报中断。

- Busy 位

当 Txbuf 非空，或者数据发送中，Busy=1；当 Txbuf 为空，而且数据发送完毕，Busy=0。设置该 Busy 位的目的：在 Pad 切换的时候，可以查询该 Bit 后再切换。

接收流程：

和发送流程一样，如果本次操作只是接收流程，那么写到 Txbuf 的数据为无效数据（可为 0）。

- 通信开始：总线写数据到 Txbuf， MISO 脚串行输入（MSB 在先），先接收的数据先存入 Rxbuf。
- 通信结束：Txbuf 为空时，TxEmpty 标志被置位，根据使能报中断。Rxbuf 不为空时（表示有接收的数据），根据使能报非空中断。

### 14.3.2 Slave 模式

发送流程：

- 通信流程：在 SSN 跳变之前，写 TXBUF。发送过程开始(此时第一个位被发送出去)。余下的位(对于 8 位数据，还有 7 位)被装进移位寄存器。当 TXBUF 中的数据传输到移位寄存器而且移位寄存器开始动作时，TXBUF 被读出一个字节，当被读空标志被置起，根据其使能报中断。
- 中断种类：Txbuf 为空时，TxEmpty 标志被置位，根据使能报中断。

接收流程：

- 通信流程：被动开始，SSN 的跳变。
- 中断分类：Rxbuf 非空中断。Rxbuf 不为空时（表示有接收的数据），Rxbuf 一次只能被读走一个字节。根据使能报中断。

### 14.3.3 TXONLY 模式

TXONLY 模式设置的目的在于 SPI 通信的时候很多情况是半双工的，可以支持只发送模式，接收的内容直接舍弃。

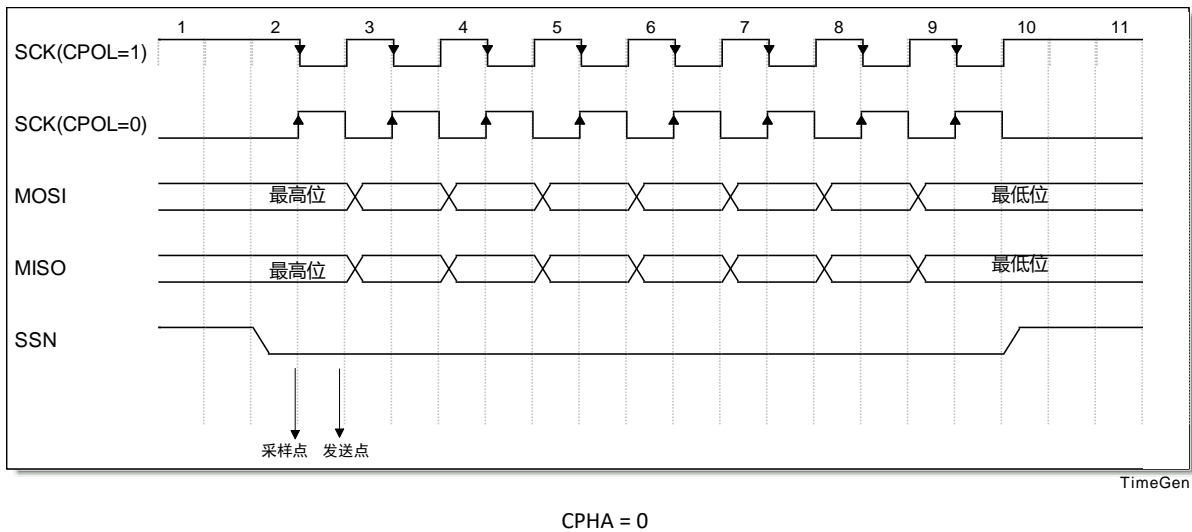
在 Master 模式或者 Slave 模式，都支持只发送模式（TXONLY）。在 TXONLY 模式下，从 SPI 接口返回的数据不会被写入到 RXBUF 中。TXONLY 模式进入的条件：软件打开 TXONLY 的使能。

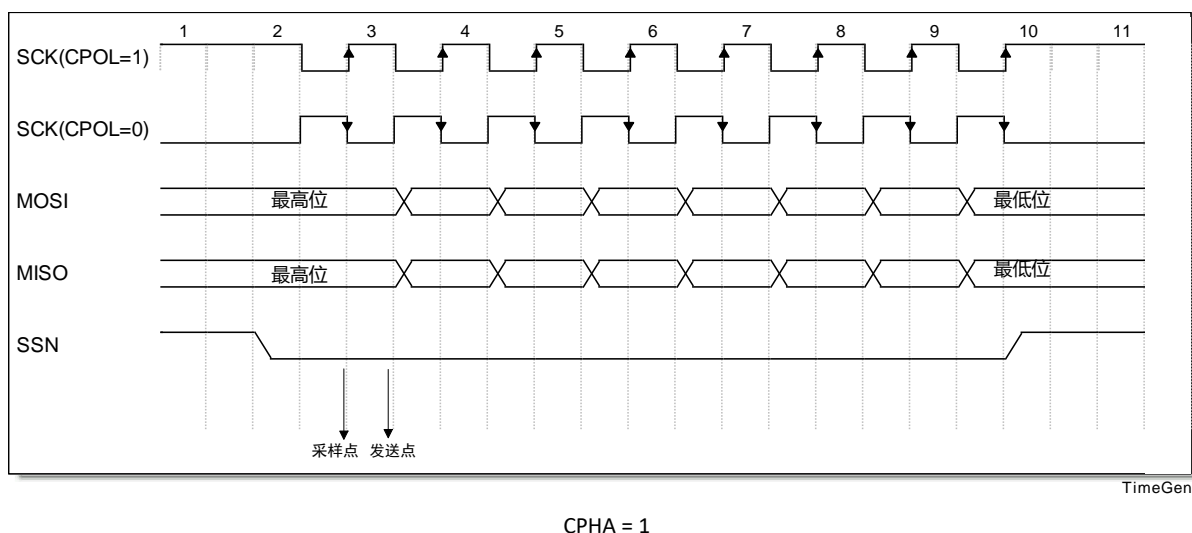
退出 TXONLY 的条件，由硬件来控制：

当 TXBUF 为空时，而且 SPI 接口已经完成本次传输，若 TXO\_AC 寄存器为 1，硬件自动清除 TXO 寄存器，退出 TXONLY 模式。

## 14.4 接口时序

根据 CPOL 和 CPHA 寄存器的配置，HSPI 支持 4 种接口时序，如下图所示：





## 14.5 寄存器

地址	名称	符号
0x40000800	SPI0 控制寄存器 1	HSPICR1
0x40000804	SPI0 控制寄存器 2	HSPICR2
0x40000808	SPI0 控制寄存器 3	HSPICR3
0x4000080C	SPI0 中断控制寄存器	HSPIIE
0x40000810	SPI0 状态寄存器	HSPISTA
0x40000814	SPI0 发送寄存器	HSPIITXF
0x40000818	SPI0 接收寄存器	HSPIRXF

### 14.5.1 HSPI 控制寄存器 1

名称	HSPICR1							
地址	0x40000800							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名					DELAY_CFG			MM
位权限					R/W-000			R/W-1
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	WAIT		BAUD			LSBF	CPOL	CPHA
位权限	R/W-00		R/W-000			R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:12	--	RFU: 未实现, 读为 0
11:9	DELAY_CFG	Master 模式下, 用于调整接收采样相位 000: 无延迟

Bit	助记符	功能描述
		001: 1 级延迟 010: 2 级延迟 011: 3 级延迟 100: 4 级延迟 其他: 默认延迟  Slave 模式下, 用于调整发送相位 000: 正常发送 001: 发送相位 1 010: 发送相位 2 011: 发送相位 3 100: 发送相位 4 其他: 默认发送相位
8	MM	Master/Slave 模式选择。 1: Master 模式 0: Slave 模式
7:6	WAIT	Master 模式下, 每发完 8Bit 后加入至少(1+WAIT)个 SCK cycle 等待时间再传输下一个 8Bit 的数据
5:3	BAUD_RATE	Master 模式波特率配置位: 000: $f_{AHBCLK}$ 001: $f_{AHBCLK}/2$ 010: $f_{AHBCLK}/4$ 011: $f_{AHBCLK}/8$ 100: $f_{AHBCLK}/16$ 101: $f_{AHBCLK}/32$ 110: $f_{AHBCLK}/64$ 111: $f_{AHBCLK}/128$ 当通信正在进行的时候, 不能修改这些位。
2	LSBF	帧格式 (Frame format) 0: 先发送 MSB 1: 先发送 LSB 注: 当通信在进行时不能改变该位的值。
1	CPHOL	时钟极性选择。 1: 串行时钟停止在高电平 0: 串行时钟停止在低电平 注: 当通信在进行时不能改变该位的值。 注: 当 SSN 为低时不能改变该位的值
0	CPHA	时钟相位选择: 1: 第二个时钟边沿是第一个捕捉边沿 0: 第一个时钟边沿是第一个捕捉边沿 注: 当通信在进行时不能改变该位的值。

### 14.5.2 HSPI 控制寄存器 2

名称	HSPICR2							
地址	0x40000804							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	FILTEN	SSNM	TXO_AC	TXO	SSN	SSNSE N	HSPIEN
位权限	U-0	R/W-1	R/W-0	R/W-1	R/W1-0	R/W-1	R/W-0	R/W-0

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	<b>FLTEN</b>	Slave 输入管脚滤波使能 (SSN/SCK/MOSI) 1: 使能 4ns 滤波 0: 不滤波
5	<b>SSNM</b>	Master 模式下 SSN 控制模式选择 1: 每发送完 8bit 后 Master 拉高 SSN, 维持高电平时间由 WAIT 寄存器控制 0: 每发送完 8bit 后 Master 保持 SSN 为低
4	<b>TXO_AC</b>	TXONLY 硬件自动清零的使能 1: TXONLY 硬件自动清零有效, 软件使能 TXO 后, 等待发送完毕后, 硬件清零 0: 关闭 TXONLY 硬件自动清零
3	<b>TXO</b>	TXONLY 控制位 1: 启动 Master 的单发送模式 0: 关闭单发送模式
2	<b>SSN</b>	Master 模式下, 如果 SSNSEN 为 1, 软件可以通过此位控制 SSN 输出电平 1: SSN 输出高电平 0: SSN 输出低电平
1	<b>SSNSEN</b>	Master 模式下, 软件控制 SSN 使能 1: Master 模式下 SSN 输出由软件控制 0: Master 模式下 SSN 输出由硬件自动控制
0	<b>HSPIEN</b>	HSPI 使能。采用关闭时钟的方式来关闭使能。 1: 使能 HSPI 0: 关闭 HSPI, 清空发送接收缓存



## 14.5.3 HSPI 控制寄存器 3

名称	HSPICR3							
地址	0x40000808							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				TXBFC	RXBFC	MERRC	SERRC
位权限	U-0				W1C			

Bit	助记符	功能描述
31:4	--	RFU: 未实现, 读为 0
3	<b>TXBFC</b>	Transmit Buffer Clear, 软件写 1 清除发送缓存, 写 0 无效
2	<b>RXBFC</b>	Receive Buffer Clear, 软件写 1 清除接收缓存, 写 0 无效
1	<b>MERRC</b>	Master Error Clear, 软件写 1 清除 HSPISTA.MERR 寄存器
0	<b>SERRC</b>	Slave Error Clear, 软件写 1 清除 HSPISTA.SERR 寄存器

## 14.5.4 HSPI 中断控制寄存器

名称	HSPIIE							
地址	0x4000080C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					ERRIE	TXIE	RXIE
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2	<b>ERRIE</b>	HSPI 错误中断使能
1	<b>TXIE</b>	发送完成中断使能
0	<b>RXIE</b>	接收完成中断使能

## 14.5.5 HSPI 中断标志寄存器

名称	HSPIIF							
地址	0x40000810							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	MERR	SERR	RXCOL	TXCOL	BUSY	TXBE	RXBF
位权限	U-0	R-0	R-0	R/W-0	R/W-0	R-0	R-1	R-0

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	<b>MERR</b>	Master Error 标志 当 Master 下传输未满 8 位 SSN 就被拉高时, MERR 置位
5	<b>SERR</b>	Slave Error 标志 当 Slave 下传输未满 8 位 SSN 就被拉高时, SERR 置位
4	<b>RXCOL</b>	接收缓存溢出, 软件写 1 清零
3	<b>TXCOL</b>	发送缓存溢出, 软件写 1 清零
2	<b>BUSY</b>	HSPI 空闲标志, 只读 1: HSPI 传输进行中 0: HSPI 传输空闲
1	<b>TXBE</b>	TX Buffer Empty 标志位 1: 发送缓存空, 软件写 TXBUF 清零 0: 发送缓存满
0	<b>RXBF</b>	RX Buffer Full 标志位 1: 接收缓存满, 软件读 RXBUF 清零 0: 接收缓存空

## 14.5.6 HSPI 发送缓存寄存器

名称	HSPITXBUF							
地址	0x40000814							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							

名称	HSPITXBUF							
地址	0x40000814							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TXBUF							
位权限	W-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	<b>TXBUF</b>	HSPI 发送缓存

### 14.5.7 HSPI 接收缓存寄存器

名称	HSPIRXBUF							
地址	0x40000818							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RXBUF							
位权限	R-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	<b>RXBUF</b>	HSPI 接收缓存

# 15 SPI

## 15.1 概述

串行外设接口（Serial Peripheral Interface，SPI）是外部设备通过 3 线交换 8 位数据的串行同步通讯手段。芯片提供了一个 SPI 接口模块，可配置为主设备或从设备，实现与外部的 SPI 通信。

特点：

- 全双工3线串行同步收发
- 2路独立通道
- 主从模式
- 可编程时钟极性和相位
- 可编程比特速率
- 从模式最大频率为 $F_{AHBCLK}/2$
- 传输结束中断标志
- 写冲突错标志
- 主模式错误检测、保护和中断标志
- 支持DMA

## 15.2 结构框图

图 15-1 为 SPI 模块的结构示意图。

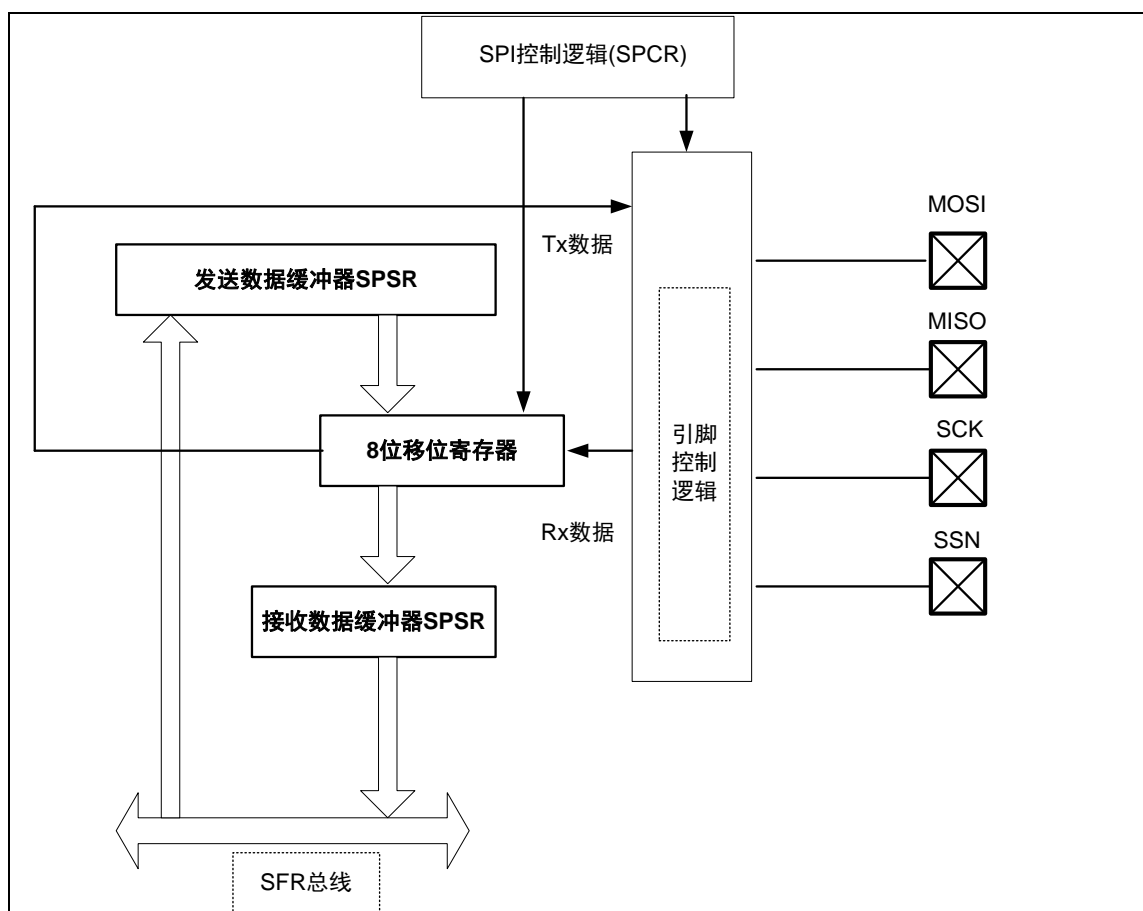


图 15-1 SPI 结构框图

## 15.3 接口时序

为了兼容不同的 SPI 外设，SPI 串行时钟的时序可以通过时钟相位选择位（SPCR.CPHA）和时钟极性选择位（SPCR.CPOL）设置产生 4 种不同组合。为保证数据正确传输，主从器件的时序配置必需一致。

当处于从器件模式或 SPI 系统使能位（SPCR.SPE）位为 0 时，SPI 的 SCK 引脚无串行时钟输出。

### 15.3.1 CPHA=0

CPHA=0 时，SPI 模块在串行时钟的第一个跳变沿采样数据，即：

若 CPOL=1，在串行时钟的下降沿采样数据；

若 CPOL=0，在串行时钟的上升沿采样数据。如图 15-2 所示：

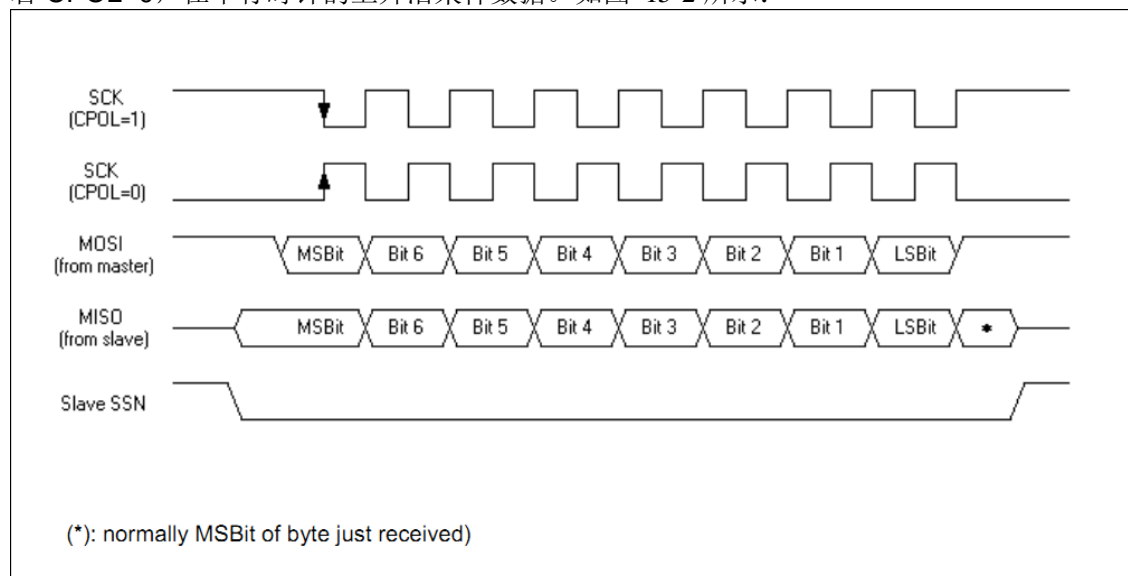


图 15-2 SPI 数据/时钟时序图（CPHA=0）

### 15.3.2 CPHA=1

CPHA=1 时，SPI 模块在串行时钟的第二个跳变沿采样数据，即：

若 CPOL=1，在串行时钟的上升沿采样数据；

若 CPOL=0，在串行时钟的下降沿采样数据。如图 15-3 所示：

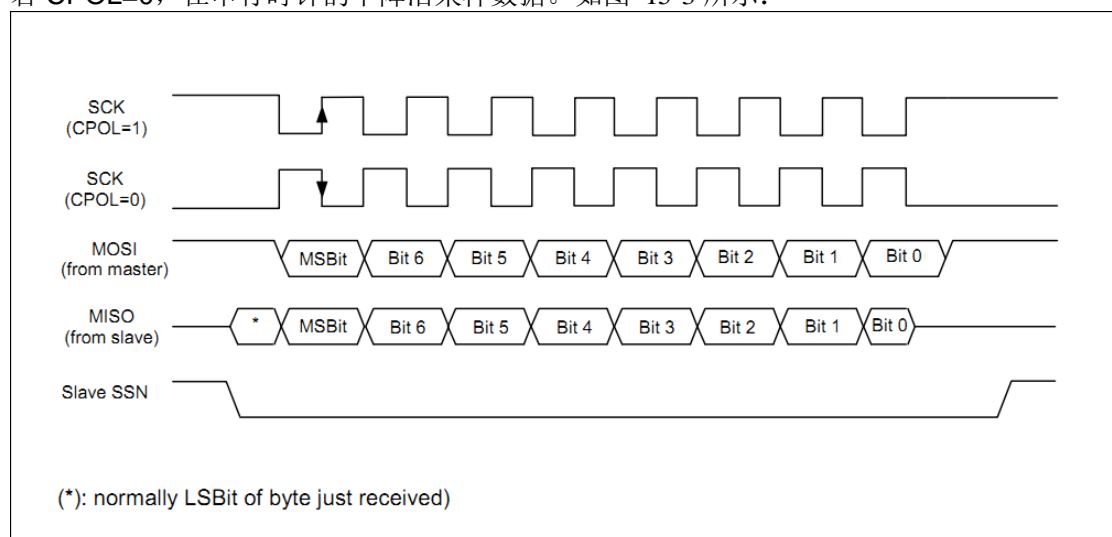


图 15-3 SPI 数据/时钟时序图（CPHA=1）

### 15.3.3 从器件 SSN

若 SPI 为从器件，则  $CPHA=0$  时，SSN 引脚必须在每字节数据传输后拉高，以便可以拉低启动下一字节传输，并避免产生写冲突错误。如图 15-4 所示：

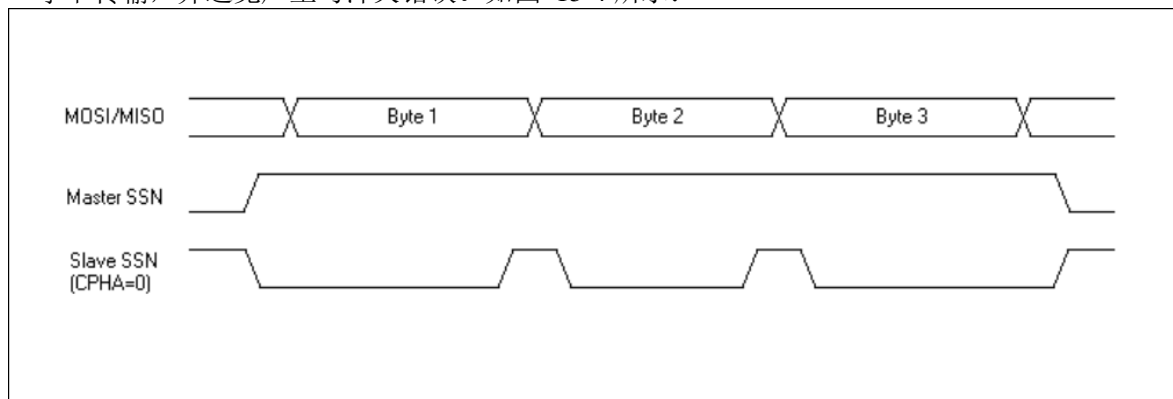


图 15-4 SPI SSN 时序图 ( $CPHA=0$ )

$CPHA=1$  时，从器件的 SSN 引脚可以在连续数据传输时一直为低，如图 15-5 示：

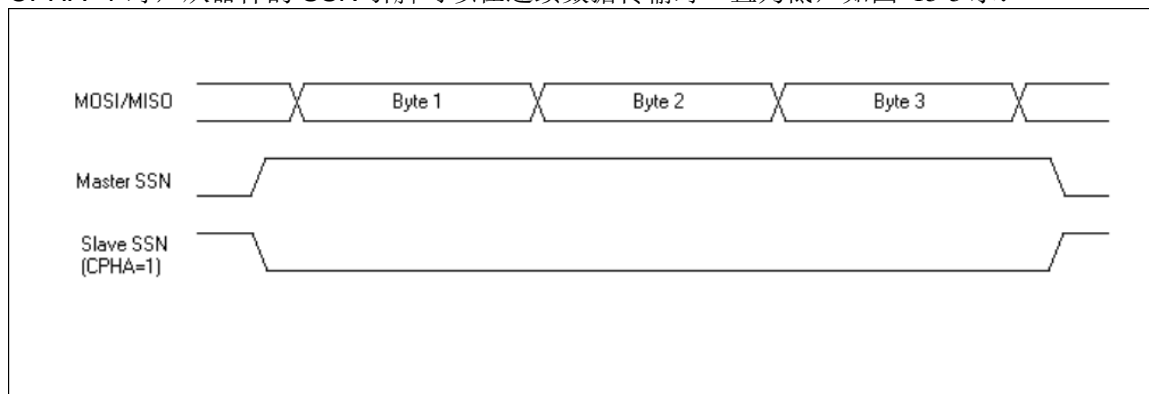


图 15-5 SPI SSN 时序图 ( $CPHA=1$ )

## 15.4 SPI 配置

### 15.4.1 I/O 配置

#### 主输出、从输入 (MOSI)

主出从入 (MOSI) 引脚是主器件的输出和从器件的输入，用于主器件到从器件的串行数据传输。当 SPI 配置为主器件时，该引脚为输出，当 SPI 配置为从器件时，该引脚为输入。数据传输时 MSB 在前。

#### 主输入、从输出 (MISO)

主入从出 (MISO) 引脚是从器件的输出和主器件的输入，用于从器件到主器件的串行数据传输。当 SPI 配置为主器件时，该引脚为输入，当 SPI 配置为从器件时，该引脚为输出。数据传输时 MSB 在前。

#### 串行时钟 (SCK)

串行时钟 (SCK) 引脚是主器件的输出和从器件的输入，用于同步主器件和从器件之间在 MOSI 和 MISO 线上的串行数据传输。当 SPI 配置为主器件时，该引脚输出时钟，当 SPI 配置为从器件时，该引脚为输入。

#### 从选择 (SSN)

从选择 (SSN) 引脚用来控制从器件选中，如图 15-2 所示，当 SPI 配置为主器件时，SSN 引脚必须接高电平，当 SPI 配置为从器件时，SSN 引脚必须接低电平。

SPI 主从器件的连接如图 15-6 所示：

主从器件的 MOSI、MISO 和 SCK 分别连在一起，主器件的 SSN 必须接高电平，从器件的 SSN 必须接低电平。主从器件通过 MOSI、MISO 连成一个环路，主器件输出时钟，数据传输时，主器件通过 MOSI 输出数据，从器件通过 MISO 输出数据。一字节数据传输完毕，主从器件将交换 8 位移位寄存器数值。

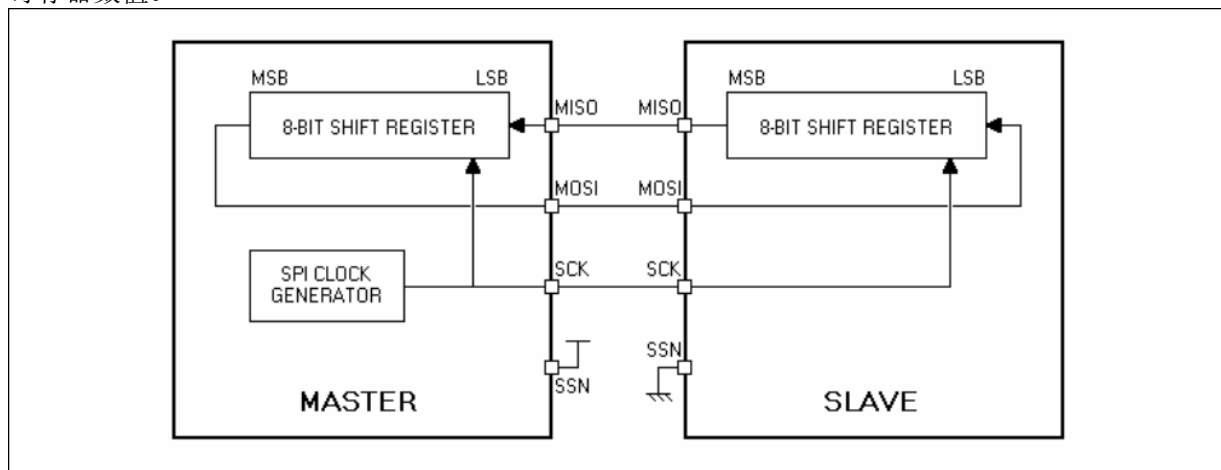


图 15-6 SPI Master/SPI Slave 互连

### 15.4.2 数据传输配置

- 1、进行数据传输前需先配置 SPCR.SPE 位和 SPCR.MSTR 位，以使能 SPI 和设置主从模式。
- 2、配置 SPCR.CPHA 位和 SPCR.CPOL 位，以设置串行时钟相位和极性（主从器件需一致）。
- 3、配置 SPCR1.SPR3 位和 SPCR.SPR[2:0]位，以设置串行时钟波特率（若为从器件模式则不用设置，串行时钟速率由主器件决定）。
- 4、需要时，配置中断，配置 IRCIE2.SPIIE,SPCR.SPIE 和 SPCR.SPIF 位。
- 5、主器件模式下数据传输前需先将从器件的 SSN 引脚拉低，主器件的 SSN 引脚必须保持高电平。主器件模式下 MCU 写 SPDR 寄存器的动作启动数据传输，中断标志 SPIF 置起完成数据传输。
- 6、从器件模式处理较为特殊，当 CPHA=0 时，从器件的 SSN 引脚拉低启动数据传输，从器件的 SSN 引脚拉高结束数据传输（即使在此之前 SPIF 中断已经产生），因为从器件不知道传输何时开始，当 SSN 引脚拉低后，MISO 引脚立即开始数据 MSB 的传输（见图 15-4）。当 CPHA=1 时，从器件在串行时钟的第一个沿启动数据传输，在 SPIF 置位后结束数据传输（见图 15-5）。

### 15.4.3 数据冲突

当 SPITXBUF 数据尚未被读进移位寄存器，或者 SPIRXBUF 中的数据未被 CPU 读取时，对 SPITXBUF/SPIRXBUF 寄存器的写操作会产生对应的冲突错误，SPIIF.TXCOL/SPIIF.RXCOL 位会置起，产生中断。导致冲突的写入数据将被忽略。数据冲突错误在主从模式下都会产生。

对 SPITXBUF 的写操作，由芯片内部的 Master 模块发起，包括 CPU、DMA 等等。对 SPIRXBUF 的写操作，则由外部 SPI 器件发起。

当数据冲突发生时，SPITXBUF 和 SPIRXBUF 内原有数据不会被刷新，新写入的数据丢失。

## 15.5 寄存器

地址	名称	符号
0x40000840	SPI1 控制寄存器 1	SPI1CR1
0x40000844	SPI1 控制寄存器 2	SPI1CR2

地址	名称	符号
0x40000848	SPI1 控制寄存器 3	SPI1CR3
0x4000084C	SPI1 中断使能寄存器	SPI1IE
0x40000850	SPI1 状态寄存器	SPI1SR
0x40000854	SPI1 发送数据缓冲寄存器	SPI1TXBUF
0x40000858	SPI1 接收数据缓冲寄存器	SPI1RXBUF
0x40000880	SPI2 控制寄存器 1	SPI2CR1
0x40000884	SPI2 控制寄存器 2	SPI2CR2
0x40000888	SPI2 控制寄存器 3	SPI2CR3
0x4000088C	SPI2 中断控制寄存器	SPI2IE
0x40000890	SPI2 状态寄存器	SPI2SR
0x40000894	SPI2 发送寄存器	SPI2TXBUF
0x40000898	SPI2 接收寄存器	SPI2RXBUF

### 15.5.1 SPI 控制寄存器 1

名称	SPI1CR1/SPI2CR1							
地址	0x40000840/0x40000880							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					MSPA	SSPA	MM
位权限	U-0					R/W-0	R/W-0	R/W-1
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	WAIT		BAUD			LSBF	CPOL	CPHA
位权限	R/W-00		R/W-001			R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:11	--	RFU: 未实现, 读为 0
10	MSPA	Master Sampling Position Adjustment, Master 对 MISO 信号的采样位置调整, 用于高速通信时补偿 PCB 走线延迟 1: 采样点延迟半个 SCK 周期 0: 不调整
9	SSPA	Slave Sending Position Adjustment, Slave MISO 发送位置调整 1: 提前半个 SCK 周期发送 0: 不调整
8	MM	Master/Slave 模式选择。 1: Master 模式 0: Slave 模式
7:6	WAIT	Master 模式下, 每发完 8Bit 后加入至少(1+WAIT)个 SCK cycle 等待时间再传输下一个 8Bit 的数据
5:3	BAUD	Master 模式波特率配置位: 000: $f_{AHBCLK}/2$ 001: $f_{AHBCLK}/4$



Bit	助记符	功能描述
		010: $f_{AHBCLK}/8$ 011: $f_{AHBCLK}/16$ 100: $f_{AHBCLK}/32$ 101: $f_{AHBCLK}/64$ 110: $f_{AHBCLK}/128$ 111: $f_{AHBCLK}/256$ 当通信正在进行的时候, 不能修改这些位。
2	LSBF	帧格式 (Frame format) 0: 先发送 MSB 1: 先发送 LSB 注: 当通信在进行时不能改变该位的值。
1	CPHOL	时钟极性选择。 1: 串行时钟停止在高电平 0: 串行时钟停止在低电平 注: 当通信在进行时不能改变该位的值。 注: 当 SSN 为低时不能改变该位的值
0	CPHA	时钟相位选择: 1: 第二个时钟边沿是第一个捕捉边沿 0: 第一个时钟边沿是第一个捕捉边沿 注: 当通信在进行时不能改变该位的值。

### 15.5.2 SPI 控制寄存器 2

名称	SPI1CR2/SPI2CR2							
地址	0x40000844/0x40000884							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	FILTEN	SSNM	TXO_AC	TXO	SSN	SSNSE N	SPIEN
位权限	U-0	R/W-1	R/W-0	R/W-1	R/W1-0	R/W-1	R/W-0	R/W-0

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	FLTEN	Slave 输入管脚滤波使能 (SSN/SCK/MOSI) 1: 使能 4ns 滤波 0: 不滤波
5	SSNM	Master 模式下 SSN 控制模式选择 1: 每发送完 8bit 后 Master 拉高 SSN, 维持高电平时间由 WAIT 寄存器控制 0: 每发送完 8bit 后 Master 保持 SSN 为低

Bit	助记符	功能描述
4	<b>TXO_AC</b>	TXONLY 硬件自动清零的使能 1: TXONLY 硬件自动清零有效, 软件使能 TXO 后, 等待发送完毕后, 硬件清零 0: 关闭 TXONLY 硬件自动清零
3	<b>TXO</b>	TXONLY 控制位 1: 启动 Master 的单发送模式 0: 关闭单发送模式
2	<b>SSN</b>	Master 模式下, 如果 SSNSEN 为 1, 软件可以通过此位控制 SSN 输出电平 1: SSN 输出高电平 0: SSN 输出低电平
1	<b>SSNSEN</b>	Master 模式下, 软件控制 SSN 使能 1: Master 模式下 SSN 输出由软件控制 0: Master 模式下 SSN 输出由硬件自动控制
0	<b>SPIEN</b>	SPI 使能。采用关闭时钟的方式来关闭使能。 1: 使能 SPI 0: 关闭 SPI, 清空发送接收缓存

### 15.5.3 SPI 控制寄存器 3

名称	SPI1CR3/SPI2CR3							
地址	0x40000848/0x40000888							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				TXBFC	RXBFC	MERRC	SERRC
位权限	U-0				W1C-0000			

Bit	助记符	功能描述
31:4	--	RFU: 未实现, 读为 0
3	<b>TXBFC</b>	Transmit Buffer Clear, 软件写 1 清除发送缓存, 写 0 无效
2	<b>RXBFC</b>	Receive Buffer Clear, 软件写 1 清除接收缓存, 写 0 无效
1	<b>MERRC</b>	Master Error Clear, 软件写 1 清除 HSPISTA.MERR 寄存器
0	<b>SERRC</b>	Slave Error Clear, 软件写 1 清除 HSPISTA.SERR 寄存器

## 15.5.4 SPI 中断控制寄存器

名称	SPI1IE/SPI2IE							
地址	0x4000084C/0x4000088C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					ERRIE	TXIE	RXIE
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2	<b>ERRIE</b>	HSPI 错误中断使能
1	<b>TXIE</b>	发送完成中断使能
0	<b>RXIE</b>	接收完成中断使能

## 15.5.5 SPI 中断标志寄存器

名称	SPI1IF/SPI2IF							
地址	0x40000850/0x40000890							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	MERR	SERR	RXCOL	TXCOL	BUSY	TXBE	RXBF
位权限	U-0	R-0	R-0	R/W-0	R/W-0	R-0	R-1	R-0

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	<b>MERR</b>	Master Error 标志 当 Master 下传输未满 8 位 SSN 就被拉高时, MERR 置位
5	<b>SERR</b>	Slave Error 标志 当 Slave 下传输未满 8 位 SSN 就被拉高时, SERR 置位
4	<b>RXCOL</b>	接收缓存溢出, 软件写 1 清零
3	<b>TXCOL</b>	发送缓存溢出, 软件写 1 清零

Bit	助记符	功能描述
2	<b>BUSY</b>	SPI 空闲标志，只读 1: SPI 传输进行中 0: SPI 传输空闲
1	<b>TXBE</b>	TX Buffer Empty 标志位 1: 发送缓存空，软件写 TXBUF 清零 0: 发送缓存满
0	<b>RXBF</b>	RX Buffer Full 标志位 1: 接收缓存满，软件读 RXBUF 清零 0: 接收缓存空

### 15.5.6 SPI 发送缓存寄存器

名称	SPI1TXBUF/SPI2TXBUF							
地址	0x40000854/0x40000894							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TXBUF							
位权限	W-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现，读为 0
7:0	<b>TXBUF</b>	SPI 发送缓存

### 15.5.7 SPI 接收缓存寄存器

名称	SPI1RXBUF/SPI2RXBUF							
地址	0x40000858/0x40000898							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RXBUF							
位权限	R-00000000							

Bit	助记符	功能描述
31:8	--	RFU：未实现，读为 0
7:0	<b>RXBUF</b>	SPI 接收缓存

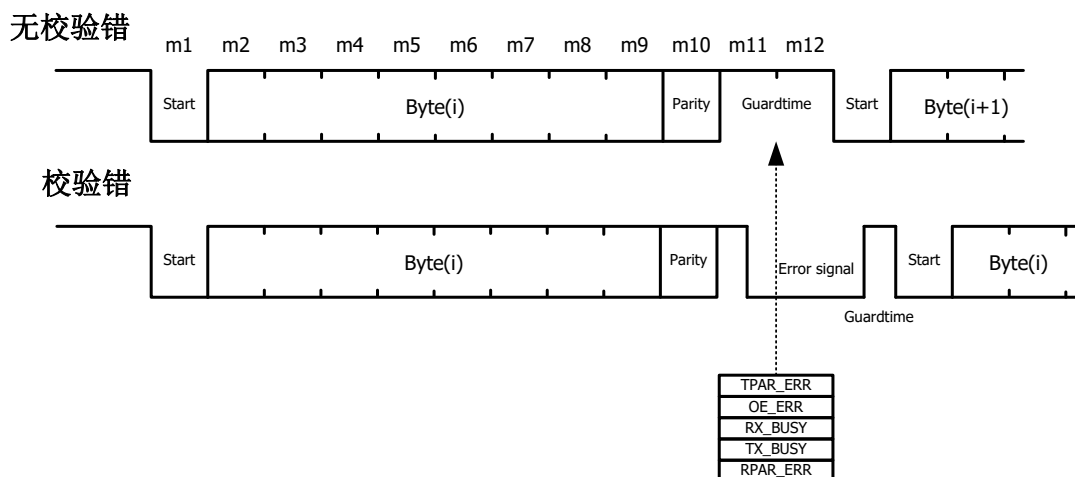
## 16 智能卡接口 (ISO7816)

### 16.1 概述

智能卡接口(7816)是外部智能卡通过 2 线交换 8 位数据的串行同步通讯手段。芯片提供了 2 个 7816 主机接口模块。

- 2路独立7816接口
- 具备卡时钟输出端口，输出频率在1MHz~5MHz之间可设
- 位传输方向可配置，支持MSB First或LSB First
- 错误信号宽度可配置为1/1.5/2个ETU
- 发送数据支持传输错误重发机制，重发次数可配置为0~3次
- 支持EGT可设0~256，并支持多种超时中断
- 具有数据接收完成/接收错误中断，并提示错误类型
- 发送中断产生条件可配置为缓冲区空或移位寄存器空
- 支持DMA接口

### 16.2 接口时序



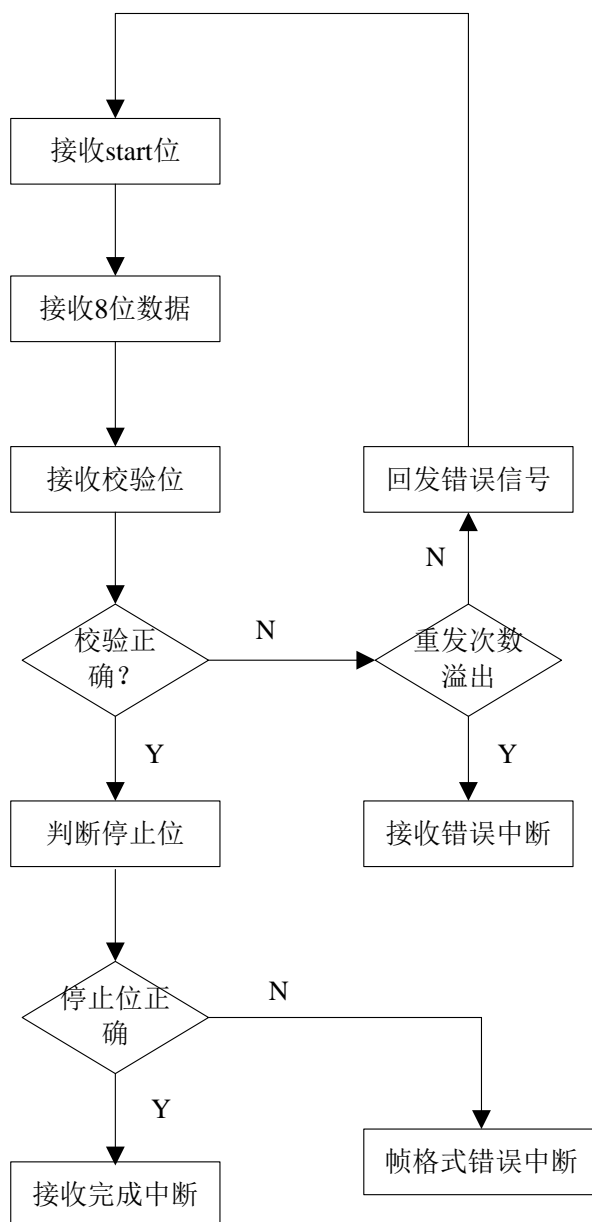
参照 7816 协议标准，7816 基本接口时序如下：

- 一个起始位后跟8个数据位及1个校验位，以1ETU或2ETU的GUARDTIME结束。
- 单字节数据长度最小为11ETU或12ETU。
- 第10.5个ETU接收电路校验接收数据，若校验正确，则插入2个ETU的GUARDTIME，确保数据长度为12ETU，并在第11个ETU时令RX\_BUSY无效并产生可能的OE\_ERR标志，完成数据发送；若接收校验出错，则在第10.5ETU拉低IO，产生ERROR SIGNAL。ERROR SIGNAL最短1个ETU，最长2个ETU。并在第11个ETU根据需要产生RPAR\_ERR标志。
- 第11个ETU时发送电路未采样到ERROR SIGNAL，则说明发送数据正确，数据发送完成，令TX\_BUSY无效。
- 若第11个ETU发送电路采样到ERROR SIGNAL，则说明发送数据错误，根据设定产生需要的TPAR\_ERR或等待2个ETU后重发数据。
- 所有中断标志尽可能都在同一时刻产生，使得MCU可以正确及时处理中断。

## 16.3 通信流程

### 16.3.1 数据接收

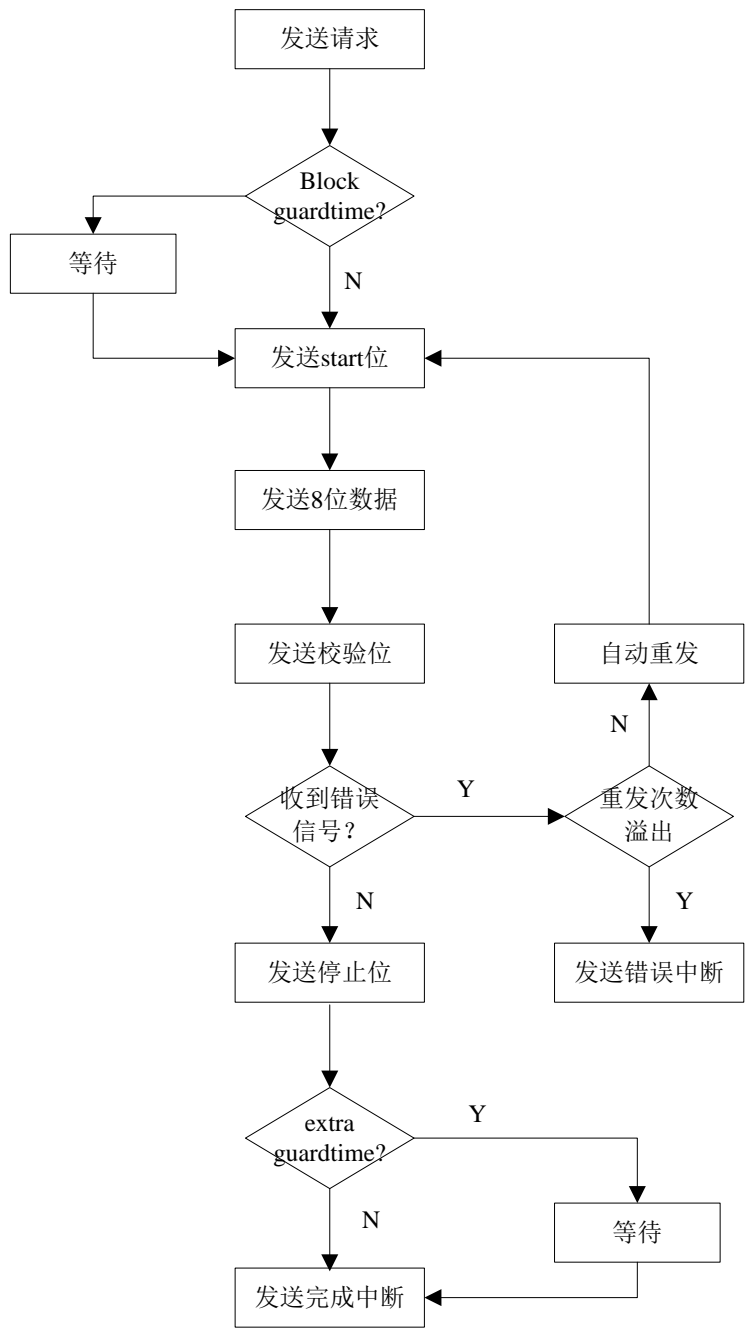
7816 数据接收过程:



### 16.3.2 数据发送

在 TXEN 开启的时候, 软件只要向 TXBUF 写入数据, 硬件在相应 IO 口空闲的条件下会自动发送数据, 软件可以在发送过程中向 TXBUF 写入数据, 硬件会在前一帧发送结束后继续发送下一帧。当进行数据发送时, 内部输入端口自动关闭, 即电路正常应用模式下不能收到自己发出的数据。要注意的是, 由于本设计中只有一级缓存, 软件两次写 TXBUF 的间隔不能太短, 如果在状态机把数据装入移位寄存器开始发送之前又写 TXBUF, 会把前面的数据冲掉。注意在发送时, 软件至少要等硬件将前一笔数据移入移位寄存器以后才能写下一笔数据, 软件可以监视 TX\_FLAG, TX\_FLAG 为 1 表示发送缓存寄存器空, 数据已经进入移位寄存器发送, 可以向 TXBUF 写入下一笔数据。

7816 数据发送流程:



## 16.4 寄存器

### 16.4.1 7816 通道控制寄存器 U7816CTRLx

名称	U7816CTRLx(x=0~1)							
地址	0x40011C00/0x40011C2C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							



名称	U7816CTRLx(x=0~1)							
地址	0x40011C00/0x40011C2C							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		TXEN	RXEN	CKOEN	HPUAT	HPUEN	RFUI
位权限	U-0		R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:6	--	RFU: 未实现, 读为 0
5	TXEN	U7816 通道发送使能控制位 1 = 通道发送使能, 可发送数据 0 = 通道发送禁止, 不可发送数据, 并关断输出端口 0 = 将 SCL 信号转化为低电平
4	RXEN	U7816 通道接收使能控制位。 1 = 通道接收使能, 可接收数据 0 = 通道接收禁止, 不可接收数据, 并关断输入端口
3	CKOEN	U7816 时钟 CLK 输出使能控制位 1 = 7816 时钟输出使能 0 = 7816 时钟输出禁止
2	HPUAT	U7816 通道数据发送强上拉电阻自动有效控制位 1 = 数据发送时上拉电阻自动有效, 接收态上拉电阻无效 0 = 数据发送时上拉电阻自动有效功能禁止, 上拉电阻由 HPUEN, LPUEN 控制
1	HPUEN	U7816 通道强上拉使能控制位 1 = 强上拉有效 0 = 强上拉无效
0	RFUI	保留位

#### 16.4.2 U7816 帧格式控制寄存器 U7816FRCx

名称	U7816FRCx(x=0~1)							
地址	0x40011C04/0x40011C30							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					ERSW		ERSGD
位权限	U-0					R/W-00		R/W-0

名称	U7816FRCx(x=0~1)							
地址	0x40011C04/0x40011C30							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	BGTEN	REP_T	PAR		FREN	TREPEN	RREPEN	DICONV
位权限	R/W-0	R/W-0	R/W-00		R/W-0	R/W-1	R/W-1	R/W-0

Bit	助记符	功能描述
31:13	--	RFU: 未实现, 读为 0
12:11	DUMMY	可读写, 无功能
10:9	ERSW	ERROR SIGNAL 宽度选择 11 = ERROR SIGNAL 宽度为 1ETU; 10 = ERROR SIGNAL 宽度为 1.5ETU; 01 = ERROR SIGNAL 宽度为 2ETU; 00 = ERROR SIGNAL 宽度为 2ETU;
8	ERSGD	ERROR SIGNAL 后 GUARDTIME 宽度选择(仅在发送时有效) 1 = ERROR SIGNAL 后 GUARDTIME 为 1~1.5ETU。 0 = ERROR SIGNAL 后 GUARDTIME 为 2~2.5ETU。 ERROR SIGNAL 宽度为整数 ETU 时 GUARDTIME 为 1.5 或 2.5ETU; ERROR SIGNAL 宽度为 1.5ETU 时 GUARDTIME 为 1 或 2ETU
7	BGTEN	BGT (block guard time) 控制位。控制接收->发送之间是否插入 BGT。BGT 是接收->发送之间需要的最小时间 1 = BGT 使能, 插入 Block guard time(22 etu); 0 = BGT 禁止, 不插入 Block guard time(22 etu);
6	REP_T	控制接收数据奇偶校验出错时自动重发次数 1 = 3 次 0 = 1 次
5:4	PAR	奇偶校验类型选择 00: Even 01: Odd 10: Always 1 11: 不校验, 处理
3	FREN	Guard Time 长度控制位 (发送时严格按照协议 2etu) 1 = Guard time 为 1 etu 0 = Guard time 为 2 etu
2	TREPEN	缓发送数据奇偶校验错的处理方式选择 1 = 收到奇偶校验出错标志 (error signal), 根据 T=0 协议自动进行回发。在单一 byte 重复发送次数超过 REP_T 后, 置 tx_parity_err 标志, 进行中断 0 = 收到 Error signal 时不进行自动回发, 置 tx_parity_err 标志, 直接中断
1	RREPEN	接收数据奇偶校验错的处理方式选择 1 = 奇偶校验错, 根据 T=0 协议自动回发 ERROR SIGNAL。单一 BYTE 连续接收次数超过 REP_T 后, 置 RX_PARITY_ERR 标志, 进行中断 0 = 奇偶校验错, 不自动发送 ERROR SIGNAL, 置 RX_PARITY_ERR 标志, 进行中断
0	DICONV	传输次序, 编码方式选择 1 = 反向编码, 先收发 MSB; (收发数据+校验位)反逻辑电平 0 = 正向编码, 先收发 LSB; (收发数据+校验位)正逻辑电平

## 16.4.3 U7816EGT 配置寄存器 U7816EGTx

名称	U7816EGTx(x=0~1)							
地址	0x40011C08/0x40011C34							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TXEGT							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	TXEGT	发送时插入的 EGT 时间 (以 ETU 为单位)

## 16.4.4 U7816 工作时钟分频寄存器 U7816CLKDIVx

名称	U7816CLKDIVx(x=0~1)							
地址	0x40011C0C/0x40011C38							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CLKDIV							
位权限	R/W-00011							

Bit	助记符	功能描述
31:5	--	RFU: 未实现, 读为 0
4:0	CLKDIV	U7816 时钟输出分频控制寄存器, 控制 7816 工作时钟分频数。 U7816 工作时钟与 APBCLK 的分频关系: $F_{7816} = F_{APBCLK} / (CLKDIV + 1)$ 特殊情况: CLK_DIV 设置成 0 或 1 时, $F_{7816} = F_{APBCLK} / 2$ 注: 7816 协议规定的工作时钟范围是 1~5MHZ。

## 16.4.5 U7816 预分频控制寄存器 U7816PDIVx

名称	U7816PDIVx(x=0~1)							
地址	0x40011C10/0x40011C3C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				PDIV			
位权限	U-0				R/W-0001			
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PDIV							
位权限	R/W-01110011							

Bit	助记符	功能描述
31:12	--	RFU: 未实现, 读为 0
11:0	PDIV	U7816 预分频控制寄存器, 控制 7816 通信分频比 (波特率) Baud = $F_{7816}/(\text{PDIV} + 1)$

## 16.4.6 U7816 接收缓冲寄存器 U7816RXBUFx

名称	U7816RXBUFx(x=0~1)							
地址	0x40011C14/0x40011C40							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RXBUF							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	RXBUF	U7816 数据接收缓冲寄存器

## 16.4.7 U7816 发送缓冲寄存器 U7816TXBUFx

名称	U7816TXBUFx(x=0~1)							
地址	0x40011C18/0x40011C44							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TXBUF							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	TXBUF	U7816 数据发送缓存寄存器

## 16.4.8 U7816 中断使能寄存器 U7816IEx

名称	U7816IEx(x=0~1)							
地址	0x40011C1C/0x40011C48							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名						RXIE	TXIE	LSIE
位权限						R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2	RXIE	数据接收中断使能位。对应 RX_FLAG 中断标志位 1 = 数据接收中断使能位 0 = 数据接收中断使能位
1	TXIE	数据发送中断使能位。对应 TX_FLAG 中断标志位 1 = 数据发送中断使能 0 = 数据发送中断禁止

Bit	助记符	功能描述
0	LSIE	线路状态中断使能位。对应 ERROR_FLAG 中断标志位 1 = 线路状态中断使能 0 = 线路状态中断禁止

#### 16.4.9 U7816 主状态中断标志寄存器 U7816IFx

名称	U7816IFx(x=0~1)							
地址	0x40011C20//0x40011C4C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					ERRIF	TXIF	RXIF
位权限	U-0					R/W-0	R/W-1	R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2	ERRIF	错误标志, 寄存器配置出错或传输过程中出错。硬件置位, 清 U7816ERR 中相应错误标志清零 1 = 出错, 错误类型见 U7816ERR 寄存器 0 = 无出错情况
1	TXIF	发送缓冲区空标志, 上电复位后此标志就自动置位, 表示缓冲区空, 可以写入数据。软件写入数据后标志自动清除, 数据从发送缓存移入移位寄存器后置 1 1 = 数据发送缓冲器空 0 = 数据发送缓冲器内有数据待发送
0	RXIF	接收完成标志, U7816 接口控制器每收到 1byte 数据, 根据接收的通道相应发出一次中断。硬件置位, 读数据接收缓冲寄存器清零 1 = 接收到 1byte 数据, 数据接收缓冲器满 0 = 未接收到数据, 数据接收缓冲器空

## 16.4.10 U7816 错误标志寄存器 U7816ERRx

名称	U7816ERRx(x=0~1)							
地址	0x40011C24/0x40011C50							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名					TPARERR	RPARERR	FRERR	OVERR
位权限					R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
3	TPARERR	发送数据奇偶校验错误标志位。硬件置位, 写 1 清零
2	RPARERR	接收数据奇偶校验错误标志位。硬件置位, 写 1 清零
1	FRERR	接收帧格式错误标志位。硬件置位, 写 1 清零 1 = 帧格式有错误, 接收到的 frame 字节长度有误或接收到的 frame 或者 stop 位有误 0 = 接收数据时无奇偶校验错误
0	OVERR	接收溢出错误标志位。硬件置位, 写 1 清零 1 = 接收缓冲寄存器未被读出, 又接收到新的数据, 溢出错误标志有效。原接收缓冲寄存器内数据被新覆盖 0 = 无溢出错误

## 16.4.11 U7816 次状态标志寄存器 U7816STAx

名称	U7816STAx(x=0~1)							
地址	0x40011C28/0x40011C54							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					WAIT_RPT	TXBUSY	RXBUSY
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2	WAIT_RPT	U7816 接口发送了错误信号, 正在等待对方重发数据; 状态机进入发送错误信号状态时置位, 收到数据起始位或者进入发送状态时硬件清零; 软件可以查询此位, 但是不能改写;
1	TXBUSY	发送数据忙标志。(发送完成后自动清零) 1 = 处于数据发送状态, 发送移位寄存器正在发送数据。(开始发送起始位置 1, 停止位中间清零) 0 = 数据发送空闲
0	RXBUSY	接收数据忙标志。(接收完成后自动清零) 1 = 处于数据接收状态, 接收移位寄存器正在接收数据。(收到起始位置 1, 收到停止位清零, 若接收数据出错需重发, 则回发 error signal 时清零。即数据及校验位接收之后, 无论是否需要重发, 都需要及时清除该标志) 0 = 数据接收空闲



# 17 DMA

## 17.1 概述

- 7通道外设PDMA，支持Peripherals<>RAM传输
- 1通道存储器MDMA，支持Flash<>RAM传输
- 外设DMA传输由外设请求触发，DMA工作期间不影响CPU运行
- 外设通道最大传输长度8192次，支持byte/half-word/word传输
- Flash->RAM通道最大传输长度8192次，只支持word传输
- 支持Flash连续编程（RAM->Flash），需要预先进行擦除，一次编程固定为256字节
- RAM指针递增、递减
- 可产生半程中断和全程中断
- 通道优先级可配置（4级优先级）
- 接入外设可选择为SPIx、UARTx、I2C、U7816x、ADC、AES、CRC、TIMERx

## 17.2 工作原理

外设 DMA 为 Peripheral<>RAM 通道，采用外设请求触发方式进行数据传输，每个外设通道都可以支持外设->RAM 或者 RAM->外设的数据传输，并且根据目标外设类型的不同，自适应选择 byte/half-word/word 传输方式。DMA 作为 Master，在收到 request 后将发起 AHB transactions 进行数据操作，外设目标地址根据通道接入选择自动定位，RAM 目标地址则根据寄存器配置定位。

每个 channel 可以从多个外设中选择一个作为 source 或 destination，同时软件可以设置通道优先级，当两个通道同时要访问 RAM 时，由优先级决定谁先访问，另一个通道将被挂起，直到优先通道访问完毕。

外设请求可以是发送完成（RAM->Peripheral）或接收完成（Peripheral->RAM），数据传输通过 AHB 总线完成，当 DMA 访问外设时，CPU 对同一个外设的访问将引起冲突，哪个 Master 访问被挂起取决于 BusMatrix 设置的仲裁优先级。这里需要注意的是，由于大部分外设都被挂在 APB 总线上，APB 映射到 AHB 仅为一个 slave，因此当 DMA 访问 APB 中任意外设时，CPU 即使访问 APB 下的其他外设，也同样会引起总线仲裁。

软件可设置 DMA 的 RAM 指针，用于配置 DMA 传输的起始地址，可以选择指针递增或递减方式。另有 TRFLEN 寄存器配置传输次数，根据起始地址和传输次数，计算得到终止地址，当 RAM 指针指向终止地址时，本次传输结束，关闭通道。

当 channel 被使能后，DMA 就准备好接受通道所选中的外设请求。当配置传输长度一半的字节被传输后，一个 HTIF（Half transfer interrupt flag）中断置位；当配置传输长度全部完成后，TCIF（Transfer complete interrupt flag）中断置位。上述中断都可以被相应的中断使能寄存器屏蔽。

在DMA一个完整transfer block完成之前，软件随时可以关闭channel使能，此时DMA将被挂起，但已传输的数据长度不会保存，如果软件此后重新使能通道，则DMA继续传输。

## 17.3 工作流程

DMA 寄存器配置：

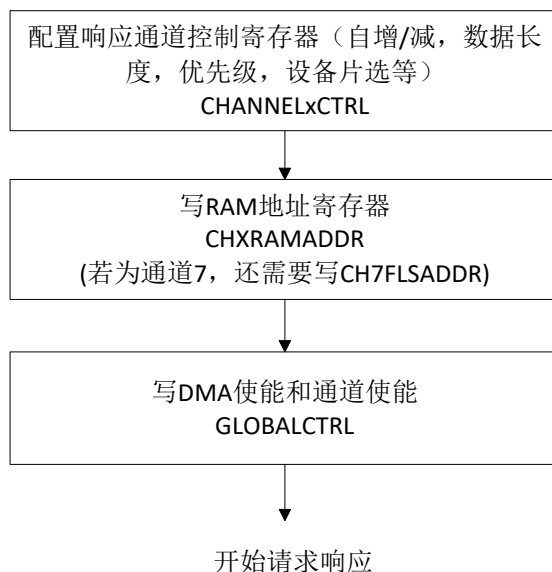


图 17-1 DMA 寄存器配置

DMA 对请求响应分成两部分处理：通道请求处理过程和数据搬运过程。

- 通道请求处理
  - a) DMA 接受到请求，跳到步骤 b
  - b) 判断是否有其他通道正在搬运数，若有，则停留在步骤 b 直至其他通道当次搬运完成；若无，进一步判断是否有其他同时置起的请求信号，若有，则判断当前通道优先级是否高于其他通道，若是，则跳到步骤 c 并向数据搬运过程发起请求，若否，则停留在步骤 b 直至其他通道当次搬运完成
  - c) 并等待数据搬运完成响应信号，得到响应则，跳到步骤 d，否则停在步骤 c
  - d) 数据搬运长度+1，判断是否达到设定长度，若是则产生通道使能关闭脉冲；判断请求是否释放，若是，则跳到步骤 a，若否，则停留在步骤 d 判断数据传输达到设定长度，否则跳到步骤 a
- 数据搬运
  - a) 等待通道请求处理过程发起请求
  - b) 向 HADDR 写源地址
  - c) 向 HADDR 写目的地址，同时读取 HRDATA
  - d) 将读到的 HRDATA 数据写到 HWDATA
  - e) 向通道请求处理过程发出搬运完成响应，并跳到步骤 a

DMA 工作的流程如下图所示：

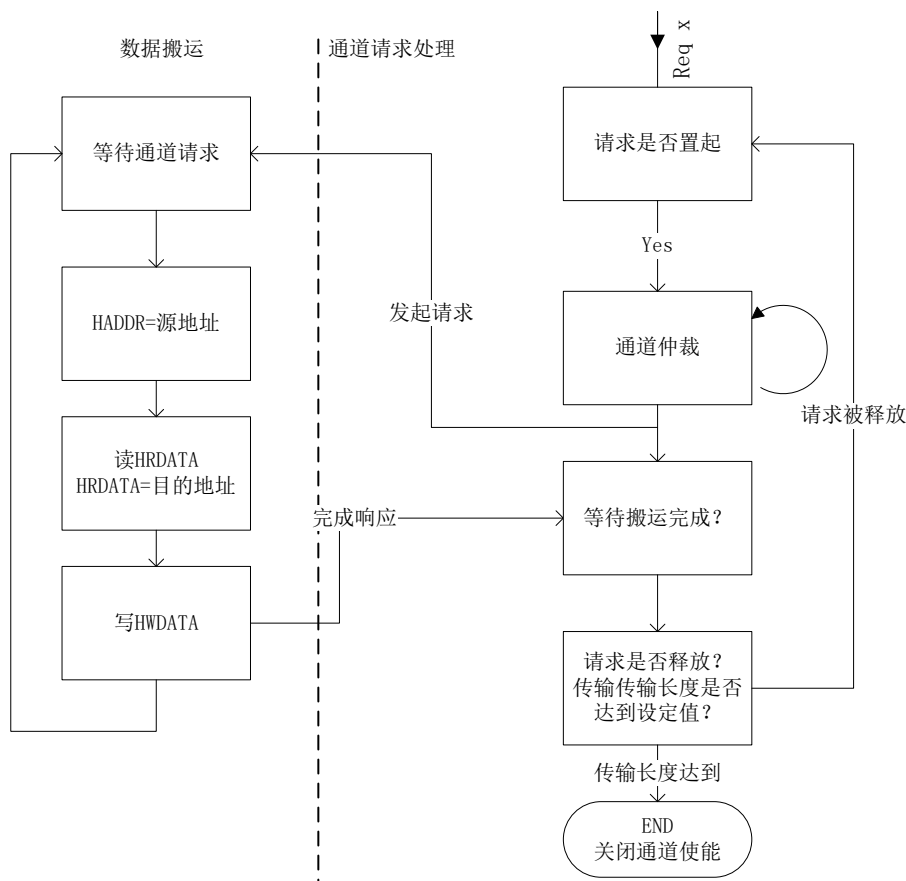


图 17-2 DMA 工作流程

## 17.4 通道控制

### 17.4.1 通道控制器

DMA 共有 7 个优先级可配的通道，每个通道可接受 8 个请求响应，根据每个通道的配置寄存器选择其中一个请求送入通道控制器，通道控制器根据各个通道的 **busy** 状态和优先级选择其中一个通道请求进行响应处理，通道控制器的结构示意图如图 Fig 1.3 所示。

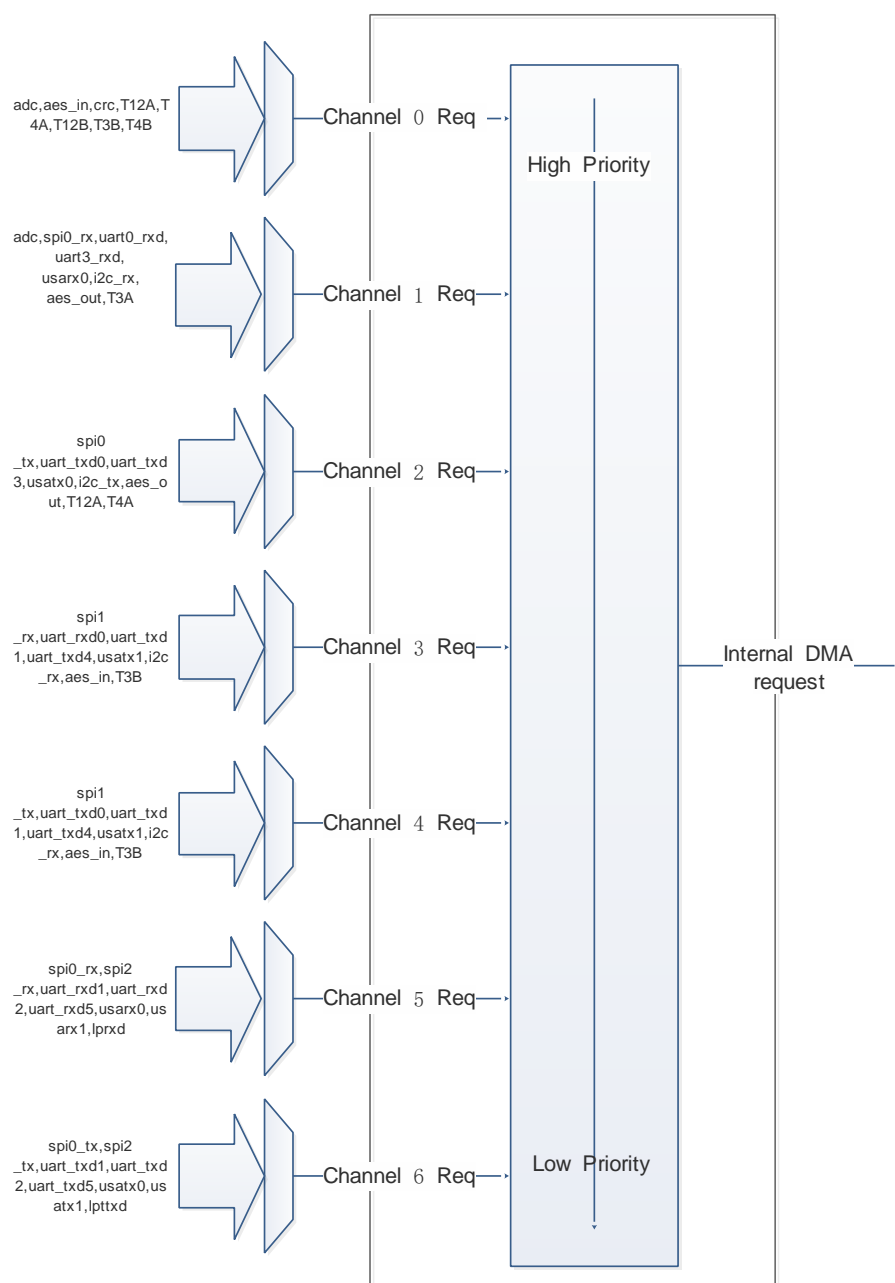


图 17-3 DMA 通道控制器

外设 DMA 共有 7 个通道，外设请求映射如下

编号	外设	通道0	通道1	通道2	通道3	通道4	通道5	通道6
0	ADC	ADC	ADC					
1	SPI0		SPI0_RX	SPI0_TX			SPI0_RX	SPI0_TX
2	SPI1				SPI1_RX	SPI1_TX		
3	SPI2						SPI2_RX	SPI2_TX
4	UART0		RXD0	TXD0	RXD0	TXD0		
5	UART1				RXD1	TXD1	RXD1	TXD1
6	UART2						RXD2	TXD2
7	UART3		RXD3	TXD3				
8	UART4				RXD4	TXD4		

编号	外设	通道0	通道1	通道2	通道3	通道4	通道5	通道6
9	UART5						RXD5	TXD5
10	U78160		USARX0	USATX0			USARX0	USATX0
11	U78161				USARX1	USATX1	USARX1	USATX1
12	I2C		I2C_RX	I2C_TX	I2C_TX	I2C_RX		
13	AES	AES_IN	AES_OUT	AES_OUT		AES_IN		
14	CRC	CRC						
15	BT12_CAP	BT12		BT12				
16	ET1_CAP		ET1		ET1			
17	ET3_CAP	ET3		ET3				
18	BT34_CAP	BT34			BT34			
19	ET2_CAP	ET2				ET2		
20	ET4_CAP	ET4						
21	LPTIM						LPT	LPT

### 17.4.2 通道优先级

DMA 总共有 7 个通道，每个通道的优先级别可以通过寄存器配置为：very high,high,low,very low。当多个通道配置为相同优先级别时，通道序号越大，优先级别越低。

DMA 每搬运完一次数据都会重新进行通道请求选择，假设通道 0 传输长度为 3，通道 1 传输长度为 2。当通道 0 完成第二次传输准备进行第三次数据搬运时，通道 1 请求响应置起，这时通道控制器根据通道优先级切换至通道 1 数据搬运，直至通道 1 数据全部搬运完成，通道寄存器再切换回通道 0 完成剩下的数据搬运。

## 17.5 寄存器

地址	名称	符号
0x40000400	DMA 全局控制寄存器	GLOBALCTRL
0x40000404	通道 0 控制寄存器	CH0CTRL
0x40000408	通道 0 RAM 地址寄存器	CH0RAMADDR
0x4000040C	通道 1 控制寄存器	CH1CTRL
0x40000410	通道 1 RAM 地址寄存器	CH1RAMADDR
0x40000414	通道 2 控制寄存器	CH2CTRL
0x40000418	通道 2 RAM 地址寄存器	CH2RAMADDR
0x4000041C	通道 3 控制寄存器	CH3CTRL
0x40000420	通道 3 RAM 地址寄存器	CH3RAMADDR
0x40000424	通道 4 控制寄存器	CH4CTRL
0x40000428	通道 4 RAM 地址寄存器	CH4RAMADDR
0x4000042C	通道 5 控制寄存器	CH5CTRL
0x40000430	通道 5 RAM 地址寄存器	CH5RAMADDR
0x40000434	通道 6 控制寄存器	CH6CTRL
0x40000438	通道 6 RAM 地址寄存器	CH6RAMADDR
0x4000043C	通道 7 控制寄存器	CH7CTRL

地址	名称	符号
0x40000440	通道 7 Flash 地址寄存器	CH7FLSADDR
0x40000444	通道 7 RAM 地址寄存器	CH7RAMADDR
0x40000448	DMA 通道状态标志寄存器	CHSTATUS

### 17.5.1 DMA 全局控制寄存器

名称	GLOBALCTRL							
地址	0x40000400							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							DMAEN
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	<b>DMAEN</b>	DMA 全局使能 1: DMA 使能 0: DMA 关闭

### 17.5.2 通道 0 控制寄存器

名称	CH0CTRL							
地址	0x40000404							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH0TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH0TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH0PRI		CH0INC	CH0SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH0FTI E	CH0HTI E	CH0EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	<b>CH0TSIZE</b>	Channel0 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	<b>CH0PRI</b>	Channel0 优先级 00: Low 01: Medium 10: High 11: Very High
11	<b>CH0INC</b>	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	<b>CH0SSEL</b>	Channel0 外设通道选择 000: ET4_CAP 001: ET2_CAP 010: BT34_CAP 011: ET3_CAP 100: BT12_CAP 101: CRC_OUT 110: AES_IN 111: ADC_OUT
7:3	--	RFU: 未实现, 读为 0
2	<b>CH0FTIE</b>	Channel0 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	<b>CH0HTIE</b>	Channel0 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	<b>CH0EN</b>	Channel0 使能 1: 启动通道 0 0: 关闭通道 0

### 17.5.3 通道 0 RAM 指针寄存器

名称	CH0RAMAD							
地址	0x40000408							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH0RAMAD[15:8]							
位权限	R/W-00000000							

名称	CH0RAMAD							
地址	0x40000408							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH0RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	<b>CH0RAMAD</b>	Channel0 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

#### 17.5.4 通道 1 控制寄存器

名称	CH1CTRL							
地址	0x4000040C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH1TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH1TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH1PRI		CH1INC	CH1SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH1FTI E	CH1HTI E	CH1EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	<b>CH1TSIZE</b>	Channel1 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	<b>CH1PRI</b>	Channel1 优先级 00: Low 01: Medium 10: High 11: Very High
11	<b>CH1INC</b>	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	<b>CH1SSEL</b>	Channel1 外设通道选择 000: ET1_CAP 001: AES_OUT 010: I2C_RX 011: U78160_RX 100: UART3_RX



Bit	助记符	功能描述
		101: UART0_RX 110: SPI0_RX 111: ADC_OUT
7:3	--	RFU: 未实现, 读为 0
2	CH1FTIE	Channel1 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	CH1HTIE	Channel1 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	CH1EN	Channel1 使能 1: 启动通道 1 0: 关闭通道 1

### 17.5.5 通道 1 RAM 指针寄存器

名称	CH1RAMAD							
地址	0x40000410							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH1RAMAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH1RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	CH1RAMAD	Channel1 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

### 17.5.6 通道 2 控制寄存器

名称	CH2CTRL							
地址	0x40000414							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH2TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH2TSIZE							
位权限	R/W-00000000							

名称	CH2CTRL							
地址	0x40000414							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH2PRI		CH2INC	CH2SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH2FTI E	CH2HTI E	CH2EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	<b>CH2TSIZE</b>	Channel2 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	<b>CH2PRI</b>	Channel2 优先级 00: Low 01: Medium 10: High 11: Very High
11	<b>CH2INC</b>	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	<b>CH2SSEL</b>	Channel2 外设通道选择 000: ET3_CAP 001: BT12_CAP 010: AES_OUT 011: I2C_TX 100: U78160_TX 101: UART3_TX 110: UART0_TX 111: SPI0_TX
7:3	--	RFU: 未实现, 读为 0
2	<b>CH2FTIE</b>	Channel2 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	<b>CH2HTIE</b>	Channel2 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	<b>CH2EN</b>	Channel2 使能 1: 启动通道 2 0: 关闭通道 2

## 17.5.7 通道 2 RAM 指针寄存器

名称	CH2RAMAD							
地址	0x40000418							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH2RAMAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH2RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	CH2RAMAD	Channel2 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

## 17.5.8 通道 3 控制寄存器

名称	CH3CTRL							
地址	0x4000041C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH3TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH3TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH3PRI		CH3INC	CH3SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH3FTI E	CH3HTI E	CH3EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	CH3TSIZE	Channel3 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	CH3PRI	Channel3 优先级 00: Low 01: Medium 10: High

Bit	助记符	功能描述
		11: Very High
11	CH3INC	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	CH3SSEL	Channel3 外设通道选择 000: BT34_CAP 001: ET1_CAP 010: I2C_TX 011: U78161_RX 100: UART4_RX 101: UART1_RX 110: UART0_RX 111: SPI1_RX
7:3	--	RFU: 未实现, 读为 0
2	CH3FTIE	Channel3 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	CH3HTIE	Channel3 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	CH3EN	Channel3 使能 1: 启动通道 3 0: 关闭通道 3

### 17.5.9 通道 3 RAM 指针寄存器

名称	CH3RAMAD							
地址	0x40000420							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH3RAMAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH3RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	CH3RAMAD	Channel3 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

## 17.5.10 通道 4 控制寄存器

名称	CH4CTRL							
地址	0x40000424							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH4TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH4TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH4PRI		CH4INC	CH4SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH4FTI E	CH4HTI E	CH4EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	<b>CH4TSIZE</b>	Channel4 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	<b>CH4PRI</b>	Channel4 优先级 00: Low 01: Medium 10: High 11: Very High
11	<b>CH4INC</b>	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	<b>CH4SSEL</b>	Channel4 外设通道选择 000: ET2_CAP 001: AES_IN 010: I2C_RX 011: U78161_TX 100: UART4_TX 101: UART1_TX 110: UART0_TX 111: SPI1_TX
7:3	--	RFU: 未实现, 读为 0
2	<b>CH4FTIE</b>	Channel4 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	<b>CH4HTIE</b>	Channel4 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	<b>CH4EN</b>	Channel4 使能 1: 启动通道 4 0: 关闭通道 4

## 17.5.11 通道 4 RAM 指针寄存器

名称	CH4RAMAD							
地址	0x40000428							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH4RAMAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH4RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	CH4RAMAD	Channel4 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

## 17.5.12 通道 5 控制寄存器

名称	CH5CTRL							
地址	0x4000042C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH5TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH5TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH5PRI		CH5INC	CH5SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH5FTI E	CH5HTI E	CH5EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	CH5TSIZE	Channel5 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	CH5PRI	Channel5 优先级 00: Low 01: Medium 10: High

Bit	助记符	功能描述
		11: Very High
11	CH5INC	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	CH5SSEL	Channel5 外设通道选择 000: LPTIM_CAP 001: U78161_RX 010: U78160_RX 011: UART5_RX 100: UART2_RX 101: UART1_RX 110: SPI2_RX 111: SPI0_RX
7:3	--	RFU: 未实现, 读为 0
2	CH5FTIE	Channel5 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	CH5HTIE	Channel5 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	CH5EN	Channel5 使能 1: 启动通道 5 0: 关闭通道 5

### 17.5.13 通道 5 RAM 指针寄存器

名称	CH5RAMAD							
地址	0x40000430							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH5RAMAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH5RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	CH5RAMAD	Channel5 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

## 17.5.14 通道 6 控制寄存器

名称	CH6CTRL							
地址	0x40000434							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH6TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH6TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH6PRI		CH6INC	CH6SSEL		
位权限	U-0		R/W-00		R/W-0	R/W-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH6FTI E	CH6HTI E	CH6EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	<b>CH6TSIZE</b>	Channel6 传输长度, 1-8192 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	<b>CH6PRI</b>	Channel6 优先级 00: Low 01: Medium 10: High 11: Very High
11	<b>CH6INC</b>	RAM 地址增减设置 1: RAM 地址递增 0: RAM 地址递减
10:8	<b>CH6SSEL</b>	Channel6 外设通道选择 000: LPTIM_CAP 001: U78161_TX 010: U78160_TX 011: UART5_TX 100: UART2_TX 101: UART1_TX 110: SPI2_TX 111: SPI0_TX
7:3	--	RFU: 未实现, 读为 0
2	<b>CH6FTIE</b>	Channel6 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	<b>CH6HTIE</b>	Channel6 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	<b>CH6EN</b>	Channel6 使能 1: 启动通道 6 0: 关闭通道 6



## 17.5.15 通道 6 RAM 指针寄存器

名称	CH6RAMADDR							
地址	0x40000438							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH6RAMAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH6RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	<b>CH6RAMAD</b>	Channel6 RAM 指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

## 17.5.16 通道 7 控制寄存器

名称	CH7CTRL							
地址	0x4000043C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-			CH7TSIZE				
位权限	U-0			R/W-00000				
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	CH7TSIZE							
位权限	R/W-00000000							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		CH7PRI		-	CH7DIR	CH7RI	CH7FI
位权限	U-0		R/W-00		U-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					CH7FTIE	CH7HTIE	CH7EN
位权限	U-0					R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:29	--	RFU: 未实现, 读为 0
28:16	<b>CH7TSIZE</b>	Channel7 传输长度, 1-8192 次传输, 仅在 Flash->RAM 传输时有效, RAM->Flash 传输为固定长度 64 次传输
15:14	--	RFU: 未实现, 读为 0
13:12	<b>CH7PRI</b>	Channel7 优先级 00: Low 01: Medium

Bit	助记符	功能描述
		10: High 11: Very High
11	--	RFU: 未实现, 读为 0
10	CH7DIR	Channel7 传输方向 1: Flash->RAM 传输 0: RAM->Flash 传输
9	CH7RI	Channel7 RAM 地址增减设置, 仅在 Flash->RAM 传输中有效 1: RAM 地址递增 0: RAM 地址递减
8	CH7FI	Channel7 Flash 地址增减设置, 仅在 Flash->RAM 传输中有效 1: Flash 地址递增 0: Flash 地址递减
7:3	--	RFU: 未实现, 读为 0
2	CH7FTIE	Channel7 传输完成中断使能 1: 使能传输完成中断 0: 关闭传输完成中断
1	CH7HTIE	Channel7 半程传输完成中断使能 1: 使能半程中断 0: 关闭半程中断
0	CH7EN	Channel7 使能 1: 启动通道 7 0: 关闭通道 7

### 17.5.17 通道 7 Flash 指针寄存器

名称	CH7FLSAD							
地址	0x40000440							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							CH7FLSAD[16]
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH7FLSAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH7FLSAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:17	--	RFU: 未实现, 读为 0
16:0	CH7FLSAD	Channel7 Flash 指针地址, DMA 传输启动前软件向此寄存器写入 Flash 目标地址, DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 Flash 地址 此寄存器低位 (bit5-0) 仅在 Flash->RAM 传输中有效, RAM->Flash 传输中默认对齐 Flash 的 half-sector 起始地址

## 17.5.18 通道 7 RAM 指针寄存器

名称	CH7RAMAD							
地址	0x40000444							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CH7RAMAD[13:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CH7RAMAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:14	--	RFU: 未实现, 读为 0
13:0	CH7RAMAD	Channel7 RAM 字指针地址, DMA 传输启动前软件向此寄存器写入 RAM 目标地址 (word 地址), DMA 启动后此寄存器随 DMA 传输自增或自减 软件可以查询当前 DMA 传输的目标 RAM 地址

## 17.5.19 DMA 状态标志寄存器

名称	CHSTATUS							
地址	0x40000448							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	DMACHFT[7:0]							
位权限	R/W1C-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DMACHHT[7:0]							
位权限	R/W1C-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:8	DMACHFT[7:0]	DMA 通道 x 传输完成标志, 硬件置位, 软件写 1 清零 1: 对应通道传输完成 0: 对应通道传输未完成
7:0	DMACHHT[7:0]	DMA 通道 x 传输半程标志, 硬件置位, 软件写 1 清零

## 18 CRC

### 18.1 概述

循环冗余校验(Cyclic Redundancy Check, CRC)是最为常用的计算机和仪表数据通信的校验方法, FM33A0xx中CRC计算单元为完全独立模块, 通过软件控制可进行7816、I2C、UART和SPI模块有串行数据流接口的收发CRC计算和校验, 也可进行Flash内容的CRC校验。

### 18.2 CRC 算法说明

(1) CRC模块所支持的多项式为:

CRC-8 :  $G(x)=X_8+X_2+X+1$

CRC-16:  $G(X) = X_{16} + X_{15} + X_2 + 1$

CRC-CCITT:  $G(X) = X_{16} + X_{12} + X_5 + 1$

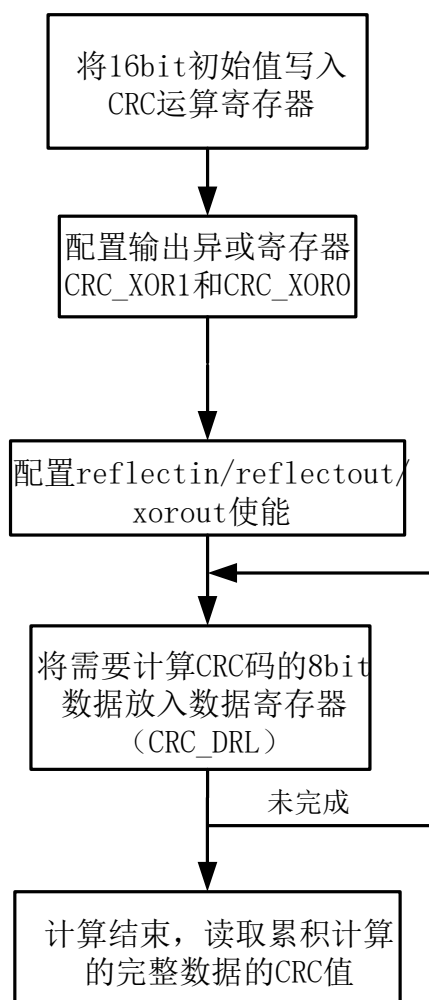
(2) CRC运算的初始值可设置

(3) 支持输入reflect (即将输入数据的每一byte依次反向后再进行计算)

支持输出reflect (即将计算结果数据全部反向后再进行输出)

(4) 计算出的结果支持异或输出

## 18.3 软件配置过程



CRC 配置及计算流程如下：

- 1、CRC开始计算的时候，配置运算移位寄存器中的初始值，范围是0000~FFFF。
- 2、配置输出异或寄存器CRC\_XOR
- 3、软件需配置好输入reflectin处理使能；输出reflectout和xorout处理使能
- 4、软件将需要计算CRC码的8bit数据放入数据寄存器(CRC\_DRL)，然后自动开始计算逐次移位，总共移位8拍。（注意：触发计算的动作即是软件将需要计算CRC码的数据写入此数据寄存器，所以在这之前，所有的配置动作须完成）
- 5、计算完毕后，结果数据回写到数据寄存器，软件根据当前计算状态busy位来判断是否能取结果：16bit计算结果存在{CRC\_DRL[15:0]}；
- 6、计算完前一次CRC后，数据寄存器中会保留前一次结果，作为后续数据的移位寄存器初始值。在多次连续触发CRC计算后，软件最终读取的是累积计算的完整数据的CRC值。

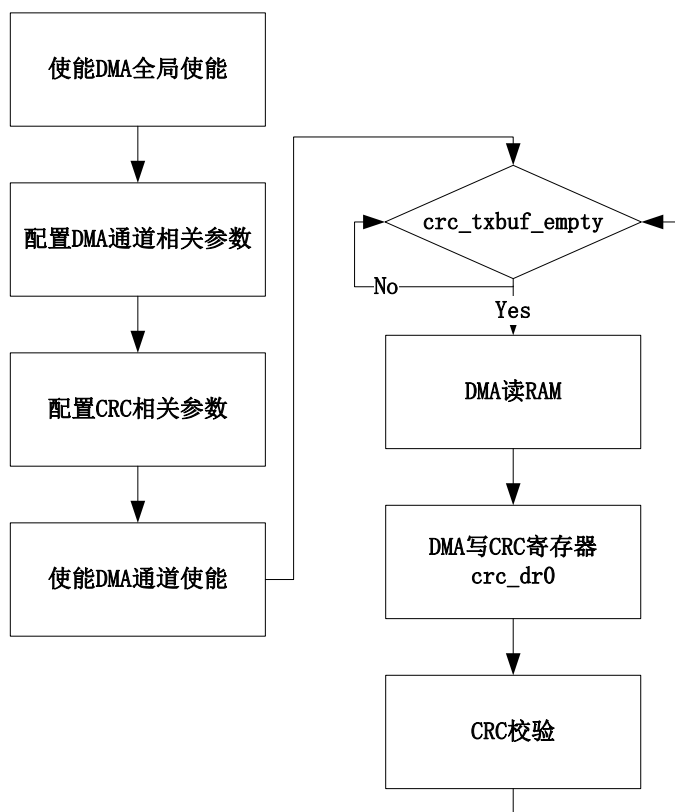
## 18.4 Golden 数据

提供 Golden 数据表格供应用中测试及校验使用。

多项式	输入序列	初始值(16 进制)		
		全 0	全 F	6363
		CRC 计算结果 (16 进制)		
CRC-8	5A5A	0F	D8	C5
	1223344	F9	28	96
CRC-16	5A5A	5DD9	DDD4	9696
	11223344	7D35	7D11	4698
CRC-CCITT	5A5A	1ACB	07C4	1877
	11223344	DD33	59F3	DD06

## 18.5 DMA 接口

CRC与DMA之间通道为单向的(RAM->CRC)。CRC模块可以通过DMA模块读取并校验RAM数据，其工作流程如图所示。CRC向DMA发起请求，DMA接收请求后，读取RAM并将数据写入CRC模块的CRCDR寄存器中。CRC模块接收到数据后，撤销DMA请求并开始计算校验值，校验完成后，CRC模块重新置起DMA请求。



## 18.6 Flash 数据完整性校验

Flash内容的CRC校验可以在上电后进行，以保证内容正确性。CRC模块读取Flash时起始地址必须对齐word边界，每读一次flash，需要运算4次8bit CRC。软件通过寄存器指定CRC校验的起始地址

和数据长度（17bit word address），起始地址寄存器兼做flash指针，CRC启动后每读取一次Flash将对指针+1，同时对长度寄存器-1，直到长度寄存器等于0，当Flash指针到达最高有效地址后，如果长度仍未减到0，指针将roll-over至0地址继续运行。

Flash校验由软件启动，启动后CRC完全占据Flash总线，CPU如果在Flash中取指将被挂起，在RAM中取指不受影响。

## 18.7 寄存器

地址	名称	符号
0x40010000	CRC 数据寄存器	CRCDR
0x40010004	CRC 控制状态寄存器	CRCCR
0x40010008	CRC 运算寄存器	CRCLFSR
0x4001000C	CRC 异或输出寄存器	CRCXOR
0x40010010	CRC Flash 校验寄存器	CRCFLSEN
0x40010014	CRC Flash 校验起始地址	CRCFLSAD
0x40010018	CRC Flash 校验数据长度	CRCFLSSIZE

### 18.7.1 CRC 数据寄存器

名称	Name: CRCDR							
地址	0x40010000							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CRCDR[15:8]							
位权限	R-11111111							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CRCDR[7:0]							
位权限	R/W-11111111							

Bit	助记符	功能描述
31:16	--	RFU：未实现，读为 0
15:0	CRCDR	CRCDR[15:8]用于保存 CRC 运算结果高 8bit，写入无效 CRCDR[7:0]用于作为数据输入寄存器，并且在运算结束后保存结果低 8bit

### 18.7.2 CRC 控制状态寄存器

名称	Name: CRCCR							
地址	0x40010004							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							

名称	Name: CRCCR							
地址	0x40010004							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	RFLTIN	RFLTO	RES	BUSY	XOR	CRCSEL	
位权限	U-0	R/W-0	R/W-0	R-0	R-0	R/W-0	R/W-10	

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6	RFLTIN	CRC 输入反转控制 0: 输入不反转 1: 输入按字节反转 例如: 计算数据为 11223344h, 如果 RFLTIN==1, 则将数据变为 8844CC22h, 再进行计算 如果 RFLTIN==0, 则直接使用 11223344h 进行计算
5	RFLTO	CRC 输出反转控制 0: 输入不反转 1: 输入按字节反转 例如: 如果 RFLTO==1, 若当前计算的 CRC 结果为 1234h, 则输出的结果为 2C48h 如果 RFLTO==0.则直接输出 1234h 注意: 此结果不一定为最终输出结果, 还需要看 bit2 是否为 1, 详见本寄存器 bit2 说明
4	RES	CRC 结果标志位, 只读 0: CRC 结果为 0 1: CRC 结果非全 0
3	BUSY	CRC 运算标志位, 只读 0: CRC 运算结束 1: CRC 运算进行中
2	XOR	输出异或使能 0: 输出不异或 CRC_XOR 寄存器 1: 输出异或 CRC_XOR 寄存器
1:0	CRCSEL	CRC 校验多项式选择 00: CRC16 01: CRC8 10/11: CCITT



## 18.7.3 CRC 运算寄存器

名称	Name: CRCLFSR							
地址	0x40010008							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	LFSR[15:8]							
位权限	R/W-11111111							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	LFSR[7:0]							
位权限	R/W-11111111							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	LFSR	CRC LFSR 寄存器, 运算开始前可以由软件写入初始值

## 18.7.4 CRC 输出异或寄存器

名称	Name: CRCXOR							
地址	0x4001000C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CRC_XOR[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CRC_XOR[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	CRC_XOR	CRC 运算结果异或寄存器

## 18.7.5 CRC Flash 校验控制寄存器

名称	Name: CRCFLSEN							
地址	0x40010010							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							FLSCRC EN
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	FLSCRCEN	Flash 内容 CRC 校验使能 0: 不使能 Flash CRC 校验 1: 启动 Flash CRC 校验

## 18.7.6 CRC Flash 校验起始地址

名称	Name: CRCFLSAD							
地址	0x40010014							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							FLSAD[16]
位权限	U-0							R/W-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	FLSAD[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	FLSAD[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:17	--	RFU: 未实现, 读为 0
16:0	FLSAD	Flash CRC 校验起始地址 (Word 地址)

## 18.7.7 CRC Flash 校验数据长度

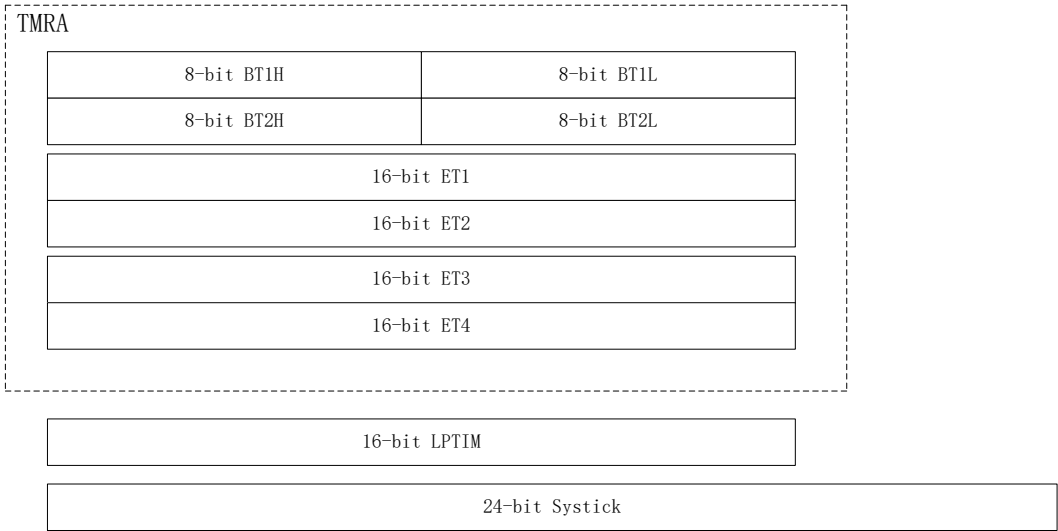
名称	Name: CRCFLSSIZE							
地址	0x40010018							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							FLSS[16]
位权限	U-0							R/W-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	FLSS[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	FLSS[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:17	--	RFU: 未实现, 读为 0
16:0	FLSS	Flash CRC 校验数据长度 (Word 长度) 实际运算长度为(FLSS+1)*4 字节

# 19 通用定时器组 (Timer Array)

## 19.1 功能描述

定时器阵列TMRA共包括4个8bit Basic Timer(可级联成2个16bit Timer), 4个16bit Extended Timer, 1个16bit Low Power Timer, 1个处理器自带24bit Systick。如下图所示:



通用定时器特点:

- 丰富的计数源选择
  - ✓ 在选择内部信号作为定时器的计数源时可选择丰富的计数源信号
- 输入控制
  - ✓ 可选择外部输入信号作为定时器的输入信号
  - ✓ 外部输入信号计数沿可设
  - ✓ 可实现电能表专用的双输入信号相加并实现方向检测
- Basic Timer
  - ✓ 4个8位定时/计数器, 时钟源/计数源可分别选择, 均支持预置数、重加载、软件加载等功能, 可级联成2个16位定时/计数器;
  - ✓ 包含8位初值寄存器和比较寄存器, 支持计数、输入捕捉、输出比较和PWM
  - ✓ 可配置成支持电能表专用的电量脉冲计数器, 计数匹配信号可由输出引脚输出, 输出信号可选择电平和脉冲, 电平和脉冲的极性可设, 脉冲宽度可设置;
  - ✓ 捕捉功能仅支持16位捕捉模式, 捕捉模式支持多周期捕捉(由预分频器配合)、周期捕捉、脉宽捕捉等, 均支持清零和不清零模式, 支持单次捕捉;
  - ✓ 捕捉模式下支持DMA接口(Half-word传输, Timer->RAM)
- Extended Timer
  - ✓ 4个16bit扩展定时器

- ✓ 每个扩展定时器包含一个16位计数器、一个16位初值寄存器和一个16位比较寄存器，初值寄存器同时作为捕捉寄存器（存放捕捉值）；
- ✓ 允许在计数过程中改变计数初值，完成动态的定时时间更新；
- ✓ 捕捉模式下有两种模式，带清零的捕捉模式和不带清零的捕捉模式
- ✓ 支持PWM
- ✓ 可级联为32位定时器使用
- 中断系统
  - ✓ 提供丰富的中断源和中断使能信号供MCU控制和查询，提高系统响应的实时性
  - ✓ 支持DMA读取捕获值

## 19.2 Basic Timer 模块

### 19.2.1 概述

Basic Timer是4个相同的8bit计数器，可级联成2个16bit定时器（BT1和BT2）。每个16bit定时器各带有一个8bit预分频器。

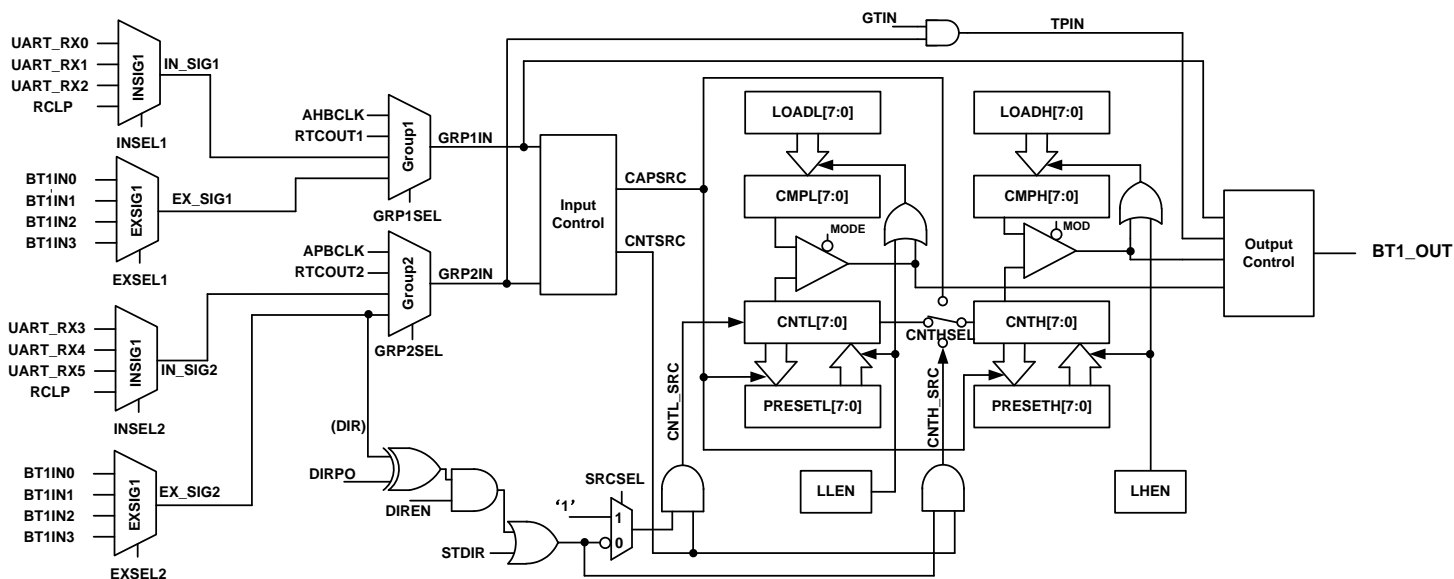
作为8位定时/计数功能时两个8位定时/计数器的时钟源/计数源可分别选择，均支持预置数、重加载、软件加载等功能；计数功能可配置成支持电能表专用的电量脉冲计数器，计数匹配信号可由输出引脚输出，输出信号可选择电平和脉冲，电平和脉冲的极性可设，脉冲宽度可设置。

捕捉功能仅支持16位捕捉模式，捕捉模式支持多周期捕捉、周期捕捉、脉宽捕捉等，均支持带清零和不清零清零模式；支持单次捕捉，即捕捉一次后停止捕捉功能，方便软件处理。

Timer输入信号支持8bit边沿预分频，可对输入信号的上升沿或下降沿进行预分频，以获得更灵活的计数源和捕捉源。

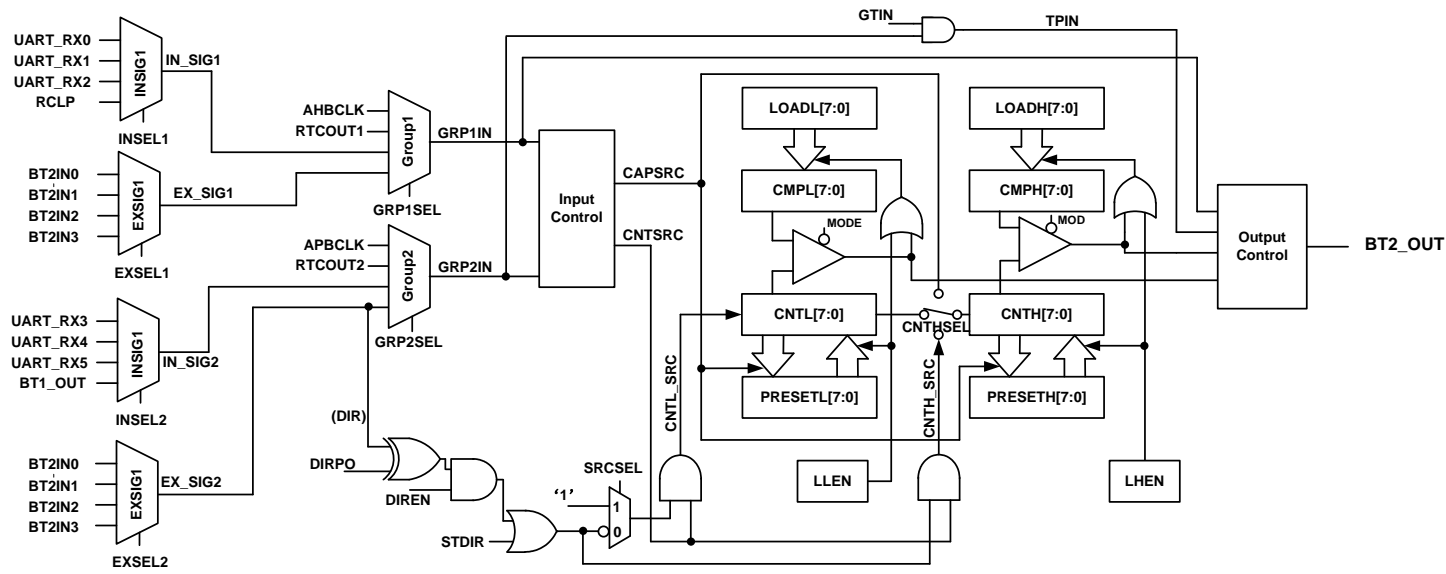
### 19.2.2 结构框图

BT1的结构框图，其中CNTL和CNTH代表2个8bit计数器：

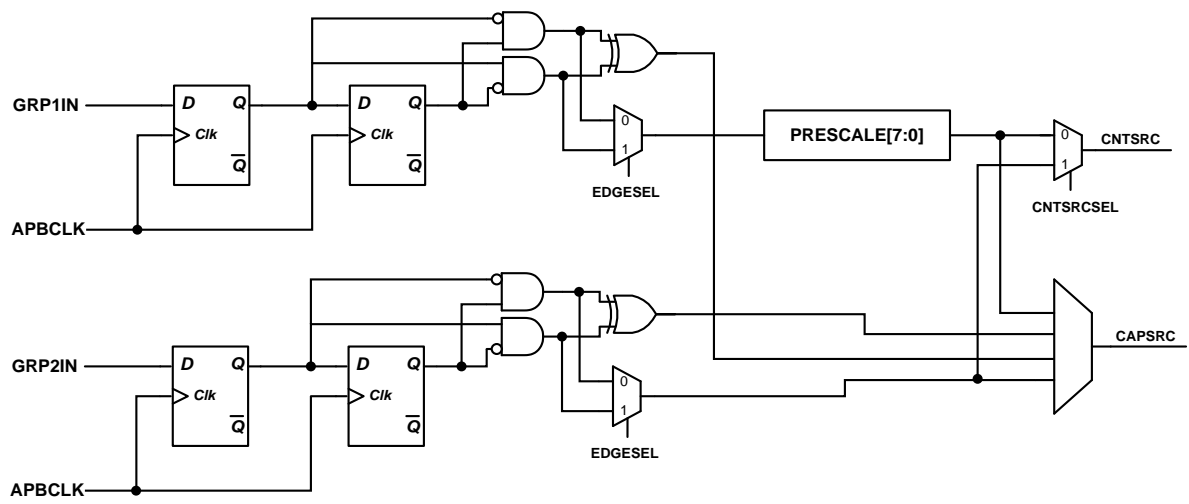


BT1支持使用外部输入的信号（DIR）来分别控制高低位计数器计数。

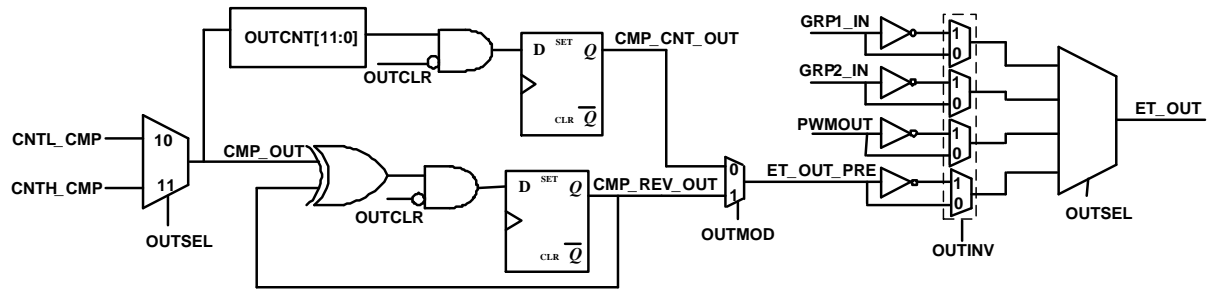
BT2的结构框图，与BT1类似，只是输入信号源有所不同：



BT1和BT2的输入控制逻辑示意图如下，可以实现对计数源的预分频，以及计数、捕捉的边沿选择。



BT1和BT2的输出控制逻辑示意图如下，比较值匹配后，可以输出电平或脉冲信号，脉冲信号宽度可以设置，输出极性可配置。



19.2.3 工作模式

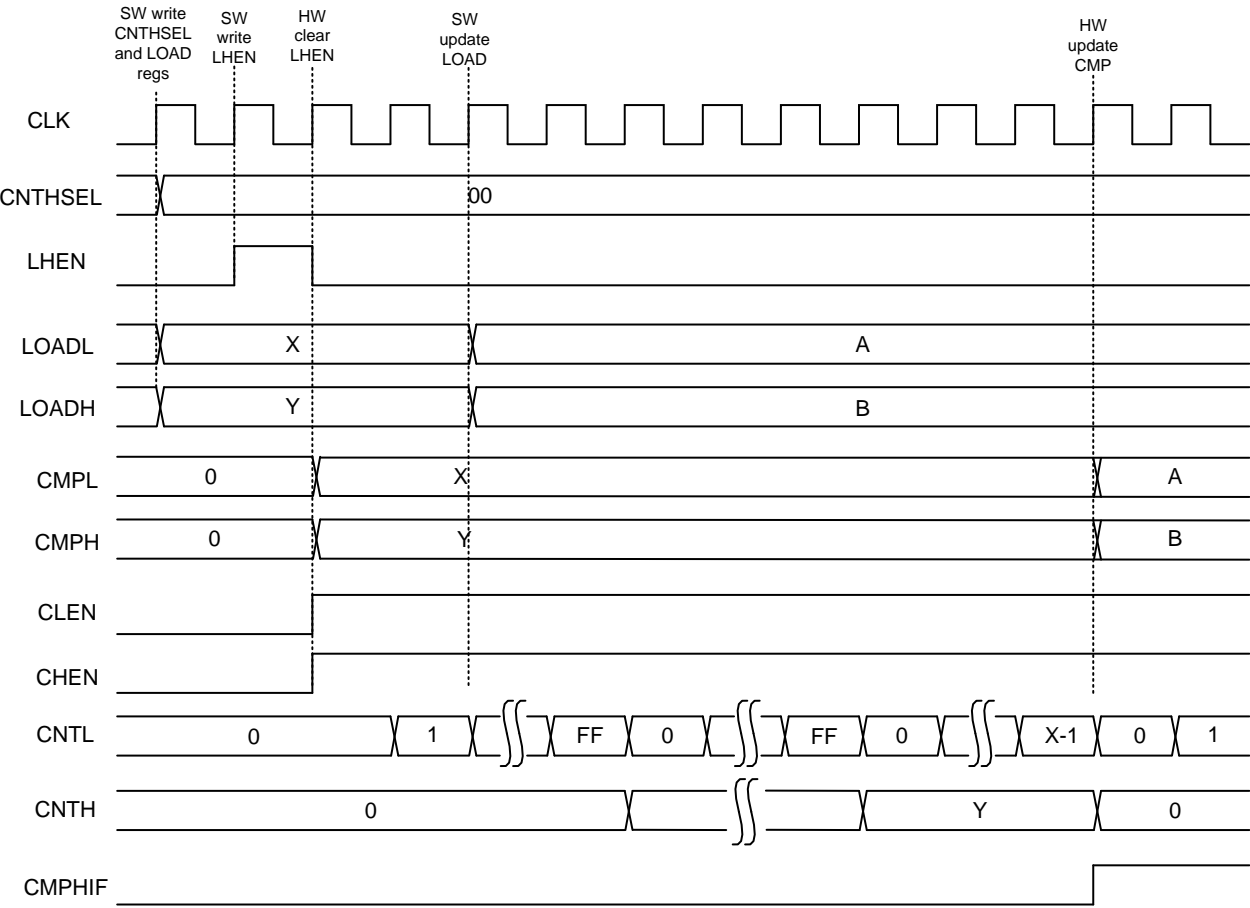
19.2.3.1 计数模式

- 16bit级联计数模式：

16bit计数值等于16bit比较寄存器时，比较中断状态寄存器只有CMPHIF置起。下图的参考波形中，CHTHSEL=00/11表示级联模式；LOADL和LOADH为比较值加载寄存器；LLEN和LHEN是加载使能寄存器，16位级联计数模式下软件对LHEN写1将使BasicTimer自动加载比较值和计数器预设值，随后自动启动计数；CMPH和CMPL为高低位比较寄存器；CLEN和CHEN是计数器使能信号；CNTL和CNTH是两组8bit计数器；COMPHIF和COMPHIF为高低计数器比较中断标志位；OVHIF和OVLIF为高低计数器溢出标志位。

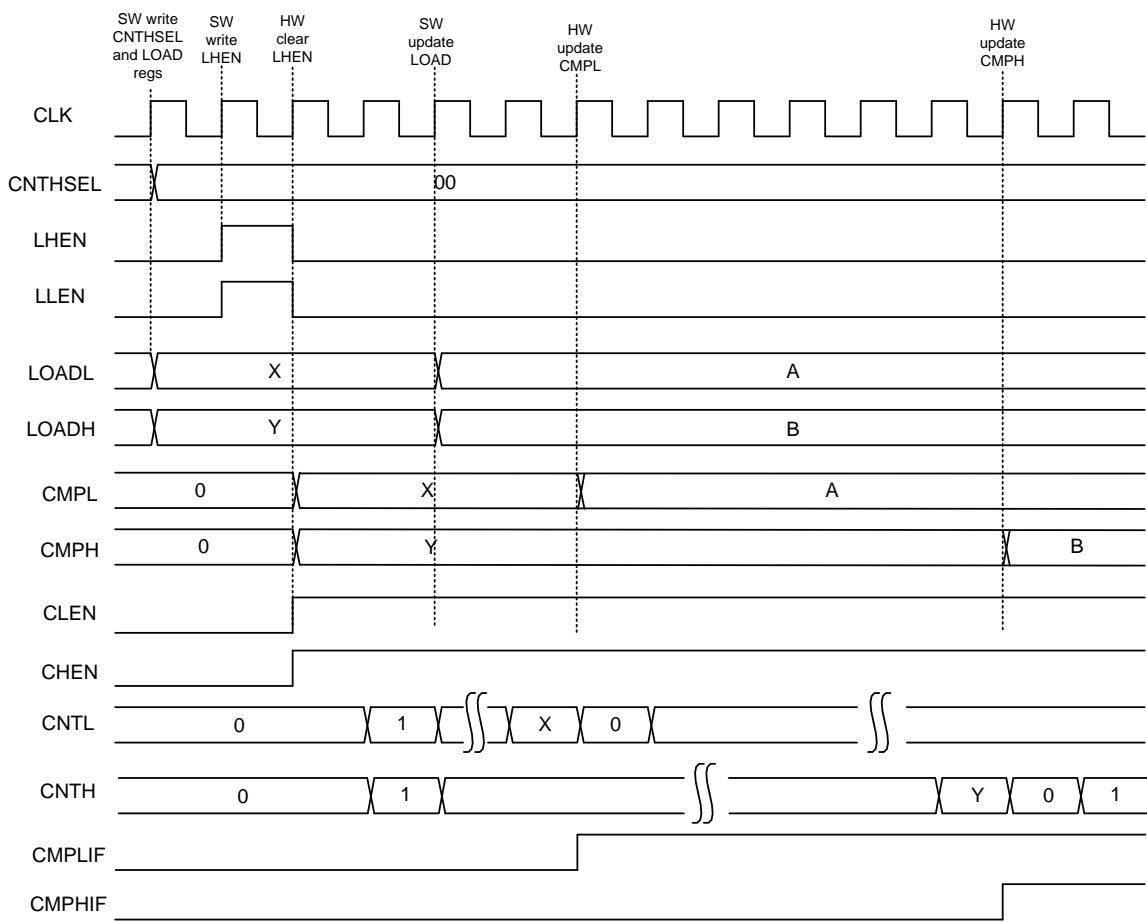
当16bit级联计数器的计数值等于比较寄存器{CMPH,CMPL}时，CMPHIF中断标志置位，同时计数器自动归零，重新开始计数。

在计数器启动后，软件可以通过改写LOADL和LOADH寄存器动态调整下一个计数周期使用的比较值；当计数值匹配比较值，并重启计数器时，Basic Timer也会同时重新从LOAD寄存器加载比较值，这样下一个计数周期的长度也就相应的改变了。



- 8bit独立计数模式

8bit独立计数模式下，每个8bit计数器独立工作，波形示意图如下。

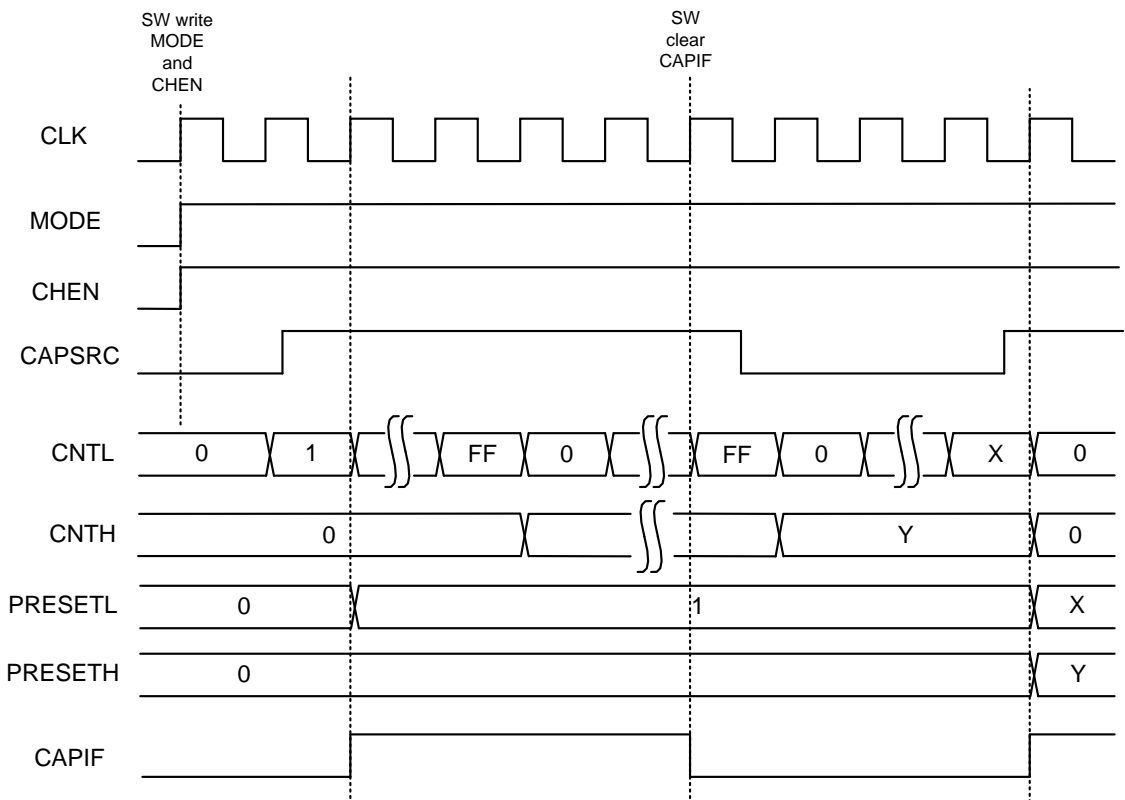


19.2.3.2 捕捉模式

捕捉模式只能工作在16bit级联模式下，从0开始计数。当选择上升沿捕捉周期模式时，电路在检测到捕捉源CAPSRC的有效沿时把计数器CNTL和CNTH的值捕捉到寄存器PRESETL和PRESETH中，并置位中断标志位CAPIF。

下图以捕捉CAPSRC信号上升沿为例。





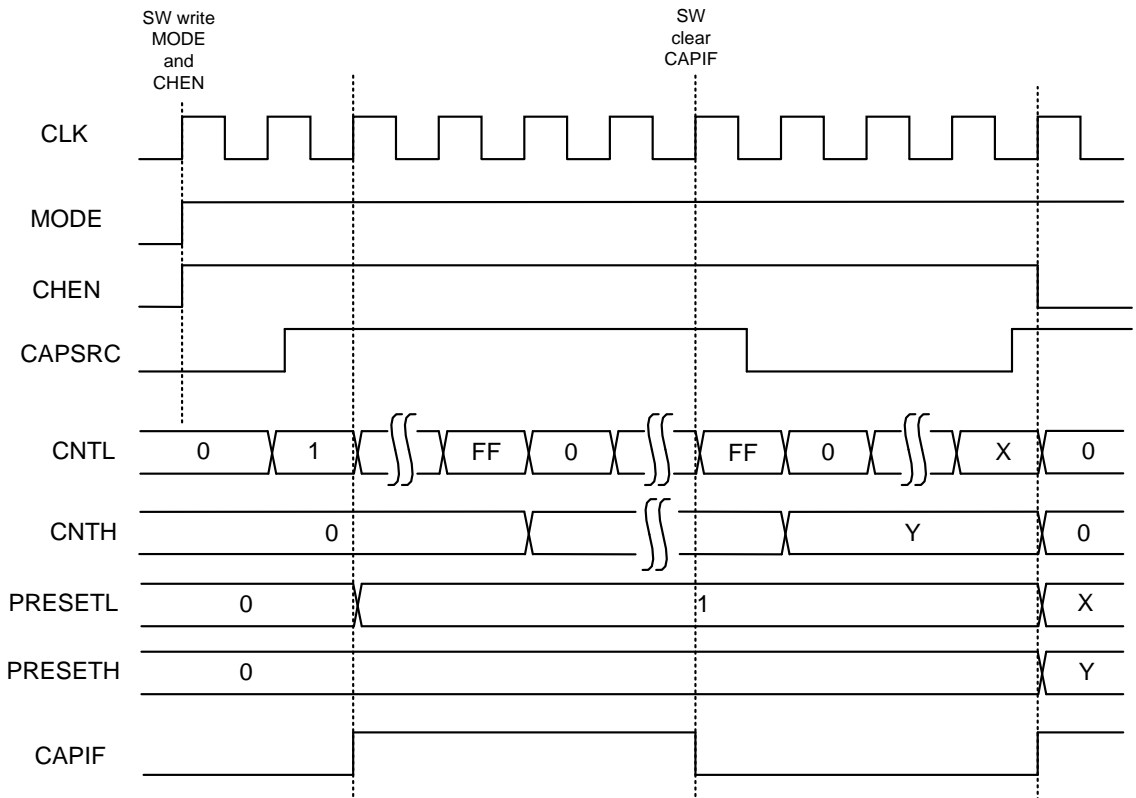
捕捉模式支持清零捕捉和单次捕捉

● 清零捕捉

不论在脉冲宽度还是周期捕捉情况下，捕捉到第一个沿后将计数器清零产生中断，捕捉到第二个沿后把计数值锁存到高低位预置数寄存器，同时清零计数器。

● 单次捕捉

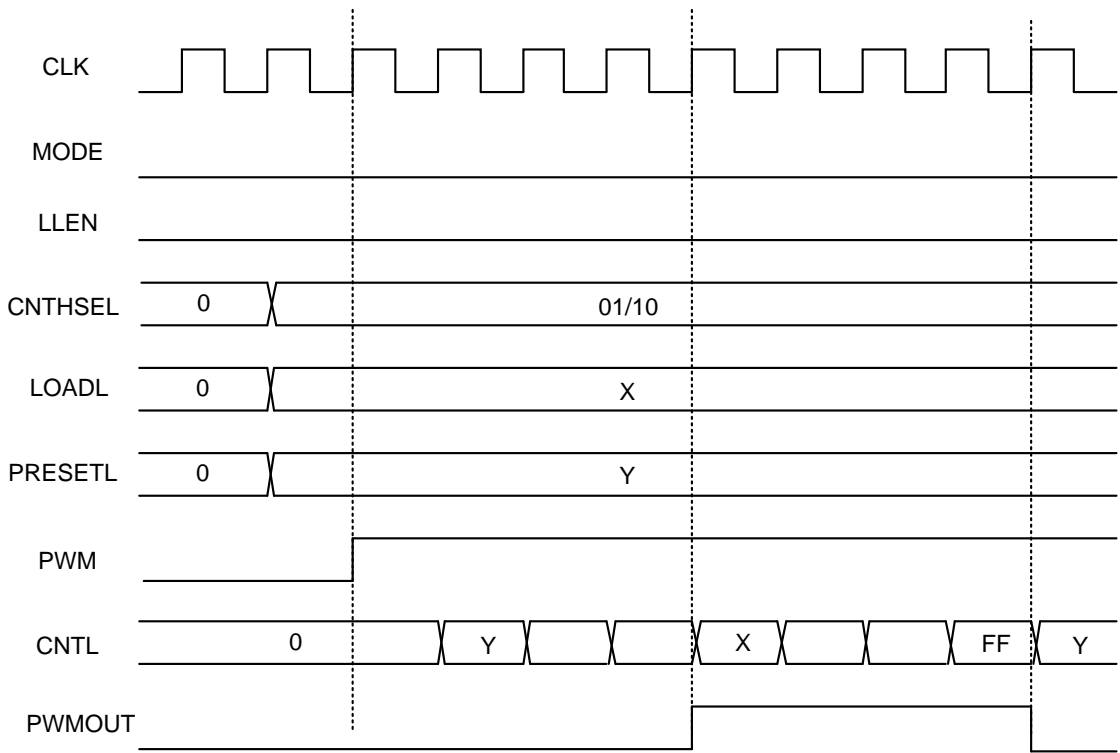
单次捕捉是指捕捉到一个有效的脉冲宽度（宽度捕捉）或者一个有效的周期（周期捕捉）后停止计数。以带清零捕捉模式下周期捕捉为例见下图：**CAPSRC**为捕捉源信号；**PRESETL**和**PRESETH**为预置数寄存器；**CLEN**和**CHEN**为计数器使能信号；**CNTL**和**CNTH**为计数器；**CAPIF**为捕捉中断标志位。



19.2.3.3 8bit PWM 模式

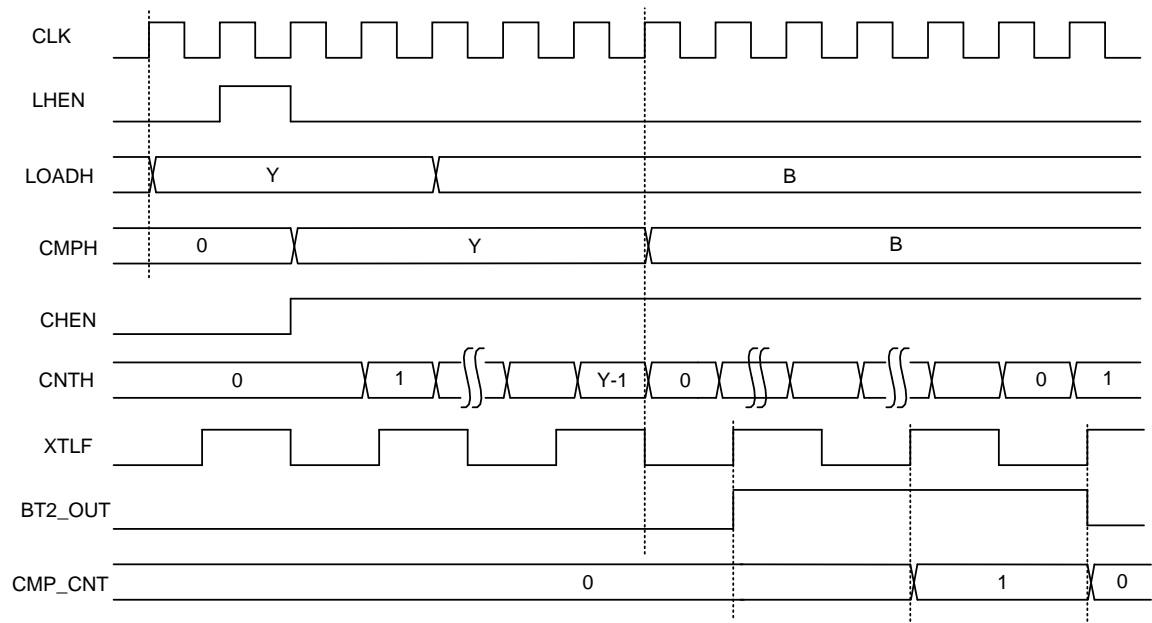
PWM模式开启时，使用CNTL计数，加载控制寄存器中LLEN不能配置为1。PWM启动后CNTL首先从PRESETL值开始计数，并连续与LOADL寄存器比较，当CNTL < LOADL时，输出波形为低，当匹配发生时（CNTL=LOADL），输出波形为高电平，并保持直到CNTL计数值等于0xFF，随后计数器自动重载为PRESETL值，并将输出波形恢复为低电平。

示意图如下：



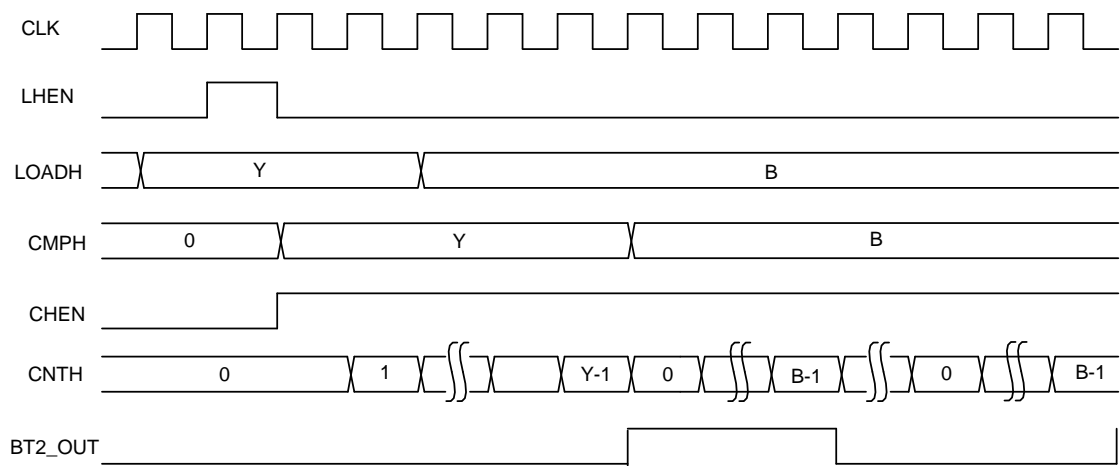
19.2.3.4 脉冲输出模式

当设置了BT\_OUT输出脉冲宽度寄存器后，模块可以输出相应的脉冲宽度。当计数器匹配到来后的第一个32768时钟上升沿开始触发脉冲输出，计数时钟为32768Hz。输出脉冲宽度 $=([OUTCNTH,OUTCNTL]+1)/32768$ 秒。以高8BIT计数器匹配为例，设[OUTCNTH,OUTCNTL]=1，波形如下：LOADH为高位加载寄存器；LHEN是高位加载使能寄存器，用来把高位加载寄存器的值加载进高位比较寄存器里；CMPH为高位比较寄存器；CHEN高位是计数器使能信号；CNTH是高位计数器；XTLF是32768HZ时钟信号；CMP\_CNT是以32768HZ为计数周期的脉冲宽度内部计数器，当它计数到等于[OUTCNTH,OUTCNTL]的值时回到0；BT\_OUT为输出脉冲信号。



19.2.3.5 Toggle 输出模式

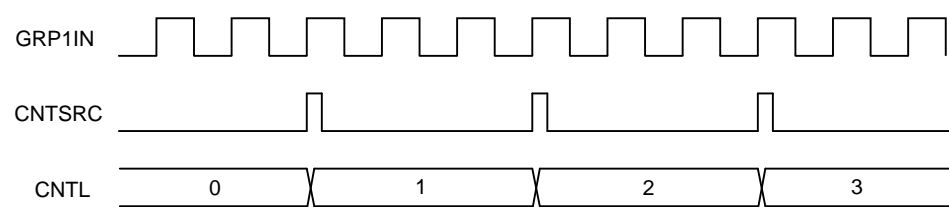
当设置了输出BT\_OUT控制寄存器的OUTMOD位为1后，当比较匹配后模块可以输出与之前相反的电平（Toggle）。以高8位的计数器为例，示意波形如下图。



19.2.4 功能说明

19.2.4.1 计数源预分频功能

通过写计数源预分频寄存器，分频数=（X+1），即0x00表示1分频，0xFF表示256分频。预分频后的信号为单周期脉冲同步计数使能信号。假设X=2，计数源预分频示意图如下：PRESCALE为分频寄存器；CNTSRC为分频后的计数脉冲；CNTL为计数器；这里假设BT1对GRP1IN输入信号进行计数。



19.2.4.2 计数器加载功能

预置数功能（PRESET）：加载控制寄存器（LHEN/LLEN）有效时将预置数寄存器（PRESET）的值加载到计数器中作为初值。

比较寄存器（CMP）：存放计数目标值，计数模式下有效；当计数器当前值与比较寄存器匹配、或加载控制有效时，硬件自动将LOAD寄存器的值加载到比较寄存器中。

19.2.5 寄存器

地址	名称	符号
0x40013000	Basic Timer1 控制寄存器 1	BT1CR1
0x40013004	Basic Timer1 控制寄存器 2	BT1CR2
0x40013008	Basic Timer1 配置寄存器 1	BT1CFG1
0x4001300C	Basic Timer1 配置寄存器 2	BT1CFG2

地址	名称	符号
0x40013010	Basic Timer1 预分频寄存器	BT1PRES
0x40013014	Basic Timer1 加载控制寄存器	BT1LOADCR
0x40013018	Basic Timer1 低位计数器寄存器	BT1CNTL
0x4001301C	Basic Timer1 高位计数器寄存器	BT1CNTH
0x40013020	Basic Timer1 预置数寄存器	BT1PRESET
0x40013024	Basic Timer1 低位加载寄存器	BT1LOADL
0x40013028	Basic Timer1 高位加载寄存器	BT1LOADH
0x4001302C	Basic Timer1 低位比较寄存器	BT1CMPL
0x40013030	Basic Timer1 高位比较寄存器	BT1CMPH
0x40013034	Basic Timer1 输出脉冲宽度寄存器	BT1OUTCNT
0x40013038	Basic Timer1 输出控制寄存器	BT1OCR
0x4001303C	Basic Timer1 中断使能寄存器	BT1IE
0x40013040	Basic Timer1 中断标志寄存器	BT1IF
0x40013044	Basic Timer2 控制寄存器 1	BT2CR1
0x40013048	Basic Timer2 控制寄存器 2	BT2CR2
0x4001304C	Basic Timer2 配置寄存器 1	BT2CFG1
0x40013050	Basic Timer2 配置寄存器 2	BT2CFG2
0x40013054	Basic Timer2 预分频寄存器	BT2PRES
0x40013058	Basic Timer2 加载控制寄存器	BT2LOADCR
0x4001305C	Basic Timer2 计数器低位	BT2CNTL
0x40013060	Basic Timer2 计数器高位	BT2CNTH
0x40013064	Basic Timer2 预置数寄存器	BT2PRESET
0x40013068	Basic Timer2 低位加载寄存器	BT2LOADL
0x4001306C	Basic Timer2 高位加载寄存器	BT2LOADH
0x40013070	Basic Timer2 低位比较寄存器	BT2CMPL
0x40013074	Basic Timer2 高位比较寄存器	BT2CMPH
0x40013078	Basic Timer2 输出脉冲宽度寄存器	BT2OUTCNT
0x4001307C	Basic Timer2 输出控制寄存器	BT2OCR
0x40013080	Basic Timer2 中断使能寄存器	BT2IE
0x40013084	Basic Timer2 中断标志寄存器	BT2IF

### 19.2.5.1 BasicTimer1/BasicTimer2 控制寄存器 1

\*两个 8bit 定时器 BT1H 和 BT1L 组合成 BT1；两个 8bit 定时器 BT2H 和 BT2L 组合成 BT2

名称	BT1CR1/BT2CR1							
地址	0x40013000/0x40013044							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0

位名	CHEN	CLEN	MODE	EDGESEL	CAPMOD	CAPCLR	CAPONCE	PWM
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:8	-	RFU, 未实现, 读为 0
7	CHEN	高 8 位计数器 (BT1H 或 BT2H) 启动控制 1: 启动高 8bit 计数器, 在计数器模式下启动时将预置数值和加载值分别加载至计数器和比较寄存器; 捕捉模式下启动时计数器由零开始自由计数, 计数到 0xFFFF 后产生溢出信号然后由零开始重新计数, 捕捉功能只工作在 16 位模式; 在 16 位的定时/计数和捕捉模式下 CHEN 作为 16 位计数器的启动控制, CLEN 自动失效 0: 停止高 8bit 计数器
6	CLEN	低 8 位计数器 (BT1L 或 BT2L) 启动控制 1: 启动低 8bit 计数器, 在计数器模式下启动时将预置数值和加载值分别加载至计数器和比较寄存器; 捕捉模式下启动时计数器由零开始自由计数, 计数到 0xFFFF 后产生溢出信号然后由零开始重新计数, 捕捉功能只工作在 16 位模式; 在 16 位的定时/计数和捕捉模式下 CHEN 作为计数器的启动控制, CLEN 自动失效 0: 停止低 8bit 计数器计数
5	MODE	工作模式选择 1: 16 位捕捉模式 0: 8 位定时/计数模式, 若高位计数器计数源选择为低位计数器的溢出信号, 则可实现 16 位定时/计数模式
4	EDGESEL	计数模式下的计数沿和周期捕捉时的捕捉沿选择位 1: 计数模式采样计数源下降沿, 周期捕捉模式时下沿捕捉 0: 计数模式采样计数源上升沿, 周期捕捉模式时上沿捕捉 注: 不支持系统时钟的下降沿计数, 捕捉源和计数源为系统时钟时选择下降沿将不会有效计数。
3	CAPMOD	捕捉模式控制 (只在捕捉模式下有效) 1: 脉冲宽度捕捉 0: 脉冲周期捕捉
2	CAPCLR	带清零捕捉模式控制 1: 不论在脉冲宽度还是周期捕捉情况下, 捕捉到第一个沿后将计数器清零产生中断, 捕捉到第二个沿后锁存 (锁存到高低位预置数寄存器) 计数值并同时清零计数器 0: 捕捉不清零, 计数器一直自由计数
1	CAPONCE	单次捕捉控制 1: 单次捕捉有效, 在捕捉到一次脉冲宽度或脉冲周期后计数器停止, 若需要再次捕捉需重新启动 0: 连续捕捉
0	PWM	PWM 模式输出 1: PWM 输出使能 0: PWM 输出不使能

## 19.2.5.2 BasicTimer1/BasicTimer2 控制寄存器 2

名称	BT1CR2/BT2CR2							
地址	0x40013004/0x40013048							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SIG2SEL	SIG1SEL	CNTHSEL	CNTHSEL	DIREN	STDIR	SRCSEL	DIRPO
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:8	-	RFU, 未实现, 读为 0
7	SIG2SEL	计数器内部计数源信号选择 1: 内部计数源信号选择 Group2 0: 内部计数源信号选择 Group1
6	SIG1SEL	计数器内部捕捉源信号选择 1: 内部捕捉源信号选择 Group1 0: 内部捕捉源信号选择 Group2
5:4	CNTHSEL	高 8 位计数器计数源选择 00/11: 选择 ET1 的低位计数器的溢出信号, 与低位计数器组成 16 位计数器 01: 选择内部捕捉源信号 10: 选择内部计数源信号或外部 DIR 输入组合信号
3	DIREN	外部输入 DIR 控制使能。通常电量脉冲输出时同时会输出一个由高低电平指示正反向的方向信号 DIR。电路将通过 DIR 信号电平的高低, 分别控制高位计数器和低位计数器计数使能, 以实现针对正向、反向脉冲的各种计数功能 1: 外部输入的 DIR 信号有效, 此时高低位计数器是否计数可由外部输入的 DIR 信号控制。 0: 外部输入的 DIR 信号无效, 此时高低位计数器是否计数将由内部控制信号控制。
2	STDIR	内部 DIR 控制信号, 当 DIREN 为 0, 即外部输入 DIR 控制无效时, 可由该信号代替 DIR 输入, 直接控制内部计数器的计数。当需要外部 DIR 输入, 即 DIREN 为 1 时, 该位应设置为 0 1: 内部 DIR 信号为高电平, 则高 8 位计数器计数
1	SRCSEL	低位计数器计数使能控制选择信号 1 低位计数器计数使能端选则常使能。此时低位计数器计数不受 DIR

Bit	助记符	功能描述
		控制, 可将正反向所有脉冲一并计数 0: 低位计数器计数使能端选则由寄存器 STDIR 或外部 EX_SIG2 输入控制。
0	DIRPO	输入信号 2 极性选择 1: 对外部输入 DIR 信号 EX_SIG2 反向 0: 对外部输入 DIR 信号 EX_SIG2 不反向

外部DIR信号 (EX\_SIG2)、内部控制寄存器与计数器计数的关系如下表:

DIR (EX_SIG2)	DIRPO	DIREN	STDIR	SRCSEL	CNTL	CNTH
X	X	0	0	1	√	x
X	X	0	1	1	√	√
0	0	1	0	1	√	x
1	0	1	0	1	√	√
0	1	1	0	1	√	√
1	1	1	0	1	√	x
X	X	0	0	0	√	x
X	X	0	1	0	x	√
0	0	1	0	0	√	x
1	0	1	0	0	x	√
0	1	1	0	0	x	√
1	1	1	0	0	√	x

### 19.2.5.3 BasicTimer1/BasicTimer2 配置寄存器 1

名称	BT1CFG1/BT2CFG1							
地址	0x40013008/0x4001304C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	RTCSEL2		RTCSEL1		GRP2SEL		GRP1SEL	
位权限	R/W-00		R/W-00		R/W-00		R/W-00	

Bit	助记符	功能描述
31:8	-	RFU, 未实现, 读为 0
7: 6	RTCSEL2	RTCOUNT2 信号选择控制 2 00 = 32768Hz, XTALF 时钟输出 01 = RTCSec, 由 RTC 模块输出的秒信号 10 = RTCMin, 由 RTC 模块输出的分钟信号 11 = LPTIM_OUT, 由 LPTIM 模块输出的信号



Bit	助记符	功能描述
5: 4	RTCSEL1	RTCOUNT1 信号选择控制 1 00 = 32768Hz, XTALF 时钟输出 01 = RTCSec, 由 RTC 模块输出的秒信号 10 = RTCMin, 由 RTC 模块输出的分钟信号 11 = LPTIM_OUT, 由 LPTIM 模块输出的信号
3:2	GRP2SEL	Group2 信号选择控制 00 = APBCLK 01 = RTCOUNT2 10 = IN_SIG2, 内部输入信号 2 11 = EX_SIG2, 外部输入信号 2 注: 不支持 APBCLK 的下降沿捕捉和计数, 捕捉源和计数源为 APBCLK 时选择下降沿将不会有效捕捉和计数。
1: 0	GRP1SEL	Group1 信号选择控制 (可作为捕捉模式下采样时钟选择, 同时可作为信号捕捉源) 00 = APBCLK 01 = RTCOUNT1 10 = IN_SIG1, 内部输入信号 1 11 = EX_SIG1, 外部输入信号 1 注: 不支持 APBCLK 的下降沿捕捉和计数, 捕捉源和计数源为 APBCLK 时选择下降沿将不会有效捕捉和计数。

#### 19.2.5.4 BasicTimer1/BasicTimer2 配置寄存器 2

名称	BT1CFG2/BT2CFG2							
地址	0x4001300C/0x40013050							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXSEL2		EXSEL1		INSEL2		INSEL1	
位权限	R/W-00		R/W-00		R/W-00		R/W-00	

Bit	助记符	功能描述
31:8	-	RFU, 未实现, 读为 0
7:6	EXSEL2	外部输入信号选择控制 2 00 = BT1_IN0/BT2_IN0 01 = BT1_IN1/BT2_IN1 10 = BT1_IN2/BT2_IN2 11 = BT1_IN3/BT2_IN3

Bit	助记符	功能描述
5:4	EXSEL1	外部输入信号选择控制 1 00 = BT1_IN0/BT2_IN0 01 = BT1_IN1/BT2_IN1 10 = BT1_IN2/BT2_IN2 11 = BT1_IN3/BT2_IN3
3:2	INSEL2	内部输入信号选择控制 2 00 = UART_RX3/UART_RX3 01 = UART_RX4/UART_RX4 10 = UART_RX5/UART_RX5 11 = RCLP/BT1_OUT
1:0	INSEL1	内部输入信号选择控制 1 00 = UART_RX0/UART_RX0 01 = UART_RX1/UART_RX1 10 = UART_RX2/UART_RX2 11 = RCLP/RCLP

#### 19.2.5.5 BasicTimer1/BasicTimer2 预分频寄存器

名称	BT1PRES/BT2PRES							
地址	0x40013010/0x40013054							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PRESCALE							
位权限	R/W-00000000							

位号	位名	说明
7:0	PRESCALE	输入 <b>Group1</b> 的预分频寄存器 分频数 = (X+1)，即 00 表示 1 分频，FF 表示 256 分频。预分频后的信号都为单周期脉冲的形式，占空比 1:X

#### 19.2.5.6 BasicTimer1/BasicTimer2 加载控制寄存器

名称	BT1LOADCR/BT2LOADCR							
地址	0x40013014/0x40013058							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							

位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-			LHEN	-			LLEN
位权限	U-0			R/W-0	U-0			R/W-0

位号	位名	说明
31:5	---	未实现：读为 0
4	LHEN	高位加载控制 写 1 将预置数寄存器 ET1PRESETH 和加载寄存器 ET1LOADH 分别加载到计数值寄存器 ET1CNTH 和比较寄存器 ET1CMPH，写 0 无效，该位硬件自动清 0。在 16 位的定时/计数下 LHEN 作为计数器的加载控制，LLEN 自动失效
3:1	---	未实现：读为 0
0	LLEN	低位加载控制 写 1 将预置数寄存器 PRESETL 和加载寄存器 LOADL 分别加载到计数值寄存器 ET1CNTL 和比较寄存器 ET1CMPL，写 0 无效，该位硬件自动清 0。在 16 位的定时/计数下 LHEN 作为计数器的加载控制，LLEN 自动失效

### 19.2.5.7 BasicTimer1/BasicTimer2 低位计数器寄存器

名称	BT1CNTL/BT2CNTL							
地址	0x40013018/0x4001305C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CNTL							
位权限	R-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
7:0	CNTL	计数器低位计数值寄存器 LLEN 有效时加载预置数到该寄存器。

## 19.2.5.8 BasicTimer1/BasicTimer2 高位计数器寄存器

名称	BT1CNTH/BT2CNTH							
地址	0x4001301C/0x40013060							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CNTH							
位权限	R-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
7:0	CNTH	计数器高位计数值寄存器 LHEN 有效时加载预置数到该寄存器。

## 19.2.5.9 BasicTimer1/BasicTimer2 预置数寄存器

名称	BT1PRESET/BT2PRESET							
地址	0x40013020/0x40013064							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PRESETH							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PRESETL							
位权限	R/W-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
15:8	PRESETH	计数器高位预置数寄存器 用于保存高位计数器初值，或保存捕捉结果高 8bit
7:0	PRESETL	计数器低位预置数寄存器 用于保存低位计数器初值，或保存捕捉结果低 8bit

## 19.2.5.10 BasicTimer1/BasicTimer2 低位加载寄存器

名称	BT1LOADL/BT2LOADL							
地址	0x40013024/0x40013068							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	LOADL							
位权限	R/W-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
7:0	LOADL	计数器低位加载寄存器 在计数匹配或执行加载命令时将加载寄存器的值加载至比较工作寄存器。

## 19.2.5.11 BasicTimer1/BasicTimer2 高位加载寄存器

名称	BT1LOADH/BT2LOADH							
地址	0x40013028/0x4001306C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	LOADH							
位权限	R/W-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
7:0	LOADH	计数器高位加载寄存器 在计数匹配或执行加载命令时将加载寄存器的值加载至比较工作寄存器。当工作在 8 位定时/计数器模式时，该高位加载寄存器不支持加载值为 0x00 的设置。

## 19.2.5.12 BasicTimer1/BasicTimer2 低位比较寄存器

名称	BT1CMPL/BT2CMPL							
地址	0x4001302C/0x40013070							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CMPL							
位权限	R/W-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
7:0	CMPL	计数器低位比较寄存器 加载寄存器的值加载后将写入该寄存器，该寄存器与计数器比较，若计数值大于等于该寄存器的值，则产生计数匹配信号至输出控制模块，并产生相应中断。

## 19.2.5.13 BasicTimer1/BasicTimer2 高位比较寄存器

名称	BT1CMPH/BT2CMPH							
地址	0x40013030/0x40013074							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CMPH							
位权限	R/W-00000000							

位号	位名	说明
31:8	--	未实现：读为 0
7:0	CMPH	计数器高位比较寄存器 加载寄存器的值加载后将写入该寄存器，该寄存器与计数器比较，若计数值大于等于该寄存器的值，则产生计数匹配信号至输出控制模块，并产生相应中断。

## 19.2.5.14 BasicTimer1/BasicTimer2 输出脉冲宽度寄存器

名称	BT1OUTCNT/BT2OUTCNT							
地址	0x40013034/0x40013078							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				OUTCNT[11:8]			
位权限	U-0				R/W-0000			
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	OUTCNT[7:0]							
位权限	R/W-00000000							

位号	位名	说明
31:12	--	未实现：读为 0
11:0	OUTCNT	计数器输出脉冲宽度计数器 该寄存器用于调整输出脉冲宽度。计数时钟为 32768Hz，对应的输出脉冲宽度范围为 30.5uS~125mS。输出脉冲宽度 $= (\text{OUTCNT} + 1) / 32768$ 秒

## 19.2.5.15 BasicTimer1/BasicTimer2 输出控制寄存器

名称	BT1OCR/BT2OCR							
地址	0x40013038/0x4001307C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		OUTCLR	OUTINV	OUTMOD	OUTSEL		
位权限	U-0		R/W-0	R/W-0	R/W-0	R/W-000		

位号	位名	说明
31:6	---	未实现：读为 0

位号	位名	说明
5	OUTCLR	输出清零，该位硬件自动清0，清0后输出由原信号驱动 1 = 输出清零，若设置了输出反向则清零后输出为高电平，反之为低电平（只适用于 OUTMOD 输出模式=1 输出之前反向电平的情况，OUTMOD 输出模式=0 输出脉冲模式无效） 0 = 写入无效
4	OUTINV	输出电平反向选择 1 = 输出电平取反（CHEN/CLEN 有效后，ETOUT 信号输出本信号在 CHEN/CLEN 有效之前的状态） 0 = 输出电平不取反（CHEN/CLEN 有效后，ETOUT 信号输出本信号在 CHEN/CLEN 有效之前状态的反态）
3	OUTMOD	输出模式选择 1 = 输出之前的反向电平 0 = 输出脉冲，脉冲宽度可调
2:0	OUTSEL[2:0]	输出信号选择 000 = 输出高位计数器的比较信号，只在计数模式有效。 001 = 输出低位计数器的比较信号，只在计数模式有效。 010 = 直接输出 Group1 的输入信号，计数模式、捕捉模式有效。 011 = 直接输出 Group2 的输入信号，计数模式、捕捉模式有效。 其他 = PWM 输出 注：输出信号不能配置为 APBCLK 的同频信号，实际得到的结果为正向输出高电平，反向输出低电平

## 19.2.5.16 BasicTimer1/BasicTimer2 中断使能寄存器

名称	BT1IE/BT2IE							
地址	0x4001303C/0x40013080							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-			CMPIE	CMPLIE	OVHIE	OVLIE	CAPIE
位权限	U-0			R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:5	---	未实现：读为 0
4	CMPIE	扩展定时器高位比较发生信号 1 = 中断使能 0 = 中断禁止
3	CMPLIE	扩展定时器低位比较发生信号 1 = 中断使能 0 = 中断禁止



位号	位名	说明
2	<b>OVHIE</b>	扩展定时器高位溢出信号 1 = 中断使能 0 = 中断禁止
1	<b>OVLIE</b>	扩展定时器低位溢出信号 1 = 中断使能 0 = 中断禁止
0	<b>CAPIE</b>	扩展定时器捕捉产生信号 1 = 中断使能 0 = 中断禁止

### 19.2.5.17 BasicTimer1/BasicTimer2 中断标志寄存器

名称	BT1IF/BT2IF							
地址	0x40013040/0x40013084							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		EDGE	CMPIHIF	CMPLIF	OVHIF	OVLIF	CAPIF
位权限	U-0		R-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:6	---	未实现：读为 0
5	<b>EDGEA</b>	捕捉沿状态 1 = 脉冲宽度捕捉模式时表示捕捉到下沿 0 = 脉冲宽度捕捉模式时表示捕捉到上沿
4	<b>CMPIHIF</b>	扩展定时器高位比较发生信号 1 = 当前计数器的值大于等于比较寄存器的值，该信号将重新加载新的加载寄存器的值到工作寄存器。 0 = 当前计数器的值小于比较寄存器的值
3	<b>CMPLIF</b>	扩展定时器低位比较发生信号 1 = 当前计数器的值大于等于比较寄存器的值，该信号将重新加载新的加载寄存器的值到工作寄存器。 0 = 当前计数器的值小于比较寄存器的值
2	<b>OVHIF</b>	扩展定时器高位溢出信号 1 = 产生计数溢出 0 = 未产生溢出
1	<b>OVLIF</b>	扩展定时器低位溢出信号 1 = 产生计数溢出 0 = 未产生溢出

位号	位名	说明
0	CAPIF	扩展定时器捕捉产生信号 1 = 捕捉到指定的沿 0 = 未捕捉到指定的沿

19.3 Extended Timer 模块

19.3.1 概述

扩展定时器支持以下功能

- 4个独立的16bit定时器
- Auto-reload定时
- 外部事件计数
- 输入边沿捕捉（事件触发、自由计数）
- 脉冲宽度或周期捕捉（PWC模式）
- 脉冲宽度调制（PWM模式）
- 32bit级联模式

4个扩展定时器结构相同，仅是计数源和捕捉源信号不同而已；每个扩展定时器包含一个计数器和一个初值寄存器，初值寄存器同时作为捕捉寄存器使用。扩展定时器使能后自动将初值寄存器的值加载至计数器，然后计数器以这个初值开始计数，计数至溢出后产生溢出信号，同时将初值寄存器的值重新加载至计数器。扩展定时器允许在计数过程中改变计数初值，完成动态的定时时间更新；

支持2种边沿捕捉模式：

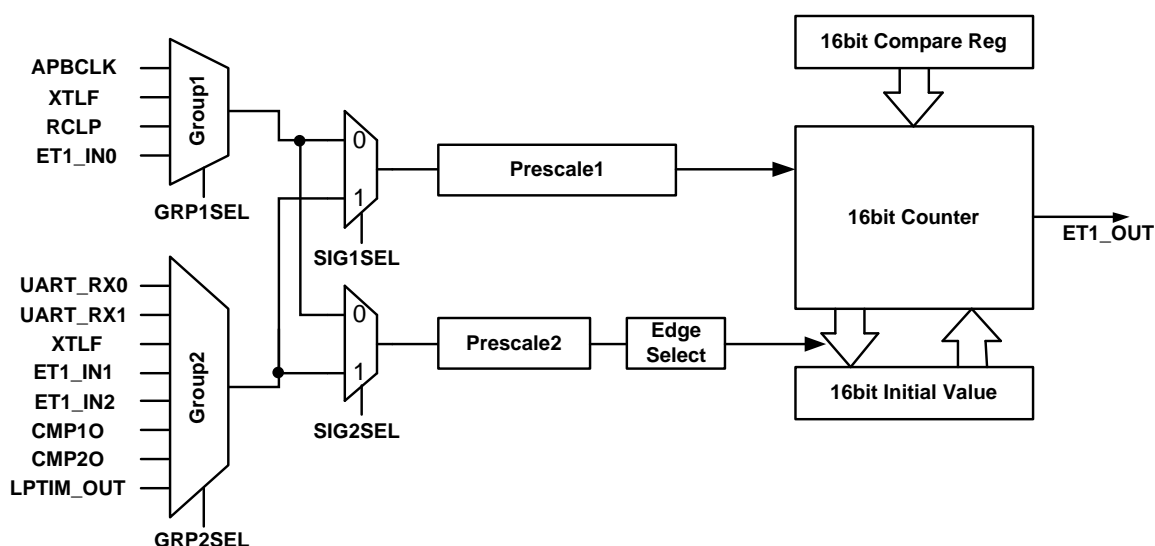
- ✓ 事件触发捕捉：使能后计数器保持0，捕捉到第一个有效沿之后定时器才开始计数；
- ✓ 自由计数捕捉：定时器使能后立即由0开始计数，在有效捕捉信号沿到来时锁存当前计数值，同时产生捕捉中断，在下一有效捕捉沿到来时再次锁存当前计数值并产生捕捉中断，在计数溢出后产生溢出中断。

PWC模式与事件触发捕捉类似，只不过在第一个有效沿到来后开始计数，第二个有效沿到来后停止计数，两个有效沿可以独立配置上升或下降，即可以实现正脉冲宽度捕捉、负脉冲宽度捕捉、正沿周期捕捉、负沿周期捕捉。

每个扩展定时器支持多个外部引脚输入，和一个外部引脚输出。

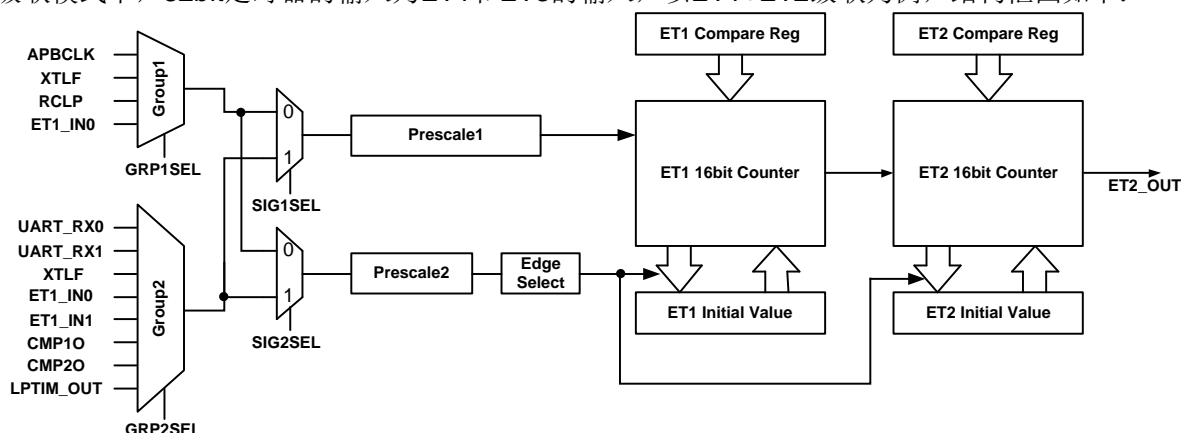
19.3.2 结构框图

ET1结构框图如下：



ET2/3/4结构与ET1相同，只是输入信号源不一样。参见输入源选择寄存器定义。

级联模式下，32bit定时器的输入为ET1和ET3的输入，以ET1+ET2级联为例，结构框图如下：



级联后的ET1+ET2，仅产生ET2中断标志和ET2输出。

级联后的ET3+ET4，仅产生ET4中断标志和ET4输出。

### 19.3.3 输入信号

每个扩展定时器的输入分为两组，Group1为计数器计数源选择，Group2为捕捉源选择。根据寄存器设置，Group1和Group2可以互换。

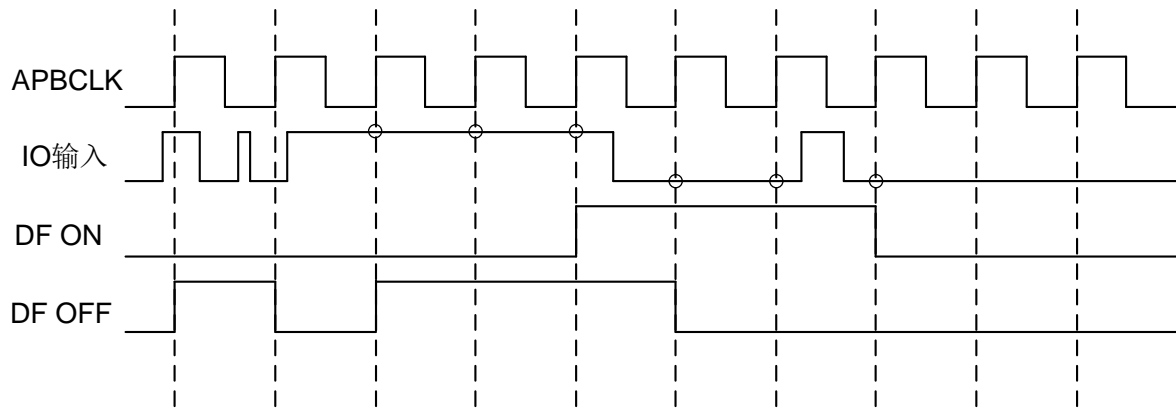
输入信号包括APB总线时钟、XTLP、RCLP、外部GPIO输入、UART接收数据、比较器输出信号、LPTIM输出信号。

每个扩展定时器的计数源和捕捉源具体定义参见寄存器说明。

### 19.3.4 外部引脚输入数字滤波

ETx的外部引脚输入可以选择是否使能数字滤波。使能数字滤波的情况下，APBCLK连续3次采样相同才认为是输入变化有效；不使能数字滤波时，扩展定时器直接对管脚输入进行采样。

数字滤波示意图如下：



19.3.5 功能说明

● 计数器模式

支持16bit计数或级联的32bit计数。当CNTSEL=0, 计数器为16bit; 当CNTSEL=1, 用ET1/ET3的16bit计数溢出信号作为ET2/ET4的计数指示信号。计数模式启动和计数溢出时将初值寄存器的值加载到计数器中。计数值达到0xFFFF时产生计数溢出中断。32bit级联模式下, ET2/ET4的计数值达到0xFFFF时产生级联溢出中断。

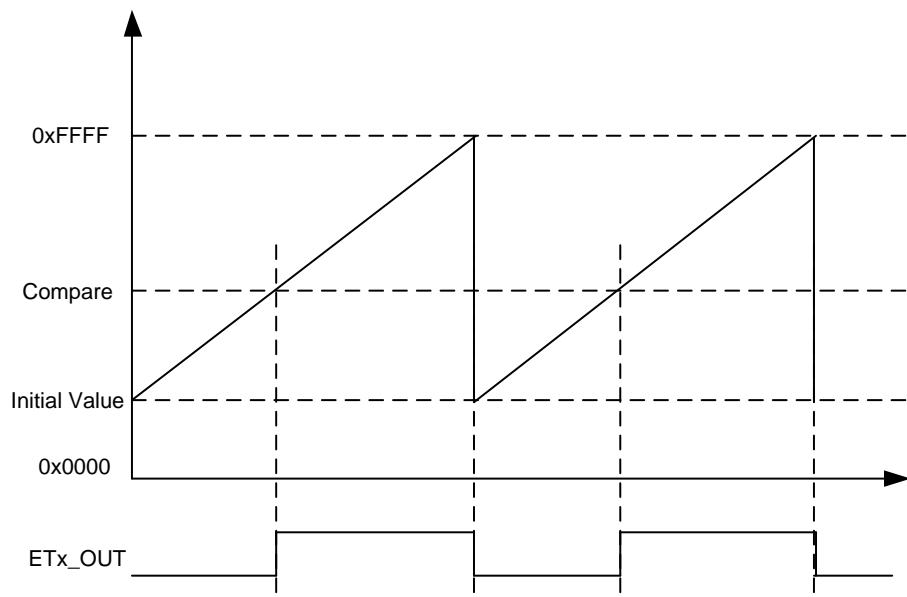
● 捕捉功能

ET使能后从0x0000开始自动计数, 当捕捉源有效沿到来时, 将当前计数值写入初值寄存器, 并产生捕捉中断标志。ET保持计数和信号沿捕捉直到被关闭为止。

ETx用APBCLK采样其输入信号进行计数, 所以应用中应避免被采样的输入信号频率高于APBCLK时钟频率。

● PWM

扩展定时器支持16bit或32bit的PWM输出, 启动PWM之后定时器从初值开始计数, 当计数值等于比较寄存器时, PWM输出置1, 当计数值溢出时PWM输出置0, 16bit PWM如下图所示:



## 19.3.6 寄存器

地址	名称	符号
0x40013090	ET1 控制寄存器	ET1CR
0x40013094	ET1 输入源选择寄存器	ET1INSEL
0x40013098	ET1 预分频寄存器 1	ET1PRESCALE1
0x4001309C	ET1 预分频寄存器 2	ET1PRESCALE2
0x400130A0	ET1 初值寄存器	ET1INITVALUE
0x400130A4	ET1 比较寄存器	ET1CMP
0x400130A8	ET1 中断使能寄存器	ET1IE
0x400130AC	ET1 中断标志寄存器	ET1IF
0x400130B0	ET2 控制寄存器	ET2CR
0x400130B4	ET2 输入源选择寄存器	ET2INSEL
0x400130B8	ET2 预分频寄存器 1	ET2PRESCALE1
0x400130BC	ET2 预分频寄存器 2	ET2PRESCALE2
0x400130C0	ET2 初值寄存器	ET2INITVALUE
0x400130C4	ET2 比较寄存器	ET2CMP
0x400130C8	ET2 中断使能寄存器	ET2IE
0x400130CC	ET2 中断标志寄存器	ET2IF
0x400130D0	ET3 控制寄存器	ET3CR
0x400130D4	ET3 输入源选择寄存器	ET3INSEL
0x400130D8	ET3 预分频寄存器 1	ET3PRESCALE1
0x400130DC	ET3 预分频寄存器 2	ET3PRESCALE2
0x400130E0	ET3 初值寄存器	ET3INITVALUE
0x400130E4	ET3 比较寄存器	ET3CMP
0x400130E8	ET3 中断使能寄存器	ET3IE
0x400130EC	ET3 中断标志寄存器	ET3IF
0x400130F0	ET4 控制寄存器	ET4CR
0x400130F4	ET4 输入源选择寄存器	ET4INSEL
0x400130F8	ET4 预分频寄存器 1	ET4PRESCALE1
0x400130FC	ET4 预分频寄存器 2	ET4PRESCALE2
0x40013100	ET4 初值寄存器	ET4INITVALUE
0x40013104	ET4 比较寄存器	ET4CMP
0x40013108	ET4 中断使能寄存器	ET4IE
0x4001310C	ET4 中断标志寄存器	ET4IF

## 19.3.6.1 ET1/2/3/4 控制寄存器

名称	ET1CR/ET2CR/ET3CR/ET4CR							
地址	0x40013090/0x400130B0/0x400130D0/0x400130F0							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							

名称	ET1CR/ET2CR/ET3CR/ET4CR							
地址	0x40013090/0x400130B0/0x400130D0/0x400130F0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-						EXFLT	PWM
位权限	U-0						R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CEN	MOD	CASEN	EDGESEL	CAPMOD	CAPCLR	CAPONCE	CAPEDGE
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:8	--	未实现：读为0
9	EXFLT	外部引脚输入数字滤波使能 1 = 打开引脚输入信号数字滤波 0 = 关闭引脚输入信号数字滤波
8	PWM	PWM 输出控制 1 = PWM 输出使能 0 = PWM输出禁止
7	CEN	启动控制 1 = 启动定时器，在计数器模式下启动时将计数初值加载至计数器和工作寄存器；在捕捉模式下，启动时计数器由零开始自由计数，计数到0xFFFF后产生溢出信号然后由零开始重新计数 0 = 停止计数器计数
6	MOD	工作模式选择 1 = 捕捉模式 0 = 定时/计数模式
5	CASEN	Cascade Enable，扩展定时器级联使能 1 = ET1（ET3）和 ET2（ET4）级联成 32bit 定时器 0 = 16bit 定时器独立工作
4	EDGESEL	计数模式采沿方式选择 （计数时钟选择mcu_clk时该位无效，总是采用mcu_clk时钟上升沿计数） 1 = 计数模式采下降沿 0 = 计数模式采上升沿
3	CAPMOD	捕捉模式控制 1 = 脉宽捕捉 0 = 脉冲周期捕捉
2	CAPCLR	带清零捕捉模式控制 1 = 事件触发捕捉：使能后计数器保持0，捕捉到第一个有效沿之后timer才开始计数 0 = 捕捉不清零，计数器一直自由计数
1	CAPONCE	单次捕捉控制 1 = 单次捕捉有效，在捕捉到一次脉冲周期后计数器停止，若需要再次捕捉需重新启动 0 = 连续捕捉
0	CAPEDGE	捕捉沿选择 1 = 周期捕捉模式时下沿捕捉 0 = 周期捕捉模式时上沿捕捉

## 19.3.6.2 ET1/2/3/4 输入源选择寄存器

名称	ET1INSEL/ET2INSEL/ET3INSEL/ET4INSEL							
地址	0x40013094/0x400130B4/0x400130D4/0x400130F4							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SIG2SEL <sub>L</sub>	SIG1SEL <sub>L</sub>	--	GRP2SEL[2:0]			GRP1SEL[1:0]	
位权限	R/W-0	R/W-0	U-0	R/W-000			R/W-00	

位号	位名	说明
31:8	---	未实现，读为0
7	SIG2SEL	内部信号2源选择(捕捉源) 1 = 扩展定时器3的内部信号2选择Group1 0 = 扩展定时器3的内部信号2选择Group2
6	SIG1SEL	内部信号1源选择(在计数模式下计数源仅由此选择，捕捉模式下计数源) 1 = 扩展定时器3的内部信号1选择Group2 0 = 扩展定时器3的内部信号1选择Group1
5	---	未实现，读为0
4:2	GRP2SEL[2:0]	<b>GROUP2 信号选择控制</b> <b>ET1</b> 000 = UART0_RX 001 = UART1_RX 010 = XT_LF 011 = ET1_IN1 100 = ET1_IN2 101 = CMP1O (比较器1输出) 110 = CMP2O (比较器2输出) 111 = LPTO <b>ET2</b> 000 = UART2_RX 001 = UART3_RX 010 = XT_LF 011 = ET2_IN1 100 = ET2_IN2 101 = CMP1O (比较器1输出) 110 = CMP2O (比较器2输出) 111 = LPTO <b>ET3</b> 000 = ET3_IN1 001 = XT_LF 010 = UART4_RX 011 = UART5_RX

位号	位名	说明
		100 = RTCSEC 101~111 = RFU <b>ET4</b> 000 = ET4_IN1 001 = XTLP 010 = UART_RX2 011 = UART_RX0 100 = CMP1O (比较器1输出) 101 = CMP2O (比较器2输出) 110 = RTCSEC 111 = LPTO
1:0	GRP1SEL[1:0]	<b>GROUP1 信号选择控制</b> <b>ET1</b> 00 = APBCLK 01 = XTLP 10 = RCLP 11 = ET1_IN0 <b>ET2</b> 00 = APBCLK 01 = XTLP 10 = RCLP 11 = ET2_IN0 <b>ET3</b> 00 = APBCLK 01 = ET3_IN0 10 = RTCSEC 11 = RCLP <b>ET4</b> 00 = APBCLK 01 = ET4_IN0 10 = RTC64HZ 11 = LPTO

## 19.3.6.3 ET1/2/3/4 预分频寄存器 1

名称	ET1PESCALE1/ET2PESCALE1/ET3PESCALE1/ET4PESCALE1							
地址	0x40013098/0x400130B8/0x400130D8/0x400130F8							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PRESCALE1							
位权限	R/W-00000000							



位号	位名	说明
31:8	---	未实现, 读为0
7:0	<b>PRESCALE1</b>	输入 <b>Signal1</b> (计数源) 的预分频寄存器 00 表示 1 分频, FF 表示 256 分频

#### 19.3.6.4 ET1/2/3/4 预分频寄存器 2

名称	<b>ET1PESCALE2/ET2PESCALE2/ET3PESCALE2/ET4PESCALE2</b>							
地址	0x4001309C/0x400130BC/0x400130DC/0x400130FC							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PRESCALE2							
位权限	R/W-00000000							

位号	位名	说明
31:8	---	未实现, 读为0
7:0	<b>PRESCALE2</b>	输入 <b>Signal2</b> (捕捉源) 的预分频寄存器 00 表示 1 分频, FF 表示 256 分频。

#### 19.3.6.5 ET1/2/3/4 初值寄存器

名称	<b>ET1IVR/ET2IVR/ET3IVR/ET4IVR</b>							
地址	0x400130A0/0x400130C0/0x400130E0/0x40013100							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	INITVALUE[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	INITVALUE[7:0]							
位权限	R/W-00000000							

位号	位名	说明
31:16	---	未实现, 读为0

位号	位名	说明
15:0	INITVALUE	扩展定时器初值寄存器

### 19.3.6.6 ET1/2/3/4 比较寄存器

名称	ET1CMP/ET2CMP/ET3CMP/ET4CMP							
地址	0x400130A4/0x400130C4/0x400130E4/0x40013104							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CMP[15:8]							
位权限	R/W-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CMP[7:0]							
位权限	R/W-00000000							

位号	位名	说明
31:16	---	未实现，读为0
15:0	CMP	扩展定时器比较寄存器 该寄存器与计数器比较，若计数值大于等于该寄存器的值，则产生计数匹配信号至输出控制模块，并产生相应中断。

### 19.3.6.7 ET1/2/3/4 中断使能寄存器

名称	ET1IE/ET2IE/ET3IE/ET4IE							
地址	0x400130A8/0x400130C8/0x400130E8/0x40013108							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---					CMPIE	CAPIE	OVIE
位权限	U-0					R/W-0	R/W-0	R/W-0

位号	位名	说明
31:3	---	未实现：读为 0

位号	位名	说明
2	<b>CMPIE</b>	扩展定时器比较中断使能 1 = 使能 0 = 禁止
1	<b>CAPIE</b>	扩展定时器捕捉中断使能 1 = 使能 0 = 禁止
0	<b>OVIE</b>	扩展定时器3溢出中断使能 1 = 使能 0 = 禁止

## 19.3.6.8 ET1/2/3/4 中断标志寄存器

名称	ET1IF/ET2IF/ET3IF/ET4IF							
地址	0x400130AC/0x400130CC/0x400130EC/0x4001310C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---				CMPIF	EDGST A	CAPIF	OVIF
位权限	U-0				R/W-0	R/W-0	R/W-0	R/W-0

位号	位名	说明
31:4	---	未实现：读为 0
3	<b>CMPIF</b>	比较状态，写 1 清 0 1 = 当前计数器的值大于等于比较寄存器的值 0 = 当前计数器的值小于比较寄存器的值
2	<b>EDGESTA</b>	捕捉沿状态标志 1 = 脉冲宽度捕捉模式时表示捕捉到下沿 0 = 脉冲宽度捕捉模式时表示捕捉到上沿
1	<b>CAPIF</b>	扩展定时器捕捉产生信号 1 = 捕捉到指定的沿 0 = 未捕捉到指定的沿
0	<b>OVIF</b>	扩展定时器3溢出信号，当计数器的值由0xFFFF再增加时将置位 1 = 产生计数溢出 0 = 未产生溢出

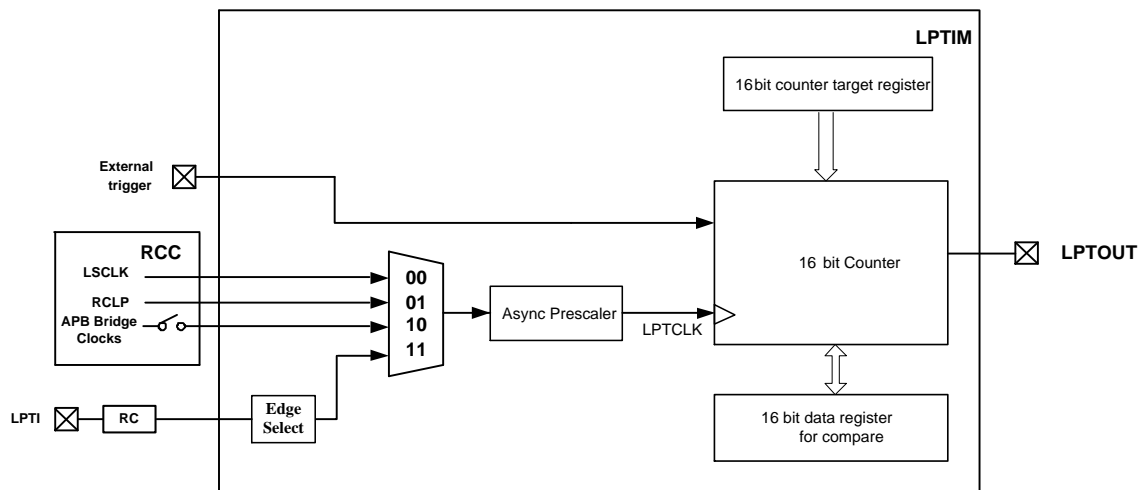
## 20 低功耗定时器 (LPTIMER)

### 20.1 概述

LPTIM 是运行在 Always-On 电源域下的 16bits 低功耗定时/计数器模块。通过选择合适的工作时钟，LPTIM 在各种低功耗模式下保持运行，并且只消耗很低的功耗。LPTIM 甚至可以在没有内部时钟的条件下工作，因此可实现休眠模式下的外部脉冲计数功能。此外，与外部输入的触发信号结合，可以实现低功耗超时唤醒功能。LPTIM 的主要特性有：

- 16bit upcounter
- 3bit 异步时钟预分频器，8 种分频系数（1、2、4、8、16、32、64、128）
- 可选工作时钟：
  - 内部时钟源：LSCLK、RCLP、系统时钟
  - 外部时钟源：LPTI（带有模拟滤波）
- 16bit 比较寄存器
- 16bit 目标值寄存器
- 软件/硬件触发
- 输入极性选择
- 无时钟外部脉冲计数
- 外部触发的休眠超时唤醒
- 支持 16bit PWM

### 20.2 结构框图



### 20.3 工作模式

#### 20.3.1 普通定时器

- 使用内部时钟或外部时钟输入工作
- 使能后有两个计数时钟的同步过程
- 使能后即开始工作，不需要 trigger 触发

### 20.3.2 Trigger 脉冲触发计数

- 使用内部时钟工作
- 内部时钟采样外部输入的异步 trigger 信号
- 可以对 trigger 的上升、下降、双边沿计数
- 使能后有两个计数时钟的同步过程

### 20.3.3 外部异步脉冲计数

- 直接使用外部输入脉冲作为计数工作时钟
- 输入极性可配置，实现上升沿计数或下降沿计数
- 不需要 trigger 触发
- 使能后无同步过程

### 20.3.4 Timeout 模式

- 使用内部时钟或外部输入时钟工作
- 采样外部输入的异步 trigger 信号
- 首次 trigger 启动计数器，启动后采样到 trigger 则清零并重启计数器
- 计数器溢出前没有出现新的 trigger，则产生溢出中断并停止计数，清除使能
- 使能后有两个计数时钟的同步过程

### 20.3.5 计数模式

LPTIM有两种计数模式。

连续计数模式：计数器被触发后保持运行，直到被关闭为止。计数器达到目标值后回到0重新开始计数，并产生溢出中断。

单次计数模式：计数器被触发后计数到目标值后回到0，并自动停止，产生溢出中断。

单次计数模式自动停止并关闭使能信号的波形如下，由于溢出信号和lpten使能信号位于不同的时钟域，关闭使能信号采用异步复位同步释放的方式实现。

### 20.3.6 外部触发的超时唤醒

LPTIM可以由外部输入的trigger信号触发使能。在Timeout模式下，第一个外部触发输入的有效沿将启动计数器，而后续触发信号将清零计数器。如果在计数器达到比较值之前没有有效触发信号到来，则产生超时中断，唤醒MCU。

外部输入trigger信号的有效沿可以由寄存器配置，外部trigger信号被认为是一个异步输入，因此有效沿的采样和判决有至少2个计数时钟的latency。

### 20.3.7 16bit PWM

使能PWM模式后LPTIM从0x0000开始计数，计数值等于比较值时输出置高，计数值等于终值寄存器时输出变低；PWM周期由终值寄存器决定，占空比由比较值寄存器决定。

## 20.4 软件工作流程

- 1: 选择时钟源，设置分频值，设置工作模式和计数模式。
- 2: 设置高低位比较寄存器的值。
- 3: 设置高低位目标寄存器的值
- 4: 打开中断标志使能。
- 5: 打开LPTEN使能位，启动计数器。

20.5 寄存器

地址	名称	符号
0x40013400	LPTIM 配置寄存器	LPTCFG
0x40013404	LPTIM 计数寄存器	LPTCNT
0x40013408	LPTIM 比较值寄存器	LPTCMP
0x4001340C	LPTIM 目标值寄存器	LPTTARGET
0x40013410	LPTIM 中断使能寄存器	LPTIE
0x40013414	LPTIM 中断标志寄存器	LPTIF
0x40013418	LPTIM 控制寄存器	LPTCTRL

20.5.1 LPTIM 配置寄存器

名称	LPTCFG							
地址	0x40013400							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	FLTEN			DIVSEL			CLKSEL	
位权限	R/W-0	U-0		R/W-0			R/W-10	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EDGESEL	TRIGCFG		POLARITY	PWM	MODE	TMOD	
位权限	R/W-0	R/W-0		R/W-0	R/W-0	R/W-0	R/W-0	

位号	位名	说明
31:16	--	未实现：读为0
15	FLTEN	外部 trigger 滤波使能 0：有滤波功能 1：无滤波功能
14: 13	-	未实现，读为 0
12:10	DIVSEL	计数时钟分频选择 000：1 分频 001：2 分频 010：4 分频 011：8 分频 100：16 分频 101：32 分频 110：64 分频 111：128 分频

位号	位名	说明
9:8	CLKSEL	时钟源选择 00: LSCLK 作为计数时钟 01: RCLP 作为计数时钟 10: PCLK 的门控时钟作为计数时钟 11: LPTI 作为计数时钟
7	EDGESEL	LPTI 输入边沿选择 0: LPTI 的上升沿计数 1: LPTI 的下降沿计数
6:5	TRIGCFG	外部触发边沿选择 00: 外部输入信号上升沿 trigger 01: 外部输入信号下降沿 trigger 10/11: 外部输入信号上升下降沿 trigger
4	POLARITY	计数时钟分频选择 0: 正极性波形, 即第一次计数值=比较值时产生输出波形上升沿 1: 负极性波形, 即第一次计数值=比较值时产生输出波形下降沿
3	PWM	脉宽调制模式 0: 周期方波输出模式 1: PWM 输出模式
2	MODE	计数模式 0: 连续计数模式: 计数器被触发后保持运行, 直到被关闭为止。计数器达到目标值后回到 0 重新开始计数, 并产生溢出中断。 1: 单次计数模式: 计数器被触发后计数到目标值后回到 0, 并自动停止, 产生溢出中断。
1:0	TMODE	工作模式选择 00: 带波形输出的普通定时器模式 01: Trigger 脉冲触发计数模式 10: 外部异步脉冲计数模式 11: Timeout 模式

### 20.5.2 LPTIM 计数值寄存器

名称	LPTCNT							
地址	0x40013404							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	CNT16[15:8]							
位权限	R-00000000							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	CNT16[7:0]							
位权限	R-00000000							

位号	位名	说明
31:16	--	未实现：读为0
15:0	<b>CNT16</b>	计数器数值

### 20.5.3 LPTIM 比较值寄存器

名称	LPTCMP							
地址	0x40013408							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	COMPARE_REG[15:8]							
位权限	R/W-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	COMPARE_REG[7:0]							
位权限	R/W-0							

位号	位名	说明
31:16	--	未实现：读为0
15:0	<b>COMPARE_REG</b>	比较值寄存器

### 20.5.4 LPTIM 目标值寄存器

名称	LPTTARGET							
地址	0x4001340C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	TARGET_REG[15:8]							
位权限	RW-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TARGET_REG[7:0]							
位权限	RW-0							



位号	位名	说明
31:16	--	未实现：读为0
15:0	<b>TARGET_REG</b>	目标值寄存器 计数周期为(TARGET_REG+1) 当 TARGET_REG=n 时：计数周期为 n+1。

### 20.5.5 LPTIM 中断使能寄存器

名称	LPTIE							
地址	0x40013410							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名						TRIGIE	OVIE	COMPIE
位权限						R/W-0	R/W-0	R/W-0

位号	位名	说明
31:3	--	未实现：读为0
2	<b>TRIGIE</b>	外部触发到来中断使能位 1：外部触发到来中断使能 0：外部触发到来中断禁止
1	<b>OVIE</b>	计数器溢出中断使能位 1：计数器溢出中断使能 0：计数器溢出中断禁止
0	<b>COMPIE</b>	比较匹配中断使能位 1：计数器值和比较值匹配中断使能 0：计数器值和比较值匹配中断禁止

### 20.5.6 LPTIM 中断标志寄存器

名称	LPTIF							
地址	0x40013414							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							

名称	LPTIF							
地址	0x40013414							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					TRIGIF	OVIF	COMPIF
位权限	U-0					R/W1C-0	R/W1C-0	R/W1C-0

位号	位名	说明
31:3	--	未实现：读为0
2	TRIGIF	外部触发到来中断标志位，写 1 清零 1：外部触发到来中断产生 0：无中断产生
1	OVIF	计数器溢出中断使能位，写 1 清零 1：计数器溢出中断产生 0：无中断产生
0	COMPIF	比较匹配中断使能位，写 1 清零 1：计数器值和比较值匹配中断产生 0：无中断产生

### 20.5.7 LPTIM 控制寄存器

名称	LPTCTRL							
地址	0x40013418							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							LPTEN
位权限	U-0							RW-0

位号	位名	说明
31:1	--	未实现：读为0
0	LPTEN	LPTIM 使能位 1：使能计数器计数 0：禁止计数器计数

## 21 实时时钟 (RTC)

### 21.1 概述

实时时钟(RTC)模块可长时间维持精确计时，为系统提供实时时钟和日历。该模块功耗极低，最大程度延长电池寿命。

RTC 的主要特点：

- BCD 时间格式，完整万年历
- 支持数字调校，精度可达 $\pm 0.119\text{ppm}$
- 可输出周期唤醒中断
- 闹钟功能
- RTC 计时部分寄存器不受系统复位影响

### 21.2 实时时钟工作原理

RTC 上电后不复位，因此正常工作前需要软件置入当前时间。走时时钟使用 32.768KHz 晶体振荡器。由于晶体振荡器有可能停振，为了保证可靠性，停振检测电路使能后不断检测 32.768KHz 振荡器输出，一旦发现停振，则产生报警中断，同时将 RTC 时钟切换到 RCLP，此时 RTC 走时有一定误差，但是并不会停止。

#### 21.2.1 时基计数器 (LTBC)

低功耗时基计数器(LTBC)模块用于产生系统所需的低速工作时钟，功能包括：

- 可通过调整计数周期实现 RTC 时钟的数字调校，调校后理论精度 $\pm 0.1192\text{ppm}$
- 通过使用 PLL 虚拟调校可得到精确秒时标（无法在低功耗模式下使用）
- 可产生 1KHz、256Hz、64Hz、16Hz、4Hz、1Hz 周期中断
- 最高 1/256 秒授时精度

#### 21.2.2 RTC 数字调校

数字调校的目的是使RTC能够在较长周期内获得平均准确的计时。

数字调校符号寄存器控制LTBC分频计数值调整的增减方向，数字调校数值寄存器则控制每个调整周期内分频计数值增减的幅度。

数字调校值可用如下方式表示：

ADSIGN	ADJUST[10:7]	ADJUST[6:0]
符号位	Common Value (C)	Differential Value (D)

数字调校公式可表示为：

$$\text{Correction(ppm)} = (C \times 128 + D) \times 30.517 / 128000000$$

假设使时钟增加0.238ppm，即相当于128s周期内只增加30.5us，调校值写为0\_0000\_0000001，；  
假设使时钟增加488ppm，即相当于128s周期内增加2047个30.5us，调校值写为0\_1111\_1111111。

调校值举例：

ppm	{ADSIGN,ADJUST}	C	D	Expression
0.238	0_0000_0000001	0	1	$1 \times 30.517 / 128000000$
-123.02	1_0100_0000100	4	4	$(4 \times 128 + 4) \times 30.517 / 128000000$
30.99	0_0001_0000010	1	2	$(1 \times 128 + 2) \times 30.517 / 128000000$
488.04	0_1111_1111111	15	127	$(15 \times 128 + 127) \times 30.517 / 128000000$

### 21.2.3 BCD 时间

#### 秒计时

秒计时仅需7bit，从0计数到59，其中bit[3:0]为1秒单位，计数范围0-9；bit[6:4]为10秒单位，计数范围0-5。当计数满60s后触发秒进位信号使分钟计数器加1。

Bit6-4	Bit3-0
0-5	0-9

#### 分钟计时

分计时也仅需7bit，计数范围与秒相同，因此实现方法也相同。

Bit6-4	Bit3-0
0-5	0-9

#### 小时计时

小时计数范围为 0-24，仅需 6bit：

Bit5-4	Bit3-0
0-2	0-9

#### 天计时

天计数范围为 1-31，仅需 6bit，从 1 开始计数，根据月份以及闰年计数到 28/29/30/31，计满后触发天进位信号使月计数器加 1。

Bit5-4	Bit3-0
0-3	0-9

#### 星期计时

星期计数范围为 0-6，仅需 3bit，从 0 到 6 循环计数。

Bit2-0
0-6

#### 月计时

月计数范围为 1-12，仅需 5bit，从 1 开始计数到 12，计满后触发月进位信号使年计数器加 1。

Bit4	Bit3-0
0-1	0-9

**年计时**

年计数范围为 0-99，需 8bit，从 0 到 99 循环计数。

Bit7-4	Bit3-0
0-9	0-9

**21.2.4 RTC 使能与停止**

RTC 上电后立即启动，不可关闭，软件应在 32K 晶体振荡器完全起振后再设置当前时间；在晶体振荡器起振之前芯片使用内部环振计时，偏差较大。

**21.2.5 RTC 时间设置**

软件可以在任意时刻直接设置 RTC 时间寄存器；由于设置时间寄存器的操作与 RTC 走时为异步操作关系，建议软件在秒中断事件之后进行时间设置，并且在置时后读出时间值校验。

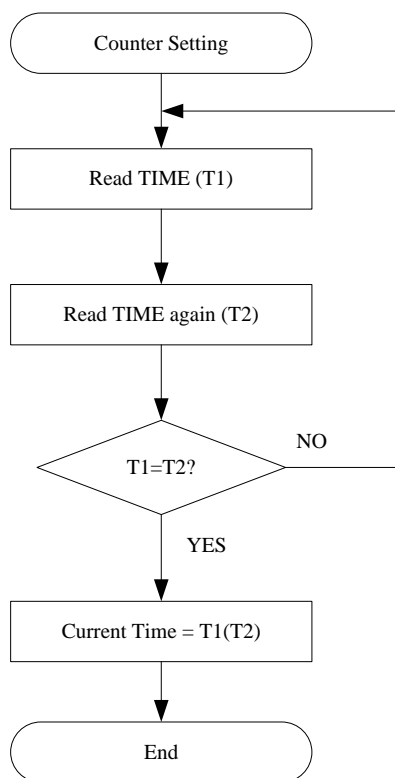
同时 FM33A0XX 支持 ms 级授时，即可以设置时间到 3.9ms 级别精度 (1/256s)。此外，当软件写入秒时间时，硬件自动清零 64Hz->1Hz 的秒内计数器，以便实现秒对齐。

为了提高抗干扰能力，FM33A0XX 提供时间写保护功能，必须先对写保护寄存器写入 0xACACACAC，才能改写时间寄存器，置时完成后软件可以通过写入任意其他值来禁止时间寄存器的写入，恢复写保护。

**21.2.6 RTC 时间读取**

时间读取方式 1：

- 读当前时间寄存器值
- 再次读当前时间寄存器值
- 如果 2 次读取内容一致，则为正确的当前时间；如果两次读取内容不一致，则重复前两个步骤。



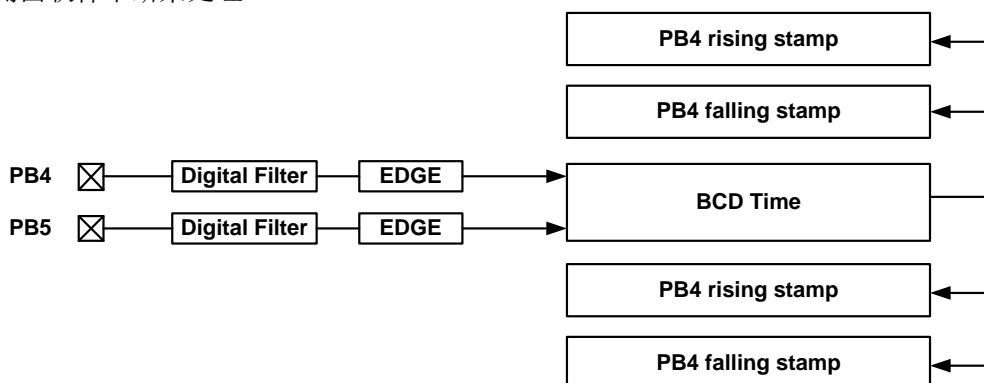
时间读取方式 2:

软件在 1s 中断发生后立即读取时间寄存器，能保证读到正确的当前时间值。

### 21.2.7 RTC 时间戳

为了支持 Tamper Detection，RTC 支持外部 IO 事件触发的时间戳功能。外部 IO 触发源为 PB4 和 PB5 的输入电平变化，为了确保输入检测的可靠性，建议使能 PB4 和 PB5 的 IO 输入数字滤波。使用此功能时，将 PB4 和 PB5 配置为 GPIO 输入，打开 RTCSTAMPEN 寄存器，当 PB4 和 PB5 上出现任何滤波后的上升沿或下降沿时，RTC 会自动记录当前时间到 STAMP 寄存器组中，同时产生相应的标志，可用于产生中断或者供软件查询。

注意时间戳功能仅在休眠模式下有效，ACTIVE 和 LPRUN 模式下时间戳功能不起作用，IO 边沿检测由软件中断来处理。



时间戳仅在相应标志寄存器为 0 的情况下记录事件发生时间，如果对应标志已经为 1，则忽略相应事件。因此如果有多次事件发生，时间戳仅记录第一次事件发生的时间，除非软件在事件发生后清除了标志寄存器。

## 21.3 寄存器

地址	名称	符号
0x40011000	写使能寄存器 RTCWE	RTCWE
0x40011004	中断使能寄存器 RTCIE	RTCIE
0x40011008	中断标志寄存器 RTCIF	RTCIF
0x4001100C	BCD 时间寄存器	BCDSEC
0x40011010		BCDMIN
0x40011014		BCD HOUR
0x40011018		BCDDATE
0x4001101C		BCD WEEK
0x40011020		BCD MONTH
0x40011024		BCD YEAR
0x40011028	闹钟设置寄存器 ALARM	ALARM
0x4001102C	时钟信号输出控制寄存器 FSEL	FSEL
0x40011030	LTBC 数值调整寄存器	ADJUST
0x40011034	LTBC 数值调整方向寄存器	ADSIGN
0x40011038	LTBC 虚拟调校使能寄存器	PR1SEN
0x4001103C	毫秒计数寄存器	MSECCNT
0x40011040	RTC 时间戳使能寄存器	STAMPEN
0x40011044	RTC 上升沿时间戳 0	CLKSTAMP0R
0x40011048	RTC 上升沿日历戳 0	CALSTAMP0R
0x4001104C	RTC 下降沿时间戳 0	CLKSTAMP0F
0x40011050	RTC 下降沿日历戳 0	CALSTAMP0F
0x40011054	RTC 上升沿时间戳 1	CLKSTAMP1R
0x40011058	RTC 上升沿日历戳 1	CALSTAMP1R
0x4001105C	RTC 下降沿时间戳 1	CLKSTAMP1F
0x40011060	RTC 下降沿日历戳 1	CALSTAMP1F

### 21.3.1 写使能寄存器 RTCWE

名称	写使能寄存器 RTCWE							
地址	0x40011000							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							RTCWE
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	RTCWE	RTC 写使能寄存器, 当 CPU 向 RTCWE 写入 0xACACACAC 时, 允许 CPU 向 RTC 的 BCD 时间寄存器写入初值, 这时 RTCWE 置 1; 当 CPU 向 RTCWE 写入不为 0xACACACAC 的任意值时恢复写保护, 这时 RTCWE 清 0。

### 21.3.2 中断使能寄存器 RTCIE

名称	中断使能寄存器 RTCIE							
地址	0x40011004							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							PB5R_I E
位权限	U-0							R/W-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PB5F_IE	PB4R_I E	PB4F_IE	ADJ128_ IE	ALARM_ IE	1KHZ_I E	256HZ_I E	64_IE
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	BIT7	BIT6	BIT5	BIT4	BIT3	BIT2	BIT1	BIT0
位名	16HZ_IE	8HZ_IE	4HZ_IE	2HZ_IE	SEC_IE	MIN_IE	HOURL_I E	DATE_I E
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:17	--	RFU: 未实现, 读为 0
16	PB5R_IE	PB5 上升沿中断使能。 1: 中断使能打开 0: 中断使能禁止
15	PB5F_IE	PB5 下降沿中断使能。 1: 中断使能打开 0: 中断使能禁止
14	PB4R_IE	PB4 上升沿中断使能。 1: 中断使能打开 0: 中断使能禁止
13	PB4F_IE	PB4 下降沿中断使能。 1: 中断使能打开 0: 中断使能禁止
12	ADJ128_IE	128 秒中断使能。 1: 中断使能打开 0: 中断使能禁止
11	ALARM_IE	闹钟中断使能。 1: 中断使能打开 0: 中断使能禁止
10	1KHZ_IE	1khz 中断使能。 1: 中断使能打开 0: 中断使能禁止



Bit	助记符	功能描述
9	256HZ_IE	256hz 中断使能。 1: 中断使能打开 0: 中断使能禁止
8	64HZ_IE	64hz 中断使能。 1: 中断使能打开 0: 中断使能禁止
7	16HZ_IE	16hz 中断使能。 1: 中断使能打开 0: 中断使能禁止
6	8HZ_IE	8hz 中断使能。 1: 中断使能打开 0: 中断使能禁止
5	4HZ_IE	4hz 中断使能。 1: 中断使能打开 0: 中断使能禁止
4	2HZ_IE	2hz 中断使能。 1: 中断使能打开 0: 中断使能禁止
3	SEC_IE	秒中断使能。 1: 中断使能打开 0: 中断使能禁止
2	MIN_IE	分中断使能。 1: 中断使能打开 0: 中断使能禁止
1	HOUR_IE	小时中断使能。 1: 中断使能打开 0: 中断使能禁止
0	DATE_IE	天中断使能。 1: 中断使能打开 0: 中断使能禁止

### 21.3.3 中断标志寄存器 RTCIF

名称	中断标志寄存器 RTCIF							
地址	0x40011008							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							PB5R_IF
位权限	U-0							R/W-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PB5F_IF	PB4R_IF	PB4F_IF	ADJ128_IF	ALARM_IF	1KHZ_IF	256HZ_IF	64_IF
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	BIT7	BIT6	BIT5	BIT4	BIT3	BIT2	BIT1	BIT0
位名	16HZ_IF	8HZ_IF	4HZ_IF	2HZ_IF	SEC_IF	MIN_IF	HOUR_IF	DATE_IF
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:17	--	RFU: 未实现, 读为 0
16	PB5R_IF	PB5 上升沿中断标志。写 1 清零 1: 中断置位 0: 无中断产生
15	PB5F_IF	PB5 下降沿中断标志。写 1 清零。 1: 中断置位 0: 无中断产生
14	PB4R_IF	PB4 上升沿中断标志。写 1 清零 1: 中断置位 0: 无中断产生
13	PB4F_IF	PB4 下降沿中断标志。写 1 清零 1: 中断置位 0: 无中断产生
12	ADJ128_IF	128 秒中断标志。写 1 清零 1: 中断置位 0: 无中断产生
11	ALARM_IF	闹钟中断标志。写 1 清零 1: 中断置位 0: 无中断产生
10	1KHZ_IF	1khz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
9	256HZ_IF	256hz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
8	64HZ_IF	64hz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
7	16HZ_IF	16hz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
6	8HZ_IF	8hz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
5	4HZ_IF	4hz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
4	2HZ_IF	2hz 中断标志。写 1 清零 1: 中断置位 0: 无中断产生
3	SEC_IF	秒中断标志。写 1 清零 1: 中断置位 0: 无中断产生
2	MIN_IF	分中断标志。写 1 清零 1: 中断置位 0: 无中断产生
1	HOUR_IF	小时中断标志。写 1 清零 1: 中断置位

Bit	助记符	功能描述
		0: 无中断产生
0	DATE_IF	天中断标志。写 1 清零 1: 中断置位 0: 无中断产生

### 21.3.4 BCD 时间秒寄存器 BCDSEC

名称	Name: BCDSEC							
地址	0x4001100C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	BCDSEC						
位权限	U-0	R/W-X						

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6:0	BCDSEC	秒时间数值, BCD 格式。

### 21.3.5 BCD 时间分钟寄存器 BCDMIN

名称	Name: BCDMIN							
地址	0x40011010							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	BCDMIN						
位权限	U-0	R/W-X						

Bit	助记符	功能描述
31:7	--	RFU: 未实现, 读为 0
6:0	BCDMIN	分钟时间数值, BCD 格式。

## 21.3.6 BCD 时间小时寄存器 BCDHOUR

名称	Name: BCDHOUR							
地址	0x40011014							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		BCDHOUR					
位权限	U-0		R/W-X					

Bit	助记符	功能描述
31:6	--	RFU: 未实现, 读为 0
5:0	BCDHOUR	小时数值, BCD 格式。

## 21.3.7 BCD 时间天寄存器 BCDDATE

名称	Name: BCDDATE							
地址	0x40011018							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		BCDDATE					
位权限	U-0		R/W-X					

Bit	助记符	功能描述
31:6	--	RFU: 未实现, 读为 0
5:0	BCDDATE	天数数值, BCD 格式。

## 21.3.8 BCD 时间星期寄存器 BCDWEEK

名称	Name: BCDWEEK							
地址	0x4001101C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-					BCDWEEK		
位权限	U-0					R/W-X		

Bit	助记符	功能描述
31:3	--	RFU: 未实现, 读为 0
2:0	BCDWEEK	周数值, BCD 格式。

## 21.3.9 BCD 时间月寄存器 BCDMONTH

名称	Name: BCDMONTH							
地址	0x40011020							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				BCDMONTH			
位权限	U-0				R/W-X			

Bit	助记符	功能描述
31:5	--	RFU: 未实现, 读为 0
4:0	BCDMONTH	月数值, BCD 格式。

## 21.3.10 BCD 时间年寄存器 BCDYEAR

名称	Name: BCDYEAR							
地址	0x40011024							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	BCDYEAR							
位权限	R/W-X							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	BCDYEAR	年数值, BCD 格式。

## 21.3.11 闹钟寄存器 ALARM

名称	Name: ALARM							
地址	0x40011028							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-		ALARMHOUR					
位权限	U-0		R/W-00					
位	Bit15	Bit14	BIT13	BIT12	BIT11	BIT10	Bit9	Bit8
位名	-		ALARMMIN					
位权限	U-0		R/W-00					
位	Bit7	Bit6	BIT5	BIT4	BIT3	BIT2	Bit1	Bit0
位名	-		ALARMSEC					
位权限	U-0		R/W-00					

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
21:16	ALARMHOUR	闹钟的小时数值。
15	--	RFU: 未实现, 读为 0
14:8	ALARMMIN	闹钟的分数值。
7	--	RFU: 未实现, 读为 0
6:0	ALARMSEC	闹钟的秒数值。

## 21.3.12 时钟信号输出控制寄存器 FSEL

名称	Name: FSEL							
地址	0x4001102C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				FSEL			
位权限	U-0				R/W-00			

Bit	助记符	功能描述
31:4	--	RFU: 未实现, 读为 0
3:0	FSEL	频率输出选择信号: 4'b0000: 输出 PLL 分频得到的精确 1 秒方波 4'b0001: 输出 PLL 分频的高电平宽度 80ms 的秒时标 4'b0010: 输出秒计数器进位信号, 高电平宽度 1s 4'b0011: 输出分计数器进位信号, 高电平宽度 1s 4'b0100: 输出小时计数器进位信号, 高电平宽度 1s 4'b0101: 输出天计数器进位信号, 高电平宽度 1s 4'b0110: 输出闹钟匹配信号 4'b0111: 输出 128 秒方波信号 4'b1000: 反向输出 PLL 分频的高电平宽度 80ms 的秒时标 4'b1001: 反向输出秒计数器进位信号 4'b1010: 反向输出分计数器进位信号 4'b1011: 反向输出小时计数器进位信号 4'b1100: 反向输出天计数器进位信号 4'b1101: 反向输出闹钟匹配信号 4'b1110: 反向输出 PLL 分频的精确 1s 方波信号 4'b1111: 输出 RTC 内部秒时标方波

## 21.3.13 LTBC 数值调整寄存器

名称	Name: ADJUST							
地址	0x40011030							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							

名称	Name: ADJUST							
地址	0x40011030							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					ADJUST[10:8]		
位权限	U-0					R/W-xxx		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ADJUST[7:0]							
位权限	R/W-xxxxxxx							

Bit	助记符	功能描述
31:11	--	RFU: 未实现, 读为 0
10:0	ADJUST	LTBC 补偿调整数值

### 21.3.14 LTBC 数值调整方向寄存器

名称	Name: ADSIGN							
地址	0x40011034							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							ADSIGN
位权限	U-0							R/W-x

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	ADSIGN	LTBC 补偿方向 0: 表示增加计数初值 1: 表示减少计数初值



## 21.3.15 LTBC 虚拟调校使能寄存器

名称	Name: PR1SEN							
地址	0x40011038							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							PR1SEN
位权限	U-0							R/W-0

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	PR1SEN	虚拟调校使能信号 0: 表示禁止虚拟调校功能 1: 表示使能虚拟调校功能

## 21.3.16 毫秒计数寄存器

名称	Name: MSECNT							
地址	0x4001103C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	MSECNT							
位权限	R/W-xxxxxxx							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	MSECNT	毫秒计数器值。以 256Hz 为周期计数, 精度 3.9ms。

## 21.3.17 RTC 时间戳使能寄存器

名称	Name: STAMPEN							
地址	0x40011040							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						STAMP1 EN	STAMP0 EN
位权限	U-0						RW-X	RW-X

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1	STAMP1E N	PB5 触发的时间戳功能使能位。无复位值, 建议软件上电后进行初始化。 1: 打开时间戳 0: 关闭时间戳
0	STAMP0E N	PB4 触发的时间戳功能使能位。无复位值, 建议软件上电后进行初始化。 1: 打开时间戳 0: 关闭时间戳

## 21.3.18 RTC 上升沿时间戳 0

名称	Name: CLKSTAMP0R							
地址	0x40011044							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-				HRSTP0R			
位权限	U-0				RW-X			
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				MINSTP0R			
位权限	U-0				RW-X			
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				SECSTP0R			
位权限	U-0				RW-X			

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
21:16	HRSTP0R	检测到 PB4 上升沿后存储 BCD 小时寄存器的值。
15	--	RFU: 未实现, 读为 0

Bit	助记符	功能描述
14:8	MINSTP0R	检测到 PB4 上升沿后存储 BCD 分寄存器的值。
7	--	RFU: 未实现, 读为 0
6:0	SECSTP0R	检测到 PB4 上升沿后存储 BCD 秒寄存器的值。

### 21.3.19 RTC 上升沿日历戳 0

名称	Name: CALSTAMP0R							
地址	0x40011048							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	YRSTP0R							
位权限	RW-X							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	MONSTP0R							
位权限	RW-X							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DAYSTP0R							
位权限	RW-X							

Bit	助记符	功能描述
31:24	YRSTP0R	检测到 PB4 上升沿后存储 BCD 年寄存器的值。
23:21	--	RFU: 未实现, 读为 0
20:16	MONSTP0R	检测到 PB4 上升沿后存储 BCD 月寄存器的值。
15:11	--	RFU: 未实现, 读为 0
10:8	WKSTP0R	检测到 PB4 上升沿后存储 BCD 周寄存器的值。
7:6	--	RFU: 未实现, 读为 0
5:0	DAYSTP0R	检测到 PB4 上升沿后存储 BCD 天寄存器的值。

### 21.3.20 RTC 下降沿时间戳 0

名称	Name: CLKSTAMP0F							
地址	0x4001104C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	HRSTP0F							
位权限	RW-X							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	MINSTP0F							
位权限	RW-X							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SECSTP0F							
位权限	RW-X							

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
21:16	HRSTP0F	检测到 PB4 下降沿后存储 BCD 小时寄存器的值。
15	--	RFU: 未实现, 读为 0
14:8	MINSTP0F	检测到 PB4 下降沿后存储 BCD 分寄存器的值。
7	--	RFU: 未实现, 读为 0
6:0	SECSTP0F	检测到 PB4 下降沿后存储 BCD 秒寄存器的值。

### 21.3.21 RTC 下降沿日历戳 0

名称	Name: CALSTAMP0F							
地址	0x40011050							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	YRSTP0F							
位权限	RW-X							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	MONSTP0F							
位权限	RW-X							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DAYSTP0F							
位权限	RW-X							

Bit	助记符	功能描述
31:24	YRSTP0F	检测到 PB4 下降沿后存储 BCD 年寄存器的值。
23:21	--	RFU: 未实现, 读为 0
20:16	MONSTP0F	检测到 PB4 下降沿后存储 BCD 月寄存器的值。
15:11	--	RFU: 未实现, 读为 0
10:8	WKSTP0F	检测到 PB4 下降沿后存储 BCD 周寄存器的值。
7:6	--	RFU: 未实现, 读为 0
5:0	DAYSTP0F	检测到 PB4 下降沿后存储 BCD 天寄存器的值。

### 21.3.22 RTC 上升沿时间戳 1

名称	Name: CLKSTAMP1R							
地址	0x40011054							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	HRSTP1R							
位权限	RW-X							

名称	Name: CLKSTAMP1R							
地址	0x40011054							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-	MINSTP1R						
位权限	U-0	RW-X						
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	SECSTP1R						
位权限	U-0	RW-X						

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
21:16	HRSTP1R	检测到 PB5 上升沿后存储 BCD 小时寄存器的值。
15	--	RFU: 未实现, 读为 0
14:8	MINSTP1R	检测到 PB5 上升沿后存储 BCD 分寄存器的值。
7	--	RFU: 未实现, 读为 0
6:0	SECSTP1R	检测到 PB5 上升沿后存储 BCD 秒寄存器的值。

### 21.3.23 RTC 上升沿日历戳 1

名称	Name: CALSTAMP1R							
地址	0x40011058							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	YRSTP1R							
位权限	RW-X							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	MONSTP1R							
位权限	RW-X							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							
位权限	U-0							

Bit	助记符	功能描述
31:24	YRSTP0R	检测到 PB5 上升沿后存储 BCD 年寄存器的值。
23:21	--	RFU: 未实现, 读为 0
20:16	MONSTP0R	检测到 PB5 上升沿后存储 BCD 月寄存器的值。
15:11	--	RFU: 未实现, 读为 0
10:8	WKSTP0R	检测到 PB5 上升沿后存储 BCD 周寄存器的值。
7:6	--	RFU: 未实现, 读为 0
5:0	DAYSTP0R	检测到 PB5 上升沿后存储 BCD 天寄存器的值。

## 21.3.24 RTC 下降沿时间戳 1

名称	Name: CLKSTAMP1F							
地址	0x4001105C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-			HRSTP1F				
位权限	U-0			RW-X				
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-		MINSTP1F					
位权限	U-0		RW-X					
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		SECSTP1F					
位权限	U-0		RW-X					

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
21:16	HRSTP1F	检测到 PB5 下降沿后存储 BCD 小时寄存器的值。
15	--	RFU: 未实现, 读为 0
14:8	MINSTP1F	检测到 PB5 下降沿后存储 BCD 分寄存器的值。
7	--	RFU: 未实现, 读为 0
6:0	SECSTP1F	检测到 PB5 下降沿后存储 BCD 秒寄存器的值。

## 21.3.25 RTC 下降沿日历戳 1

名称	Name: CALSTAMP1F							
地址	0x40011060							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	YRSTP1F							
位权限	RW-X							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名				MONSTP1F				
位权限				RW-X				
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					WKSTP1F		
位权限	U-0					RW-X		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		DAYSTP1F					
位权限	U-0		RW-X					

Bit	助记符	功能描述
31:24	YRSTP1F	检测到 PB5 下降沿后存储 BCD 年寄存器的值。
23:21	--	RFU: 未实现, 读为 0
20:16	MONSTP1F	检测到 PB5 下降沿后存储 BCD 月寄存器的值。
15:11	--	RFU: 未实现, 读为 0

Bit	助记符	功能描述
10:8	WKSTP1F	检测到 PB5 下降沿后存储 BCD 周寄存器的值。
7:6	--	RFU: 未实现, 读为 0
5:0	DAYSTP1F	检测到 PB5 下降沿后存储 BCD 天寄存器的值。

## 22 LCD 显示

### 22.1 概述

LCD 显示控制模块接收 MCU 送过来的数据，按一定规律储存在显示 RAM 中，并根据显示 RAM 中的数据驱动 LCD 显示屏来实现期望的字符显示功能。

主要特点：

- 最大支持 8×40、6×42、4×44 的显示段数
- 1/3bias、1/4bias
- 16 级灰度可调
- LCD 驱动支持片内电阻型、片外电容型 2 种模式
- 支持 VLCD 升压电路，最高输出电压不低于 4.5V
- 支持闪烁功能，且闪烁频率可调
- 支持间歇式点亮功能，点亮、熄灭时间可配置
- 支持全亮、全灭功能
- 低功耗
- 支持 Type A 和 Type B 两种 LCD 驱动波形（可配置）
- 典型帧刷新频率 64Hz



## 22.2 工作原理

### 22.2.1 LCD Type A 扫描波形

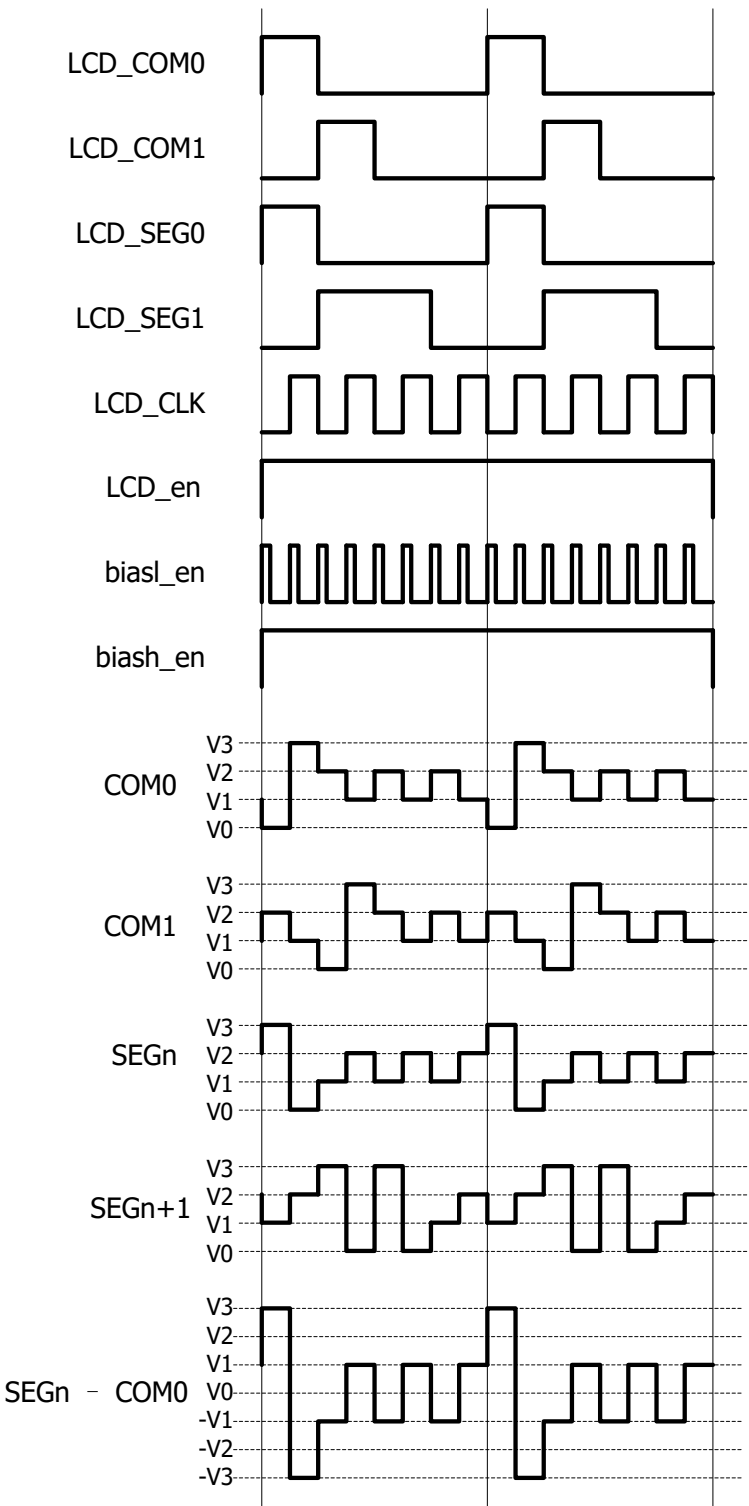


图 22-1 LCD 驱动波形(1/4 duty, 1/3 bias, type A)

22.2.2 LCD Type B 扫描波形

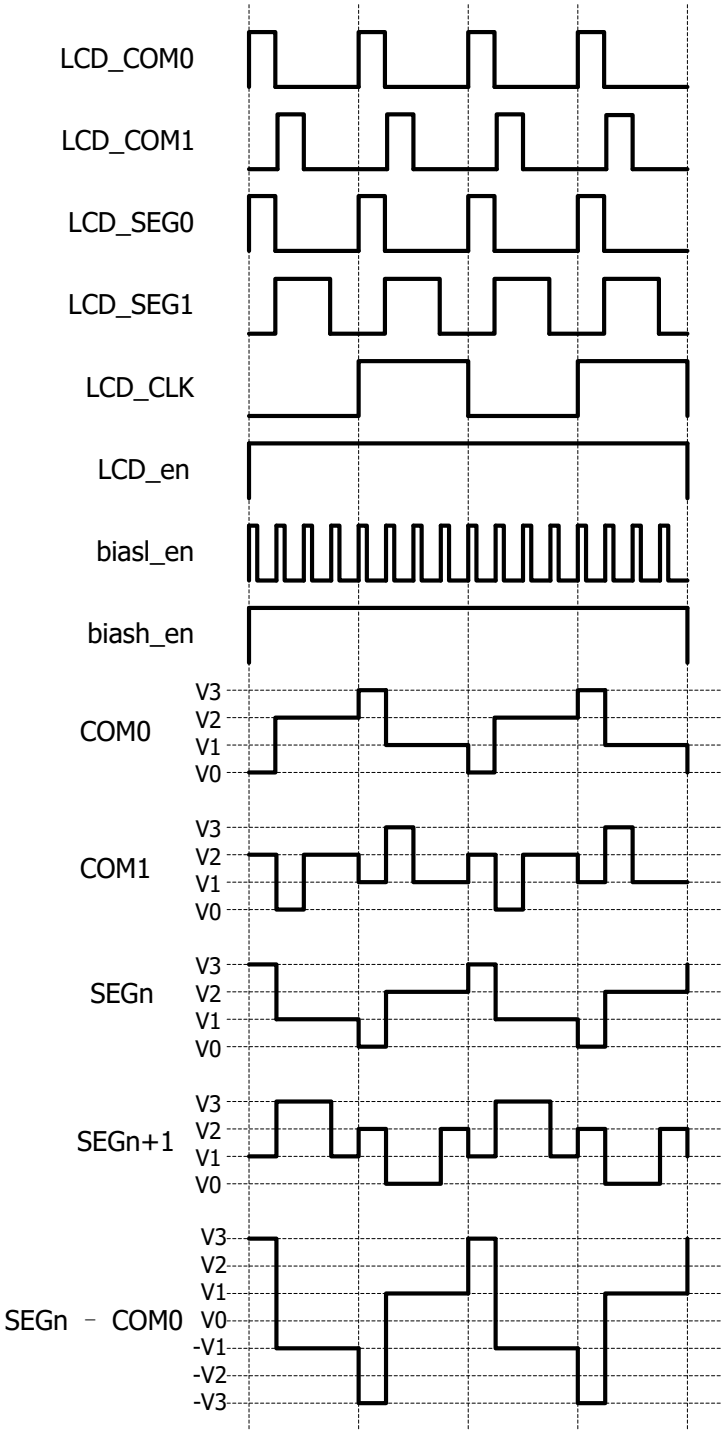


图 22-2 LCD 驱动波形(1/4 duty, 1/3 bias, type B)

22.2.3 片内 buffer 驱动模式

片内buffer驱动模式的驱动电路如图 22-3所示，由电源电压通过分压电阻产生等分电压，分压输入到低功耗buffer以增强驱动能力，buffer输出连接至波形产生模块后产生COM和SEG信号，此模式无需片外电路，功耗较低。

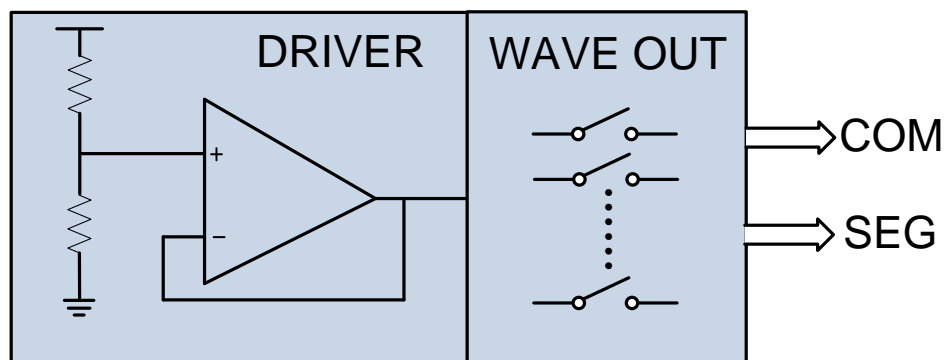


图 22-3 LCD 片内电阻 buffer 型驱动电路

#### 22.2.4 片外电容驱动模式

片外电容驱动模式的驱动电路如图 22-4 所示，由开关配合电容产生驱动电平，电容由片外器件提供，在 VCIN1 和 VCIN2 引脚之间、VDISP0/1/2/3 引脚到地之间分别接入 0.1μF 电容。通过片外电容和片内开关切换实现等分电源电压的输出。片外电容驱动模式具有比 buffer 驱动模式更低的功耗，缺点是需要片外器件配合使用。

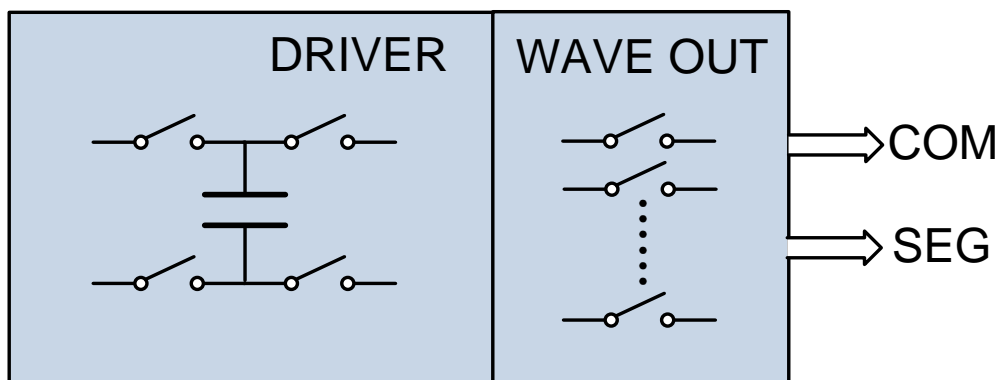


图 22-4 LCD 片外电容驱动电路

#### 22.2.5 显示闪烁功能

软件可以设置显示控制寄存器 DISPCTRL 中的 FLICKER 位为 1，来使能显示闪烁。FLICKER 使能后，根据 TON 和 TOFF 寄存器值确定闪烁频率。在使能 FLICKER 功能之前应先设置 TON/TOFF 并设置 MD 打开显示，若不设置 TON/TOFF，则其复位值为 0，显示会以 64Hz 闪烁。若不先打开显示，FLICKER 设置无效，不会有显示。

TON/TOFF 最小步长为 0.25 秒，实际 ON/OFF 时间为  $TON/TOFF * 0.25s$ 。显示和熄灭与帧扫描同步，即在一帧扫描完后熄灭，或在一帧开始时点亮，熄灭或点亮后给出相应中断。由于帧结束信号是 64Hz 的，因此 TON/TOFF 的计数值应为寄存器设置值 x16。

### 22.3 推荐工作流程

- 1: 配置显示频率控制寄存器。
- 2: 配置点亮和熄灭时间寄存器（如果使用闪烁功能）。
- 3: 配置 LCD 显示设置寄存器。
- 4: 配置 LCD 驱动模式控制寄存器。
- 5: 配置显示数据寄存器。
- 6: 配置 LCD 显示灰度寄存器。
- 7: 打开 LCDCOM 和 LCDSEG 使能控制寄存器。
- 8: 配置显示控制寄存器，启动 LCD 显示。

## 22.4 寄存器

地址	名称	符号
0x40010C00	显示控制寄存器	DISPCTRL
0x40010C04	显示测试控制寄存器	LCDTEST
0x40010C08	显示频率控制寄存器	DF
0x40010C0C	闪烁显示点亮时间寄存器	TON
0x40010C10	闪烁显示熄灭时间寄存器	TOFF
0x40010C14	显示中断使能寄存器	DISPIE
0x40010C18	显示中断标志寄存器	DISPIF
0x40010C1C	显示设置寄存器	LCDSET
0x40010C20	显示驱动模式寄存器	LCDDRIV
0x40010C24	显示数据缓存寄存器	DISPDATA0
0x40010C28		DISPDATA1
0x40010C2C		DISPDATA2
0x40010C30		DISPDATA3
0x40010C34		DISPDATA4
0x40010C38		DISPDATA5
0x40010C3C		DISPDATA6
0x40010C40		DISPDATA7
0x40010C44		DISPDATA8
0x40010C48		DISPDATA9
0x40010C4C	显示灰度设置寄存器	LCDBIAS
0x40010C50	COM 使能控制寄存器	COM_EN
0x40010C54	SEG 使能控制寄存器 0	SEG_EN0
0x40010C58	SEG 使能控制寄存器 1	SEG_EN1
0x40010C5C	LCD Boost 控制寄存器	LCDBSTCON

### 22.4.1 显示控制寄存器

名称	DISPCTRL							
地址	0x40010C00							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ANTIPO LAR	LCDEN	-			FLICK	TEST	DISPMD
位权限	R/W-0	R/W-0	U-0			R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
30:8	--	RFU: 未实现, 读为 0
7	ANTIPOLAR	防极化使能 1: COM 和 SEG 在 LCD 关闭情况下接地 0: COM 和 SEG 在 LCD 关闭情况下浮空
6	LCDEN	LCD 显示使能位 1: 启动 LCD 显示 0: 关闭 LCD 显示
5:3	--	RFU: 未实现, 读为 0
2	FLICK	显示闪烁使能位 1: 显示闪烁, 闪烁频率由 TON 和 TOFF 寄存器设置 0: 关闭闪烁
1	TEST	测试模式使能, 仅在 DISPM D=1 的情况下有效 1: 显示全亮 0: 显示全灭
0	DISPM D	测试模式选择 1: 显示测试模式, TEST 位有效 0: 正常模式, TEST 位无效

## 22.4.2 显示测试控制寄存器

名称	LCDTEST							
地址	0x40010C04							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	LCCTRL	---	---	---	---	---	---	TESTEN
位权限	R/W-0	U-0	U-0	U-0	U-0	U-0	U-0	R/W-0

位号	位名	说明
31:8	---	未实现, 读为0
7	LCCTRL	LCD测试控制位, 仅在测试模式下有效 COM、SEG 输出电平由测试模式下的引脚输出数据寄存器决定。不同设置下 SEG 或 COM 输出的结果参见后文表格。
6:0	---	未实现, 读为0
0	TESTEN	测试模式使能位 1 = LCD 测试模式使能。在 LCD 测试模式下, LCD 引脚静态输出模拟直流电平, 所有与动态扫描时间以及扫描波形相关寄存器设置无效 0 = 正常工作模式, 测试模式无效, 相关测试寄存器控制无效

测试模式下引脚输出电平：

LCCTRL	DISPDATA	COM 引脚输出电平	SEG 引脚输出电平
		1/3bias	1/3bias
0	0	V3	V2
0	1	V1	V4
1	0	V2	V3
1	1	V4	V1

### 22.4.3 测试模式下引脚输出数据寄存器

这组寄存器只在测试模式下有效，与相关显示寄存器共享存储空间。

名称	LCD 测试模式下引脚输出数据寄存器 TDISPDATA							
地址								
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
TDISPDATA0	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	SEG0
TDISPDATA1	SEG15	SEG14	SEG13	SEG12	SEG11	SEG10	SEG9	SEG8
TDISPDATA2	SEG23	SEG22	SEG21	SEG20	SEG19	SEG18	SEG17	SEG16
TDISPDATA3	SEG31	SEG30	SEG29	SEG28	SEG27	SEG26	SEG25	SEG24
TDISPDATA4	SEG39	SEG38	SEG37	SEG36	SEG35	SEG34	SEG33	SEG32
TDISPDATA5					SEG43	SEG42	SEG41	SEG40
TDISPDATA6	COM7	COM6	COM5	COM4	COM3	COM2	COM1	COM0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

### 22.4.4 显示频率控制寄存器

名称	DF							
地址	0x40010C08							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DF[7:0]							
位权限	R/W-00000000							

位号	位名	说明
31:8	---	未实现，读为0
7:0	DF	显示预分频寄存器

显示扫描频率计算公式（DF不等于0）：

COM 数量	帧频率 Hz	
	A 类波形	B 类波形
4	显示电路工作频率 / ( 4 × DF[7:0] × 2 )	显示电路工作频率 / ( 4 × DF[7:0] × 4 )
6	显示电路工作频率 / ( 6 × DF[7:0] × 2 )	显示电路工作频率 / ( 6 × DF[7:0] × 4 )
8	显示电路工作频率 / ( 8 × DF[7:0] × 2 )	显示电路工作频率 / ( 8 × DF[7:0] × 4 )

当DF=0时：

COM 数量	帧频率 Hz	
	A 类波形	B 类波形
4	显示电路工作频率 / 4	显示电路工作频率 / ( 4 × 2 )
6	显示电路工作频率 / 6	显示电路工作频率 / ( 6 × 2 )
8	显示电路工作频率 / 8	显示电路工作频率 / ( 8 × 2 )

如果显示电路工作频率为32KHz，以TPYE A为例，当DF=0，1，2时，扫描频率分别为32K，16K，8K。当选择片外电容模式时，如果设置LCD驱动模式控制寄存器的SCFSEL=000，即SC1~SC3输出频率=扫描频率\*2，由于扫描频率太高，导致SC1~SC3不能正确输出。因此当选择片外电容模式且SCFSEL=000时，不能设置DF=0，1，2。

几个典型频率下，显示频率控制寄存器的取值情况

显示扫描频率 (Hz)	时钟偏移%	工作时钟 (Hz)	4 公共端		6 公共端		8 公共端	
			A 类	B 类	A 类	B 类	A 类	B 类
50	50%	16384	40	20	27	14	20	10
58	50%	16384	36	18	24	12	18	9
64	50%	16384	32	16	21	11	16	8
70	50%	16384	30	15	20	10	15	8
75	50%	16384	28	14	18	9	14	7
50	100%	32768	82	41	54	27	41	20
58	100%	32768	70	35	47	24	35	17
64	100%	32768	64	32	42	21	32	16
70	100%	32768	58	29	39	20	29	14
75	100%	32768	54	27	36	18	27	13
50	200%	65536	164	82	109	54	82	41
58	200%	65536	141	71	94	47	71	35
64	200%	65536	128	64	85	42	64	32
70	200%	65536	120	60	78	39	60	30
75	200%	65536	117	58	72	36	58	29

## 22.4.5 闪烁显示点亮时间寄存器

名称	TON							
地址	0x40010C0C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							

名称	TON							
地址	0x40010C0C							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TON[7:0]							
位权限	R/W-00000000							

位号	位名	说明
31:8	---	未实现，读为0
7:0	TON	闪烁显示点亮时间寄存器 闪烁显示时的点亮时间=TON×0.25秒，最小步长为0.25秒，最大点亮时间可到64秒

#### 22.4.6 闪烁显示熄灭时间寄存器

名称	TOFF							
地址	0x40010C10							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	TOFF[7:0]							
位权限	R/W-00000000							

位号	位名	说明
31:8	---	未实现，读为0
7:0	TOFF	闪烁显示熄灭时间寄存器 闪烁显示时的熄灭时间=TOFF×0.25秒，最小步长为0.25秒，最大点亮时间可到64秒



## 22.4.7 显示中断使能寄存器

名称	DISPIE							
地址	0x40010C14							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---	---	---	---	---	---	DONIE	DOFFIE
位权限	R/W-0	U-0	U-0	U-0	U-0	U-0	R/W-0	R/W-0

位号	位名	说明
31:2	---	未实现，读为0
Bit1	DONIE	显示点亮中断使能位 1 = 显示点亮中断使能 0 = 显示点亮中断禁止
Bit0	DOFFIE	显示熄灭中断使能位 1 = 显示熄灭中断使能 0 = 显示熄灭中断禁止

## 22.4.8 显示中断标志寄存器

名称	DISPIF							
地址	0x40010C18							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---	---	---	---	---	---	DONIF	DOFFIF
位权限	R/W-0	U-0	U-0	U-0	U-0	U-0	R/W-0	R/W-0

位号	位名	说明
31:2	---	未实现，读为0
1	DONIF	显示点亮中断标志 显示由灭变亮时硬件产生中断标志，硬件置位，软件清零

位号	位名	说明
0	DOFFIF	显示熄灭中断标志 显示由亮变灭时硬件产生中断标志，硬件置位，软件清零

### 22.4.9 LCD 显示设置寄存器

名称	LCDSET							
地址	0x40010C1C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	---	---	---	BIASMD	---	WFT	LMUX	
位权限	R/W-0	U-0	U-0	R/W-0	U-0	R/W-0	R/W-0	

位号	位名	说明
31:5	---	未实现，读为0
4	BIASMD	偏执类型控制 1: 1/3 Bias 0: 1/4 Bias
3	---	未实现，读为0
2	WFT	驱动波形选择 1: B类波形 0: A类波形
1:0	LMUX	COM 数量选择 00: 4COM 01: 6COM 10/11: 8COM

### 22.4.10 LCD 驱动模式控制寄存器

名称	LCDDR0							
地址	0x40010C20							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							

名称	LCDDR							
地址	0x40010C20							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SCFSEL[2:0]			SC_CTRL[1:0]		IC_CTRL[1:0]		ENMODE
位权限	R/W-000			R/W-00		R/W-01		R/W-0

位号	位名	说明
31:8	---	未实现，读为0
7:5	SCFSEL	<b>SC频率选择</b> 000 = 频率为帧频*COM 数 001 = 频率为 disp_clk/8 (若 disp_clk=32KHz, 则为 4KHz) 010 = 频率为 disp_clk/16 (若 disp_clk=32KHz, 则为 2KHz) 011 = 频率为 disp_clk/32 (若 disp_clk=32KHz, 则为 1KHz) 100 = 频率为 disp_clk/64 (若 disp_clk=32KHz, 则为 500Hz) 101 = 频率为 disp_clk/128 (若 disp_clk=32KHz, 则为 250Hz) 110 = 频率为 disp_clk/256 (若 disp_clk=32KHz, 则为 125Hz) 111 = 频率为 disp_clk/512 (若 disp_clk=32KHz, 则为 62.5Hz) 注意: 当选择 110 或 111 档位时, 如果频率低于帧频*2*COM, 则输出结果与 000 档位相同
4:3	SC_CTRL	<b>片外电容驱动模式下, 驱动方式控制</b> 00 = 单次驱动 01 = 连续驱动 2 次 10 = 连续驱动 4 次, 当 SC 频率大于等于 4KHz 时, 此选项也为多次驱动 11 = 多次驱动
2:1	IC_CTRL	<b>偏置电路输入电流源大小控制</b> 00 = 电流最大 01 = 电流次大 10 = 电流次小 11 = 电流最小
0	ENMODE	<b>驱动模式选择</b> 0 = 片外电容驱动 1 = 片内电阻型驱动

### 22.4.11 显示数据寄存器

LCD 显示模块内有 10 个 32 bit 的显示数据寄存器。均为可读可写，复位值为 0。

名称	DISPDATAx(x=0~9)							
地址	0x40010C24~0x40010C48							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	DSDA31	DSDA30	DSDA29	DSDA28	DSDA27	DSDA26	DSDA25	DSDA24
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	DSDA23	DSDA22	DSDA21	DSDA20	DSDA19	DSDA18	DSDA17	DSDA16
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

名称	DISPDATAx(x=0~9)							
地址	0x40010C24~0x40010C48							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	DSDA15	DSDA14	DSDA13	DSDA12	DSDA11	DSDA10	DSDA9	DSDA8
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	DSDA7	DSDA6	DSDA5	DSDA4	DSDA3	DSDA2	DSDA1	DSDA0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:0	DSDAx	LCD 显示数据

#### 22.4.11.1 4COM 显示数据寄存器

名称	4com 显示数据寄存器							
地址	0x40010C24 ~ 0x40010C38							
DISPDATA0	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM0	SEG6 COM0	SEG5 COM0	SEG4 COM0	SEG3 COM0	SEG2 COM0	SEG1 COM0	SEG0 COM0
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM0	SEG14 COM0	SEG13 COM0	SEG12 COM0	SEG11 COM0	SEG10 COM0	SEG9 COM0	SEG8 COM0
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM0	SEG22 COM0	SEG21 COM0	SEG20 COM0	SEG19 COM0	SEG18 COM0	SEG17 COM0	SEG16 COM0
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM0	SEG30 COM0	SEG29 COM0	SEG28 COM0	SEG27 COM0	SEG26 COM0	SEG25 COM0	SEG24 COM0
DISPDATA1	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM1	SEG6 COM1	SEG5 COM1	SEG4 COM1	SEG3 COM1	SEG2 COM1	SEG1 COM1	SEG0 COM1
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM1	SEG14 COM1	SEG13 COM1	SEG12 COM1	SEG11 COM1	SEG10 COM1	SEG9 COM1	SEG8 COM1
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM1	SEG22 COM1	SEG21 COM1	SEG20 COM1	SEG19 COM1	SEG18 COM1	SEG17 COM1	SEG16 COM1
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM1	SEG30 COM1	SEG29 COM1	SEG28 COM1	SEG27 COM1	SEG26 COM1	SEG25 COM1	SEG24 COM1
DISPDATA2	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM2	SEG6 COM2	SEG5 COM2	SEG4 COM2	SEG3 COM2	SEG2 COM2	SEG1 COM2	SEG0 COM2
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM2	SEG14 COM2	SEG13 COM2	SEG12 COM2	SEG11 COM2	SEG10 COM2	SEG9 COM2	SEG8 COM2
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16

名称	4com 显示数据寄存器							
	SEG23 COM2	SEG22 COM2	SEG21 COM2	SEG20 COM2	SEG19 COM2	SEG18 COM2	SEG17 COM2	SEG16 COM2
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM2	SEG30 COM2	SEG29 COM2	SEG28 COM2	SEG27 COM2	SEG26 COM2	SEG25 COM2	SEG24 COM2
DISPDAT3	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM3	SEG6 COM3	SEG5 COM3	SEG4 COM3	SEG3 COM3	SEG2 COM3	SEG1 COM3	SEG0 COM3
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM3	SEG14 COM3	SEG13 COM3	SEG12 COM3	SEG11 COM3	SEG10 COM3	SEG9 COM3	SEG8 COM3
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM3	SEG22 COM3	SEG21 COM3	SEG20 COM3	SEG19 COM3	SEG18 COM3	SEG17 COM3	SEG16 COM3
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM3	SEG30 COM3	SEG29 COM3	SEG28 COM3	SEG27 COM3	SEG26 COM3	SEG25 COM3	SEG24 COM3
DISPDAT4	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG39 COM0	SEG38 COM0	SEG37 COM0	SEG36 COM0	SEG35 COM0	SEG34 COM0	SEG33 COM0	SEG32 COM0
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG35 COM1	SEG34 COM1	SEG33 COM1	SEG32 COM1	SEG43 COM0	SEG42 COM0	SEG41 COM0	SEG40 COM0
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG43 COM1	SEG42 COM1	SEG41 COM1	SEG40 COM1	SEG39 COM1	SEG38 COM1	SEG37 COM1	SEG36 COM1
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG39 COM2	SEG38 COM2	SEG37 COM2	SEG36 COM2	SEG35 COM2	SEG34 COM2	SEG33 COM2	SEG32 COM2
DISPDAT5	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG35 COM3	SEG34 COM3	SEG33 COM3	SEG32 COM3	SEG43 COM2	SEG42 COM2	SEG41 COM2	SEG40 COM2
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG43 COM3	SEG42 COM3	SEG41 COM3	SEG40 COM3	SEG39 COM3	SEG38 COM3	SEG37 COM3	SEG36 COM3
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24

#### 22.4.11.2 6COM 显示数据寄存器

名称	6com 显示数据寄存器							
地址	0x40010C24 ~ 0x40010C40							
DISPDAT0	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM0	SEG6 COM0	SEG5 COM0	SEG4 COM0	SEG3 COM0	SEG2 COM0	SEG1 COM0	SEG0 COM0
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM0	SEG14 COM0	SEG13 COM0	SEG12 COM0	SEG11 COM0	SEG10 COM0	SEG9 COM0	SEG8 COM0

名称	6com 显示数据寄存器							
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM0	SEG22 COM0	SEG21 COM0	SEG20 COM0	SEG19 COM0	SEG18 COM0	SEG17 COM0	SEG16 COM0
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM0	SEG30 COM0	SEG29 COM0	SEG28 COM0	SEG27 COM0	SEG26 COM0	SEG25 COM0	SEG24 COM0
DISPDATA1	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM1	SEG6 COM1	SEG5 COM1	SEG4 COM1	SEG3 COM1	SEG2 COM1	SEG1 COM1	SEG0 COM1
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM1	SEG14 COM1	SEG13 COM1	SEG12 COM1	SEG11 COM1	SEG10 COM1	SEG9 COM1	SEG8 COM1
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM1	SEG22 COM1	SEG21 COM1	SEG20 COM1	SEG19 COM1	SEG18 COM1	SEG17 COM1	SEG16 COM1
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM1	SEG30 COM1	SEG29 COM1	SEG28 COM1	SEG27 COM1	SEG26 COM1	SEG25 COM1	SEG24 COM1
DISPDATA2	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM2	SEG6 COM2	SEG5 COM2	SEG4 COM2	SEG3 COM2	SEG2 COM2	SEG1 COM2	SEG0 COM2
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM2	SEG14 COM2	SEG13 COM2	SEG12 COM2	SEG11 COM2	SEG10 COM2	SEG9 COM2	SEG8 COM2
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM2	SEG22 COM2	SEG21 COM2	SEG20 COM2	SEG19 COM2	SEG18 COM2	SEG17 COM2	SEG16 COM2
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM2	SEG30 COM2	SEG29 COM2	SEG28 COM2	SEG27 COM2	SEG26 COM2	SEG25 COM2	SEG24 COM2
DISPDATA3	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM3	SEG6 COM3	SEG5 COM3	SEG4 COM3	SEG3 COM3	SEG2 COM3	SEG1 COM3	SEG0 COM3
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM3	SEG14 COM3	SEG13 COM3	SEG12 COM3	SEG11 COM3	SEG10 COM3	SEG9 COM3	SEG8 COM3
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM3	SEG22 COM3	SEG21 COM3	SEG20 COM3	SEG19 COM3	SEG18 COM3	SEG17 COM3	SEG16 COM3
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM3	SEG30 COM3	SEG29 COM3	SEG28 COM3	SEG27 COM3	SEG26 COM3	SEG25 COM3	SEG24 COM3
DISPDATA4	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM4	SEG6 COM4	SEG5 COM4	SEG4 COM4	SEG3 COM4	SEG2 COM4	SEG1 COM4	SEG0 COM4
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM4	SEG14 COM4	SEG13 COM4	SEG12 COM4	SEG11 COM4	SEG10 COM4	SEG9 COM4	SEG8 COM4
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM4	SEG22 COM4	SEG21 COM4	SEG20 COM4	SEG19 COM4	SEG18 COM4	SEG17 COM4	SEG16 COM4
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24

名称	6com 显示数据寄存器							
	SEG31 COM4	SEG30 COM4	SEG29 COM4	SEG28 COM4	SEG27 COM4	SEG26 COM4	SEG25 COM4	SEG24 COM4
DISPDATA5	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM5	SEG6 COM5	SEG5 COM5	SEG4 COM5	SEG3 COM5	SEG2 COM5	SEG1 COM5	SEG0 COM5
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM5	SEG14 COM5	SEG13 COM5	SEG12 COM5	SEG11 COM5	SEG10 COM5	SEG9 COM5	SEG8 COM5
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM5	SEG22 COM5	SEG21 COM5	SEG20 COM5	SEG19 COM5	SEG18 COM5	SEG17 COM5	SEG16 COM5
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM5	SEG30 COM5	SEG29 COM5	SEG28 COM5	SEG27 COM5	SEG26 COM5	SEG25 COM5	SEG24 COM5
DISPDATA6	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG39 COM0	SEG38 COM0	SEG37 COM0	SEG36 COM0	SEG35 COM0	SEG34 COM0	SEG33 COM0	SEG32 COM0
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG37 COM1	SEG36 COM1	SEG35 COM1	SEG34 COM1	SEG33 COM1	SEG32 COM1	SEG41 COM0	SEG40 COM0
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG35 COM2	SEG34 COM2	SEG33 COM2	SEG32 COM2	SEG41 COM1	SEG40 COM1	SEG39 COM1	SEG38 COM1
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG33 COM3	SEG32 COM3	SEG41 COM2	SEG40 COM2	SEG39 COM2	SEG38 COM2	SEG37 COM2	SEG36 COM2
DISPDATA7	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG41 COM3	SEG40 COM3	SEG39 COM3	SEG38 COM3	SEG37 COM3	SEG36 COM3	SEG35 COM3	SEG34 COM3
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG39 COM4	SEG38 COM4	SEG37 COM4	SEG36 COM4	SEG35 COM4	SEG34 COM4	SEG33 COM4	SEG32 COM4
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG37 COM5	SEG36 COM5	SEG35 COM5	SEG34 COM5	SEG33 COM5	SEG32 COM5	SEG41 COM4	SEG40 COM4
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
					SEG41 COM5	SEG40 COM5	SEG39 COM5	SEG38 COM5

### 22.4.11.3 8COM 显示数据寄存器

名称	8com 显示数据寄存器							
地址	0x40010C24 ~ 0x40010C48							
DISPDATA0	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM0	SEG6 COM0	SEG5 COM0	SEG4 COM0	SEG3 COM0	SEG2 COM0	SEG1 COM0	SEG0 COM0
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM0	SEG14 COM0	SEG13 COM0	SEG12 COM0	SEG11 COM0	SEG10 COM0	SEG9 COM0	SEG8 COM0
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16

名称	8com 显示数据寄存器							
	SEG23 COM0	SEG22 COM0	SEG21 COM0	SEG20 COM0	SEG19 COM0	SEG18 COM0	SEG17 COM0	SEG16 COM0
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM0	SEG30 COM0	SEG29 COM0	SEG28 COM0	SEG27 COM0	SEG26 COM0	SEG25 COM0	SEG24 COM0
DISPDATA1	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM1	SEG6 COM1	SEG5 COM1	SEG4 COM1	SEG3 COM1	SEG2 COM1	SEG1 COM1	SEG0 COM1
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM1	SEG14 COM1	SEG13 COM1	SEG12 COM1	SEG11 COM1	SEG10 COM1	SEG9 COM1	SEG8 COM1
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM1	SEG22 COM1	SEG21 COM1	SEG20 COM1	SEG19 COM1	SEG18 COM1	SEG17 COM1	SEG16 COM1
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM1	SEG30 COM1	SEG29 COM1	SEG28 COM1	SEG27 COM1	SEG26 COM1	SEG25 COM1	SEG24 COM1
DISPDATA2	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM2	SEG6 COM2	SEG5 COM2	SEG4 COM2	SEG3 COM2	SEG2 COM2	SEG1 COM2	SEG0 COM2
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM2	SEG14 COM2	SEG13 COM2	SEG12 COM2	SEG11 COM2	SEG10 COM2	SEG9 COM2	SEG8 COM2
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM2	SEG22 COM2	SEG21 COM2	SEG20 COM2	SEG19 COM2	SEG18 COM2	SEG17 COM2	SEG16 COM2
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM2	SEG30 COM2	SEG29 COM2	SEG28 COM2	SEG27 COM2	SEG26 COM2	SEG25 COM2	SEG24 COM2
DISPDATA3	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM3	SEG6 COM3	SEG5 COM3	SEG4 COM3	SEG3 COM3	SEG2 COM3	SEG1 COM3	SEG0 COM3
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM3	SEG14 COM3	SEG13 COM3	SEG12 COM3	SEG11 COM3	SEG10 COM3	SEG9 COM3	SEG8 COM3
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM3	SEG22 COM3	SEG21 COM3	SEG20 COM3	SEG19 COM3	SEG18 COM3	SEG17 COM3	SEG16 COM3
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM3	SEG30 COM3	SEG29 COM3	SEG28 COM3	SEG27 COM3	SEG26 COM3	SEG25 COM3	SEG24 COM3
DISPDATA4	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM4	SEG6 COM4	SEG5 COM4	SEG4 COM4	SEG3 COM4	SEG2 COM4	SEG1 COM4	SEG0 COM4
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM4	SEG14 COM4	SEG13 COM4	SEG12 COM4	SEG11 COM4	SEG10 COM4	SEG9 COM4	SEG8 COM4
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM4	SEG22 COM4	SEG21 COM4	SEG20 COM4	SEG19 COM4	SEG18 COM4	SEG17 COM4	SEG16 COM4
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24



名称	8com 显示数据寄存器							
	SEG31 COM4	SEG30 COM4	SEG29 COM4	SEG28 COM4	SEG27 COM4	SEG26 COM4	SEG25 COM4	SEG24 COM4
DISPDATA5	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM5	SEG6 COM5	SEG5 COM5	SEG4 COM5	SEG3 COM5	SEG2 COM5	SEG1 COM5	SEG0 COM5
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM5	SEG14 COM5	SEG13 COM5	SEG12 COM5	SEG11 COM5	SEG10 COM5	SEG9 COM5	SEG8 COM5
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM5	SEG22 COM5	SEG21 COM5	SEG20 COM5	SEG19 COM5	SEG18 COM5	SEG17 COM5	SEG16 COM5
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM5	SEG30 COM5	SEG29 COM5	SEG28 COM5	SEG27 COM5	SEG26 COM5	SEG25 COM5	SEG24 COM5
DISPDATA6	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM6	SEG6 COM6	SEG5 COM6	SEG4 COM6	SEG3 COM6	SEG2 COM6	SEG1 COM6	SEG0 COM6
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM6	SEG14 COM6	SEG13 COM6	SEG12 COM6	SEG11 COM6	SEG10 COM6	SEG9 COM6	SEG8 COM6
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM6	SEG22 COM6	SEG21 COM6	SEG20 COM6	SEG19 COM6	SEG18 COM6	SEG17 COM6	SEG16 COM6
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM6	SEG30 COM6	SEG29 COM6	SEG28 COM6	SEG27 COM6	SEG26 COM6	SEG25 COM6	SEG24 COM6
DISPDATA7	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG7 COM7	SEG6 COM7	SEG5 COM7	SEG4 COM7	SEG3 COM7	SEG2 COM7	SEG1 COM7	SEG0 COM7
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG15 COM7	SEG14 COM7	SEG13 COM7	SEG12 COM7	SEG11 COM7	SEG10 COM7	SEG9 COM7	SEG8 COM7
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG23 COM7	SEG22 COM7	SEG21 COM7	SEG20 COM7	SEG19 COM7	SEG18 COM7	SEG17 COM7	SEG16 COM7
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG31 COM7	SEG30 COM7	SEG29 COM7	SEG28 COM7	SEG27 COM7	SEG26 COM7	SEG25 COM7	SEG24 COM7
DISPDATA8	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
	SEG39 COM0	SEG38 COM0	SEG37 COM0	SEG36 COM0	SEG35 COM0	SEG34 COM0	SEG33 COM0	SEG32 COM0
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG39 COM1	SEG38 COM1	SEG37 COM1	SEG36 COM1	SEG35 COM1	SEG34 COM1	SEG33 COM1	SEG32 COM1
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG39 COM2	SEG38 COM2	SEG37 COM2	SEG36 COM2	SEG35 COM2	SEG34 COM2	SEG33 COM2	SEG32 COM2
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG39 COM3	SEG38 COM3	SEG37 COM3	SEG36 COM3	SEG35 COM3	SEG34 COM3	SEG33 COM3	SEG32 COM3
DISPDATA9	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0

名称	8com 显示数据寄存器							
	SEG39 COM4	SEG38 COM4	SEG37 COM4	SEG36 COM4	SEG35 COM4	SEG34 COM4	SEG33 COM4	SEG32 COM4
	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
	SEG39 COM5	SEG38 COM5	SEG37 COM5	SEG36 COM5	SEG35 COM5	SEG34 COM5	SEG33 COM5	SEG32 COM5
	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
	SEG39 COM6	SEG38 COM6	SEG37 COM6	SEG36 COM6	SEG35 COM6	SEG34 COM6	SEG33 COM6	SEG32 COM6
	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
	SEG39 COM7	SEG38 COM7	SEG37 COM7	SEG36 COM7	SEG35 COM7	SEG34 COM7	SEG33 COM7	SEG32 COM7

#### 22.4.12 LCD 显示灰度设置寄存器

名称	LCDBIAS							
地址	0x40010C4C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	-	-	-	LCDBIAS			
位权限	R-0	R-0	R-0	R-0	R/W-1110			

Bit	助记符	功能描述
31:4	--	RFU: 未实现, 读为 0
3:0	LCDBIAS	LCD 偏置电平选择位, 用于显示灰度控制

BIAS[3:0]	不同 VDD 下内部偏置电压 V			
	5	4.5	3.6	3.1
0000	2.74	2.47	1.97	1.64
0001	2.83	2.54	2.03	1.69
0010	2.92	2.62	2.10	1.75
0011	3.01	2.71	2.17	1.81
0100	3.12	2.80	2.24	1.87
0101	3.23	2.90	2.32	1.94
0110	3.35	3.01	2.41	2.01
0111	3.47	3.13	2.50	2.08
1000	3.61	3.25	2.60	2.17
1001	3.76	3.39	2.71	2.26
1010	3.93	3.53	2.83	2.35
1011	4.10	3.69	2.95	2.46
1100	4.30	3.87	3.09	2.58

BIAS[3:0]	不同 VDD 下内部偏置电压 V			
	5	4.5	3.6	3.1
1101	4.51	4.06	3.25	2.71
1110	4.75	4.27	3.42	2.85
1111	5.00	4.50	3.60	3.00

### 22.4.13 LCD COM 使能控制寄存器

名称	COM_EN							
地址	0x40010C50							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-	-	-	-	COMEN <sub>3</sub>	COMEN <sub>2</sub>	COMEN <sub>1</sub>	COMEN <sub>0</sub>
位权限	R-0	R-0	R-0	R-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:4	--	RFU: 未实现, 读为 0
3:0	COMEN	LCD COM 输出使能控制, 1: COM 输出使能 0: COM 输出禁止

### 22.4.14 LCD SEG 使能控制寄存器 0

名称	SEG_EN0							
地址	0x40010C54							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	SEGEN31	SEGEN30	SEGEN29	SEGEN28	SEGEN27	SEGEN26	SEGEN25	SEGEN24
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	SEGEN23	SEGEN22	SEGEN21	SEGEN20	SEGEN19	SEGEN18	SEGEN17	SEGEN16
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	SEGEN15	SEGEN14	SEGEN13	SEGEN12	SEGEN11	SEGEN10	SEGEN9	SEGEN8

名称	SEG_EN0							
地址	0x40010C54							
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SEGEN7	SEGEN6	SEGEN5	SEGEN4	SEGEN3	SEGEN2	SEGEN1	SEGEN0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:0	SEGENx	LCD SEG 输出使能控制， 1: SEG 输出使能 0: SEG 输出禁止

#### 22.4.15 LCD SEG 使能控制寄存器 1

名称	SEG_EN1							
地址	0x40010C58							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-	-	-	-	SEGEN43	SEGEN42	SEGEN41	SEGEN40
位权限	U-0	U-0	U-0	U-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	SEGEN39	SEGEN38	SEGEN37	SEGEN36	SEGEN35	SEGEN34	SEGEN33	SEGEN32
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:12	--	RFU: 未实现, 读为 0
11:0	SEGENx	LCD SEG 输出使能控制， 1: SEG 输出使能 0: SEG 输出禁止

#### 22.4.16 LCD Boost 控制寄存器

名称	LCDBSTCON							
地址	0x40010C5C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							

名称	LCDBSTCON							
地址	0x40010C5C							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	OSC_CFG				-		BUFEN B	BUFBY P
位权限	R/W-0000				U-0		R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	VLCDP D	VLCDCFG			-		BOOST _TEN	BOOST _EN
位权限	R/W-0	R/W-100			U-0		R/W-0	R/W-0

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:12	OSC_CFG	BOOST 环振频率配置信号
11:10	--	RFU: 未实现, 读为 0
9	BUFENB	基准源 Buffer 使能信号 1: 关闭 Buffer 0: 打开 Buffer
8	BUFBYP	基准源 Buffer Bypass 1: Bypass Buffer 0: 不 Bypass
7	VLCDPD	VLCD 下拉使能 1: 开启 VLCD 下拉 0: 关闭 VLCD 下拉
6:4	VLCDCFG	VLCD 输出电压配置 000: 2.5V 001: 3.0V 010: 3.5V 011: 4.0V 100: 4.5V 101: 5.0V 110/111: 5.5V
3:2	--	RFU: 未实现, 读为 0
1	BOOST_TEN	Booster 测试信号 1: Booster 测试模式 0: 正常模式
0	BOOST_EN	Booster 使能信号 1: 开启 VLCD Booster 0: 关闭 VLCD Booster

## 23 ADC 与温度传感器

### 23.1 概述

FM33A0XX 带有 11bit  $\Sigma$ - $\Delta$ ADC, 可实现温度、电池电压或其他直流信号的测量功能。主要特点为:

- 工作电压 2.2~5.5V
- 分辨率 11bits
- 低功耗
- 温度传感器
- 8 个外部输入通道
- 单次转换时间典型值 4ms (工作时钟 512KHz)

### 23.2 电压测量

#### 23.2.1 测量电源电压

用户可以使用 ADC 测量电源电压, 操作方法如下:

- 1、配置通道选择寄存器 ADCINSEL.BUFSEL 为 4'b0110
- 2、将 ADCINSEL.BUFBYP 和 ADCINSEL.BUFEN 寄存器置 1
- 3、将 ADCCTL.ADC\_VANA\_EN 寄存器置 1
- 4、将 ADCTRIM 配置为 0x3FF
- 5、启动 ADC 采样 VDD
- 6、等待 ADC 转换完成标志
- 7、读取 ADC 转换值输出
- 8、芯片 Flash 的 NVR 区域内保存了 ADC 电压测量的拟合参数, 用户代码可以根据这些参数计算当前转换值对应的输入电压

#### 23.2.2 测量外部通道输入

用户使用 ADC 测量外部引脚输入信号 (ADC\_IN1~8), 需按如下方法操作:

- 1、配置相应引脚为模拟功能
- 2、配置 ADCINSEL.BUFSEL 选择待测引脚
- 3、将 ADCINSEL.BUFBYP 寄存器置 0, 将 ADCINSEL.BUFEN 寄存器置 1
- 4、将 ADCCTL.ADC\_VANA\_EN 寄存器置 1
- 5、将 ADCTRIM 配置为 0x3FF
- 6、启动 ADC
- 7、等待 ADC 转换完成中断
- 8、读取 ADC 转换值输出
- 9、芯片 Flash 的 NVR 区域内保存了 ADC 电压测量的拟合参数, 用户代码可以根据这些参数计算当前转换值对应的输入电压

#### 23.2.3 电压信号拟合算法

芯片出厂时在 Flash 的 NVR1 中保存了 ADC 的斜率 (K) 和截距 (B) 数据:

地址	参数	说明
0x1FFF_FC54	K[7:0]	16 位无符号数
0x1FFF_FC55	K[15:8]	
0x1FFF_FC56	B[7:0]	16 位有符号数
0x1FFF_FC57	B[15:8]	

使用 ADC 测量电压信号时，按照如下算法进行输出拟合：

ADC 输出数据	拟合算法
0~30	0mV
31~50	(ADC-30)*5mV
51~150	ADC*K/1000
151~500	ADC*0.98*K/1000
>501	ADC*K/1000+B/100

建议用户调用复旦微电子提供的库函数进行电压测量。

## 23.3 温度传感器

芯片内置高精度温度传感器，可精确测量芯片工作时的环境温度。可利用温度传感器测量的温度值，对RTC的走时进行补偿。

温度传感器特性：

- 温度测量范围：-40℃~85℃
- 温度测量精度/分辨率：±0.2℃
- 典型条件下全温区线性度不低于±2℃
- 与芯片内的 sigma-delta ADC 配合，实现温度到数字输出的转换

温度传感器的输出为随温度而变化的电压量。可以使用 ADC 来测量温度传感器的输出，需要先将 ADC 的输入通道选择为温度传感器输入（ADC\_VANA\_EN=0）。

### 23.3.1 温度调校

温度传感器输出电压随温度的变化关系是线性的，在未经校准的情况下可以用来测量相对温度的变化。如果需要测量绝对温度，需要进行offset调校和/slope调校。

FM33A0XX芯片出厂前进行单温度点offset调校，调校的环境温度为30℃±1℃，转换结果存储在Flash的NVR区。

### 23.3.2 使用方式

用户程序使用温度传感器，参考步骤如下：

- 1、无需配置 ADCINSEL 寄存器
- 2、将 ADCCTL.ADC\_VANA\_EN 寄存器置 0
- 3、将 ADCTRIM 配置为 0x640
- 4、启动 ADC
- 6、等待 ADC 转换完成标志
- 7、读取 ADC 转换值输出

当前温度计算公式：

$$T = \frac{ADC - ADC_{30C}}{K} + 30$$

其中K=5.0875，ADC为NVR1中保存的温度定标数据，位于地址0x1FFF\_FC92和0x1FFF\_FC93两个字节。

地址	参数	说明
0x1FFF_FC92	TS_30C[7:0]	30℃下温度传感器 ADC 输出值
0x1FFF_FC93	TS_30C[15:8]	

建议用户调用复旦微电子提供的库函数进行温度测量。

## 23.4 寄存器

地址	名称	符号
0x4001282C	ADC 控制寄存器	ADCCTL
0x40012830	ADC 调校寄存器	ADCTRIM
0x40012834	ADC 输出数据寄存器	ADCDATA
0x40012838	ADC 中断标志寄存器	ADCIF
0x40012828	ADC 输入通道选择寄存器	ADCINSEL

### 23.4.1 ADC 控制寄存器

名称	ADC 控制寄存器							
地址	0x4001282C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ADC_IE	-					ADC_VANA_EN	ADC_EN
位权限	R/W-0	U-0					R/W-0	R/W-0

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7	ADC_IE	ADC 中断使能
6:2	--	RFU: 未实现, 读为 0
1	ADC_VANA_EN	外部电压通道使能 0: ADC 用作温度传感器 1: ADC 用于测量外部电压
0	ADC_EN	ADC 使能信号 0: ADC 不使能 1: ADC 使能

### 23.4.2 ADC 调校寄存器

名称	ADC 调校寄存器							
地址	0x40012830							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							



名称	ADC 调校寄存器							
地址	0x40012830							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					adc_trim[10:8]		
位权限	U-0					RW-000		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ADC_TRIM[7:0]							
位权限	RW-00h							

Bit	助记符	功能描述
31:11	--	RFU: 未实现, 读为 0
10:0	ADC_TRIM	ADC TRIM 值

### 23.4.3 ADC 输出数据寄存器

名称	ADC 输出数据寄存器							
地址	0x40012834							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-					ADC_DATA[10:8]		
位权限	U-0					R/Dy		
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	ADC_DATA[7:0]							
位权限	R/Dy							

Bit	助记符	功能描述
31:11	--	RFU: 未实现, 读为 0
10:0	ADC_DATA	ADC 输出数据

### 23.4.4 ADC 中断标志寄存器

名称	ADC 中断标志寄存器							
地址	0x40012838							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							

位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-							ADC_IF
位权限	U-0							R/W1C

Bit	助记符	功能描述
31:1	--	RFU: 未实现, 读为 0
0	ADC_IF	ADC 转换完成中断标志, 硬件置位, 软件写 1 清零, 写 0 无效

### 23.4.1 ADC 输入通道选择寄存器

名称	ADC 输入通道选择寄存器							
地址	0x40012828							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		BUFEN	BUFBYP	BUFSEL			
位权限	U-0		R/W-0	R/W-0	R/W-0000			

Bit	助记符	功能描述
31:6	--	RFU: 未实现, 读为 0
5	BUFEN	ADC 输入通道 Buffer 使能
4	BUFBYP	ADC 输入 Buffer Bypass 使用 ADC 测量外部信号输入时, 不要 Bypass Buffer 使用 ADC 测量电源电压时, 必须将此位置 1
3:0	BUFSEL	ADC 输入通道选择 0000-0101: 保留, 禁止使用 0110: VDD 主电源 0111: 保留 1000: ADC_IN1 (PC12) 1001: ADC_IN2 (PC13) 1010: ADC_IN3 (PD0) 1011: ADC_IN4 (PD1) 1100: ADC_IN5 (PF6) 1101: ADC_IN6 (PC15) 1110: ADC_IN7 (PB2) 1111: ADC_IN8 (PB3)

# 24 I/O 端口

## 24.1 概述

I/O 端口的的主要功能特性：

- GPIO 引脚最高耐 5.5V 电压
- GPIO 数字输入具有施密特特性
- 部分 GPIO 输入支持模拟滤波
- 部分 GPIO 输入支持数字滤波
- GPIO 可配置为上拉、开漏输出
- 低功耗模式下保持状态

## 24.2 PAD 结构

### 24.2.1 GPIO，输入输出使能，可控上拉电阻，可控开漏输出

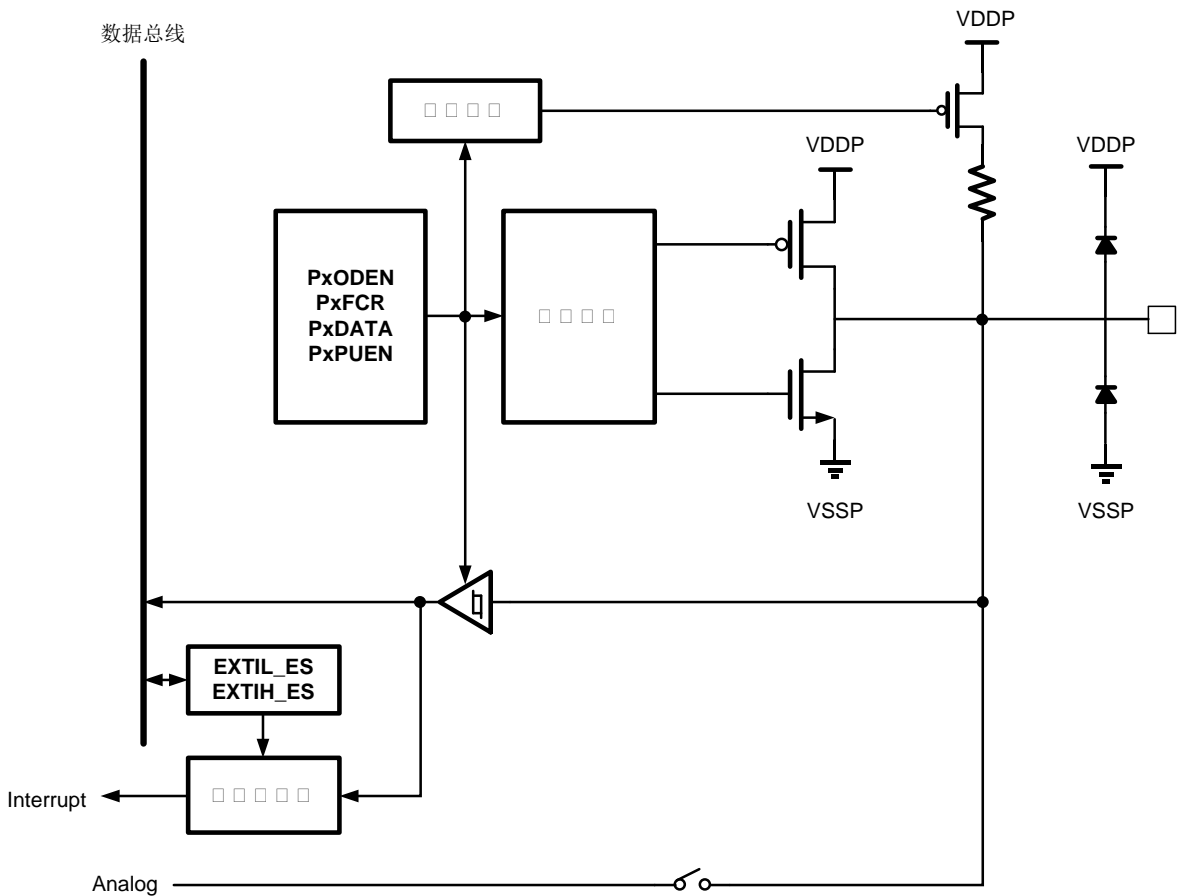


图 24-1 典型 I/O 端口原理图

上述 GPIO 的控制逻辑定义如下：

Registers				Other Control Source	PAD Interface		
FCR	INEN	ODEN	PUEN		INPUT_EN	OUTPUT_EN	PUEN
00	0	x	0/1	x	0	0	0/1
	1				1		
01	x	0	0/1	x	0	1	0/1
	x	1		DATA 寄存器=0	0	1	
				DATA 寄存器=1	0	0	
10	x	x	0/1	AF 功能为输入	1	0	0/1
	x	0		AF 功能为输出 0/1	0	1	
	x	1		AF 功能为输出 0	0	1	
				AF 功能为输出 1	0	0	
11	x	x	0/1	x	0	0	0/1

- FCR=00 时**      如果寄存器的 PUEN=0/1，则 PAD 上拉使能控制线为对应的 0/1；  
 如果寄存器 INEN=0/1，则 PAD 输入使能控制线为对应的 0/1；  
 PAD 的输出使能控制线始终为 0；  
 寄存器 DATA/ODEN 功能无关；
- FCR=01 时**      如果寄存器 PUEN=0/1，则 PAD 上拉使能控制线为对应的 0/1；  
 如果寄存器 ODEN=0，无论寄存器 DATA 是什么，PAD 输出使能控制线为 1；  
 如果寄存器 ODEN=1 并且寄存器 DATA=0，则 PAD 输出使能控制线为 1；  
 如果寄存器 ODEN=1 并且寄存器 DATA=1，则 PAD 输出使能控制线为 0；  
 PAD 输入使能控制线始终为 0；  
 寄存器 INEN 功能无关；
- FCR=10 时**      如果寄存器 PUEN=0/1，则 PAD 上拉使能控制线为对应的 0/1；  
 如果 AF 功能为输入，则 PAD 输入使能控制线为 1，输出使能控制线为 0；  
 如果寄存器 ODEN=0，并且 AF 功能为输出 0/1，则 PAD 输入使能控制线为 0，输出使能控制线为 1；  
 如果寄存器 ODEN=1，并且 AF 功能为输出 0，则 PAD 输入使能控制线为 0，输出使能控制线为 1；  
 如果寄存器 ODEN=1，并且 AF 功能为输出 1，则 PAD 输入使能控制线为 1，输出使能控制线为 0；
- FCR=11 时**      如果寄存器 PUEN=0/1，则 PAD 上拉使能控制线为对应的 0/1；  
 PAD 为模拟功能，其它控制寄存器功能无关；

### 24.2.2 GPIO，输入输出使能，真开漏输出（PA14/PA15/PE5/PE6）

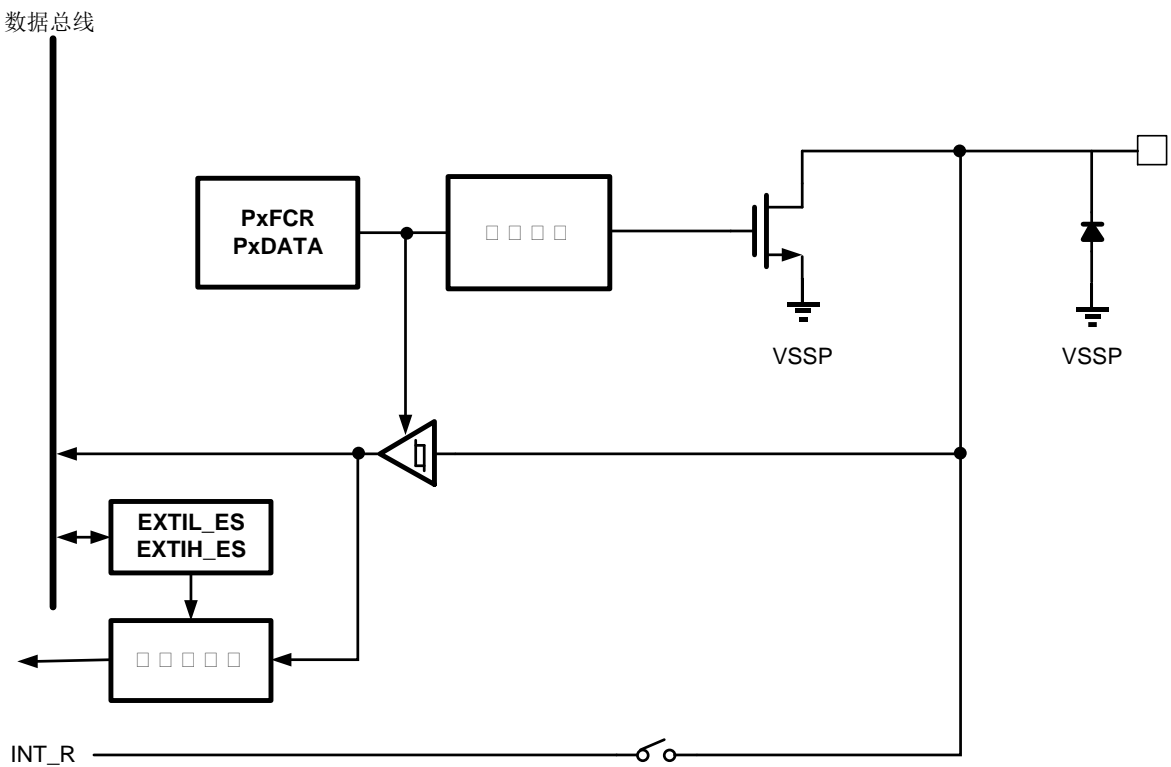


图 24-2 True-OD 端口原理图

上述IO的控制逻辑定义如下：

Registers				Other Control Source	PAD Interface		
FCR	INEN	ODEN	PUEN	DATA	INPUT_EN	OUTPUT_EN	PUEN
00	0	x	0/1	x	0	0	0/1
	1				1		
01	x	x	0/1	DATA 寄存器=0	0	1	0/1
				DATA 寄存器=1	0	0	
10	x	x	0/1	AF 功能为输入	1	0	0/1
	x	0		AF 功能为输出 0/1	0	1	
	x	1		AF 功能为输出 0	0	1	
	x	1		AF 功能为输出 1	0	0	
11	x	x	0/1	x	0	0	0/1

上表意义请参照前述章节。

## 24.3 IO 端口功能

芯片大部分引脚为数模混合IO，每个通用GPIO都有4bit控制寄存器：FCR[1:0]、PUEN、ODEN，其中FCR用于选择IO引脚功能，定义如下：

FCR: Function Control Register	PAD function
00	GPIO input
01	GPIO output
10	Alternate function (AF)
11	Analog

## 24.4 IO 开漏输出控制

大部分 GPIO 都可以配置为 OD 输出。其中以下 GPIO 在 AF 功能配置下，仍由 PxODEN 寄存器来控制开漏状态：

PF4

PC5/PC7/PC9

PD1/PD3/PD5

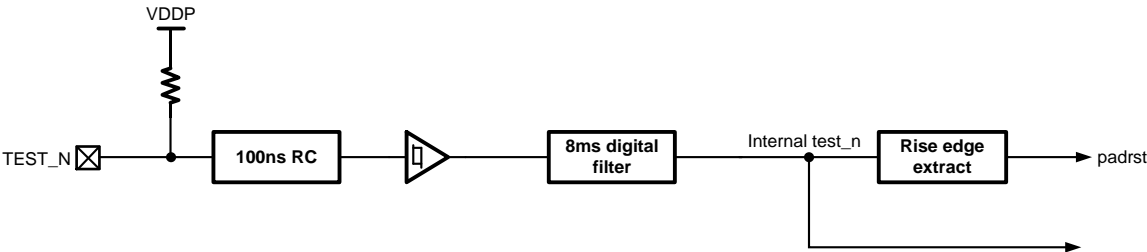
PB13/PB15

其他 GPIO，当配置为 AF 功能时，OD 功能自动关闭。

注意在将某个 GPIO 配置为模拟功能前，必须关闭对应的 OD 功能。

## 24.5 测试引脚

测试模式引脚 TEST\_N 有大约 8ms 的低电平数字滤波，以及很短的高电平数字滤波。在所有模式下，当 TEST\_N 经过滤波有效后拉高，将触发全芯片复位。



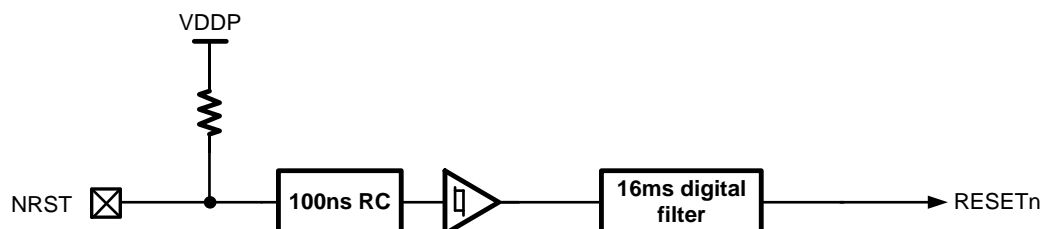
PG8/9可用于SWD引脚或GPIO，其功能可以由TEST\_N引脚状态或软件配置寄存器来决定。

Pin	TEST_N	Function	IWDT&WWDT
PG8	0	SWCLK	OFF
PG9		SWIO	
PG8	1	SWCLK/GPIO 软件配置，默认 SWCLK	可配置
PG9		SWIO/GPIO 软件配置，默认 SWIO	

注意当软件将SWD引脚配置为GPIO功能时，仿真器将无法再与芯片调试接口连接。

## 24.6 NRST 引脚

NRST 是芯片专用复位引脚，NRST 保持低电平超过 16ms 后，芯片将进入系统复位，但是并不会复位 DEBUG 逻辑。如果芯片处于低功耗模式，NRST 有效也会使芯片退出低功耗模式。



## 24.7 特殊测试功能引脚

FM33A0xx 的以下引脚具有特殊测试功能，在芯片处于上电复位和下电复位期间，其内部约 100K 欧姆上拉电阻会被打开，复位结束后上拉电阻关闭，应用中应特别注意。

PF04, PF05, PF06, PF07, PF08

## 24.8 NWKUPx 引脚

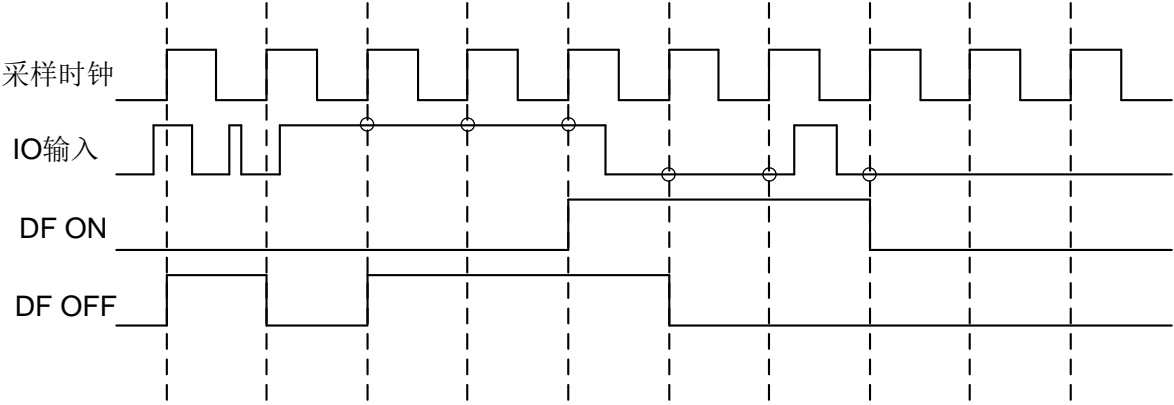
FM33A0XX 有 2 组共 8 个 NWKUP 引脚，能够将芯片从 Sleep、DeepSleep 模式下唤醒，即使片上振荡器都停止工作，NWKUP 仍能唤醒芯片。

NWKUPx 引脚输入下降沿能够将芯片从 Sleep/DeepSleep 模式下唤醒。为了使能此功能，需将对应引脚配置为 GPIO input 功能，并且相应的 PINWKEN 置位，此配置下上述引脚成为数字输入且上拉电阻使能。为了避免误触发，建议先使能引脚上拉电阻，再配置 FCR 寄存器。

Sleep/DeepSleep 模式下，使能了的 NWKUPx 引脚上任何大于 100ns 的负脉冲都会触发芯片唤醒。

## 24.9 GPIO 输入数字滤波

芯片所有 GPIO 中有 24 个支持输入数字滤波功能，数字滤波可以由软件使能或禁止，默认关闭。数字滤波的实现方法是由 IO 采样时钟连续采样到 3 次相同电平才认为是合法电平输入，如下图所示。



当芯片处于 ACTIVE 模式时，IO 采样时钟为 AHBCLK，当芯片处于低功耗休眠模式时，IO 采样时钟为 LSCLK。

注意当具有 NWKUP 功能的引脚被设置为 NWKUP 功能时，数字滤波不起作用。

用户应根据引脚功能需要使能或禁止数字滤波功能，使能数字滤波后，将根据 AHBCLK 频率不同，对 IO 输入信号引入不同的采样延迟。

支持数字输入滤波的管脚分别为：PA8/9/10/11, PB4/5/6/7, PD0/1/2/3, PC12/13/14/15, PE2/6/7/8/9, PF1/2/3。

### 24.10 外部引脚中断

FM33A0XX 的 7 组 GPIO（A~G）最多可以产生 24 个外部引脚中断。7 组 GPIO 被分为 3 部分，分别为 PA/PB、PC/PD/PG 和 PE/PF，每部分分别可以选择 8 个引脚产生独立的外部中断，由 4 组控制寄存器 EXTI\_SELx(x=0~3)进行配置，具体参见寄存器说明。其中 PA/PB 选出的 8bit 用于产生 EXTI0[7:0]，PC/PD/PG 选出的 8bit 用于产生 EXTI1[7:0]，PE/PF 选出的 8bit 用于产生 EXTI2[7:0]，最终汇总后接入 NVIC 中断输入。

使用引脚中断前必须将对应引脚的功能设为 GPIO 输入。各路中断使能与 EDGE SELECT 整合在一起，EDGE SELECT 可以选择上升沿、下降沿、双沿触发中断，或禁止中断触发。

GPIO	外部引脚中断编号	NVIC
PA0	EXTI0[0]	#45
PA8(DF)		
PB0		
PB8		
PA1	EXTI0[1]	
PA9(DF)		
PB1		
PB9		
PA2	EXTI0[2]	
PA10(DF)		
PB2		
PB10		
PA3	EXTI0[3]	
PA11(DF)		
PB3		
PB11		
PA4	EXTI0[4]	



GPIO	外部引脚中断编号	NVIC
PA12		
PB4(DF)		
PB12		
PA5	EXTI0[5]	
PA13		
PB5(DF)		
PB13		
PA6	EXTI0[6]	
PA14		
PB6(DF)		
PB14		
PA7	EXTI0[7]	
PA15		
PB7(DF)		
PB15		
PC0	EXTI1[0]	#46
PC8		
PD0(DF)		
PD8		
PC1	EXTI1[1]	
PC9		
PD1(DF)		
PD9		
PC2	EXTI1[2]	
PC10		
PD2(DF)		
PD10		
PC3	EXTI1[3]	
PC11		
PD3(DF)		
PG2		
PC4	EXTI1[4]	
PC12(DF)		
PD4		
PG5		
PC5	EXTI1[5]	
PC13(DF)		
PD5		
PG6		
PC6	EXTI1[6]	
PC14(DF)		
PD6		
PG7		
PC7	EXTI1[7]	
PC15(DF)		
PD7		

GPIO	外部引脚中断编号	NVIC
PG8		
PE2(DF)	EXTI2[0]	#47
--		
PE3	EXTI2[1]	
PF1(DF)		
PE4	EXTI2[2]	
PF2(DF)		
PE5	EXTI2[3]	
PF3(DF)		
PE6(DF)	EXTI2[4]	
PF4		
PF8		
PE7(DF)	EXTI2[5]	
PF5		
PF9		
PE8(DF)	EXTI2[6]	
PF6		
PF10		
PE9(DF)	EXTI2[7]	
PF7		
PF11		

### 24.10.1 应用指南

如需在 Sleep/DeepSleep 模式下启动 EXTI 中断唤醒功能，推荐按照如下步骤进行操作：

- 关闭所有 EXTI 使能
- 配置 SYSCLOCKSEL 寄存器（0x0x4000020C）的 EXTICKSEL 位为 1，选择 LSCLK 进行 EXTI 采样
- 根据需要打开或关闭 GPIO 数字滤波使能
- 配置相应 GPIO 为输入
- 打开 EXTI 采样时钟使能
- 等待至少 4 个 LSCLK 周期
- 配置 EXTI 触发边沿选择
- 正常进入 Sleep 模式

芯片上电后默认关闭所有 EXTI，同时默认的引脚中断采样时钟是系统时钟 AHBCLK。如果用户使用系统时钟产生 EXTI，推荐流程如下：

- 打开数字滤波使能（如果需要）
- 配置 GPIO 为输入
- 打开 EXTI 采样时钟使能
- 等待至少 4 个系统时钟周期
- 配置 EXTI 触发边沿

如果用户希望使用低速的 LSCLK 来产生 EXTI，推荐流程如下：

- 将 EXTI 采样时钟配置为 LSCLK
- 打开数字滤波使能（如果需要）
- 配置 GPIO 为输入

- 打开 EXTI 采样时钟使能
- 等待至少 4 个 LSCLK 时钟周期
- 配置 EXTI 触发边沿

## 24.11 快速 GPIO 输出

FM33A0XX 可以通过 set-reset 功能快速改变每个 GPIO 的输出数据 (bitwise operation)，从而提高 IO 输出效率，特别是可以提高 read-modify-write 操作的效率和可靠性 (atomic)。方法是每个 GPIO 组的输出数据寄存器都有 2 组 set-reset 映射虚拟地址，对 set 寄存器特定 bit 写 1 可以置位对应的数据寄存器的 bit 位，对 reset 寄存器特定地址写 1 可以清除对应的数据寄存器的 bit 位。

## 24.12 寄存器

地址	名称	符号
0x40000C00	PA 输入使能寄存器	PAINEN
0x40000C04	PA 上拉使能寄存器	PAPUEN
0x40000C08	PA 开漏使能寄存器	PAODEN
0x40000C0C	PA 功能选择寄存器	PAFCR
0x40000C10	PA 输出数据寄存器	PADO
0x40000C14	PA 输出数据置位寄存器	PADSET
0x40000C18	PA 输出数据复位寄存器	PADRESET
0x40000C1C	PA 输入数据寄存器	PADIN
0x40000C20	PB 输入使能寄存器	PBINEN
0x40000C24	PB 上拉使能寄存器	PBPUEN
0x40000C28	PB 开漏使能寄存器	PBODEN
0x40000C2C	PB 功能选择寄存器	PBFCR
0x40000C30	PB 输出数据寄存器	PBDO
0x40000C34	PB 输出数据置位寄存器	PBDSET
0x40000C38	PB 输出数据复位寄存器	PBDRESET
0x40000C3C	PB 输入数据寄存器	PBDIN
0x40000C40	PC 输入使能寄存器	PCINEN
0x40000C44	PC 上拉使能寄存器	PCPUEN
0x40000C48	PC 开漏使能寄存器	PCODEN
0x40000C4C	PC 功能选择寄存器	PCFCR
0x40000C50	PC 输出数据寄存器	PCDO
0x40000C54	PC 输出数据置位寄存器	PCDSET
0x40000C58	PC 输出数据复位寄存器	PCDRESET
0x40000C5C	PC 输入数据寄存器	PCDIN
0x40000C60	PD 输入使能寄存器	PDINEN
0x40000C64	PD 上拉使能寄存器	PDPUEN
0x40000C68	PD 开漏使能寄存器	PDODEN
0x40000C6C	PD 功能选择寄存器	PDFCR
0x40000C70	PD 输出数据寄存器	PDDO
0x40000C74	PD 输出数据置位寄存器	PDDSET
0x40000C78	PD 输出数据复位寄存器	PDDRESET
0x40000C7C	PD 输入数据寄存器	PDDIN
0x40000C80	PE 输入使能寄存器	PEINEN

地址	名称	符号
0x40000C84	PE 上拉使能寄存器	PEPUEN
0x40000C88	PE 开漏使能寄存器	PEODEN
0x40000C8C	PE 功能选择寄存器	PEFCR
0x40000C90	PE 输出数据寄存器	PEDO
0x40000C94	PE 输出数据置位寄存器	PEDSET
0x40000C98	PE 输出数据复位寄存器	PEDRESET
0x40000C9C	PE 输入数据寄存器	PEDIN
0x40000CA0	PF 输入使能寄存器	PFINEN
0x40000CA4	PF 上拉使能寄存器	PFPUEN
0x40000CA8	PF 开漏使能寄存器	PFODEN
0x40000CAC	PF 功能选择寄存器	PFFCR
0x40000CB0	PF 输出数据寄存器	PFDO
0x40000CB4	PF 输出数据置位寄存器	PFDSET
0x40000CB8	PF 输出数据复位寄存器	PFDRESET
0x40000CBC	PF 输入数据寄存器	PFDIN
0x40000CC0	PG 输入使能寄存器	PGINEN
0x40000CC4	PG 上拉使能寄存器	PGPUEN
0x40000CC8	PG 开漏使能寄存器	PGODEN
0x40000CCC	PG 功能选择寄存器	PGFCR
0x40000CD0	PG 输出数据寄存器	PGDO
0x40000CD4	PG 输出数据置位寄存器	PGDSET
0x40000CD8	PG 输出数据复位寄存器	PGDRESET
0x40000CDC	PG 输入数据寄存器	PGDIN
0x40000CE0	外部引脚中断选择寄存器 0	EXTI_SEL0
0x40000CE4	外部引脚中断选择寄存器 1	EXTI_SEL1
0x40000CE8	外部引脚中断选择寄存器 2	EXTI_SEL2
0x40000CEC	外部引脚中断标志寄存器 0	EXTI0IF
0x40000CF0	外部引脚中断标志寄存器 1	EXTI1IF
0x40000CF4	外部引脚中断标志寄存器 2	EXTI2IF
0x40000CF8	FOUT 配置寄存器	FOUT_SEL
0x40000CFC	强驱动引脚配置寄存器	HDSEL
0x40000D00	模拟功能选择寄存器	ANASELECT
0x40000D04	GPIO 输入数字滤波寄存器	IODF
0x40000D08	NWKUP 使能寄存器	PINWKEN

### 24.12.1 PortX 输入使能寄存器

名称	Name: PxINEN (x=A~G)							
地址	0x40000C00 ~ 0x40000C18							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8

位名	PxINEN1 5	PxINEN 14	PxINEN 13	PxINEN 12	PxINEN 11	PxINEN 10	PxINEN 9	PxINEN 8
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PxINEN7	PxINEN 6	PxINEN 5	PxINEN 4	PxINEN 3	PxINEN 2	PxINEN 1	PxINEN 0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	PxINEN	IO 输入使能控制 0: 输入使能关闭 1: 输入使能打开 注: PFINEN[3]复位值为 1

### 24.12.2 PortX 上拉使能寄存器

名称	Name: PxPUEN (x=A~G)							
地址	0x40000C1C ~ 0x40000C34							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PxPUE N15	PxPUEN 14	PxPUEN 13	PxPUEN 12	PxPUEN 11	PxPUEN 10	PxPUEN 9	PxPUE N8
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PxPUE N7	PxPUEN 6	PxPUEN 5	PxPUEN 4	PxPUEN 3	PxPUEN 2	PxPUEN 1	PxPUE N0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	PxPUEN	IO 上拉使能控制 0: 上拉使能关闭 1: 上拉使能打开 注: PFPDEN[3]复位值为 1

### 24.12.3 PortX 开漏使能寄存器

名称	Name: PxODEN(x=A~G)							
地址	0x40000C38 ~ 0x40000C50							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24

位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PAODEN15	PAODEN14	PAODEN13	PAODEN12	PAODEN11	PAODEN10	PAODEN9	PAODEN8
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PAODEN7	PAODEN6	PAODEN5	PAODEN4	PAODEN3	PAODEN2	PAODEN1	PAODEN0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	PxODEN	PortX 开漏使能控制 0: 开漏使能关闭 1: 开漏使能打开

#### 24.12.4 PortX 功能选择寄存器

名称	Name: PxFCR (x=A~G)							
地址	0x40000C54 ~ 0x40000C6C							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	Px15FCR		Px14FCR		Px13FCR		Px12FCR	
位权限	R/W-0		R/W-0		R/W-0		R/W-0	
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	Px11FCR		Px10FCR		Px9FCR		Px8FCR	
位权限	R/W-0		R/W-0		R/W-0 R/W-10(PG9)		R/W-0 R/W-10(PG8)	
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	Px7FCR		Px6FCR		Px5FCR		Px4FCR	
位权限	R/W-0		R/W-0		R/W-0		R/W-0	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	Px3FCR		Px2FCR		Px1FCR		Px0FCR	
位权限	R/W-0		R/W-0		R/W-0		R/W-0	

Bit	助记符	功能描述
31:30	Px15FCR	Px[15]引脚功能选择 00: GPIO 输入 01: GPIO 输出 10: Digital 功能 11: Analog 功能

Bit	助记符	功能描述
...	...	...
3:2	Px1FCR	Px[1]引脚功能选择 00: GPIO 输入 01: GPIO 输出 10: Digital 功能 11: Analog 功能
1:0	Px0FCR	Px[0]引脚功能选择 00: GPIO 输入 01: GPIO 输出 10: Digital 功能 11: Analog 功能

【注】PG9FCR和PG8FCR默认值为10，这两个引脚在复位后默认为SWD功能。如果用户在上电后立即将这两个引脚配置为其他功能，有可能导致SWD通信失败导致无法连接仿真器。

### 24.12.5 PortX 输出数据寄存器

名称	Name: PxDO (x=A~G)							
地址	0x40000C70 ~ 0x40000C88							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PxDO15	PxDO14	PxDO13	PxDO12	PxDO11	PxDO10	PxDO9	PxDO8
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PxDO7	PxDO6	PxDO5	PxDO4	PxDO3	PxDO2	PxDO1	PxDO0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	PxDO	GPIO 输出数据寄存器

### 24.12.6 PortX 输出数据置位寄存器

名称	Name: PxDSET (x=A~G)							
地址	0x40000C8C ~ 0x40000CA4							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							

位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PxSET15	PxSET14	PxSET13	PxSET12	PxSET11	PxSET10	PxSET9	PxSET8
位权限	W	W	W	W	W	W	W	W
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PxSET7	PxSET6	PxSET5	PxSET4	PxSET3	PxSET2	PxSET1	PxSET0
位权限	W	W	W	W	W	W	W	W

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	PxSET	GPIO 输出数据置位寄存器 举例: 向 PADSET 写 0x0000_8000, 则 PADO[15]置位, 其余位保持不变。

### 24.12.7 PortX 输出数据复位寄存器

名称	Name: PxDRESET (x=A~G)							
地址	0x40000CA8 ~ 0x40000CC0							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PxRESE T15	PxRESE T14	PxRESE T13	PxRESE T12	PxRESE T11	PxRESE T10	PxRESE T9	PxRESE T8
位权限	W	W	W	W	W	W	W	W
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PxRESE T7	PxRESE T6	PxRESE T5	PxRESE T4	PxRESE T3	PxRESE T2	PxRESE T1	PxRESE T0
位权限	W	W	W	W	W	W	W	W

Bit	助记符	功能描述
31:16	--	RFU: 未实现, 读为 0
15:0	PxRESET	GPIO 输出数据复位寄存器 举例: 向 PADDRST 写 0x0000_8000, 则 PADO[15]清零, 其余位保持不变

### 24.12.8 PortX 输入数据寄存器

名称	Name: PxDIN (x=A~G)							
地址	0x40000CC4 ~ 0x40000CDC							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16



位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	PxDIN15	PxDIN14	PxDIN13	PxDIN12	PxDIN11	PxDIN10	PxDIN9	PxDIN8
位权限	R	R	R	R	R	R	R	R
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PxDIN7	PxDIN6	PxDIN5	PxDIN4	PxDIN3	PxDIN2	PxDIN1	PxDIN0
位权限	R	R	R	R	R	R	R	R

Bit	助记符	功能描述
31:16	--	RFU：未实现，读为 0
15:0	PxDIN	Portx 输入数据寄存器 此寄存器仅占用地址空间，无物理实现。软件读此寄存器直接返回引脚输入信号，芯片并不对引脚输入进行锁存

24.12.9 外部输入中断选择寄存器 0

名称	Name: EXTIO_SEL							
地址	0x40000CE0							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	EXTIO_EDS7		EXTIO_EDS6		EXTIO_EDS5		EXTIO_EDS4	
位权限	R/W-11		R/W-11		R/W-11		R/W-11	
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	EXTIO_EDS3		EXTIO_EDS2		EXTIO_EDS1		EXTIO_EDS0	
位权限	R/W-11		R/W-11		R/W-11		R/W-11	
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	EXTIO_SEL7		EXTIO_SEL6		EXTIO_SEL5		EXTIO_SEL4	
位权限	R/W-00		R/W-00		R/W-00		R/W-00	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXTIO_SEL3		EXTIO_SEL2		EXTIO_SEL1		EXTIO_SELO	
位权限	R/W-00		R/W-00		R/W-00		R/W-00	

Bit	助记符	功能描述
31:30	EXTIO_EDS7	EXTIO[7]边缘触发选择 00:上升沿 01:下降沿 10: 两者 11: 不使能
...	...	
17:16	EXTIO_EDS0	EXTIO[0] 边缘触发选择 00:上升沿 01:下降沿 10: 两者 11: 不使能
...	...	...
15:14	EXTIO_SEL7	EXTIO[7]输入管脚选择 00 – PA7 01 – PA15

Bit	助记符	功能描述
		10 – PB7 11 – PB15
...	...	...
1:0	EXTI0_SEL0	EXTI0[0]输入管脚选择 00 - PA0 01 - PA8 10 - PB0 11 - PB8

### 24.12.10 外部输入中断选择寄存器 1

名称	Name: EXTI1_SEL							
地址	0x40000CE4							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	EXTI1_EDS7		EXTI1_EDS6		EXTI1_EDS5		EXTI1_EDS4	
位权限	R/W-11		R/W-11		R/W-11		R/W-11	
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	EXTI1_EDS3		EXTI1_EDS2		EXTI1_EDS1		EXTI1_EDS0	
位权限	R/W-11		R/W-11		R/W-11		R/W-11	
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	EXTI1_SEL7		EXTI1_SEL6		EXTI1_SEL5		EXTI1_SEL4	
位权限	R/W-00		R/W-00		R/W-00		R/W-00	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXTI1_SEL3		EXTI1_SEL2		EXTI1_SEL1		EXTI1_SEL0	
位权限	R/W-00		R/W-00		R/W-00		R/W-00	

Bit	助记符	功能描述
31:30	EXTI1_EDS7	EXTI1[7]边缘触发选择 00:上升沿 01:下降沿 10: 两者 11: 不使能
...	...	...
17:16	EXTI1_EDS0	EXTI1[0] 边缘触发选择 00:上升沿 01:下降沿 10: 两者 11: 不使能
...	...	...
15:14	EXTI1_SEL7	EXTI1[7]输入管脚选择 00 – PC7 01 – PC15 10 – PD7 11 – PG8
...	...	...
1:0	EXTI1_SEL0	EXTI1[0]输入管脚选择 00 – PC0 01 – PC8

Bit	助记符	功能描述
		10 – PD0 11 – PD8

### 24.12.11 外部输入中断选择寄存器 2

名称	Name: EXTI2_SEL							
地址	0x40000CE8							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	EXTI2_EDS7		EXTI2_EDS6		EXTI2_EDS5		EXTI2_EDS4	
位权限	R/W-11		R/W-11		R/W-11		R/W-11	
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	EXTI2_EDS3		EXTI2_EDS2		EXTI2_EDS1		EXTI2_EDS0	
位权限	R/W-11		R/W-11		R/W-11		R/W-11	
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-				EXTI2_SEL7		EXTI2_SEL6	
位权限	U-0				R/W-00		R/W-00	
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXTI2_SEL5		EXTI2_SEL4		EXTI2_SEL3	EXTI2_SEL2	EXTI2_SEL1	EXTI2_SEL0
位权限	R/W-00		R/W-00		R/W-00		R/W-00	

Bit	助记符	功能描述
31:30	EXTI2_EDS7	EXTI2[7]边缘触发选择 00:上升沿 01:下降沿 10: 两者 11: 不使能
...	...	
17:16	EXTI2_EDS0	EXTI2[0] 边缘触发选择 00:上升沿 01:下降沿 10: 两者 11: 不使能
15:12	RFU	
11:10	EXTI2_SEL7	EXTI2[7]输入管脚选择 00 – PE9 01 – PF7 10/11 – PF11
9:8	EXTI2_SEL6	EXTI2[6]输入管脚选择 00 – PE8 01 – PF6 10/11 – PF10
7:6	EXTI2_SEL5	EXTI2[5]输入管脚选择 00 – PE7 01 – PF5 10/11 – PF9

Bit	助记符	功能描述
5:4	EXTI2_SEL4	EXTI2[4]输入管脚选择 00 – PE6 01 – PF4 10/11 – PF8
3	EXTI2_SEL3	EXTI2[3]输入管脚选择 0 – PE5 1 – PF3
2	EXTI2_SEL2	EXTI2[2]输入管脚选择 0 – PE4 1 – PF2
1	EXTI2_SEL1	EXTI2[1]输入管脚选择 0 – PE3 1 – PF1
0	EXTI2_SEL0	EXTI2[0]输入管脚选择 0 – PE2 1 – PF0

24.12.12 外部输入中断标志寄存器 0

名称	Name: EXTI0IF							
地址	0x40000CEC							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXTI0IF 7	EXTI0IF 6	EXTI0IF5	EXTI0IF4	EXTI0IF 3	EXTI0IF 2	EXTI0IF1	EXTI0IF 0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:8	--	RFU：未实现，读为 0
7	EXTI0IF[7]	EXTI0IF[7] 中断标志，写 1 清零 0：无中断事件 1：中断标志置位
6	EXTI0IF[6]	EXTI0IF[6] 中断标志，写 1 清零 0：无中断事件 1：中断标志置位
5	EXTI0IF[5]	EXTI0IF[5] 中断标志，写 1 清零 0：无中断事件 1：中断标志置位
4	EXTI0IF[4]	EXTI0IF[4] 中断标志，写 1 清零 0：无中断事件 1：中断标志置位

Bit	助记符	功能描述
3	EXTI0IF[3]	EXTI0IF[3] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
2	EXTI0IF[2]	EXTI0IF[2] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
1	EXTI0IF[1]	EXTI0IF[1] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
0	EXTI0IF[0]	EXTI0IF[0] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位

### 24.12.13 外部输入中断标志寄存器 1

名称	Name: EXTI1IF							
地址	0x40000CF0							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXTI1IF 7	EXTI1IF 6	EXTI1IF5	EXTI1IF4	EXTI1IF 3	EXTI1IF 2	EXTI1IF1	EXTI1IF 0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:8	--	RFU: 未实现，读为 0
7	EXTI1IF[7]	EXTI1IF[7] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
6	EXTI1IF[6]	EXTI1IF[6] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
5	EXTI1IF[5]	EXTI1IF[5] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
4	EXTI1IF[4]	EXTI1IF[4] 中断标志，写 1 清零 0: 无中断事件 1: 中断标志置位
3	EXTI1IF[3]	EXTI1IF[3] 中断标志，写 1 清零 0: 无中断事件

Bit	助记符	功能描述
		1: 中断标志置位
2	EXTI1IF[2]	EXTI1IF[2] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
1	EXTI1IF[1]	EXTI1IF[1] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
0	EXTI1IF[0]	EXTI1IF[0] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位

24.12.14 外部输入中断标志寄存器 2

名称	Name: EXTI2IF							
地址	0x40000CF4							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	EXTI2IF 7	EXTI2IF 6	EXTI2IF5	EXTI2IF4	EXTI2IF 3	EXTI2IF 2	EXTI2IF1	EXTI2IF 0
位权限	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7	EXTI2IF[7]	EXTI2IF[7] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
6	EXTI2IF[6]	EXTI2IF[6] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
5	EXTI2IF[5]	EXTI2IF[5] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
4	EXTI2IF[4]	EXTI2IF[4] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
3	EXTI2IF[3]	EXTI2IF[3] 中断标志, 写 1 清零 0: 无中断事件

Bit	助记符	功能描述
		1: 中断标志置位
2	EXTI2IF[2]	EXTI2IF[2] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
1	EXTI2IF[1]	EXTI2IF[1] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位
0	EXTI2IF[0]	EXTI2IF[0] 中断标志, 写 1 清零 0: 无中断事件 1: 中断标志置位

#### 24.12.15 FOUT 配置寄存器

名称	Name: FOUTSEL							
地址	0x40000CF8							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-				FOUTSEL			
位权限	U-0				R/W-0000			

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
3:0	FOUTSEL	输出频率选择信号 0000: XTLF 0001: RCLP 0010: RCHF/64 0011: LSCLK 0100: AHBCLK/64 0101: RTCTM 0110: PLL0/64 0111: RTCCLK64Hz 1000: APBCLK/64 1001: LCD Booster Clock 1010: LVMOS-Monitor-RCOSC/64 1011~1111: RFU 为了便于测试编程, 当制造商模式下 TEST_N 有效时, FOUT (PG6) 自动输出 RCHF/64, 用于 RCHF 频率校正

24.12.16 强驱动引脚配置寄存器

名称	Name: HDSEL							
地址	0x40000CFC							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-						PG6HDE EN	PE2HDE N
位权限	U-0						R/W-0	R/W-0

Bit	助记符	功能描述
31:2	--	RFU: 未实现, 读为 0
1	PG6HDEN	PG6 强驱动使能 1: 使能强驱动模式 0: 关闭强驱动模式
0	PE2HDEN	PE2 强驱动使能 1: 使能强驱动模式 0: 关闭强驱动模式

24.12.17 模拟功能选择寄存器

名称	Name: ANASEL							
地址	0x40000D00							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	-		PE4ANS	PE3ANS	PC15AN S	PC14AN S	PC13AN S	PC12AN S
位权限	U-0		R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0

Bit	助记符	功能描述
31:6	--	RFU: 未实现, 读为 0



Bit	助记符	功能描述
5	PE4ANS	PE4 模拟功能选择 1: 选择作为 SEG19 0: 选择作为 ACMP1_INP1
4	PE3ANS	PE3 模拟功能选择 1: 选择作为 SEG18 0: 选择作为 ACMP1_INN1
3	PC15ANS	PC15 模拟功能选择 1: 选择作为 SEG39 0: 选择作为 ACMP1_INP0
2	PC14ANS	PC14 模拟功能选择 1: 选择作为 SEG38 0: 选择作为 ACMP1_INN0
1	PC13ANS	PC13 模拟功能选择 1: 选择作为 SEG37 0: 选择作为 ADC_IN2
0	PC12ANS	PC12 模拟功能选择 1: 选择作为 SEG36 0: 选择作为 ADC_IN1

#### 24.12.18 GPIO 输入数字滤波寄存器

名称	Name: IODF							
地址	0x40000D04							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	IOFINF[2:0]				IOEINF[4:0]			
位权限	R/W-000				R/W-00000			
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	IODINF[3:0]				IOCINF[3:0]			
位权限	R/W-0000				R/W-0000			
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	IOBINF[3:0]				IOAINF[3:0]			
位权限	R/W-0000				R/W-0000			

Bit	助记符	功能描述
31:24	--	RFU: 未实现, 读为 0
23	IOFINF[2]	PF3 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
22	IOFINF[1]	PF2 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
21	IOFINF[0]	PF1 滤波使能信号

Bit	助记符	功能描述
		1: 滤波使能打开 0: 滤波使能关闭
20	IOEINF[4]	PE9 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
19	IOEINF[3]	PE8 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
18	IOEINF[2]	PE7 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
17	IOEINF[1]	PE6 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
16	IOEINF[0]	PE2 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
15	IODINF[3]	PD3 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
14	IODINF[2]	PD2 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
13	IODINF[1]	PD1 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
12	IODINF[0]	PD0 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
11	IOCINF[3]	PC15 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
10	IOCINF[2]	PC14 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
9	IOCINF[1]	PC13 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
8	IOCINF[0]	PC12 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
7	IOBINF[3]	PB7 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭

Bit	助记符	功能描述
6	IOBINF[2]	PB6 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
5	IOBINF[1]	PB5 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
4	IOBINF[0]	PB4 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
3	IOAINF[3]	PA11 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
2	IOAINF[2]	PA10 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
1	IOAINF[1]	PA9 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭
0	IOAINF[0]	PA8 滤波使能信号 1: 滤波使能打开 0: 滤波使能关闭

### 24.12.19 WKUP 引脚使能寄存器

名称	Name: PINWKEN							
地址	0x40000D08							
位	Bit31	Bit30	Bit29	Bit28	Bit27	Bit26	Bit25	Bit24
位名	-							
位权限	U-0							
位	Bit23	Bit22	Bit21	Bit20	Bit19	Bit18	Bit17	Bit16
位名	-							
位权限	U-0							
位	Bit15	Bit14	Bit13	Bit12	Bit11	Bit10	Bit9	Bit8
位名	-							
位权限	U-0							
位	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
位名	PINWKEN[7:0]							
位权限	R/W-00000000							

Bit	助记符	功能描述
31:8	--	RFU: 未实现, 读为 0
7:0	PINWKEN	NWKUP 引脚使能信号 1: 对应的 NWKUP 引脚功能有效 0: 对应的 NWKUP 引脚功能无效 PINWKEN[x]控制 NWKUPx 引脚的使能

## 25 专用编程接口

### 25.1 概述

FM33A0XX芯片可使用复旦微电子所提供的专用编程器，或者通过Bootloader下载用户程序。编程器通过专用编程接口(SWD)与芯片通信，完成程序下载，并可对Flash全空间内容进行Checksum校验。

### 25.2 编程器使用

编程器的使用方法请参考应用手册，或联系复旦微电子公司。

## 版本列表

版本号	发布日期	页数	章节或图表	更改说明
1.0	2017.05	316		首次发布
2.0	2017.05	319	1.4 7.7.8	更新封装信息 更新外设时钟控制寄存器
3.0	2017.08	320	4.3.1	更新部分内容 补充 NMI 中断的中断源说明
			1.1 1.3.1 1.3.2.9	修订部分电参数
			1.4	修订封装引脚信息错误
			1.4	更新最新封装引脚
3.1	2017.09	321	1.3.2.4	完善 I/O 电参数特性
			7.4	增加对 RCLP 控制逻辑的描述
	2017.10	321	1.4.2, 24.2.1	增加 PA14/PA15/PE5/PE6 真开漏输出的说明
	2017.10	322	7.7.3 19.3 8.4.4 3.2.4 24.4	增加 RTCVCSSEL 寄存器，用于选择 RTC 虚拟调校时钟为 16.384M 或 32.768M ETx 增加比较器输出作为输入源，删除 7816 接收信号 增加 SVD 内部电压检测标志寄存器，只读 增加休眠模式下比较器中断唤醒功能 修改部分 GPIO 的 OD 功能，不受 AF 配置影响
3.2	2017.11	325	1.4	增加 LQFP64 封装说明
3.3	2017.12	326	1.3 1.4 22.4.12	增加 LU 参数 增加封装 Marking 说明 增加电源、地抽灌电流最大值 增加电流参数 min/max 值 增加 SVD 阈值电平 min/max 值 增加 PLL 参数 增加模拟比较器参数 更新 LCD 显示灰度设置寄存器说明
3.4	2018.01	326	1.3.2.5 1.5	补充 flash 擦写指标说明 增加焊接安装说明
3.5	2018.04	332	1.2 1.4 24.11.4	增加 48 脚产品说明 更新 Px9FCR 和 Px8FCR 寄存器复位值说明
3.6	2018.06	338	1.4.3 1.4.4	增加 TSSOP16 封装图 修正引脚描述错误 全局表格格式调整
3.7	2018.08	338	1.4.4 1.4.5	增加 TSSOP16 引脚功能表 更新 TSSOP16 封装尺寸图
3.8	2019.04	338	5.4.2.1	增加 Block erase 无法擦除冗余扇区的说明
3.9	2019.04	338	24.7	增加复位测试引脚描述
4.0	2019.06	338	1.3.2.4	修改部分 IO 施密特输入阈值

# 上海复旦微电子集团股份有限公司销售及服务网点

## 上海复旦微电子集团股份有限公司

地址：上海市国泰路 127 号 4 号楼

邮编：200433

电话：(86-021) 6565 5050

传真：(86-021) 6565 9115

## 上海复旦微电子（香港）股份有限公司

地址：香港九龙尖沙咀东嘉连威老道 98 号东海商业中心 5 楼 506 室

电话：(852) 2116 3288 2116 3338

传真：(852) 2116 0882

## 北京办事处

地址：北京市东城区东直门北小街青龙胡同 1 号歌华大厦 B 座 423 室

邮编：100007

电话：(86-10) 8418 6608

传真：(86-10) 8418 6211

## 深圳办事处

地址：深圳市华强北路 4002 号圣廷苑酒店世纪楼 1301 室

邮编：518028

电话：(86-0755) 8335 0911 8335 1011 8335 2011 8335 0611

传真：(86-0755) 8335 9011

## 台湾办事处

地址：台北市 114 内湖区内湖路一段 252 号 12 楼 1225 室

电话：(886-2) 7721 1889

传真：(886-2) 7722 3888

## 新加坡办事处

地址：237, Alexandra Road, #07-01, The Alexcior, Singapore 159929

电话：(65) 6472 3688

传真：(65) 6472 3669

## 北美办事处

地址：2490 W. Ray Road Suite#2 Chandler, AZ 85224 USA

电话：(480) 857-6500 ext 18

公司网址：<http://www.fmsh.com/>