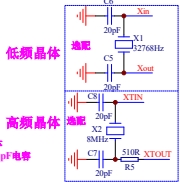


LQFP100

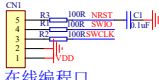
8V高脚建议选石英晶体
如果负载电容是12.5pF建议匹配两个20pF电容

高频晶体在XTout脚串电阻（阻值根据测试情况定510Ω-1k）限制晶体振幅，优化辐射发射

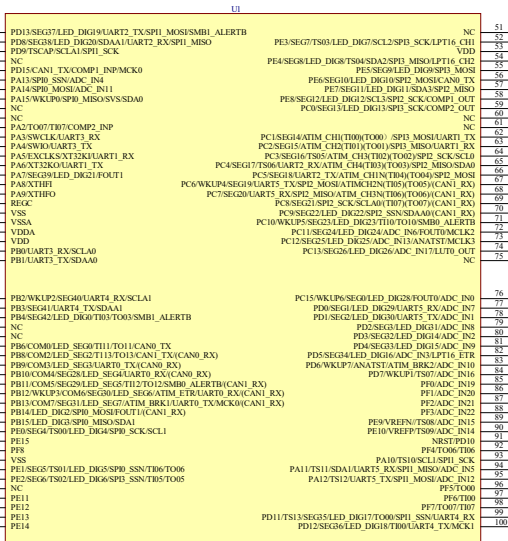
如果设计中有TOUCH功能,PD9需要增加此电容



类似PB8-PB5共用EXT1脚只能选其中一个IO用作片内中断功能



在线编程口



FM33FT0xxA

差分组合关系如下：

正确 - 负脚
ADC_IN0 - ADC_IN7
ADC_IN1 - ADC_IN8
ADC_IN2 - ADC_IN9
ADC_IN3 - ADC_IN10
ADC_IN4 - ADC_IN11
ADC_IN5 - ADC_IN12
ADC_IN6 - ADC_IN13

如果ADC采用两通道采样对比的，请采用两正或两负
采用一正一负对比引入误差较大

ADC如果软件上使用序列转换时

ADC19-22只能选一个通道，不能同时使用

对ADC采样精度要求较高的，建议选VREF17做基准源

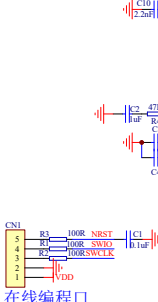
ADC选VREF17噪声更小(VREF17接VDD)

注意：

- 1、IO外部中断有复用中断入口，避免重复
- 2、TS功能表示有触摸功能口
- 3、T1x/T0x功能表示有输入捕获/PWM输出功能
- 4、定时器的~CHx具有PWM输出功能（同一定时器只能输出两路）

LQFP64

如果设计中有TOUCH功能,PD9需要增加此电容

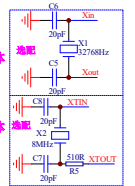


在线编程口

8V高脚建议选石英晶体
如果负载电容是12.5pF建议匹配两个20pF电容

高频晶体在XTout脚串电阻（阻值根据测试情况定510Ω-1k）限制晶体振幅，优化辐射发射

FM33FT0X6A



QFN32

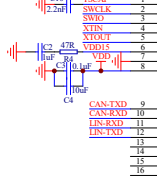
差分组合关系如下：

正确 - 负脚
ADC_IN0 - ADC_IN7
ADC_IN1 - ADC_IN8
ADC_IN2 - ADC_IN9
ADC_IN3 - ADC_IN10
ADC_IN4 - ADC_IN11
ADC_IN5 - ADC_IN12
ADC_IN6 - ADC_IN13

如果ADC采用两通道采样对比的，请采用两正或两负

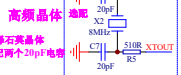
采用一正一负对比引入误差较大

如果设计中有TOUCH功能,PD9需要增加此电容



在线编程口

FM33FT0X3A



高频晶体在XTout脚串电阻（阻值根据测试情况定510Ω-1k）限制晶体振幅，优化辐射发射

File	Number	Revision
Size	A2	
Date:	13-May-2003	Sheet of
File:	D:\FM3370\Work\线路板\FM33A08.dbs	Drawn By: