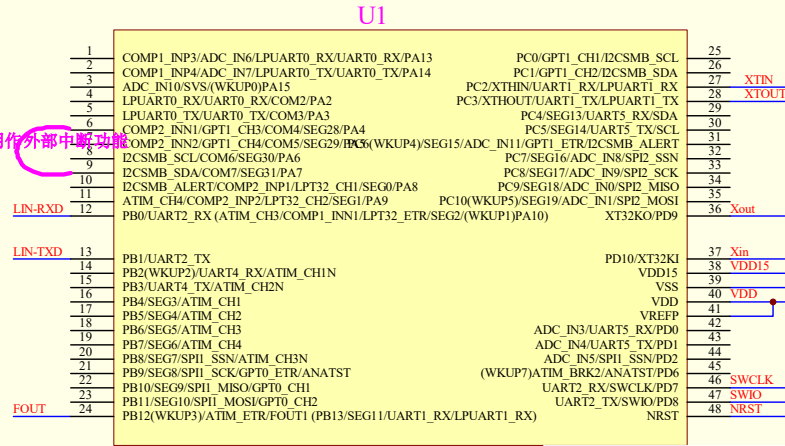


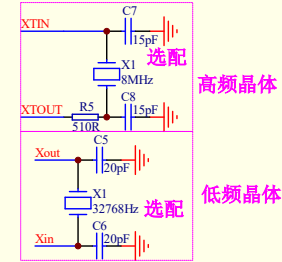
LQFP48

类似PA4-PA7共用EXTI[i]只能选其中一个IO用作外部中断引脚

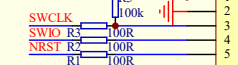


FM33LE0X5A

高频晶体在XTout脚串电阻（阻值根据测试情况定510Ω-1k）限制晶体振幅，优化辐射发射

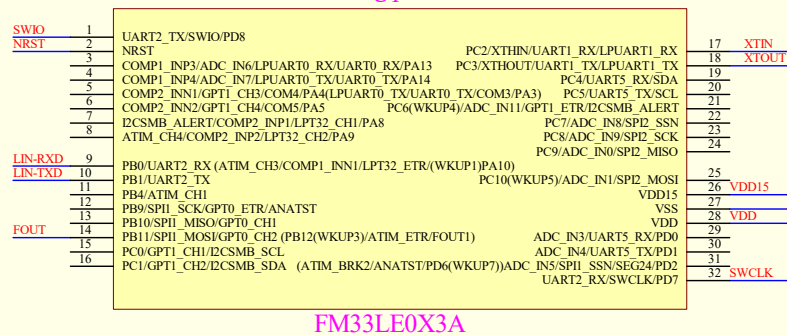


ADC选择VREF噪声更小(VREF接VDD)



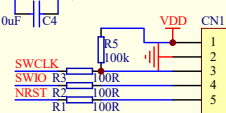
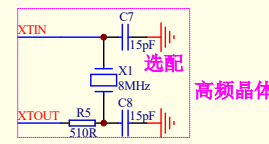
芯片复位后，SWDIO引脚默认使能内部上拉（约100K欧姆），SWCLK引脚默认不使能内部上拉
因此用户需要在PCB上外接上拉电阻或软件使能上拉电阻，以防止输入引脚浮空导致漏电流增加。

QFN32



FM33LE0X3A

高频晶体在XTout脚串电阻（阻值根据测试情况定510Ω-1k）限制晶体振幅，优化辐射发射



芯片复位后，SWDIO引脚默认使能内部上拉（约100K欧姆），SWCLK引脚默认不使能内部上拉
因此用户需要在PCB上外接上拉电阻或软件使能上拉电阻，以防止输入引脚浮空导致漏电流增加。

Title		
Size B	Number	Revision
Date: 13-May-2023	Sheet of	
File: D:\FM287-Works\电路板\FM33A048.ddb	Drawn By:	