



复旦微电子

FM33FH0xx 软件开发注意事项

应用笔记

V1.0.1



本资料是为了让用户根据用途选择合适的上海复旦微电子集团股份有限公司（以下简称复旦微电子）的产品而提供的参考资料，不转让属于复旦微电子或者第三者所有的知识产权以及其他权利的许可。

在使用本资料所记载的信息最终做出有关信息和产品是否适用的判断前，请您务必将所有信息作为一个整体系统来进行评价。

采购方对于选择与使用本文描述的复旦微电子的产品和服务全权负责，复旦微电子不承担采购方选择与使用本文描述的产品和服务的责任。除非以书面形式明确地认可，复旦微电子的产品不推荐、不授权、不担保用于包括军事、航空、航天、救生及生命维持系统在内的，由于失效或故障可能导致人身伤亡、严重的财产或环境损失的产品或系统中。

未经复旦微电子的许可，不得翻印或者复制全部或部分本资料的内容。

今后日常的产品更新会在适当的时候发布，恕不另行通知。在购买本资料所记载的产品时，请预先向复旦微电子在当地的销售办事处确认最新信息，并请您通过各种方式关注复旦微电子公布的信息，包括复旦微电子的网站(<http://www.fmsh.com/>)。

如果您需要了解有关本资料所记载的信息或产品的详情，请与上海复旦微电子集团股份有限公司在当地的销售办事处联系。

商标

上海复旦微电子集团股份有限公司的公司名称、徽标以及“复旦”徽标均为上海复旦微电子集团股份有限公司及其分公司在中国的商标或注册商标。

上海复旦微电子集团股份有限公司在中国发布，版权所有。



目 录

1 说明.....	3
2 驱动库.....	3
3 独立看门狗 (IWDT)	3
5 电源电压监测 (SVD)	3
6 复位管理单元 (RMU)	3
6.1PDR 下电复位.....	3
7 总线与存储.....	4
7.1Flash 读取等待.....	4
7.2Flash 擦写/编程.....	5
7.2.1 软件流程.....	5
7.2.2 复位.....	5
7.2.3 程序延迟.....	5
7.2.4 工作时钟源.....	5
7.2.5 注意.....	5
7.3 ECC.....	6
8 时钟管理单元 (CMU)	6
8.1 时钟源启动稳定时间.....	6
8.2 RCHF 调校.....	7
8.3 XTHF 停振 PLL 失锁.....	7
8.4 LSCLK 配置.....	8
9 电源管理单元 (PMU)	8
9.1 Deep Sleep 配置.....	8
9.2 模拟 BUFFER 控制寄存器(PMU_BUFCCR).....	9
10 中断向量表组合选择 (INTMUX)	9
11 I/O 端口 (GPIO)	11
11.1 外部引脚中断(EXTI).....	11
11.3 GPIO 驱动强度.....	12
11.4 SWD 引脚.....	12
11.5 NRST 引脚.....	12



11.6 PA14、PA15 引脚.....	12
11.7 48PIN 封装引脚复用.....	12
11.8 64PIN 封装引脚复用.....	13
12 灵活速率控制器区域网络（RS-CANFD-Lite）	13
13 通用异步收发传输器（UART）	14
13.1 硬件 LIN.....	14
14 模数转换器（ADC）	15
15 模转换器（DAC）	15
16 直接存储访问控制器（DMA）	16
17 定时器模块.....	16
18 SPI 模块.....	17
19 QSPI.....	17
20 电容触摸按键（TSI）	17
21 调试支持.....	17
22 地址对齐访问.....	18
23 NMI_Handler.....	18
版本信息.....	18
上海复旦微电子集团股份有限公司销售及服务中心.....	19

1 说明

本文档为 FM33FH0xx 系列 MCU 的应用笔记，用于描述客户在使用该系列 MCU 进行产品开发时在嵌入式软件方面所注意的事项。

2 驱动库

用户在产品开发前请到复旦微开发者论坛更新最新版 FM33FH0xx 驱动库，里面包含《CMSIS》和《FM33FH0xx_FL_Driver》两个库文件。

复旦微开发者论坛地址：<http://www.fmdevelopers.com.cn>。

3 独立看门狗（IWDG）

用户软件应在进入 main() 后尽快配置 IWDG 的目标溢出周期并使能，从而确保对后面执行的软件起到监控目的。用户软件有责任按照应用程序的要求，以所需的溢出/超时周期插入程序流执行清狗服务程序，但在定时中断服务中清狗是要避免的。

MCU 提供在休眠模式下冻结 IWDG 计数功能，用户可通过对 IWDG_CR 寄存器的 FREEZE 位写 1 使能此功能，使能后 MCU 在休眠模式下 IWDG 停止计数。

复旦微提供的驱动在 SystemInit() 函数中，通过宏定义使能了 IWDG，溢出周期为 16S。

5 电源电压监测（SVD）

FM33FH0xx 的下电复位电压为 1.8V，如果需要更多的复位档位，可以配置 SVD 为欠压复位模式，设置 SVD 模块寄存器 CFGR.LVL 可得到不同的档位。

6 复位管理单元（RMU）

6.1 PDR 下电复位

用户软件在任何时候都不要禁止下电复位使能。



7 总线与存储

7.1 Flash 读取等待

MCU 复位启动后系统时钟源默认为 RCHF 8MHz，用户软件在配置系统时钟之前必须确保 Flash 读取控制寄存器 (FLS_RDCR) 满足如下要求：

➤ Code Flash 读等待周期配置 (CODE_WAIT)：

当目标 CPU 主频小于等于 24MHz 时，不需要开启 wait；

当目标 CPU 主频大于 24MHz 小于等于 48MHz 时，提前配置 1wait；

当目标 CPU 主频大于 48MHz 小于等于 72MHz 时，提前配置 2wait；

禁止目标 CPU 主频大于 72MHz；

➤ Data Flash 读等待周期 (DATA_WAIT)：

基于目标 CPU 主频，提前配置 DATA_WAIT 等待周期，确保 CPU 访问 Data Flash 时钟小于等于 12.5MHz；

典型错误示例：

- (1) MCU 上电默认系统时钟是 RCHF 8MHz，CODE_WAIT 为 0；
- (2) 先配置系统时钟为 72MHz；
- (3) 再配置 CODE_WAIT 为 2；

分析：

在 (2) 步骤执行完成但 (3) 步骤还未执行时刻，系统时钟为 72MHz，CODE_WAIT 为 0，此时 CPU 继续访问 Code Flash 取指，但此刻访问时钟已超过 24MHz，会存在取指错误并导致程序无法正确运行。



7.2 Flash 擦写/编程

7.2.1 软件流程

软件实现流程请严格参考复旦微 FM33FH0xx 标准例程关于 Code Flash 和 Data Flash 的擦写示例，为提高 Flash 数据安全，如下要求是要遵守的：

- (1) 每次擦写/编程完毕都要及时 Flash Key 锁定；
- (2) 每次擦写/编程完毕都要及时关闭 Flash 的工作时钟；
- (3) 每次擦写/编程完毕都要及时关闭 Flash 总线时钟；

7.2.2 复位

在对 Code Flash 和 Data Flash 执行擦写/编程时刻应避免 MCU 发生复位事件，因此用户有责任对软件执行如下排查，且是强制要求：

- (1) 执行 Flash 擦写/编程时刻，不会存在看门狗复位的可能性；
- (2) 执行 Flash 擦写/编程时刻，不会存在 NRST 被拉低复位的可能性；
- (3) 执行 Flash 擦写/编程时刻，如系统电源掉电，软硬件方面有机制造确保在 MCU 发生下电复位前完成 FLASH 操作；

7.2.3 程序延迟

CPU 通过 AHB 总线对 Flash 访问，当 CPU 对 Flash 执行擦写/编程操作时，Code Flash 外设数据总线被占用，取指操作将会暂停，直至擦写/编程完成，因此需评估 Code Flash 擦写时间对应用层的影响，可将实时性要求高的程序移植至 RAM 运行。

7.2.4 工作时钟源

Code Flash 和 Data Flash 擦写/编程工作时钟源固定为 RCHF，因此在擦写/编程时 FLASH 软件禁止关闭 RCHF。

7.2.5 注意

FLASH 编程必须 4 字节对齐，编程最小单位为字。

7.3 ECC

FM33FH0xx 的 Code Flash 和 Data Flash 都支持 ECC，可实现纠 1 检 2，上电后 ECC 默认开启，用户程序不应关闭 ECC 功能。

ECC 的检错中断对应的是 NMI_Handler 中断服务，如要使能检错中断，则用户软件必须定义 void NMI_Handler(void) 中断并在服务中清除 ECC 检错标志。

操作 FLASH 时必须先擦后写，禁止在不擦除的情况下对同一地址进行多次编程。否则可能会导致 ECC 码错误，误对正确的 FLASH 数据进行纠错。

即使不考虑 ECC，在不擦除的情况下对同一地址进行多次编程也是被禁止的。过写会影响 FLASH 的可靠性。

8 时钟管理单元（CMU）

8.1 时钟源启动稳定时间

(1) 如使用 XTLCF，必须参考元器件手册技术参数配置启动等待时间 (CMU_XTLFCR: WAIT)，同时用户软件必须判断 XTLCF 稳定标志 (CMU_XTLFCR: RDY) 置起后才能继续执行。

(2) 如使用 XTHF，必须参考元器件手册技术参数配置启动等待时间 (CMU_XTHCFR: WAIT) 和振荡强度 (CMU_XTHCFR: HF_CFG)，同时用户软件必须判断 XTHF 稳定标志 (CMU_XTHCFR: RDY) 置起后才能继续执行。XTHF 的振荡强度 8M 可配置档位 0，16M 可配置档位 4。

(3) 如使用 PLL，使能之前必须判断 PLL 使用的时钟源已稳定工作，使能 PLL 后用户软件必须判断 PLL 锁定标志 (CMU_PLLCR: LOCKED) 置起后才能继续执行。

(4) 在选择系统时钟源 (CMU_SYSCLKCR: SYSCLESEL) 之前，用户软件必须判读时钟源已稳定工作。



8.2 RCHF 调校

RCHF 是 MCU 内部的高频 RC 振荡器，典型振荡频率为 8/16/24/32MHz，为确保全温度范围的频率精度，每个频率类型都需要调用厂内标定的调校值写到 RCHF 调校寄存器（CMU_RCHFTR），具体如下：

使用 RCHF 8MHz 时：CMU->RCHFTR = RCHF8M_TRIM;

使用 RCHF 16MHz 时：CMU->RCHFTR = RCHF16M_TRIM;

使用 RCHF 24MHz 时：CMU->RCHFTR = RCHF24M_TRIM;

使用 RCHF 32MHz 时：CMU->RCHFTR = RCHF32M_TRIM;

MCU 复位启动后 RCHF 缺省为 8MHz，SystemInit()函数会执行 CMU->RCHFTR = RCHF8M_TRIM 语句，当用户切换到其他频率值时，需用户软件将正确的调校值写到 RCHF 调校寄存器。

当用户软件使用到 MCU 休眠功能时，MCU 唤醒后时钟源默认使用 RCHF，但频率值由 PMU_CRWKFSEL 寄存器决定，因此如 Active 运行的 RCHF 频率与唤醒后的 RCHF 频率不一致，则需用户软件及时切换频率，并在频率切换后将正确的调校值写到 RCHF 调校寄存器。

11:10	WKFSSEL	Sleep/DeepSleep 唤醒后的系统频率 00: RCHF-8MHz 01: RCHF-16MHz 10: RCHF-24MHz 11: RFU
-------	---------	--

8.3 XTHF 停振 PLL 失锁

XTHF 直接做系统主时钟，做 EMC 试验是容易复位。要求高精度时钟时，建议使用 XTHF 做时钟源的 PLL 做系统主时钟。

PLL 的锁定范围为 32MHz~72MHz，在需要 8MHz、16MHz 时，可以先将 PLL 倍频到 32M~72M 之间，再 AHB 分频到需要的频率。

FM33FH0xx 在使用 XTHF 或源为 XTHF 的 PLL 做系统主时钟时，软件可设置 XTHF 停振和 PLL 失锁，系统时钟是否切换到 RCHF。



当前驱动和例程的配置是 XTHF 停振和 PLL 失锁，系统时钟不切换 RCHF。如需切换，需使能 XTHF 停振检测中断和 PLL 失锁中断。当是 XTHF 停振或 PLL 失锁，程序进入中断后注意，此时系统时钟被切到 RCHF 8MHz，AHB 复位为不分频。需立刻使用 RCHF 或 RCHF 做源的 PLL，将时钟恢复到之前的频率值。退出中断后定时查询 XTHF 是否起振，查询到起振后再将系统时钟切换到 XTHF 或 XTHF 做源的 PLL。

8.4 LSCLK 配置

LSCLK 主要作为 SVD、RTC 以及 Sleep 模式下外部引脚中断采样的时钟源。

MCU 默认使能 LSCLK 自动切换功能（CMU_SYSCLKCR.LSCATS）和 XTLEF 关闭，上电时 LSCLK 为 RCLP。

用户需要高精度的 32768Hz 时钟，可以外接 XTLEF 晶体，并使能 XTLEF（参考 RTC 相关例程）。

使能自动切换功能后，如 XTLEF 停振硬件将自动选择 RCLP 作为时钟源，如 XTLEF 恢复振荡则将自动重新选择 XTLEF 作为时钟源，提高了时钟安全性。

如用户想固定 LSCLK 为 XTLEF，可将 CMU_SYSCLKCR.LSCATS 清 0，CMU_LSCLKSEL.LSCLKSEL 写入 AA。

9 电源管理单元（PMU）

9.1 Deep Sleep 配置

MCU 休眠配置流程如下：

- 配置 PMU_CR 寄存器的 WKFSSEL 位：选择 Sleep/DeepSleep 唤醒后的系统频率；
- 配置 PMU_CR 寄存器的 DeepSleep 位：选择是 Normal Sleep 或 Deep Sleep；
- 配置 PMU_CR 寄存器的 PMOD 位：选择 Sleep mode/DeepSleep mode；



- 执行__WFI()或__WFE()指令，等待中断或事件唤醒。

9.2 模拟 BUFFER 控制寄存器(PMU_BUFCCR)

如用户软件使用到 ADC 模块且选择 VDDA 为参考源时，为保证采样精度一般会使能 AVREF 输出缓冲 (AVREFBUF_EN)，同样如应用软件使用到 ADC 模块的温度采样时，会使能 Vptat Buffer (VPTATBUFFER_EN)。使能此两个 BUFFER 输出会有 10uA 左右的功耗，因此如用户软件有 MCU 休眠功能，在休眠之前应禁止此两个 BUFFER 输出。

模拟 BUFFER 控制寄存器 (PMU_BUFCCR)

位号	助记符	功能描述
31:6	-	RFU: 未实现，读为 0
5	AVREFBUF_OUTEN	AVREF 输出缓冲输出使能，ADC 采样 AVREF 时建议使能
4	AVREFBUF_EN	AVREF 输出缓冲使能，ADC 采样 AVREF 时建议使能
3	VPTATBUFFER_OUTPUTEN	Vptat Buffer 模块开关通道输出使能信号，高电平使能有效。(PTAT Buffer Output Enable)
2	VPTATBUFFER_EN	Vptat Buffer 模块使能信号，高电平使能有效。(PTAT Buffer Enable)
1	-	RFU: 未实现，读为 0
0	-	RFU: 未实现，读为 0

10 中断向量表组合选择 (INTMUX)

每个中断向量支持 4 个中断源，用户软件应通过 INTMUX 模块正确选择中断源。

向量表及中断源映射关系

	MUXNSEL=00	MUXNSEL=01	MUXNSEL=10	MUXNSEL=11
MUX 0	WDT	TAU02	TAU05	TAU00
MUX 1	SVD	TAU04	TAU02	TAU01
MUX 2	RTC	TAU02	TAU05	TAU01
MUX 3	CANFD	TAU13	TAU14	TAU02



MUX 4	QSPI	TAU15	TAU16	TAU03
MUX 5	ADC	TAU11	TAU10	TAU04
MUX 6	UART0	SENTx	LPTIM	I2C0
MUX 7	UART1	TAU07	TAU10	TAU16
MUX 8	UART2	ATIM	I2C0	QSPI
MUX 9	UART3	TAU06	TAU07	TAU13
MUX 10	UART4	TAU12	TAU13	SPI2
MUX 11	UART5	TAU17	TAU02	TAU01
MUX 12	I2C0	TAU03	TAU04	TAU05
MUX 13	SPI0	TAU13	TAU14	TAU06
MUX 14	SPI1	TAU16	TAU17	TAU07
MUX 15	I2C1	TAU16	TAU17	TAU10
MUX 16	UART6	TAU15	TAU16	TAU03
MUX 17	UART7	TAU10	TAU16	LPTIM
MUX 18	BSTIM	TAU10	TAU07	TAU06
MUX 19	TSI	SPI2	TAU03	TAU00
MUX 20	LPTIM	TAU13	TAU12	TAU11
MUX 21	DMA	TAU12	TAU13	TAU11



MUX 22	WKUPx	TAU15	TAU16	TAU12
MUX 23	TAUxx	UART0	UART2	UART4
MUX 24	DAC	TAU06	TAU07	TAU13
MUX 25	COMPx	TAU06	TAU07	TAU14
MUX 26	SENTx	TAU03	TAU04	TAU15
MUX 27	NVMIF	TAU07	TAU10	TAU16
MUX 28	ATIM	TAU14	TAU16	UART2
MUX 29	LPUART	TAU07	TAU10	TAU11
MUX 30	EXTI	TAU15	TAU17	TAU05
MUX 31	RAMP/FDET/FLS ECC 纠错/CLM 中断	TAU12	TAU13	TAU17

11 I/O 端口 (GPIO)

11.1 外部引脚中断(EXTI)

- (1) 每个数字引脚均可配置为 EXTI 功能。
- (2) GPIO 需先配置输入功能口，再配置 EXTI 相关参数。
- (3) 在 Sleep 模式下使用 EXTI 功能（如中断唤醒），采样时钟源必须选择 LSCLK (CMU_OPCCR1. EXTICKS)，同时设置 Sleep/DeepSleep 模式下 EXTI 采样 (CMU_SYSCLKCR. SLP_ENEXTI)

11.2 GPIO 上拉和下拉

同一个 IO 口严禁同时使能上拉和下拉功能。

11.3 GPIO 驱动强度

建议均保持驱动次强 X3。

11.4 SWD 引脚

SWD 引脚不推荐功能复用，MCU 复位启动后该引脚默认为 SWD 数字功能，软件配置使能上拉。

11.5 NRST 引脚

NRST 引脚不推荐功能复用，MCU 复位启动后该引脚默认为 NRST 功能、使能上拉。

如复用，请参考 FM33FH0xx 产品说明书关于 NRST 引脚作为 GPIO 功能的详细说明（33.4 章节）。

11.6 PA14、PA15 引脚

PA14、PA15 两引脚默认状态为输入模式，并使能内部上拉。在使用过程中，应注意此两引脚默认状态，以评估其对系统的影响。

11.7 48PIN 封装引脚复用

FM33FH0x5 型号对应 48PIN 封装，部分引脚同时连接两个端口，一个引脚只能使用一个端口，驱动库中的 fm33fh0xx_fl_gpio.c 文件针对引脚复用设计有防配置冲突机制，用户软件需宏定义 FM33FH0x5 以使能该处理机制。

48PIN 封装引脚复用清单

引脚	端口 1	端口 2
12	PA7	PA8
13	PA9	PA12
14	PA13	PA14
15	PA15	PB0
20	PB7	PB10
21	PB11	PB14



25	PE4	PE6
26	PE7	PE8
27	PC0	PF13
35	PC9	PC13
39	PG6	PG10

11.8 64PIN 封装引脚复用

FM33FH0x6 型号对应 64PIN 封装，部分引脚同时连接两个端口，一个引脚只能使用一个端口，驱动库中的 fm33fh0xx_fl_gpio.c 文件针对引脚复用设计有防配置冲突机制，用户软件需宏定义 FM33FH0x6 以使能该处理机制。

64PIN 封装引脚复用清单

引脚	端口 1	端口 2
16	PA7	PA8
17	PA9	PA12
18	PA13	PA14
19	PA15	PB0
26	PB9	PB10
27	PB11	PB14
32	PE5	PE6
33	PE7	PE8

12 灵活速率控制器区域网络（RS-CANFD-Lite）

如使用到该外设，用户软件必须注意以下重要事项：

(1) 各寄存器的写操作有模式保护，用户软件必须在合法的模式下写寄存器，以避免可能的错误

(2) 模块全局或者通道模式切换时，必须等待对应标志置起后才可继续执行其他操作，如 CH_OPERATION 到 CH_RESET，必须等待 CFDC0STS.CRSTSTS 位置起。

(3) 由于分配给 CANFD 模块的 RAM 是有限的，配置 RXMB+FIFO buffer 参数时，如 FIFO 深度，负载数据大小等，需要注意总的分配空间不可超过 RAM 限制。

13 通用异步收发传输器 (UART)

13.1 硬件 LIN

如使用到该外设，用户软件必须注意以下重要事项：

(1) FTO 数值为 0xFFF 时，计数器会循环置位 ISR.TOER。使用 FTO 时若检测到超时标志，需关闭 FTOEN 后清标志。用户每次使用 FTO 前都需要关闭 FTOEN 对内部计数器清零。

(2) WKUP_LEN=0/1 时，要求至少需要 3 个 RCLP 的低电平才能检测到唤醒信号；其他值则至少需要 WKUP_LEN+2 个 RCLP。

(3) 发送 WKUP 是按照 WKUP_LEN+1 设计，接收判断则按照 WKUP_LEN+2 设计，作为 WKUP 的发送方，收不到自己发送的 WKUP。需要接收的情况下可以通过数据发送 0x80 的方式来发送 WKUP。

(4) BERM(冲突检测)使能情况下，WKUP 段检测 LINBER(LIN Break Error)置起位置会有变动，原因是 WKUP 发送逻辑独立于 UART 且使用 RCLP 工作，因此建议软件在 WKUP 阶段不使能 BERM 功能。

(5) TXEN 使能条件下，只要 BERM 置位，即使无发送行为，任意接收行为 (WKUP、BREAK、数据) 都会触发 ISR.BERF 置位。软件需要在不发送时关闭 BERM 检测，仅在需要发送时开启。。



(6) ISR.BERF 置位位置为 bit 结束时, 并不随 BERM 设定值改变。

(7) 触发 BERF 后, 再次发送会触发 ISR.TXSE 一直置位。软件必须在检测到 BERF 发生时清除 BERF 后再发送新的数据。

(8) 当发送 Break+非 0x55, UARTx_ISR 寄存器中的 LINSYNCF 位(LIN 同步段接收完成)连同 SER 位(LIN sync error)、LINBER 位(LIN Break error)会一起置起。因此软件必须先查 SER 再查 LINSYNCF 标志的有效性。

(9) 当同时置位 UARTx_LINCR 寄存器中的 TX_BF(发送 Break 信号)和 TX_WKUP(发送唤醒信号), 实际会发送持续时间较长的信号。

(10) 在检测到同步段不成功时, UARTx_LINSPR 寄存器的同步段预同步计数值为 0。

(11) 在任意初始波特率下, 无法自适应检测 1K~20K 全范围波特率, 因此需根据应用确定要检测的波特率区间, 选定合适的初始波特率。。

(12) 开启自测试模式后, IO 也会同时输出到总线。

14 模数转换器 (ADC)

如使用到该外设, 用户软件必须注意以下重要事项:

(1) 两个 ADC 触发信号不能小于 1 个 ADCCLK, 否则导致之后触发信号无法置位 SOC。

(2) 使能 ADC 采样前, 需做一次 EOC 标志清除动作, 参考例程。

(3) 禁止 ADC 输入信号高于 VDDA。

15 模转换器 (DAC)

如使用到该外设, 用户软件必须注意以下重要事项:

(1) DAC 外设复位和 EN 后, DAC 使能后输出的是上一次 DAC 输出的电平。DAC 有两个数据寄存器, 软件可操作的是 DHR, 数据写入 DHR, 写入动作会将 DHR 的数据搬入另一个寄存器 DAC_DOR(程序不可见), DAC 才输出对应的电平, DAC 输出的是 DOR 中的电平。



程序复位 DAC 模块或重新使能 DAC 模块和写寄存器的动作不同,初始化的是 DHR 寄存器, DOR 还是保存之前的数据,因此在使能 DAC 之前,把需要输出的数据先写入数据保存寄存器 DHR。

(2) DMA 触发 DAC 只是把 RAM 中数据搬入 DHR,需要第二个数据搬入 DHR,才把第一个数据搬入影子寄存器从 DAC 搬出。原理如上一条描述,另外 DMA 模式的 DAC 是触发模式,需要触发采样把 DHR 数据搬入 DOR。

(3) DAC 无驱动能力,需外接驱动 buffer。

(4) 使用 DAC 的采样保持功能时,必须关闭 DAC 使能和采样保持使能后再设置新的采样和保持时间。设置完成后需先使能 DAC,再使能采样保持。

16 直接存储访问控制器 (DMA)

如使用到该外设,用户软件必须注意以下重要事项:

(1) DMA 的传输完成标志只是代表外设和 RAM 之前数据搬移完成,不代表外设完成相应动作。如 UART 发送的 DMA 应用, DMA 通道传输完成标志置起,但 UART 的发送还没有完成。以 UART 举例,建议在 DMA 传输完成标志置起后再查询 UART 的发送完成标志 TXSE。

(2) 用户软件必须确保避免使用 DMA 访问非法地址。

(3) 必须在关闭 DMA 通道使能后再设置 DMA 通道的相关参数。

(4) DMA 软件触发 SWTRIG 功能,主要用于 RAM 到 RAM 的数据搬运,数据宽度固定为 32bit。

17 定时器模块

如使用到相关定时器外设,用户软件必须注意以下重要事项:

(1) 使用定时器输出比较功能进行 PWM 输出时需注意:

① ATIM、LPTIM16 定时器模块各自共用同一重装载定时器,所以各自通道输出 PWM 频率固定,TAU 模块各通道可单独设置不同输出频率。



②ATIM、TAU 的比较值 CCR 在配置时无需减 1，LPTIM16 的 CCR 配置时需做减 1 处理。

③ATIM、TAU、BSTIM16、LPTIM16 设置 ARR 和 PSC 时都需要减 1，其中 LPTIM16ARR 不支持 0 和 1。

(2) BSTIM16 工作时钟选择 LSCLK、RCLP、XTLF，可作为低功耗定时器使用。

18 SPI 模块

- (1) SPI 的工作时钟建议不超过 24MHz。
- (2) 可查询 SPI_ISR.TXSE 标志确认 SPI 发送是否完成。
- (3) SPI 的数据长度不支持 1bit。

19 QSPI

(1) DMA 读时，必须将 FIFO 的阈值设置为 1（寄存器设置为 0），否则[水位值-1]个数的字节数据还在 FIFO 中，但不会触发 DMA 搬运到 RAM，导致 DMA 传输完成标志无法等到；

(2) AMODE=00,DMOD=00 或 01 时，应用不需要提供地址和数据，写入 INSTRUCTION 后，QSPI 就开始发送指令。在配置 QSPI_CCR 寄存器时，注意读改写问题，一般整个寄存器一起写。

20 电容触摸按键（TSI）

我司有一套完整的关于 TSI 应用文档资料，请联系上海复旦微电子有限公司获取更多技术支持。

21 调试支持

MCU 在 Sleep 模式下如用户要仿真调试，需用户软件配置 MCU DEBUG 配置寄存器的休眠模式下的 debug 配置位（DBG_SLEEP）：

- 0：正常进入休眠，关闭 HCLK 和 FCLK，debugger 无法保持连接
- 1：不关闭 HCLK 和 FCLK，debugger 能够在休眠模式下保持连接

注：正式发布程序建议配置为 0。

22 地址对齐访问

FM33FH0xx 使用的 CPU 内核为 Cortex-M0，因此用户软件对 RAM、FLASH 和寄存器进行数据访问时，必须遵循 ARM 要求的地址对齐访问规则，如地址非对齐访问软件将进入 HardFault_Handler 硬件错误服务。

23 NMI_Handler

FM33FH0xx 的 Code Flash 和 Data Flash 都支持 ECC，可实现纠 1 检 2，上电后 ECC 默认开启，用户程序不应关闭 ECC 功能。

ECC 的检错中断对应的是 NMI_Handler 中断服务，如要使能纠错中断，则用户软件必须定义 void NMI_Handler(void) 中断并在服务中清除 ECC 检错标志。

版本信息

版本号	发布日期	更改说明
1.0.0	2024.5	首次发布
1.0.1	2025.5	1 增加 7.2.5 章节 2 增加 7.3 ECC 章节中禁止过写说明



上海复旦微电子集团股份有限公司销售及服务中心

上海复旦微电子集团股份有限公司

地址：上海市国泰路 127 号 4 号楼

邮编：200433

电话：(86-021) 6565 5050

传真：(86-021) 6565 9115

上海复旦微电子（香港）股份有限公司

地址：香港九龙尖沙咀东嘉连威老道 98 号东海商业中心 5 楼 506 室

电话：(852) 2116 3288 2116 3338

传真：(852) 2116 0882

北京办事处

地址：北京市东城区东直门北小街青龙胡同 1 号歌华大厦 B 座 423 室

邮编：100007

电话：(86-10) 8418 6608

传真：(86-10) 8418 6211

深圳办事处

地址：深圳市华强北路 4002 号圣廷苑酒店世纪楼 1301 室

邮编：518028

电话：(86-0755) 8335 0911 8335 1011 8335 2011 8335 0611

传真：(86-0755) 8335 9011

台湾办事处

地址：台北市 114 内湖区内湖路一段 252 号 12 楼 1225 室

电话：(886-2) 7721 1889

传真：(886-2) 7722 3888



新加坡办事处

地址: 237, Alexandra Road, #07-01, The Alexcior, Singapore 159929

电话: (65) 6472 3688

传真: (65) 6472 3669

北美办事处

地址: 2490 W. Ray Road Suite#2 Chandler, AZ 85224 USA

电话: (480) 857-6500 ext 18

公司网址: <http://www.fmsh.com/>